

A

B

C

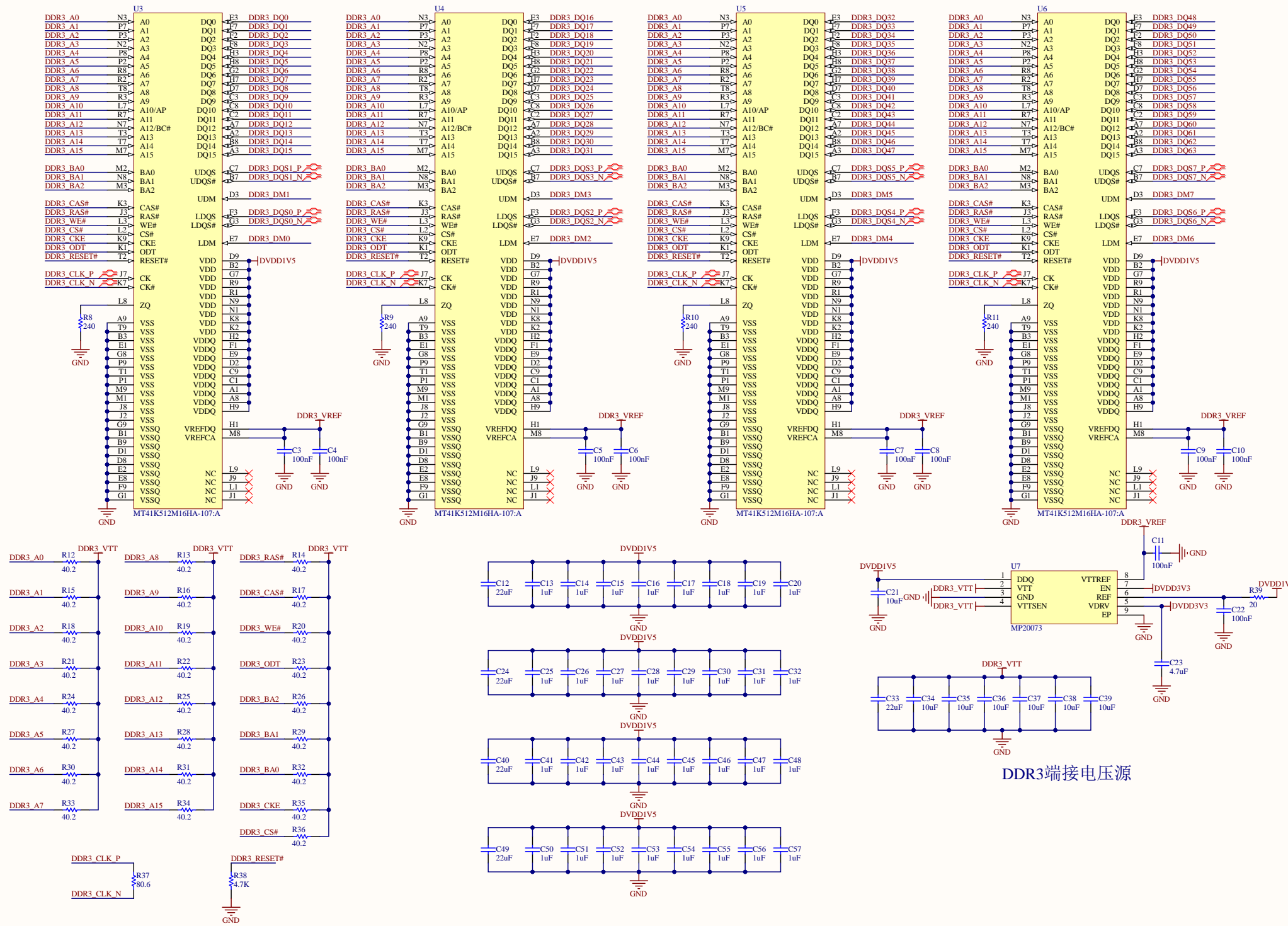
D

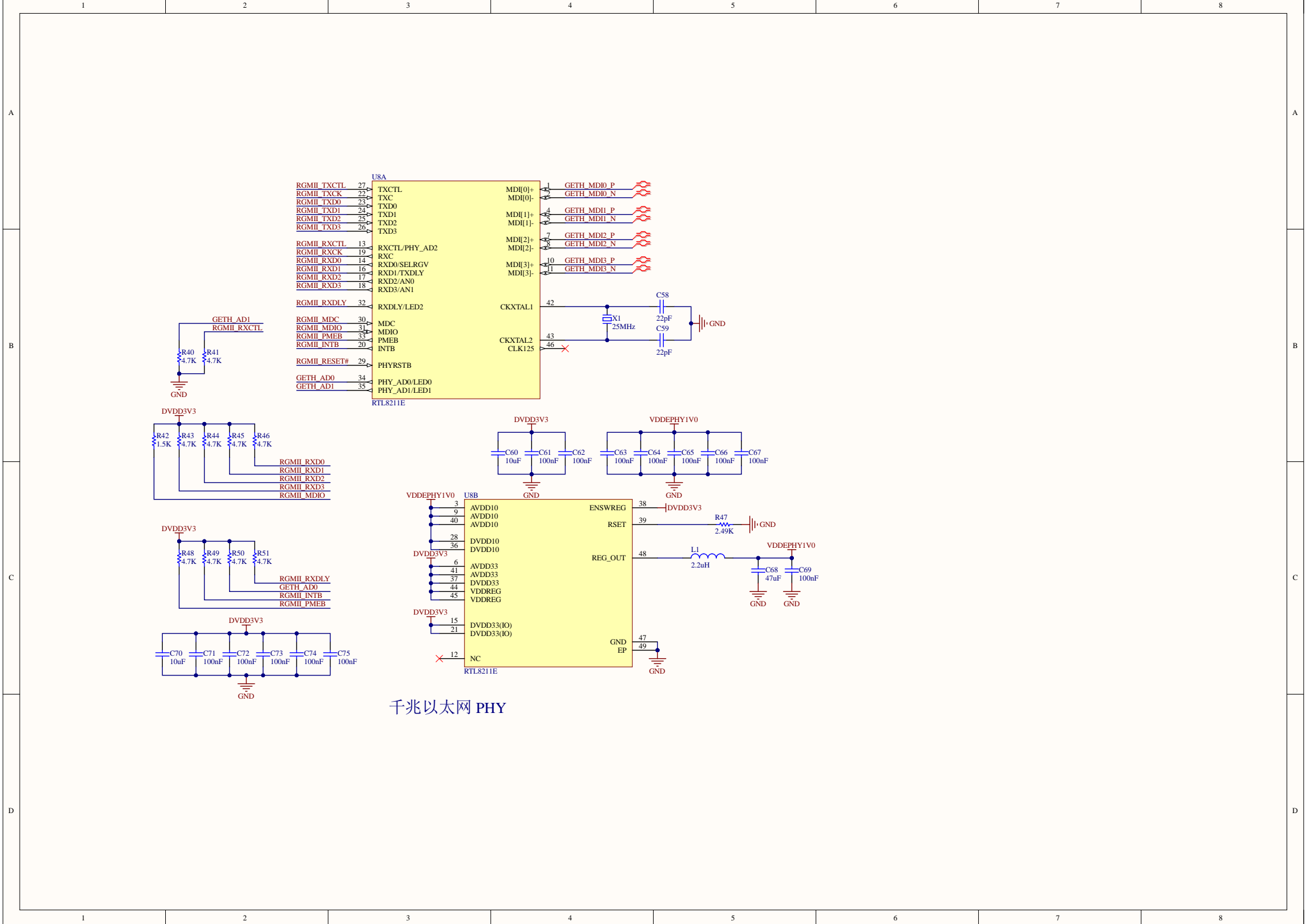
A

B

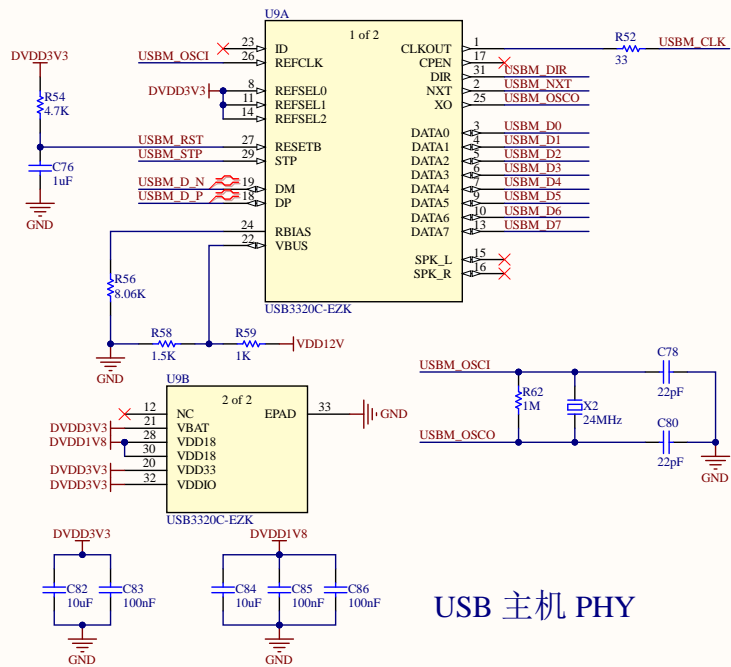
C

D

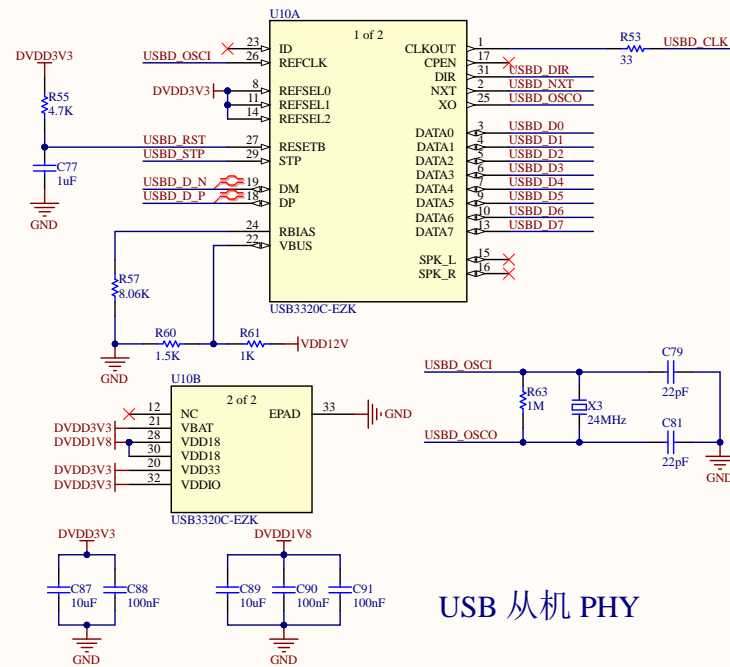




千兆以太网 PHY

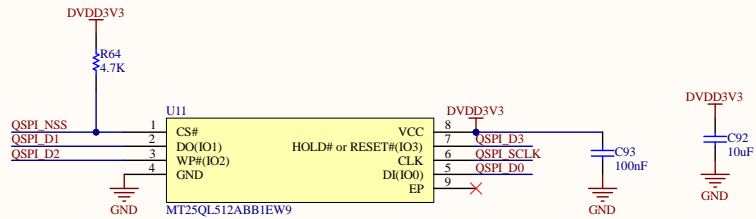


USB 主机 PHY



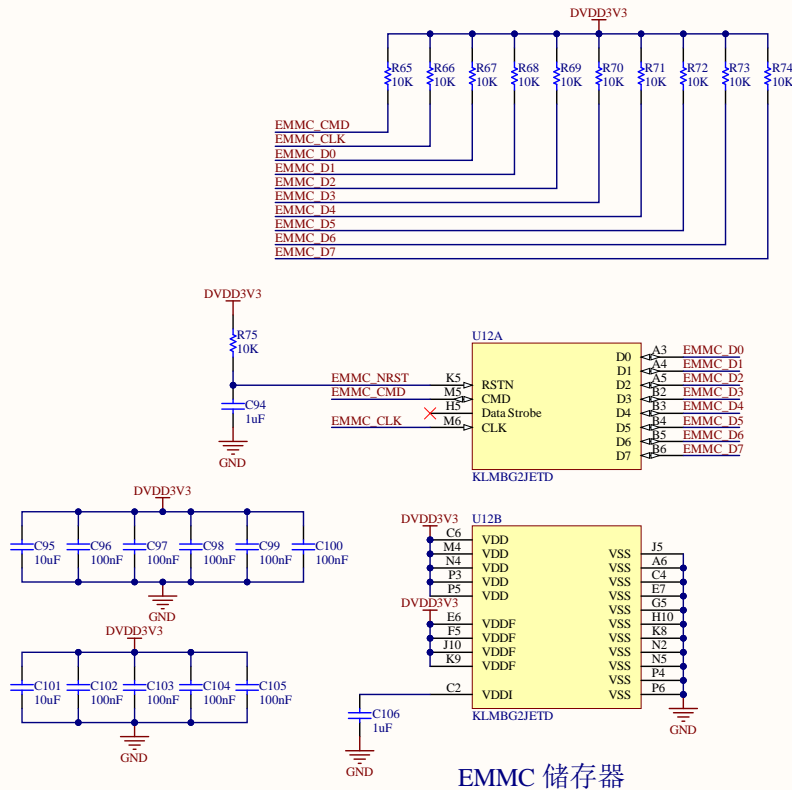
USB 从机 PHY

A



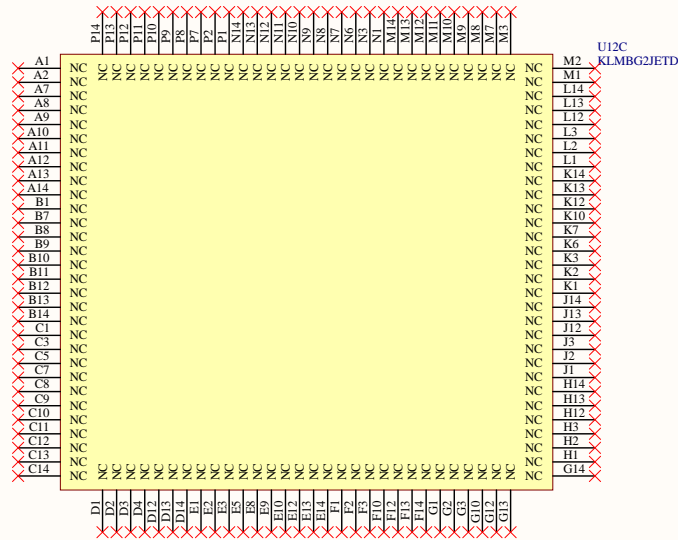
用户 QSPI FLASH

B

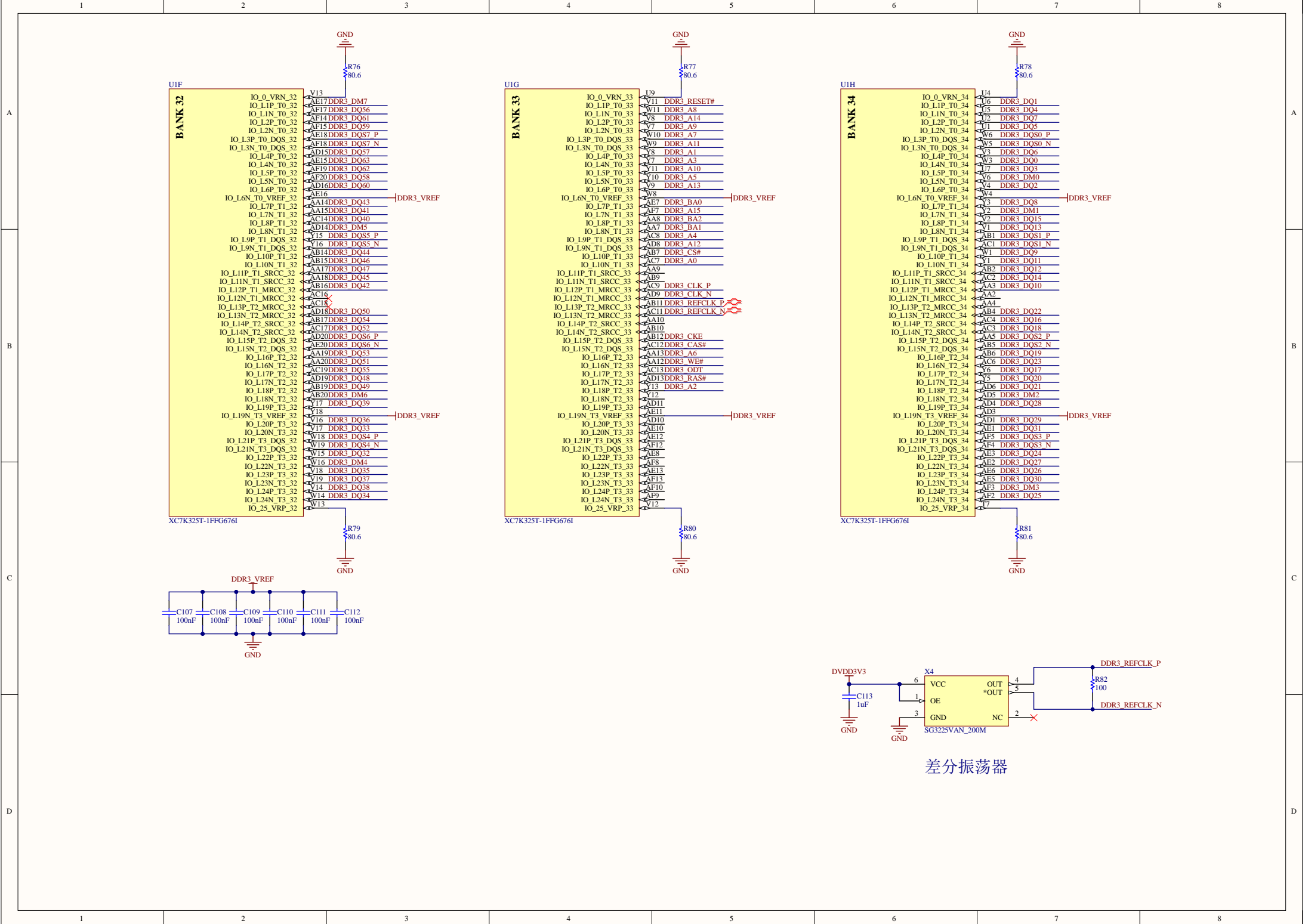


EMMC 储存器

C



D

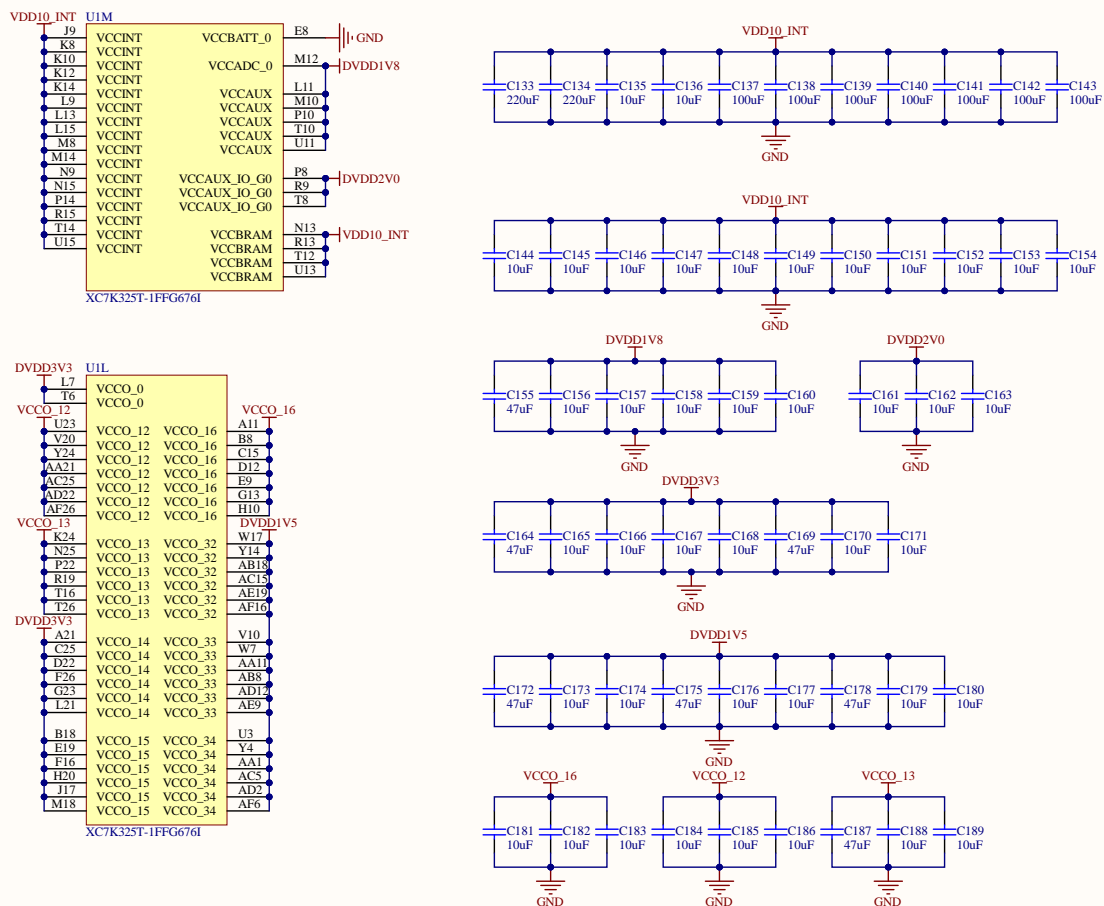
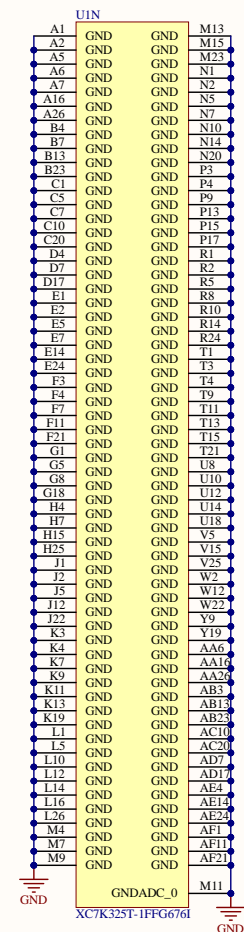


|   |   |  |  |  |   |  |   |   |  |  |
|---|---|--|--|--|---|--|---|---|--|--|
|   | 1   | 2  | 3  | 4  | 5   | 6  | 7 | 8 |  |  |
| A | <div>U1A</div> <div><div>BANK 12</div><div>IO_0_12</div><div>IO_1_1P_T0_12</div><div>IO_1_1N_T0_12</div><div>IO_1_2P_T0_12</div><div>IO_1_2N_T0_12</div><div>IO_1_3P_T0_DQS_12</div><div>IO_1_3N_T0_DQS_12</div><div>IO_1_4P_T0_12</div><div>IO_1_4N_T0_12</div><div>IO_1_5P_T0_12</div><div>IO_1_5N_T0_12</div><div>IO_1_6P_T0_12</div><div>IO_1_6N_T0_VREF_12</div><div>IO_1_7P_T1_12</div><div>IO_1_7N_T1_12</div><div>IO_1_8P_T1_12</div><div>IO_1_8N_T1_12</div><div>IO_1_9P_T1_DQS_12</div><div>IO_1_9N_T1_DQS_12</div><div>IO_1_10P_T1_12</div><div>IO_1_10N_T1_12</div><div>IO_1_11P_T1_SRCC_12</div><div>IO_1_11N_T1_SRCC_12</div><div>IO_1_12P_T1_MRCC_12</div><div>IO_1_12N_T1_MRCC_12</div><div>IO_1_13P_T2_MRCC_12</div><div>IO_1_13N_T2_MRCC_12</div><div>IO_1_14P_T2_SRCC_12</div><div>IO_1_14N_T2_SRCC_12</div><div>IO_1_15P_T2_DQS_12</div><div>IO_1_15N_T2_DQS_12</div><div>IO_1_16P_T2_12</div><div>IO_1_16N_T2_12</div><div>IO_1_17P_T2_12</div><div>IO_1_17N_T2_12</div><div>IO_1_18P_T2_12</div><div>IO_1_18N_T2_12</div><div>IO_1_19P_T3_12</div><div>IO_1_19N_T3_VREF_12</div><div>IO_1_20P_T3_12</div><div>IO_1_20N_T3_12</div><div>IO_1_21P_T3_DQS_12</div><div>IO_1_21N_T3_DQS_12</div><div>IO_1_22P_T3_12</div><div>IO_1_22N_T3_12</div><div>IO_1_23P_T3_12</div><div>IO_1_23N_T3_12</div><div>IO_1_24P_T3_12</div><div>IO_1_24N_T3_12</div><div>IO_25_12</div></div> <div><div>U21</div><div>GPIO_G0_36</div><div>GPIO_G0_37</div><div>GPIO_G0_34</div><div>GPIO_G0_40</div><div>GPIO_G0_39</div><div>GPIO_G0_48</div><div>GPIO_G0_49</div><div>GPIO_G0_38</div><div>GPIO_G0_35</div><div>GPIO_G0_47</div><div>GPIO_G0_46</div><div>GPIO_G0_45</div><div>GPIO_G0_33</div><div>GPIO_G0_23</div><div>GPIO_G0_42</div><div>GPIO_G0_30</div><div>GPIO_G0_41</div><div>GPIO_G0_46</div><div>GPIO_G0_31</div><div>GPIO_G0_28</div><div>GPIO_G0_44</div><div>GPIO_G0_45</div><div>GPIO_G0_17</div><div>GPIO_G0_18</div><div>GPIO_G0_43</div><div>GPIO_G0_19</div><div>GPIO_G0_8</div><div>GPIO_G0_16</div><div>GPIO_G0_27</div><div>GPIO_G0_29</div><div>GPIO_G0_22</div><div>GPIO_G0_21</div><div>GPIO_G0_15</div><div>GPIO_G0_24</div><div>GPIO_G0_7</div><div>GPIO_G0_6</div><div>GPIO_G0_5</div><div>GPIO_G0_3</div><div>GPIO_G0_0</div><div>GPIO_G0_1</div><div>GPIO_G0_10</div><div>GPIO_G0_11</div><div>GPIO_G0_25</div><div>GPIO_G0_14</div><div>GPIO_G0_12</div><div>GPIO_G0_9</div><div>GPIO_G0_26</div><div>GPIO_G0_13</div><div>GPIO_G0_4</div><div>GPIO_G0_2</div><div>GPIO_G0_20</div></div> <div>XC7K325T-1FFG676I</div> | <div>U1B</div> <div><div>BANK 13</div><div>IO_0_13</div><div>IO_1_1P_T0_13</div><div>IO_1_1N_T0_13</div><div>IO_1_2P_T0_13</div><div>IO_1_2N_T0_13</div><div>IO_1_3P_T0_DQS_13</div><div>IO_1_3N_T0_DQS_13</div><div>IO_1_4P_T0_13</div><div>IO_1_4N_T0_13</div><div>IO_1_5P_T0_13</div><div>IO_1_5N_T0_13</div><div>IO_1_6P_T0_13</div><div>IO_1_6N_T0_VREF_13</div><div>IO_1_7P_T1_13</div><div>IO_1_7N_T1_13</div><div>IO_1_8P_T1_13</div><div>IO_1_8N_T1_13</div><div>IO_1_9P_T1_DQS_13</div><div>IO_1_9N_T1_DQS_13</div><div>IO_1_10P_T1_13</div><div>IO_1_10N_T1_13</div><div>IO_1_11P_T1_SRCC_13</div><div>IO_1_11N_T1_SRCC_13</div><div>IO_1_12P_T1_MRCC_13</div><div>IO_1_12N_T1_MRCC_13</div><div>IO_1_13P_T2_MRCC_13</div><div>IO_1_13N_T2_MRCC_13</div><div>IO_1_14P_T2_SRCC_13</div><div>IO_1_14N_T2_SRCC_13</div><div>IO_1_15P_T2_DQS_13</div><div>IO_1_15N_T2_DQS_13</div><div>IO_1_16P_T2_13</div><div>IO_1_16N_T2_13</div><div>IO_1_17P_T2_13</div><div>IO_1_17N_T2_13</div><div>IO_1_18P_T2_13</div><div>IO_1_18N_T2_13</div><div>IO_1_19P_T3_13</div><div>IO_1_19N_T3_VREF_13</div><div>IO_1_20P_T3_13</div><div>IO_1_20N_T3_13</div><div>IO_1_21P_T3_DQS_13</div><div>IO_1_21N_T3_DQS_13</div><div>IO_1_22P_T3_13</div><div>IO_1_22N_T3_13</div><div>IO_1_23P_T3_13</div><div>IO_1_23N_T3_13</div><div>IO_1_24P_T3_13</div><div>IO_1_24N_T3_13</div><div>IO_25_13</div></div> <div><div>N16</div><div>GPIO_G1_6</div><div>GPIO_G1_5</div><div>GPIO_G1_4</div><div>GPIO_G1_37</div><div>GPIO_G1_13</div><div>GPIO_G1_0</div><div>GPIO_G1_2</div><div>GPIO_G1_11</div><div>GPIO_G1_9</div><div>GPIO_G1_10</div><div>GPIO_G1_8</div><div>GPIO_G1_36</div><div>GPIO_G1_12</div><div>GPIO_G1_21</div><div>GPIO_G1_17</div><div>GPIO_G1_1</div><div>GPIO_G1_3</div><div>GPIO_G1_30</div><div>GPIO_G1_28</div><div>GPIO_G1_18</div><div>GPIO_G1_19</div><div>GPIO_G1_33</div><div>GPIO_G1_22</div><div>GPIO_G1_32</div><div>GPIO_G1_23</div><div>GPIO_G1_27</div><div>GPIO_G1_34</div><div>GPIO_G1_35</div><div>GPIO_G1_49</div><div>GPIO_G1_26</div><div>GPIO_G1_40</div><div>GPIO_G1_14</div><div>GPIO_G1_29</div><div>GPIO_G1_38</div><div>GPIO_G1_39</div><div>GPIO_G1_25</div><div>GPIO_G1_24</div><div>GPIO_G1_43</div><div>GPIO_G1_15</div><div>GPIO_G1_48</div><div>GPIO_G1_7</div><div>GPIO_G1_47</div><div>GPIO_G1_42</div><div>GPIO_G1_20</div><div>GPIO_G1_16</div><div>GPIO_G1_45</div><div>GPIO_G1_44</div><div>GPIO_G1_41</div><div>GPIO_G1_31</div><div>GPIO_G1_46</div></div> <div>XC7K325T-1FFG676I</div> | <div>U1C</div> <div><div>BANK 14</div><div>IO_0_14</div><div>IO_1_1P_T0_D00_MOSI_14</div><div>IO_1_1N_T0_D01_DIN_14</div><div>IO_1_2P_T0_D02_14</div><div>IO_1_2N_T0_D03_14</div><div>IO_1_3P_T0_DQS_PUDC_B_14</div><div>IO_1_3N_T0_DQS_EMCCLK_14</div><div>IO_1_4P_T0_D04_14</div><div>IO_1_4N_T0_D05_14</div><div>IO_1_5P_T0_D06_14</div><div>IO_1_5N_T0_D07_14</div><div>IO_1_6P_T0_FCS_B_14</div><div>IO_1_6N_T0_D08_VREF_14</div><div>IO_1_7P_T1_D09_14</div><div>IO_1_7N_T1_D10_14</div><div>IO_1_8P_T1_D11_14</div><div>IO_1_8N_T1_D12_14</div><div>IO_1_9P_T1_DQS_14</div><div>IO_1_9N_T1_DQS_D13_14</div><div>IO_1_10P_T1_D14_14</div><div>IO_1_10N_T1_D15_14</div><div>IO_1_11P_T1_SRCC_14</div><div>IO_1_11N_T1_SRCC_14</div><div>IO_1_12P_T1_MRCC_14</div><div>IO_1_12N_T1_MRCC_14</div><div>IO_1_13P_T2_MRCC_14</div><div>IO_1_13N_T2_MRCC_14</div><div>IO_1_14P_T2_SRCC_14</div><div>IO_1_14N_T2_SRCC_14</div><div>IO_1_15P_T2_DQS_RDWRK_B_14</div><div>IO_1_15N_T2_DQS_DOUT_CSO_B_14</div><div>IO_1_16P_T2_CSL_B_14</div><div>IO_1_16N_T2_A15_D31_14</div><div>IO_1_17P_T2_A14_D30_14</div><div>IO_1_17N_T2_A13_D29_14</div><div>IO_1_18P_T2_A12_D28_14</div><div>IO_1_18N_T2_A11_D27_14</div><div>IO_1_19P_T3_A10_D26_14</div><div>IO_1_19N_T3_A09_D25_VREF_14</div><div>IO_1_20P_T3_A08_D24_14</div><div>IO_1_20N_T3_A07_D23_14</div><div>IO_1_21P_T3_DQS_14</div><div>IO_1_21N_T3_DQS_A06_D22_14</div><div>IO_1_22P_T3_A05_D21_14</div><div>IO_1_22N_T3_A04_D20_14</div><div>IO_1_23P_T3_A03_D19_14</div><div>IO_1_23N_T3_A02_D18_14</div><div>IO_1_24P_T3_A01_D17_14</div><div>IO_1_24N_T3_A00_D16_14</div><div>IO_25_14</div></div> <div><div>K21</div><div>USBM_D3</div><div>CONFIG_D0</div><div>CONFIG_D1</div><div>CONFIG_D2</div><div>CONFIG_D3</div><div>GPIO_G1_0</div><div>GPIO_G1_2</div><div>RGMIIMDC</div><div>RGMIIMDIO</div><div>USBD_DIR</div><div>USBD_RST</div><div>CONFIG_FCS</div><div>QSPI_D1</div><div>QSPI_D2</div><div>QSPI_NSS</div><div>RGMIITXCTL</div><div>RGMIITXD3</div><div>QSPI_SCLK</div><div>QSPI_D3</div><div>RGMIIMRESET#</div><div>QSPI_D0</div><div>USBD_D2</div><div>USBD_D0</div><div>USBD_CLK</div><div>USBD_STP</div><div>USBD_D3</div><div>USBD_D4</div><div>USBD_D1</div><div>USBD_D7</div><div>USBD_D5</div><div>USBM_STP</div><div>USBM_RST</div><div>USBM_CLK</div><div>USBM_NXT</div><div>USBM_D0</div><div>USBM_DIR</div><div>USBD_D6</div><div>USBD_D4</div><div>USBD_D5</div><div>USBD_D1</div><div>USBD_D3</div><div>USBD_D0</div></div> <div>XC7K325T-1FFG676I</div> | <div>U1D</div> <div><div>BANK 15</div><div>IO_0_15</div><div>IO_1_1P_T0_AD0P_15</div><div>IO_1_1N_T0_AD0N_15</div><div>IO_1_2P_T0_AD8P_15</div><div>IO_1_2N_T0_AD8N_15</div><div>IO_1_3P_T0_DQS_AD1P_15</div><div>IO_1_3N_T0_DQS_AD1N_15</div><div>IO_1_4P_T0_AD9P_15</div><div>IO_1_4N_T0_AD9N_15</div><div>IO_1_5P_T0_AD2P_15</div><div>IO_1_5N_T0_AD2N_15</div><div>IO_1_6P_T0_15</div><div>IO_1_6N_T0_VREF_15</div><div>IO_1_7P_T1_AD10P_15</div><div>IO_1_7N_T1_AD10N_15</div><div>IO_1_8P_T1_AD3P_15</div><div>IO_1_8N_T1_AD3N_15</div><div>IO_1_9P_T1_DQS_AD11P_15</div><div>IO_1_9N_T1_DQS_AD11N_15</div><div>IO_1_10P_T1_AD4P_15</div><div>IO_1_10N_T1_AD4N_15</div><div>IO_1_11P_T1_SRCC_AD12P_15</div><div>IO_1_11N_T1_SRCC_AD12N_15</div><div>IO_1_12P_T1_MRCC_AD5P_15</div><div>IO_1_12N_T1_MRCC_AD5N_15</div><div>IO_1_13P_T2_MRCC_15</div><div>IO_1_13N_T2_MRCC_15</div><div>IO_1_14P_T2_SRCC_15</div><div>IO_1_14N_T2_SRCC_15</div><div>IO_1_15P_T2_DQS_15</div><div>IO_1_15N_T2_DQS_ADV_B_15</div><div>IO_1_16P_T2_A28_15</div><div>IO_1_16N_T2_A27_15</div><div>IO_1_17P_T2_A26_15</div><div>IO_1_17N_T2_A25_15</div><div>IO_1_18P_T2_A24_15</div><div>IO_1_18N_T2_A23_15</div><div>IO_1_19P_T3_A22_15</div><div>IO_1_19N_T3_A21_VREF_15</div><div>IO_1_20P_T3_A20_15</div><div>IO_1_20N_T3_A19_15</div><div>IO_1_21P_T3_DQS_15</div><div>IO_1_21N_T3_DQS_A18_15</div><div>IO_1_22P_T3_A17_15</div><div>IO_1_22N_T3_A16_15</div><div>IO_1_23P_T3_FOE_B_15</div><div>IO_1_23N_T3_FWE_B_15</div><div>IO_1_24P_T3_RS1_15</div><div>IO_1_24N_T3_RS0_15</div><div>IO_25_15</div></div> <div><div>K15</div><div>HDMI_CEC</div><div>RGMIIRXD0</div><div>RGMIIRXCTL</div><div>RGMIIRXCCK</div><div>RGMIITXDD0</div><div>RGMIIRXD2</div><div>RGMIIRXD1</div><div>RGMIITXD2</div><div>RGMIITXD1</div><div>RGMIIRXD3</div><div>RGMIITXCK</div><div>EMMC_CMD</div><div>EMMC_NRST</div><div>EMMC_D5</div><div>EMMC_CLK</div><div>TMDS_L0_P</div><div>TMDS_L0_N</div><div>TMDS_L1_P</div><div>TMDS_L1_N</div><div>TMDS_L2_P</div><div>TMDS_L2_N</div><div>TMDS_CLK_P</div><div>TMDS_CLK_N</div><div>CLK_EXT2</div><div>EMMC_D7</div><div>EMMC_D2</div><div>EMMC_D6</div><div>EMMC_D0</div><div>EMMC_D3</div><div>PWM_VID</div><div>CLK_EXT1</div><div>EMMC_D4</div><div>EC_MOSI</div><div>USER_LED</div><div>RSVD1</div><div>USER_KEY</div><div>EC_CS#</div><div>EC_MISO</div><div>HDMI_I2C_SCL</div><div>HDMI_I2C_SDA</div><div>EC_INT</div><div>EC_SCK</div><div>HDMI_HPD</div><div>RSVD0</div><div>HDMI_OUT_EN</div></div> <div>XC7K325T-1FFG676I</div> | <div>U1E</div> <div><div>BANK 16</div><div>IO_0_16</div><div>IO_1_1P_T0_16</div><div>IO_1_1N_T0_16</div><div>IO_1_2P_T0_16</div><div>IO_1_2N_T0_16</div><div>IO_1_3P_T0_DQS_16</div><div>IO_1_3N_T0_DQS_16</div><div>IO_1_4P_T0_16</div><div>IO_1_4N_T0_16</div><div>IO_1_5P_T0_16</div><div>IO_1_5N_T0_16</div><div>IO_1_6P_T0_16</div><div>IO_1_6N_T0_VREF_16</div><div>IO_1_7P_T1_16</div><div>IO_1_7N_T1_16</div><div>IO_1_8P_T1_16</div><div>IO_1_8N_T1_16</div><div>IO_1_9P_T1_DQS_16</div><div>IO_1_9N_T1_DQS_16</div><div>IO_1_10P_T1_16</div><div>IO_1_10N_T1_16</div><div>IO_1_11P_T1_SRCC_16</div><div>IO_1_11N_T1_SRCC_16</div><div>IO_1_12P_T1_MRCC_16</div><div>IO_1_12N_T1_MRCC_16</div><div>IO_1_13P_T2_MRCC_16</div><div>IO_1_13N_T2_MRCC_16</div><div>IO_1_14P_T2_SRCC_16</div><div>IO_1_14N_T2_SRCC_16</div><div>IO_1_15P_T2_DQS_16</div><div>IO_1_15N_T2_DQS_16</div><div>IO_1_16P_T2_16</div><div>IO_1_16N_T2_16</div><div>IO_1_17P_T2_16</div><div>IO_1_17N_T2_16</div><div>IO_1_18P_T2_16</div><div>IO_1_18N_T2_16</div><div>IO_1_19P_T3_16</div><div>IO_1_19N_T3_VREF_16</div><div>IO_1_20P_T3_16</div><div>IO_1_20N_T3_16</div><div>IO_1_21P_T3_DQS_16</div><div>IO_1_21N_T3_DQS_16</div><div>IO_1_22P_T3_16</div><div>IO_1_22N_T3_16</div><div>IO_1_23P_T3_16</div><div>IO_1_23N_T3_16</div><div>IO_1_24P_T3_16</div><div>IO_1_24N_T3_16</div><div>IO_25_16</div></div> <div><div>J8</div><div>GPIO_DIFF0_P</div><div>GPIO_DIFF0_N</div><div>GPIO_DIFF2_P</div><div>GPIO_DIFF2_N</div><div>GPIO_DIFF5_P</div><div>GPIO_DIFF5_N</div><div>GPIO_DIFF4_P</div><div>GPIO_DIFF4_N</div><div>GPIO_DIFF13_P</div><div>GPIO_DIFF13_N</div><div>GPIO_DIFF13_P</div><div>GPIO_DIFF1_P</div><div>GPIO_DIFF1_N</div><div>GPIO_DIFF8_P</div><div>GPIO_DIFF8_N</div><div>GPIO_DIFF6_P</div><div>GPIO_DIFF6_N</div><div>GPIO_DIFF20_P</div><div>GPIO_DIFF20_N</div><div>GPIO_DIFF2_P</div><div>GPIO_DIFF4_P</div><div>GPIO_DIFF14_P</div><div>GPIO_DIFF10_P</div><div>GPIO_DIFF10_P</div><div>GPIO_DIFF16_P</div><div>GPIO_DIFF16_P</div><div>GPIO_DIFF19_P</div><div>GPIO_DIFF19_P</div><div>GPIO_DIFF18_P</div><div>GPIO_DIFF18_P</div><div>GPIO_DIFF17_P</div><div>GPIO_DIFF17_P</div><div>GPIO_DIFF3_P</div><div>GPIO_DIFF3_P</div><div>GPIO_DIFF11_P</div><div>GPIO_DIFF11_P</div><div>GPIO_DIFF12_P</div><div>GPIO_DIFF12_P</div><div>GPIO_DIFF12_P</div><div>GPIO_DIFF9_P</div><div>GPIO_DIFF9_P</div><div>GPIO_DIFF23_P</div><div>GPIO_DIFF15_P</div><div>GPIO_DIFF22_P</div><div>GPIO_DIFF22_P</div><div>GPIO_DIFF7_P</div><div>GPIO_DIFF7_P</div><div>GPIO_DIFF21_P</div><div>GPIO_DIFF21_P</div><div>GPIO_DIFF21_P</div></div> <div>XC7K325T-1FFG676I</div> |  |   |   |  |  |
| B |   |  |  |  |   |  |   |   |  |  |
| C |   |  |  |  |   | <div><div><div>DVDD3V3</div><div>C114</div><div>100nF</div><div>GND</div></div><div><div>X5</div><div>VCC</div><div>EN/NC</div><div>GND</div><div>27MHz</div></div><div><div>3</div><div>2</div><div>1</div><div>4</div></div><div><div>R83</div><div>33</div><div>GND</div></div><div><div>CLK_EXT2</div></div></div> |   |   |  |  |
| D |   |  |  |  |   | <div><div><div>LED0</div><div>R84</div><div>4.7K</div><div>GND</div></div><div><div>USER_LED</div></div><div><div>LED0805</div></div><div><div>DVDD3V3</div><div>R85</div><div>4.7K</div><div>GND</div></div><div><div>USER_KEY</div></div><div><div>KEY0</div></div></div>  |   |   |  |  |

视频用时钟源









A

B

C

D

A

B

C

D

