

XME0726		Product Name	JM1		Product Name	XME0726	
Pin Number	Signal Name	Pin Type	Outside	Inside	Pin Type	Signal Name	Pin Number
J20	B35_L17_P	IO_P	1	2	IO_P	B35_L7_P	M19
H20	B35_L17_N	IO_N	3	4	IO_N	B35_L7_N	M20
G19	B35_L18_P	IO_P	5	6	IO_P	B35_L9_P	L19
G20	B35_L18_N	IO_N	7	8	IO_N	B35_L9_N	L20
	<b>GND</b>	<b>GND</b>	9	10	<b>GND</b>	<b>GND</b>	
B19	B35_L2_P	IO_P	11	12	IO_P	B35_L15_P	F19
A20	B35_L2_N	IO_N	13	14	IO_N	B35_L15_N	F20
D19	B35_L4_P	IO_P	15	16	IO_P	B35_L8_P	M17
D20	B35_L4_N	IO_N	17	18	IO_N	B35_L8_N	M18
	<b>GND</b>	<b>GND</b>	19	20	<b>GND</b>	<b>GND</b>	
G17	B35_L16_P	IO_P	21	22	IO_P	B35_L21_P	N15
G18	B35_L16_N	IO_N	23	24	IO_N	B35_L21_N	N16
C20	B35_L1_P	IO_P	25	26	IO_P	B35_L12_P	K17
B20	B35_L1_N	IO_N	27	28	IO_N	B35_L12_N	K18
	<b>VCCIO35</b>	<b>VIN_IO</b>	29	30	<b>VIN_IO</b>	<b>VCCIO35</b>	
F16	B35_L6_P	IO_P	31	32	IO_P	B35_L5_P	E18
F17	B35_L6_N	IO_N	33	34	IO_N	B35_L5_N	E19
K19	B35_L10_P	IO_P	35	36	IO_P	B35_L11_P	L16
J19	B35_L10_N	IO_N	37	38	IO_N	B35_L11_N	L17
	<b>GND</b>	<b>GND</b>	39	40	<b>GND</b>	<b>GND</b>	
E17	B35_L3_P	IO_P	41	42	IO_P	B35_L19_P	H15
D18	B35_L3_N	IO_N	43	44	IO_N	B35_L19_N	G15
H16	B35_L13_P	IO_P	45	46	IO_P	B35_L24_P	K16
H17	B35_L13_N	IO_N	47	48	IO_N	B35_L24_N	J16
	<b>GND</b>	<b>GND</b>	49	50	<b>GND</b>	<b>GND</b>	
J18	B35_L14_P	IO_P	51	52	IO_P	B35_L22_P	L14
H18	B35_L14_N	IO_N	53	54	IO_N	B35_L22_N	L15
K14	B35_L20_P	IO_P	55	56	IO_P	B35_L23_P	M14
J14	B35_L20_N	IO_N	57	58	IO_N	B35_L23_N	M15
	<b>GND</b>	<b>GND</b>	59	60	<b>GND</b>	<b>GND</b>	
	ETH_MDI0_P	ETH_MDI0_P	61	62	PHY_LED2	PHY_LED2	
	ETH_MDI0_N	ETH_MDI0_N	63	64	PHY_LED1	PHY_LED1	
	ETH_MDI1_P	ETH_MDI1_P	65	66			
	ETH_MDI1_N	ETH_MDI1_N	67	68			
	<b>GND</b>	<b>GND</b>	69	70	<b>GND</b>	<b>GND</b>	
	ETH_MDI2_P	ETH_MDI2_P	71	72			
	ETH_MDI2_N	ETH_MDI2_N	73	74			
	ETH_MDI3_P	ETH_MDI3_P	75	76			
	ETH_MDI3_N	ETH_MDI3_N	77	78			
	<b>GND</b>	<b>GND</b>	79	80	<b>GND</b>	<b>GND</b>	
C18	MIO39	MIO	81	82	MIO	MIO51	B9
E13	MIO38	MIO	83	84	MIO	MIO50	B13
A10	MIO37	MIO	85	86	MIO	MIO49	C12
C16	MIO28	MIO	87	88	MIO	MIO48	B12
	<b>GND</b>	<b>GND</b>	89	90	<b>GND</b>	<b>GND</b>	
F12	MIO35	MIO	91	92	MIO	MIO47	B14
A12	MIO34	MIO	93	94	MIO	MIO40	D14
D15	MIO33	MIO	95	96	MIO	MIO43	A9
A14	MIO32	MIO	97	98	MIO	MIO42	E12
	<b>GND</b>	<b>GND</b>	99	100	<b>GND</b>	<b>GND</b>	
E16	MIO31	MIO	101	102	MIO	MIO41	C17
A11	MIO36	MIO	103	104	MIO	MIO45	B15
C13	MIO29	MIO	105	106	MIO	MIO44	F13
C15	MIO30	MIO	107	108	MIO	MIO46	D16
	<b>GND</b>	<b>GND</b>	109	110	<b>GND</b>	<b>GND</b>	
D9	MIO12	MIO	111	112	MIO	MIO8	D5
C8	MIO15	MIO	113	114	MIO	MIO9	B5
E9	MIO10	MIO	115	116	MIO	MIO11	C6
C5	MIO14	MIO	117	118	MIO	MIO13	E8
	<b>GND</b>	<b>GND</b>	119	120	<b>GND</b>	<b>GND</b>	

XME0726		Product Name	JM3		Product Name	XME0726	
Pin Number	Signal Name	Pin Type	Inside	Outside	Pin Type	Signal Name	Pin Number
P20	B34_L14_N	IO_N	1	2	IO_N	B34_L12_N	U19
N20	B34_L14_P	IO_P	3	4	IO_P	B34_L12_P	U18
U20	B34_L15_N	IO_N	5	6	IO_N	B34_L21_N	V18
T20	B34_L15_P	IO_P	7	8	IO_P	B34_L21_P	V17
	GND	GND	9	10	GND	GND	
W20	B34_L16_N	IO_N	11	12	IO_N	B34_L22_N	W19
V20	B34_L16_P	IO_P	13	14	IO_P	B34_L22_P	W18
P19	B34_L13_N	IO_N	15	16	IO_N	B34_L17_N	Y19
N18	B34_L13_P	IO_P	17	18	IO_P	B34_L17_P	Y18
	GND	GND	19	20	GND	GND	
P18	B34_L23_N	IO_N	21	22	IO_N	B34_L18_N	W16
N17	B34_L23_P	IO_P	23	24	IO_P	B34_L18_P	V16
R18	B34_L20_N	IO_N	25	26	IO_N	B34_L7_N	Y17
T17	B34_L20_P	IO_P	27	28	IO_P	B34_L7_P	Y16
	VCCIO34	VIN_IO	29	30	VIN_IO	VCCIO34	
U17	B34_L9_N	IO_N	31	32	IO_N	B34_L10_N	W15
T16	B34_L9_P	IO_P	33	34	IO_P	B34_L10_P	V15
R17	B34_L19_N	IO_N	35	36	IO_N	B34_L8_N	Y14
R16	B34_L19_P	IO_P	37	38	IO_P	B34_L8_P	W14
	GND	GND	39	40	GND	GND	
P16	B34_L24_N	IO_N	41	42	IO_N	B34_L11_N	U15
P15	B34_L24_P	IO_P	43	44	IO_P	B34_L11_P	U14
R14	B34_L6_N	IO_N	45	46	IO_N	B34_L5_N	T15
P14	B34_L6_P	IO_P	47	48	IO_P	B34_L5_P	T14
	GND	GND	49	50	GND	GND	
V13	B34_L3_N	IO_N	51	52	IO_N	B34_L4_N	W13
U13	B34_L3_P	IO_P	53	54	IO_P	B34_L4_P	V12
T10	B34_L1_N	IO_N	55	56	IO_N	B34_L2_N	U12
T11	B34_L1_P	IO_P	57	58	IO_P	B34_L2_P	T12
	GND	GND	59	60	GND	GND	
Y11	B13_L18_N	IO_N	61	62	IO_N	B13_L20_N	Y13
W11	B13_L18_P	IO_P	63	64	IO_P	B13_L20_P	Y12
U10	B13_L12_N	IO_N	65	66	IO_N	B13_L14_N	Y8
T9	B13_L12_P	IO_P	67	68	IO_P	B13_L14_P	Y9
	GND	GND	69	70	GND	GND	
U8	B13_L17_N	IO_N	71	72	IO_N	B13_L16_N	W9
U9	B13_L17_P	IO_P	73	74	IO_P	B13_L16_P	W10
W8	B13_L15_N	IO_N	75	76	IO_N	B13_L13_N	Y6
V8	B13_L15_P	IO_P	77	78	IO_P	B13_L13_P	Y7
	GND	GND	79	80	GND	GND	
V7	B13_L11_N	IO_N	81	82	IO_N	B13_L21_N	V10
U7	B13_L11_P	IO_P	83	84	IO_P	B13_L21_P	V11
U5	B13_L19_N	IO_N	85	86	IO_N	B13_L22_N	W6
T5	B13_L19_P	IO_P	87	88	IO_P	B13_L22_P	V6
	VCCIO13	VIN_IO	89	90	VIN_IO	VCCIO13	
			91	92			
			93	94			
			95	96			
			97	98			
G6	FPGA_TDI	FPGA_TDI	99	100			
F6	FPGA_TDO	FPGA_TDO	101	102	RESET_N	RESET_N	
F9	FPGA_TCK	FPGA_TCK	103	104	PG_SYS	PG_SYS	
J6	FPGA_TMS	FPGA_TMS	105	106	MODE0	MODE0	
C7	PS_POR_B	PS_POR_B	107	108	MODE1	MODE1	
			109	110			
	VCCIN_5V	VIN_IO	111	112	VIN_IO	VCCIN_5V	
	VCCIN_5V	VIN_IO	113	114	VIN_IO	VCCIN_5V	
	VCCIN_5V	VIN_IO	115	116	VIN_IO	VCCIN_5V	
	VCCIN_5V	VIN_IO	117	118	VIN_IO	VCCIN_5V	
	VCCIN_5V	VIN_IO	119	120	VIN_IO	VCCIN_5V	