

MEMBANGUN SISTEM RISC PADA FPGA

SKRIPSI

Oleh

Deddy Harianto 0400531834

Eka Antonius Kurniawan 0400534205



**Universitas Bina Nusantara
Jakarta
2004**

MEMBANGUN SISTEM RISC PADA FPGA

SKRIPSI

diajukan sebagai salah satu syarat

untuk gelar kesarjanaan pada

Jurusan Sistem Komputer

Jenjang Pendidikan Strata-1

Oleh

Deddy Harianto

0400531834

Eka Antonius Kurniawan

0400534205



**Universitas Bina Nusantara
Jakarta
2004**