به نام خدا



معماری و سازمان کامپیوتر - نیمسال ۴۰۱۲

تكليف شماره ١

تنظیم: نگار فاضل

سوال ۱) به مسائل زیر از فصل سوم کتاب مانو پاسخ دهید.

3-6: اگر پاسخ معادلهی 3 = 3 + 31 + 10x + 31 برابر 3 = 3 و 3 = 3 باشد، مبنای اعداد چند است؟

 $(x^2 - 10x + 31)_r = [(x - 5) (x - 8)]_{10} = x^2 - (13)_{10} x + (40)_{10}$

 \Rightarrow (10)_r = (13)₁₀ , (31)_r = (40)₁₀

 $1 \times r^{1} + 0 \times r^{0} = 13$ $3 \times r^{1} + 1 \times r^{0} = 40 \Rightarrow 3r + 1 = 40 \Rightarrow 3r = 39$

3-16: عمليات (13-) + (42+) و (13-) - (42-) را در مبناى دو با استفاده از سيستم مكمل دو براى اعداد منفى محاسبه كنيد:

 $+42 = 0101010 \Rightarrow -42 = 1010110$

+ 13 = 0001101 ⇒ −13 = 1110011

 $(+42) + (-13) 0101010 + 1110011 = 10011101 \Rightarrow 0011101 = (+29)$

(-42) - (-13) = (-42) + (+13) = 1010110 + 0001101 = 1100011 = (-29)

3-19: یک عدد ممیز شناور ۳۶ بیتی شامل ۸ بیت به اضافهی علامت برای exponent و ۲۶ بیت به اضافهی علامت برای mantissa است. مانتیس یک fraction نرمالایز شده است. اعداد توان و مانتیس هر دو در سیستم عدد علامت هستند، بزرگترین و کوچکترین عدد مثبت به استثنای صفر که می توان در این سیستم نمایش داد چیست؟

دو بیت رزرو برای علامت هاست و از ۳۴ بیت بعدی، ۲۶ بیت برای مانتیس و Λ بیت برای توان است.

ابتدا باید کوچکترین و بزرگترین توان را محاسبه کنیم که برابر ۱۱۱۱۱۱۱۱ و ۱۱۱۱۱۱۱۱۱ است. یعنی ۲۵۵- و ۲۵۵+

حال کوچکترین و بزرگترین مانتیس را محاسبه می کنیم:

 $1-7^{-79} = +0.1111 \dots 1$: بزرگترین مانتیس

 $Y^{-1} = + 0.1000....0$ کوچکترین مانتیس:

بزرگترین عدد مثبت: (1- 2^{-26}) × 2^{255}

عدد مثبت (2-1) × 2-255 = 2-256 عدد مثبت

سوال ۲) دو عدد علامتدار 97+ و 97- را در قالب ۱۶ بیتی مکمل ۲ نمایش دهید. همین اعداد را در قالب 97+ بیتی مکمل ۲ نمایش دهید. 97+ توضیح دهید چه قاعدهای برای تبدیل اعداد مکمل ۲ از 97+ بیت به 97+ بیت (97+ استخراج نمود.(به این قاعده 97+ این تا اعداد مکمل ۲ از 97+ بیت به 97+ بیت به 97+ می توان استخراج نمود.(به این قاعده 97+ بیت به بیت به 97+ بیت به 97+ بیت به به به به به به بیت به بیت به به بیت به بیت به بیت به بیت به بیت به به ب

+67 = 000000001000011

برای افزایش تعداد بیت ها در نمایش یک عدد صحیح در مکمل دو، بیت سمت چپ (بیت علامت) را در سمت چپ به تعداد m-n کپی می کنیم.(تا جایی اضافه می کنیم که به تعداد بیت مورد نظر برسیم.)

سوال ۳) دو عدد زیر را در قالب Single Precision نمایش دهید. سپس با تشریح دقیق همه مراحل، حاصل جمع و حاصل ضرب این دو عدد را در همین قالب محاسبه نموده و در نهایت نتیجه را در مبانی ۱۰ تفسیر نمایید.

+۲۴۹,۸۷۵ و ۱۰۳,۵۶۲۵

نرمالايز كردن

 $(+249.875)_{10} = (11111001.111)_2 \Rightarrow 1.1111001111 \times 2^7$

باید بایاس را به توان اضافه کنیم:

 $7 + 127 = (134)_{10} = (10000110)_2$

نرمالايز كردن

 $(-103.5625)_{10} = (1100111.1001)_2 \Rightarrow 1.1001111001 \times 2^6$

باید بایاس را به توان اضافه کنیم:

 $6 + 127 = (133)_{10} = (10000101)_2$

(-103.5625)₁₀ = **1 10000101 100111100100000000000** S' Exponent' Fraction'

ضرب:

در مرحلهی اول علامت حاصل ضرب را از XOR علامت دو عدد به دست می آوریم که منفی است:

 $S'' = S \oplus S' = 1 \oplus 0 = 1$

E" = E + E' -127 = 134 + 133 - 127 = 140

چون عدد بین ۱ تا ۲ نیست باید یک بیت آن را شیفت دهیم در نتیجه یکی به "E" اضافه می شود:

 $E'' = E'' + 1 = 141 = (10001101)_2$

F" = 1.10010100010101101011100

در نهایت حاصل ضرب برابر خواهد بود با:

 $(-25877.68)_{10} =$ **1 10001101 10010100010101101011100** S'' Exponent'' Fraction''

جمع:

در مرحلهی اول باید از عددی که منفی است مکمل دو بگیریم:

در مرحلهی بعد باید توانها را برحسب عدد بزرگتر یکسان کنیم. یعنی مانتیس عدد کوچکتر را به اندازهی اختلاف exponentها به سمت راست شیفت دهیم و بعد جمع عادی انجام دهیم:

E - 127 = 7, E' - 127 = 6

در نتیجه باید یک واحد عدد دوم را به سمت راست شیفت دهیم:

حال جمع عادى انجام مىدهيم:

در نهایت حاصل جمع برابر خواهد بود با:

سوال ۴) در مورد کد همینگ تحقیق کنید و براساس نتایج مطالعه، جزئیات و نحوه کار آن را برای تشخیص و تصحیح خطا در قالب یک مثال به صورت کامل توضیح دهید.

کد همینگ یکی از روشهای تشخیص و تصحیح خطا در ارتباط با سیستمهای دیجیتالی است. این کد برای تشخیص و تصحیح خطا در دادهها استفاده میشوند تا اگر در ارسال داده خطایی رخ داد، با دادهها استفاده میشوند تا اگر در ارسال داده خطایی رخ داد، با بررسی بیتهای اضافی، خطا شناسایی و تصحیح شود.

برای مطالعه بیشتر به سایت زیر مراجعه فرمایید:

https://www.techtarget.com/whatis/definition/Hamming-code#:~:text=The%20amount%20of%20parity%20data,4%20parity%20bits%20are%20required.