

17: 0 0 0 0 1 1 0 0

18: 0 0 0 0 1 1 0 1

19: 0 0 0 0 1 1 1 0

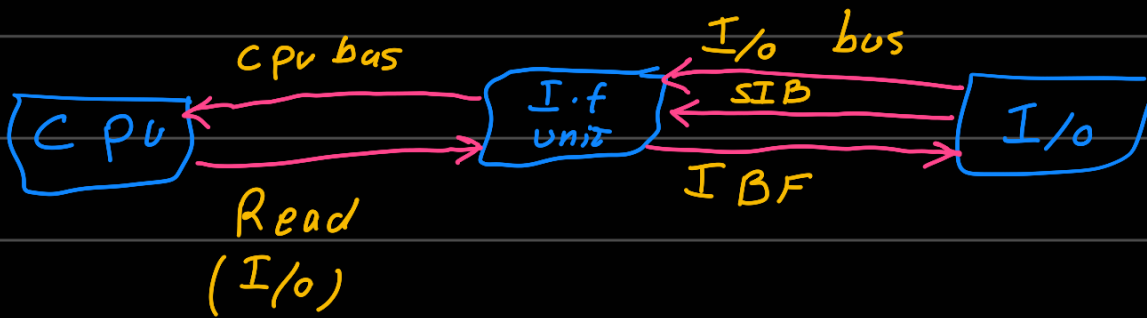
10: 0 0 0 0 1 1 1 1
A_r - A_v R50
 R51

CS: A_r A_v A_r' A_v' A_r' A_v'

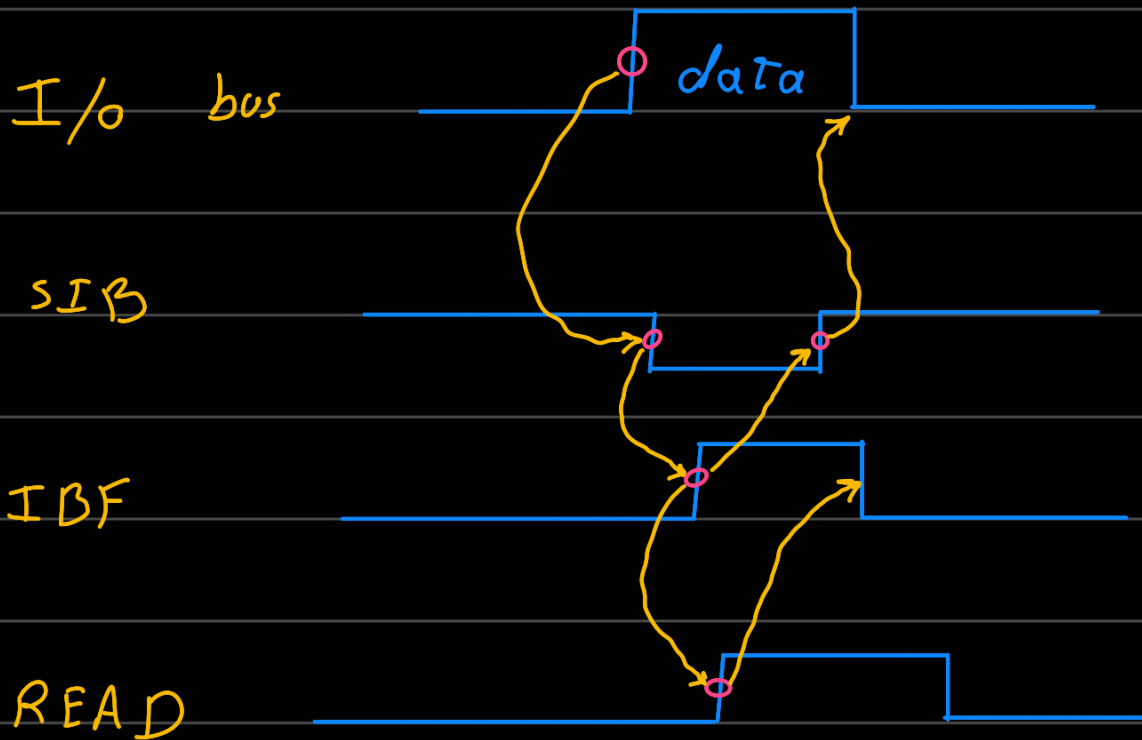
RSI: A_r

R50: A_v

11-1



11-V
(A)



(B)

I/O

Interface

CPU

(C)

قرار دادن داده روی bus و
STB را در حالت صفر
گذراندن

قبول کردن data و
IBF را در حالت 1
قرار دادن

آمر IBF در حالت
یک بود داده را از
interface
می خواند

تأیید کردن داده و
STB را در حالت یک قرار
دادن

فعال سازی Read
IBF و CPU توسط
را در حالت 0
قرار می دهد

Start

11-9

Status Reg ← CPU

No

output flag

Yes

set output
flag

ارسال 1 بیت

Transmitter Reg

Clear output flag

No

Shift Reg
empty

خالی کردن
Shift Reg

Yes

Transmission
Completed

No

Yes

ارسال کاراکتر به از Transmitter

به Shift و صفر کردن بیت start
و یک کردن بیت stop

ارسال سریالی
کاراکتر ها

$12 \leq Z(m-n) \rightarrow$ تعداد بایت درون $(m-n)$
بافر در هر ۱ ثانیه

(A) ۱۱-۱۳

$12 \leq Z$
در زمان پر شدن بافر

$12 \leq Z(n-m) \rightarrow$ تعداد بایت حذف شده $(n-m)$
از بافر

(B)

$12 \leq Z$
در زمان خالی شدن بافر

(C) لازم نیست چون در هر ثانیه m بایت وارد و در همان
زمان m بایت پاک می شوند

سرویس روتین باید به طور مرتب $flag$ ها را چک کند تا ببیند

۱۱-۲۶

کدام برای وقفه فعال شده است. اولین $flag$ فعال شده دارای بیشترین
اولویت است و بقیه $flag$ های فعال دارای اولویت کمتر اند به صورت
نزولی.

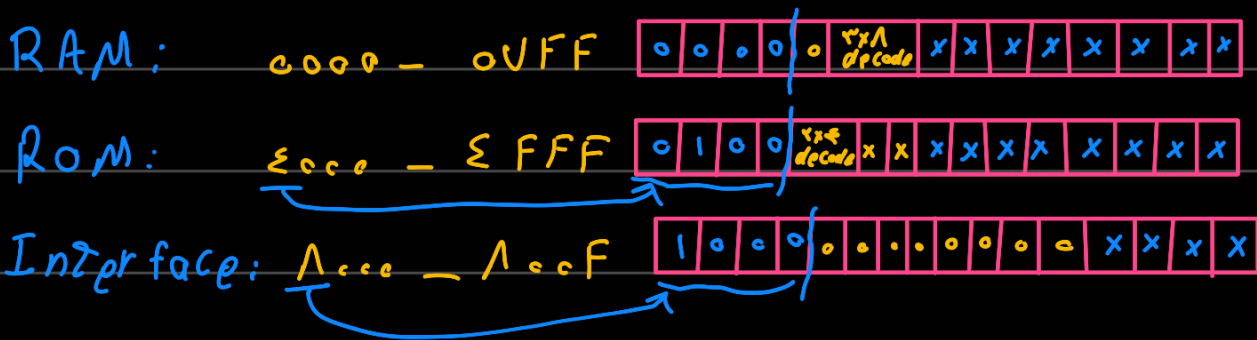
12.2 (A) 1 بیت با خط آدرس های موازی $\rightarrow 8$ و $\frac{1.5 \times 8}{1.25}$

13 128 بیت مورد نیاز است $\leftarrow 2^{14} = 16 \times 2^{10} = 16 \text{ Kb}$

\leftarrow 14 خط آدرسی خواهیم \leftarrow 4 تا برای input و 10 تا برای بیت ها

12.5 (A) 1 بیت $\rightarrow \frac{2^{11}}{2^1} = 2^9 \rightarrow 2 \times 2^{10} = 2 \text{ Kb}$ RAM
 4 بیت $\rightarrow \frac{2^{12}}{2^4} = 2^8 \rightarrow 4 \times 2^{10} = 4 \text{ Kb}$ ROM

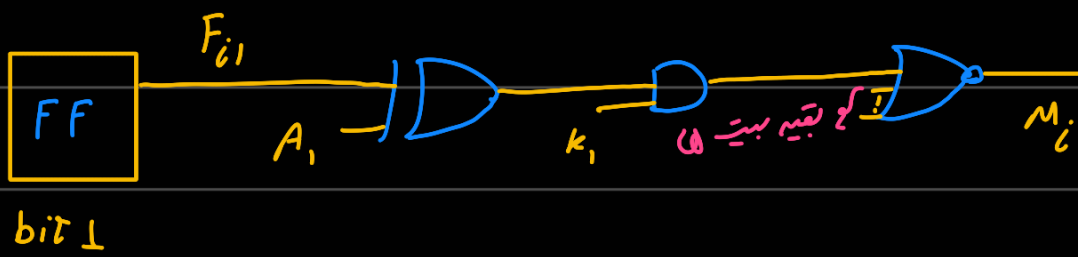
16 Reg $= 4 \times 4$ Interface (B)
 تعداد unit
 \leftarrow تعداد Reg در هر unit



12.9

$$M_i = \prod_{j=1}^n \left[(A_j \oplus F_{ij})' + k_j' \right]$$

$$M_i' = \sum_{j=1}^n \left[A_j \oplus F_{ij} \right] \cdot k_j$$



۱۲.۲.

Page	Address	Address witch will cause failure
۲	۲k	۲.۴۱ - ۳.۷۱
۳	۳k	۳.۷۲ - ۴.۹۷
۷	۷k	۴.۹۸ - ۵.۱۴۷
۷	۷k	۷۱۶۱ - ۱۱۹۱