

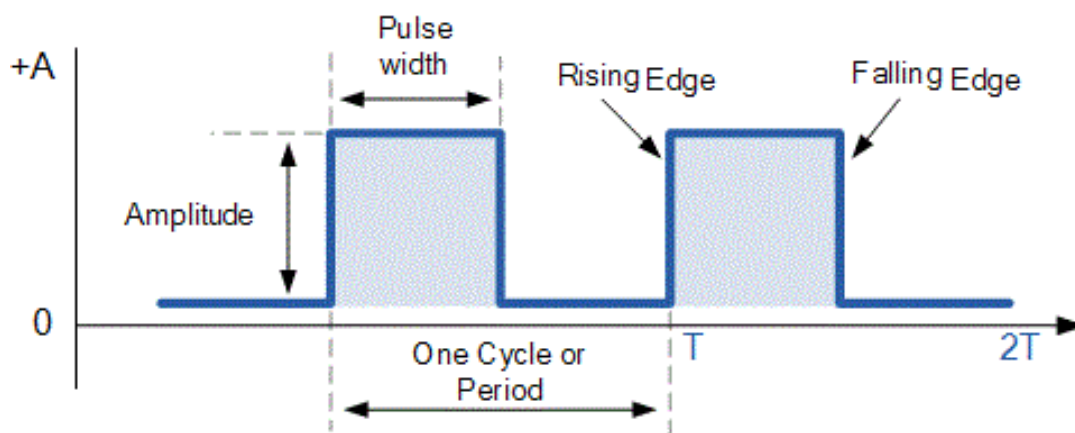
دستور کار آزمایش ۶

اهداف:

- آشنایی با پالس ساعت
- آشنایی با شمارنده و دیکدر ۷۴۱۳۹، ۷۴۱۶۹

آشنایی با پالس ساعت

پالس ساعت یا Clock Pulse یک سیگنال پریودیک و مربعی است که از آن به عنوان سیگنال هماهنگ کننده بین برخی از قطعات سیستم های دیجیتال استفاده می شود. بسیاری از مدارهای منطقی که به آنها مدارهای ترتیبی گفته می شود برای کار کردن نیاز به پالس ساعت دارند و در هر پالس ساعت (یک دوره تناوب) وظیفه خاصی را انجام می دهند. با مفهوم پالس ساعت بطور کامل در درس طراحی سیستم های دیجیتال یک آشنا شده اید (یا خواهید شد). برای این شکل موج سه مفهوم دامنه، پریود و یا فرکانس و Duty cycle تعریف می شود. مقدار دامنه در این آزمایشگاه ۵ ولت و مقدار فرکانس بسته به کاربرد تعیین می شود.



شکل ۱: یک سیگنال پالس ساعت و ویژگی های آن

پیش‌گزارش ۱ (انفرادی)

Duty Cycle چیست؟ یک شکل موج مربعی با ۷۵ Duty Cycle درصد رسم کنید.

آشنایی با شمارنده‌ها (Counters)

شمارنده‌ها یکی از قطعات رایج و پرکاربرد در سیستم‌های دیجیتال هستند و برای شمارش اعداد به صورت‌های باینری و BCD طراحی و ساخته شده‌اند. این شمارش می‌تواند بصورت صعودی و یا نزولی انجام شود. حداکثر مقدار قابل شمارش برای هر شمارنده مشخص بوده و برای شمارنده‌های باینری براساس تعداد بیت‌های خروجی آن و برای شمارنده‌های BCD بر اساس تعداد ارقام خروجی آن مشخص می‌شود. به عنوان مثال یک شمارنده باینری ۳ بیتی می‌تواند اعداد ۰ تا ۷ را شمارش کند و برای شمارنده BCD دو رقمی شمارش اعداد ۰ تا ۹۹ قابل انجام است. در شمارنده‌ها پایه‌ای به نام CP، CLK و یا Clock و یا مواردی مشابه وجود دارد که برای اتصال پالس ساعت در نظر گرفته شده است.

عملکرد دسته‌ای از شمارنده‌ها به نحوی است که در صورت اعمال پالس ساعت مناسب و وجود شرایط لازم برای سایر پایه‌ها، به ازای هر پالس ساعت یک واحد به مقدار عدد داخل شمارنده اضافه خواهد شد. این نوع شمارنده‌ها را Up Counter یا شمارنده افزایشی می‌نامند. از سوی دیگر در شمارنده‌های کاهشی یا Down Counter در ازای دریافت هر پالس ساعت یک واحد از مقدار عددی داخل آن کم می‌شود. در برخی از آی‌سی‌های شمارنده نیز این دو امکان بصورت همزمان فراهم شده و کاربر می‌تواند با صفر و یا یک کردن یک پایه نحوه شمارش را تعیین کند. در هر شمارنده پایه‌ای به نام Load وجود دارد در صورت فعال بودن آن و اعمال پالس ساعت، مقدار اولیه مورد نظر کاربر برای شمارش که بر روی پایه‌های ورودی قرار داده شده است در داخل شمارنده قرار می‌گیرد و یا اصطلاحاً Load می‌شود. در برخی از شمارنده‌ها نیز پایه‌ای بنام Clear وجود دارد که صورت فعال شدن آن مقدار عددی داخل شمارنده صفر خواهد شد. لازم به ذکر است که منظور از فعال بودن یک پایه ورودی، قرار دادن ولتاژ مناسب برای راه اندازی آن می‌باشد. به این صورت که پایه‌هایی که علامت "—" در بالای نام آنها قرار داده شده است با ولتاژ صفر فعال می‌شوند. این پایه‌ها Active Low نامیده می‌شوند. پایه‌های Active High این علامت را ندارند و با ولتاژ ۵ ولت فعال می‌شوند.

پیش‌گزارش ۲ (انفرادی)

در مورد آی‌سی شماره ۷۴۱۶۹ تحقیق کنید. وظیفه هر یک از پایه‌های آن چیست؟ نحوه استفاده از این آی‌سی چگونه است؟ در مورد Active Low/Active High هر یک از پایه‌های کنترلی این آی‌سی تحقیق کنید.

پیش گزارش ۳ (انفرادی)

الف) با استفاده از چهار عدد LED، آی سی ۷۴۱۶۹ و مقاومت‌های لازم مدار یک شمارنده افزایشی چهار بیتی را روی برد بورد ببندید.

ب) مدار را طوری تغییر دهید که نحوه شمارش بصورت نزولی شود.

به نظر شما اگر پالس ساعت مدار را به وسیله سیگنال ژنراتور به مدار اعمال کنید و فرکانس آن را کمی تغییر دهید، نتیجه چیست؟

آشنایی با دیکدر (Decoder)

دیکدرها قطعاتی هستند که معمولاً برای تبدیل یک نوع داده به نوع دیگری استفاده می‌شوند. این قطعات انواع مختلف با کاربردهای متفاوتی دارند. با یکی از انواع دیکدرها یعنی ۷۴۴۸/۷۴۴۷ در آزمایش سوم آشنا شدید که در واقع یک دیکدر و یا مبدل BCD به 7-Segment بود. در یکی دیگر از انواع دیکدرها به ازای تمام حالت‌های ممکن عدد باینری ورودی، یک پایه مستقل وجود دارد که متناسب با ورودی داده شده فعال می‌شود. به عنوان مثال آی سی شماره ۷۴۱۳۸ یک دیکدر ۳ به ۸ می‌باشد. در این دیکدر از بین هشت خروجی موجود، پایه‌ای فعال می‌شود که عدد باینری متناظر با آن در ورودی داده شده باشد. خروجی‌های این دیکدر Active Low می‌باشد.

پیش گزارش ۴ (انفرادی)

در مورد آی سی شماره ۷۴۱۳۹ تحقیق کنید. این آی سی شامل چند دیکدر است؟ وظیفه هر یک از پایه‌های آن کدام است؟ نحوه استفاده از این آی سی چگونه است؟

آزمایش ۱ (انفرادی)

با استفاده از چهار عدد LED و مقاومت‌های لازم، آی سی‌های ۷۴۱۳۹، ۷۴۱۶۹ یک چشمک زن چهار لامپی بسازید بطوریکه هر یک از چهار LED به ترتیب روشن و سپس خاموش شوند (در هر دوره تناوب پالس ساعت، یک LED روشن و بقیه خاموش باشند). فرکانس و نحوه شمارش را تغییر دهید و نتیجه را مشاهده کنید.

نکته) برای تولید پالس ساعت از دستگاه فانکشن ژنراتور استفاده خواهید کرد. برای این منظور از بین سه نوع شکل موج قابل انتخاب شکل موج مربعی را انتخاب کنید. همچنین مقادیر فرکانس و دامنه و Duty Cycle را نیز به ترتیب روی حدود ۱ هرتز، ۵ ولت و ۵۰ درصد تنظیم کنید. با استفاده از یک عدد LED و مقاومت ۲۲۰ اهم می‌توانید از صحت خروجی فانکشن ژنراتور مطمئن شوید.

آزمایش ۲ (انفرادی)

با استفاده از یک عدد 7-Segment، ۷۴۴۸، ۷۴۸۵، ۷۴۱۶۹ و مقاومتهای لازم یک شمارنده BCD افزایشی بسازید. به طوری که بعد از نمایش عدد ۹ روی 7-Segment، شمارش بصورت خودکار مجدداً از صفر شروع شود. در صورت نیاز می توانید از دو عدد Breadboard استفاده کنید. در ضمن دقت کنید آزمایش بعدی با اضافه کردن یک آی سی به مداری که در این آزمایش ساخته اید و کمی تغییرات قابل انجام است. بنابراین با در نظر گرفتن هر دو آزمایش محل قرار گیری قطعات را در Breadboard ها تعیین کنید.

آزمایش ۳ (انفرادی)

قرار است یک تاس الکترونیک بسازیم به طوری که با هر بار فشردن کلید آن، یک عدد تصادفی بین ۱ تا ۶ را نمایش دهد. مکانیزم به این ترتیب است که یک شمارنده برای شمارش اعداد ۱ تا ۶ می سازیم. فرکانس پالس ساعت را روی مقدار ۱ کیلو هرتز یا کمی بیشتر قرار می دهیم. توسط یک کلید فشاری (که در آزمایشگاه در اختیارتان قرار میگیرد) پالس ساعت را به پایه Clock آی سی ۷۴۱۶۹ متصل می کنیم به طوری که با فشردن کلید، پالس ساعت به پایه متصل شود و با رها کردن آن ارتباط قطع گردد. پایه مذکور از آی سی را با استفاده از یک مقاومت Pull Up به +۵ وصل می کنیم تا در زمان قطع کلید رفتار مدار ثابت باشد. مدار را بسازید و پس از جواب گرفتن از آن سعی کنید رفتار آن را توضیح دهید. لازم نیست تمام مدار آزمایش قبل را باز کنید با کمی تغییرات می توانید این مدار را بسازید.