## باسمه تعالى



سیستم عامل\_امتحان پایان ترم\_زمستان ۱۴۰۱

نام و نام خانوادگي:

شماره دانشجویی:

لیست زیر شماره صفحات فیزیکی	نمره)	74) 7	سوال
ن که باید در آنها دادهای ذخیره شود و	اصلی است	حافظه	(PFN)
د (به ترتیب زمانی از چپ به راست):	خوانده شو	دادهای -	يا از آنها ا

1,2,3,4,2,1,4,3,1,2,3,4

با فرض آنکه حافظه فیزیکی تنها ۳ صفحه دارد باید در مورد خروج صفحات از این حافظه (evict) تصمیمگیری شود. برای هر یک از سیاستهای زیر جدولی مانند آنچه در مثال آورده شده است یر کنید.

مثال: FIFO

Access	Hit (H)/Miss (M)	State(after)
1	M	1
2	M	2,1
3	M	3,2,1
4	M	4,3,2
2	Н	4,3,2
1	M	1,4,3
4	Н	1,4,3
3	Н	1,4,3
1	Н	1,4,3
2	M	2,1,4
3	M	3,2,1
4	M	4,3,2

الف) LRU ب) MIN

سوال ۱ (۱۹ نمره) به سوالات زیر پاسخ دهید:
الف) از حافظههای زیر مدیریت کدامیک با سیستمعامل است؟
🗌 رجیسترها 🗎 حافظههای Cache
🗌 حافظه اصلی 📗 هارد دیسک
ب) درست یا نادرست؟
ب_۱) یکی از مشکلات روش Base+Bounds قطعه شدگی
داخلی است
ب_۲) در روش Segmentation برای ترجمه آدرس یک بار
مراجعه به حافظه اصلی نیاز است
ب_٣) در روش Paging ايده اصلي براي صرفهجويي در حافظه
مورد نیاز برای ذخیره جداول صفحه استفاده از ساختمان داده
درخت به جای آرایه است
ج) کدامیک از بیتهای PTE در هنگام به اشتراک گذاری کد
بین پردازهها نقش مهمی ایفا میکنند؟
Dirty  Present
Protection $\square$ Valid $\square$
د) کدامیک از عوامل زیر به تنهایی میتواند منجر به بنبست شود؟
Circular dependency Lhold and wait Lh
Mutual exclusion $\square$ No-preemption $\square$

و) کدامیک از موارد زیر توسط رشتههای یک پردازه به صورت مشترک استفاده می شود؟

stack فضاى heap فضاى heap

code فضاي data فضاي 🔲

سوال ۳ (۷۹ نمره) یک سیستم مدیریت حافظه از روش رشته مربوط به کار i ام اجرا میکند دارای ساختار زیر است: صفحهبندی چند سطحی با ساختار زیر برای آدرسدهی فضای مجازی استفاده میکند:

9 bits	9 bits	9 bits	12 bits
VPN3	VPN2	VPN1	Offset

به سوالات زير با ذكر دليل پاسخ دهيد.

الف) اندازه هر صفحه چند بایت است؟

ب) اندازه هر رکورد جداول صفحه (در سطوح مختلف) چند بایت است؟

ج) حداکثر حجم مورد نیاز برای ذخیرهسازی جداول صفحه (در سطوح مختلف) چند بایت است؟

د) اگر در ابتدای اجرای یک پردازه تنها یک صفحه فیزیکی به آن تخصیص داده شده باشد، حجم فضای آدرس اشغال شده برای ذخیره جداول صفحه (در سطوح مختلف) آن پردازه چند بایت

و) اگر پس از مدتی از اجرای پردازه حجم حافظه فیزیکی اختصاص داده شده به آن به ۴ مگابایت برسد، حداقل و حداکثر حجم فضای آدرس اشغال شده برای ذخیره جداول صفحه (در سطوح مختلف) آن پردازه چند بایت است؟

ه) در صورتی که با احتمال P حافظه های TLB جوابگو باشد (TLB Hit)، آنگاه متوسط زمان لازم برای ترجمه آدرس چقدر است (تاخیر دسترسی به TLB را au و تاخیر دسترسی به حافظه اصلی را  $\theta$  در نظر بگیرید)؟

سوال ۴ (۷۸ نمره) یک سرور دارای FMAX واحد پردازشی  $\mathrm{BMAX}$  و (RAM) و  $\mathrm{RMAX}$  واحد حافظه (RAM) و واحد پهنای باند (Bandwidth) است. کارهایی که برای انجام به این سرور واگذار میشوند از لحاظ نیازهای پردازشی، حافظهای و پهنای باندی با یکدیگر متفاوت هستند. نیازمندی های کار i ام (که به wi نشان داده می شود) با ri ، fi به ترتیب برای پردازش، حافظه و پهنای باند مشخص می شود. فرض کنید که به ازای هر کار مانند کار i ام یک رشته ایجاد می شود که ابتدا باید از در اختیار داشتن منابع لازم اطمینان حاصل کند و سپس تابع (DoWork(wi) را برای انجام کار فراخوانی کند (مادامی که منابع آزاد سرور کمتر از مقادیر مورد نیاز کار i ام است، تابع (DoWork(wi نباید فراخوانی شود). به طور خاص کدی که |

Get(fi, ri, bi); DoWork(wi); Release (fi, ri, bi);

با استفاده از یک قفل، یک متغیر شرطی و متغیرهای حالت، توابع Get و Release را به گونهای بنویسید که سرور بتواند با حداکثر موازیسازی کارهای محوله را انجام دهد (تعریف قفل، متغیر شرطی و متغیرهای حالت مورد نیاز به صورت global و تعيين مقادير اوليه آنها نيز الزامي است).

سوال ۵ (۶۰ نمره) چهار رشته T1 تا T4 به صورت زیر قفلهای L1 تا L4 را در اختیار می گیرند.

T1	T2
Mutex_lock(&L3) Mutex_lock(&L1)	Mutex_lock(&L4) Mutex_lock(&L3) Mutex_lock(&L2)
Т3	T4
Mutex_lock(&L1)	Mutex_lock(&L4)
$Mutex\_lock(\&L4)$	$   \text{Mutex\_lock}(\&\text{L2}) $

الف) یک سناریو برای زمانبندی رشتهها معرفی کنید که منجر به بنبست شود. با رسم گراف تخصیص منابع مربوطه درستی ادعای خود را ثابت کنید (توضیح دهید).

ب) با کمترین تغییر (از جنس جابهجایی خطوط برنامه) از وقوع بنبست ممانعت کنید. کدهای جدید هر رشته را مشخص کنید و عدم وجود بنبست را اثبات كنيد.

موفق باشيد