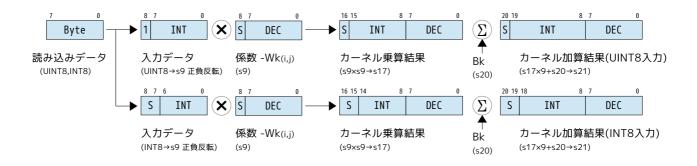
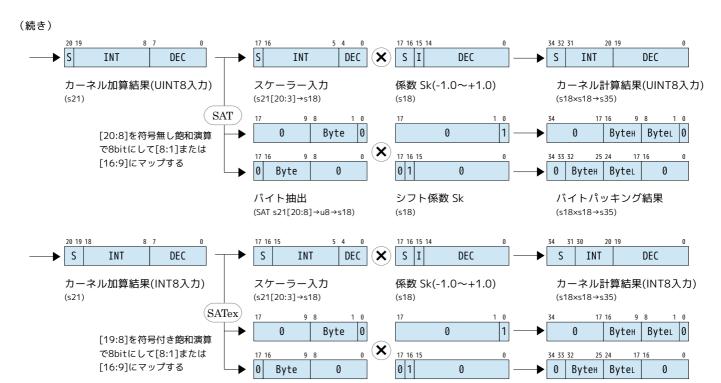
カーネル演算精度の検討





シフト係数 Sk

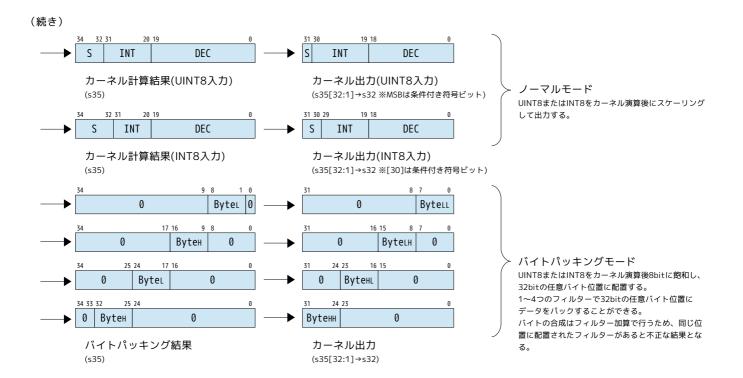
(s18)

バイト抽出

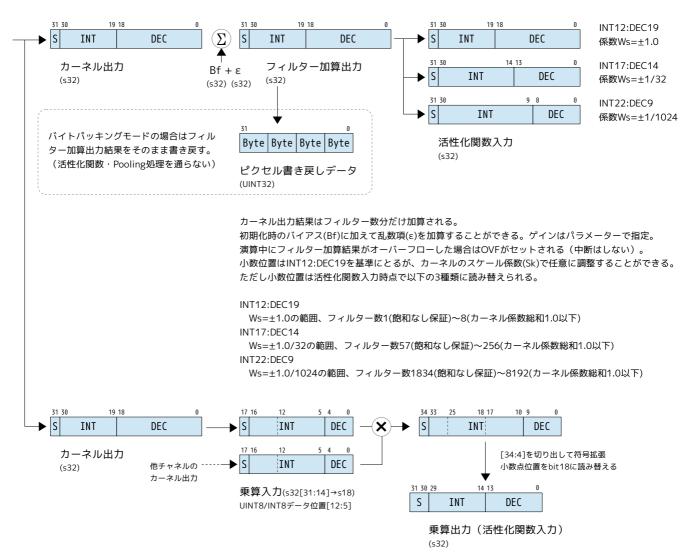
(SATEX s20[19:8]→s8→s18)

バイトパッキング結果

(s18×s18→s35)



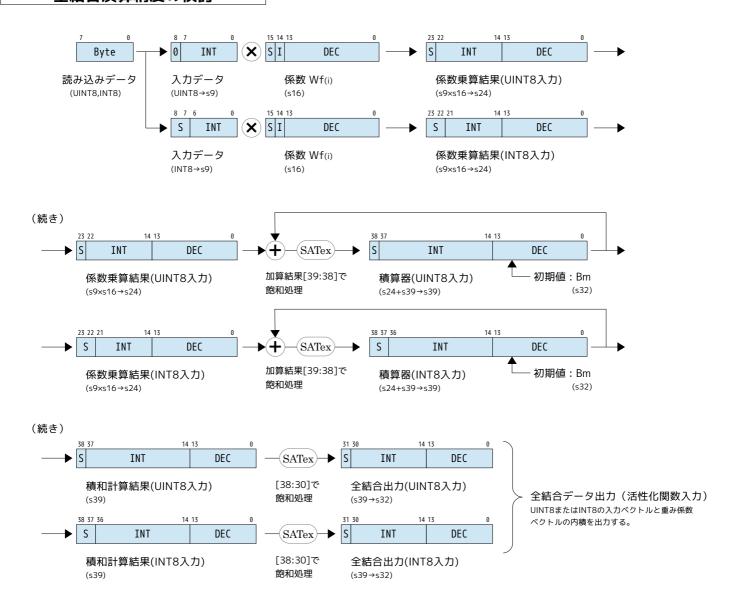
フィルター加算および乗算精度の検討



乗算モードの場合、指定された2チャネルのカーネル出力結果同士を乗算する。 フィルターパラメーター数が2以外の場合の計算結果は不定。

2つの入力のアダマール積を計算するために使用するため、基本的にはUINT8/INT8データのパススルー(1x1カーネル,1.0倍)を8bit固定小数とみなして小数位置の読み替えを行う。 小数位置はINT17:DEC14を基準にとるが、カーネルのスケール係数(Sk)で任意に調整することができる。

全結合演算精度の検討

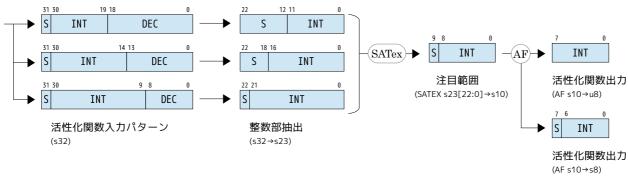


UINT8/INT8の入力ベクトルとINT16の重みベクトルの内積を計算する。 カーネル計算・フィルター加算とは独立してインスタンスされ、出力は活性化関数へ渡される。

積算器の初期値にBmをとる。Bmは重みベクトル全体で共通の固定値で、入力ベクトルのゼロ位置オフセットに利用することができる。

演算中にフィルター加算結果がオーバーフローした場合はOVFがセットされる(中断はしない)。 小数位置はINT17:DEC14を基準にとるが、重み係数をスケーリングすることで任意に調整することができる。

活性化関数精度とプーリング処理の検討



活性化関数(AF)

入力された32bit符号付き整数に対して以下の3種類の小数位置から整数部を抽出し、飽和演算で符号付き10bitの注目範囲に丸める。

INT12:DEC19

Ws=±1.0の範囲、フィルター数1(飽和なし保証)~8(カーネル係数総和1.0以下)

INT17:DEC14

Ws=±1.0/32の範囲、フィルター数57(飽和なし保証)~256(カーネル係数総和1.0以下)

INT22:DEC9

Ws=±1.0/1024の範囲、フィルター数1834(飽和なし保証)~8192(カーネル係数総和1.0以下)

符号付き10bitの値を以下の8種類(後半4種のインスタンスはオプション)の活性化関数で8bitに丸める。

· ReLU (UINT8 saturation)

符号無し飽和演算で0~255のUINT8を出力

· Hard-tanh (INT8 saturation)

符号付き飽和演算で-128~+127のINT8を出力

· Step

符号で0(<0)または255(≥0)のUINT8を出力

· Leaky-ReLU

符号付き飽和演算で-1~+127のINT8を出力 (負数を-1に丸める)

· sigmoid/LUT0

1024のテーブル参照で0~255のUINT8を出力

*Sigmoid関数の飽和範囲は±5.0以上なので、スケーラーで4/5倍にしておく

· tanh

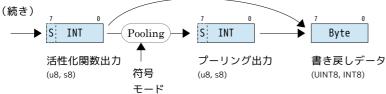
1024のテーブル参照で-128~+127のINT8を出力

· LUT1

1024のテーブル参照で0~255のUINT8を出力

· LUT2

1024のテーブル参照で-128~+127のINT8を出力



プーリング処理(Pooling)

活性化関数出力を以下の手法で1/4に圧縮する。Pooling処理を行わない場合は活性化関数 出力がそのまま書き戻しデータに出力される

· MaxPooling

2x2のなかで最も大きな値を返す

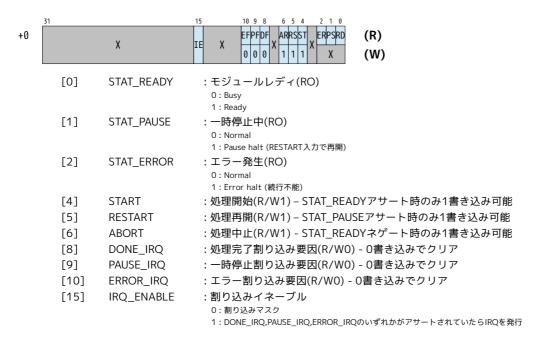
· AvgPooling

2x2の平均値を返す

· SimplePooling

2x2の左上(0,0)を返す(Conv2DのStride=2と等価)

PERIDOT_CNNのレジスタ (1/3)

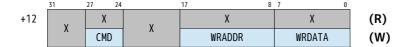




[31:5] PDTOP : デスクリプタの開始アドレス(32バイト境界に配置) STAT_READYアサート時のみ書き込み可能



[31..5] PDCUR : 割り込みを発行したデスクリプタ先頭アドレス(32バイト境界をポイント) STAT_PAUSE,STAT_ERRORアサート時に有効な値を指示

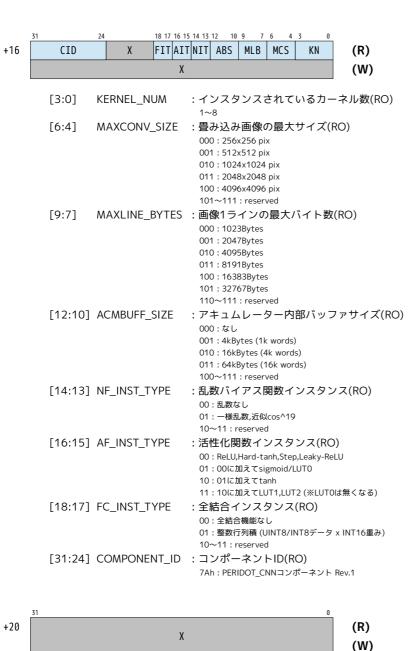


[7:0] WRDATA:活性化関数LUTに書き込むデータ(WO)[17:8] WRADDR: LUTの書き込み先アドレス(WO)0~1023

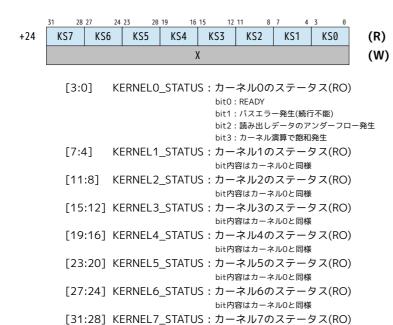
[27:24] WRCMD: LUT書き込みコマンド(WO)

1100: LUTOに書き込みを実行 (AF_INST_TYPE=1,2のとき) 1010: LUT1に書き込みを実行 (AF_INST_TYPE=3のとき) 1011: LUT2に書き込みを実行 (AF_INST_TYPE=3のとき)

PERIDOT_CNNのレジスタ (2/3)



PERIDOT_CNNのレジスタ (3/3)





[23:20] ACM_STATUS : アキュムレーターのステータス(RO)

bit0 : READY

bit内容はカーネル0と同様

bit1:バスエラー発生(続行不能) bit2:内部バッファでアンダーフロー発生 bit3:フィルター加算で飽和発生

[27:24] FC_STATUS : 全結合モジュールのステータス(RO)

bit0: READY

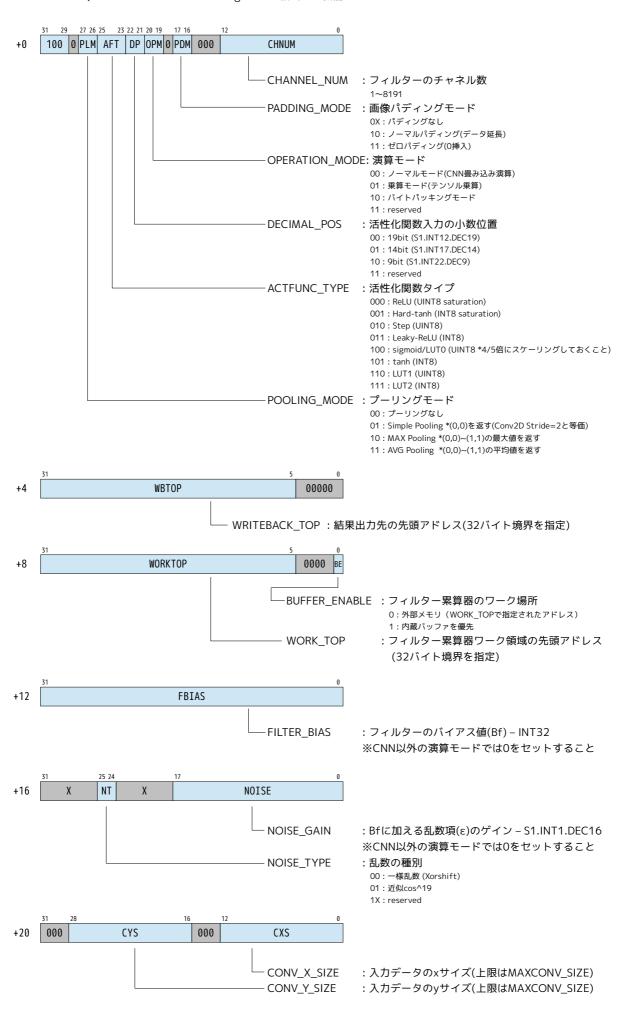
bit1:バスエラー発生(続行不能) bit2:reserved

bit3:全結合演算で飽和発生

bit0 : READY

デスクリプタ内容:フィルターパラメーター (1/2)

*ONNXオペレーターのQLinearConv+MaxPool/AveragePoolに相当する機能

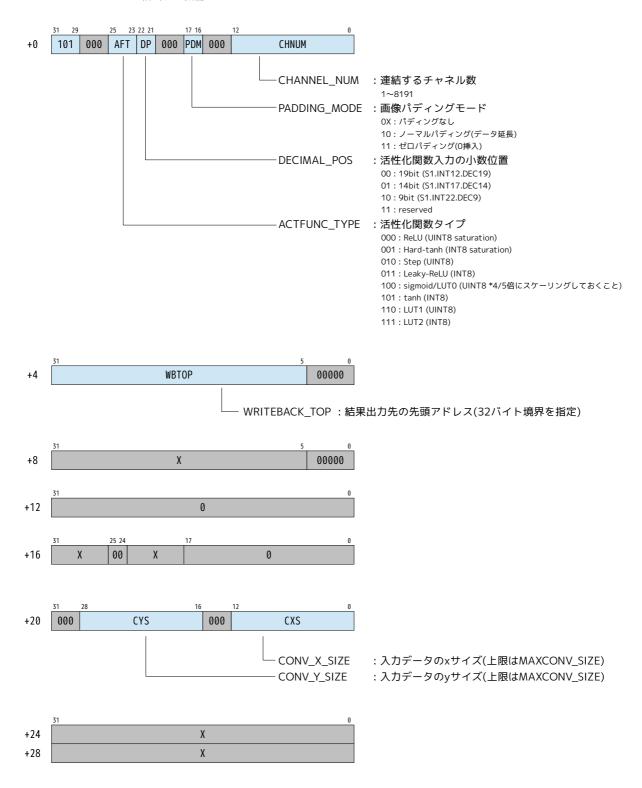


デスクリプタ内容:フィルターパラメーター (2/2)

	31	0
+24	X	
+28	Х	

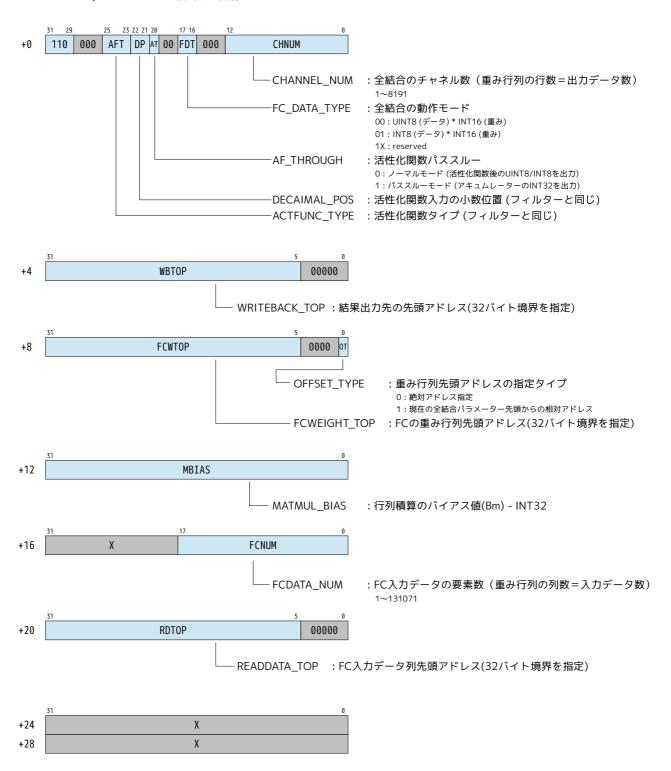
デスクリプタ内容:シリアライズパラメーター

*ONNXオペレーターのFlattenに相当する機能



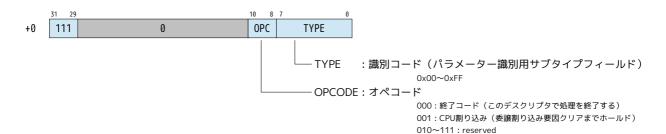
デスクリプタ内容:全結合パラメーター

*ONNXオペレーターのQLinearMatMulに相当する機能



デスクリプタ内容:一時停止パラメーター

*対応していない機能をCPU側で処理させるためにデスクリプタ処理を一時停止または中断させる



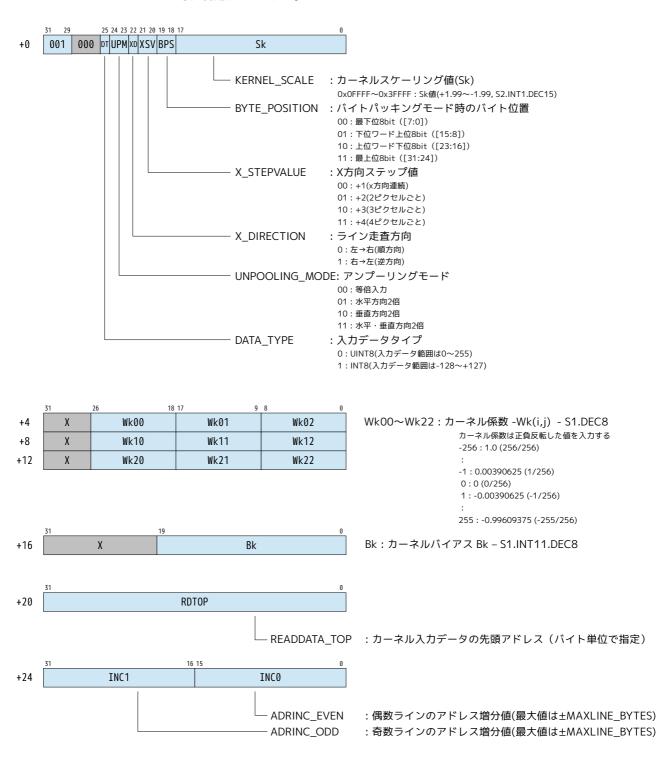
	31 0
+4	CONTEXT1
+8	CONTEXT2
+12	CONTEXT3
+16	CONTEXT4
+20	CONTEXT5
+24	CONTEXT6
+28	CONTEXT7

CONTEXTn: コンテキストデータ (OPCODE,TYPEにより内容は異なる)

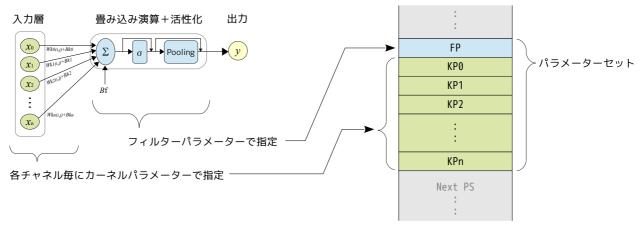
デスクリプタ内容:カーネルパラメーター

*フィルター/シリアライズパラメーターの後に記述するチャネル毎のパラメーター

Χ



デスクリプタ構造



カーネル出力結果はフィルター数分だけ加算される。

初期化時のバイアス(Bf)に加えて乱数項(ϵ)を加算することができる。ゲインはパラメーターで指定。

演算中にフィルター加算結果がオーバーフローした場合はOVFがセットされる(中断はしない)。

精度はカーネルのスケール係数(Sk)で任意に調整することができる。

ただし小数位置は活性化関数入力時点で以下の3種類に読み替えられる。

INT12:DEC19

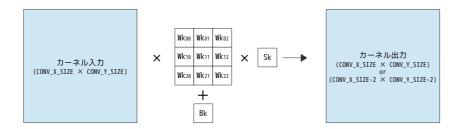
Ws=±1.0の範囲、フィルター数1(飽和なし保証)~8(カーネル係数総和1.0以下)

INT17:DEC14

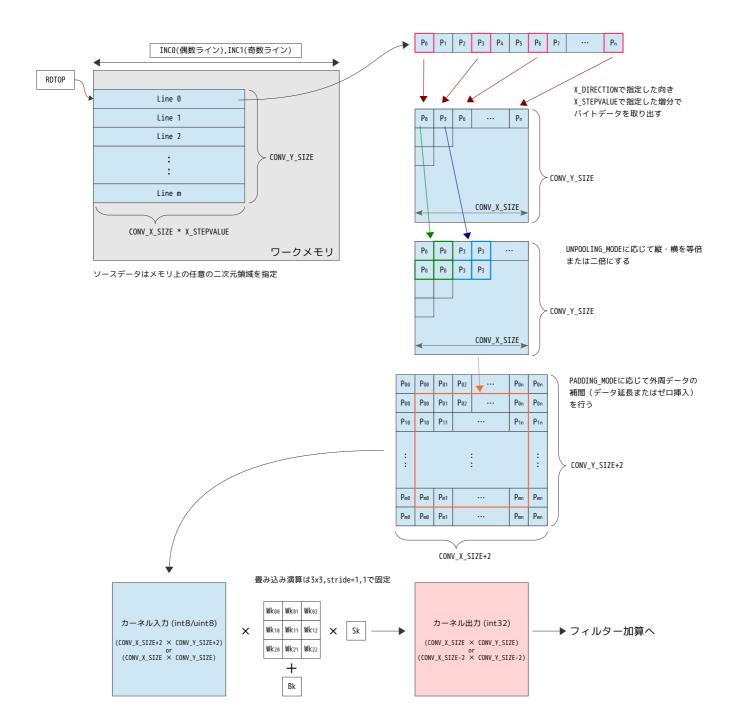
Ws=±1.0/32の範囲、フィルター数57(飽和なし保証)~256(カーネル係数総和1.0以下)

INT22:DEC9

Ws=±1.0/1024の範囲、フィルター数1834(飽和なし保証)~8192(カーネル係数総和1.0以下)



畳み込みカーネルの動作



活性化・プーリングの動作

