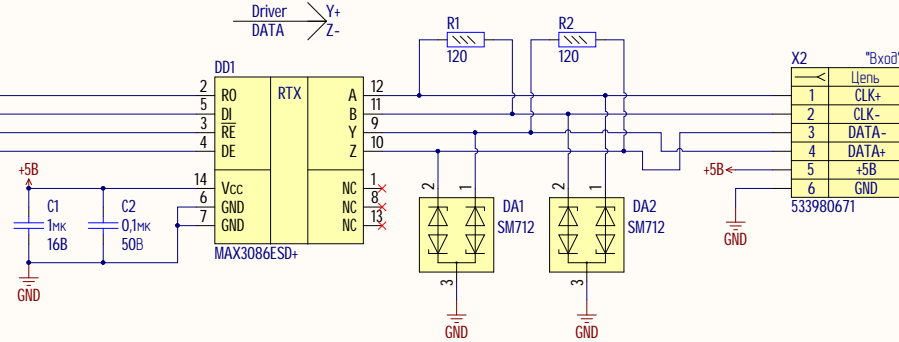




Цепь	—>
SSI_RE	1
+5B	2
SSI_DE	3
CONVST_MCU	4
SSI_CLOCK	5
MISO_MCU	6
SSI_DATA	7
SCLK_MCU	8
GND	9
GND	10

524651071



X2	"Вход"
1	CLK+
2	CLK-
3	DATA-
4	DATA+
5	+5B
6	GND

533980671

Цепь	X3
DOUT	1
+5B	2
NC	3
+5B	4
SCLK	5
CONVST	6
NC	7
GND	8
DIN	9
GND	10

Цепь	X4
DOUT	1
+5B	2
NC	3
+5B	4
SCLK	5
CONVST	6
NC	7
GND	8
DIN	9
GND	10

Цепь	X5
DOUT	1
+5B	2
NC	3
+5B	4
SCLK	5
CONVST	6
NC	7
GND	8
DIN	9
GND	10

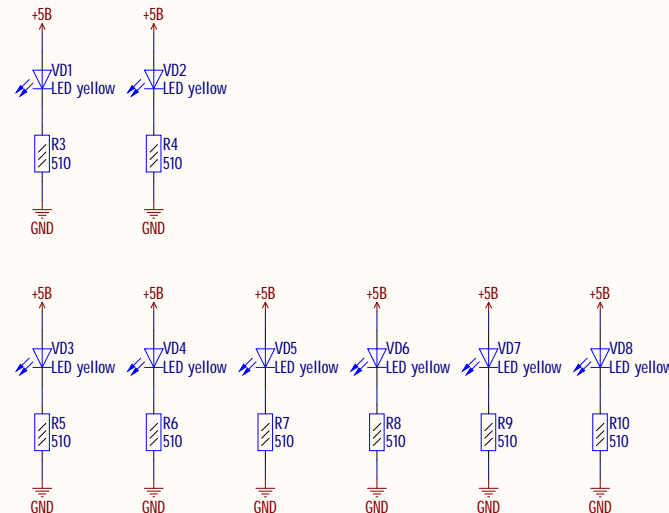
Цена	Кол-во
DOU	1
+5B	2
NC	3
+5B	4
SCLK	5
CONVST	6
NC	7
GND	8
DIN	9
GND	10

X6		Цепь
1	DOUT	
2	+5B	
3	NC	
4	+5B	
5	SCLK	
6	CONVST	
7	NC	
8	GND	
9	DIN	
10	GND	

524651071

	X8	Цепь
	1	DOUT
+5B ←	2	+5B
	3	NC
+5B ←	4	+5B
	5	SCLK
	6	CONVST
	7	NC
	8	GND
	9	DIN
	10	GND

524651071



Введите номер платы + ЭЗ.

Название платы строка при необходимости)	Лит.	Мо
тип схемы		

				Введите номер платы + 33.				
Изм./Лист	№ докум.	Подп.	Дата	Название платы		Лит.	Масса	Момент
Разраб.	Фамилия разработчика	(второй строка при необходимости)		тип схемы				
Проб.	Фамилия проверяющего							
Т.контр.						Лист	из всего листов	и, иначе
И.контр.								
Учтб.	Розов							