

Машинно-зависимые языки программирования

Лабораторная работа №10

“Streaming SIMD Extensions (SSE), Advanced Vector Extensions (AVX)”

Практическое задание

Реализовать скалярное произведение векторов, или множества пар векторов, или другую операцию над векторами, или умножение матриц, или другую операцию над матрицами в виде ассемблерной вставки с использованием расширений процессора x86-64.

Сравнить производительность решения с кодом, написанным на C/C++.