GEO



ARQUITECTURA DE COMPUTADORES

SET DE INSTRUCCIONES

Instrucción	Tipo	Operación	Op/Inst
add <dest>,<src></src></dest>	R	R[rd] = R[rd]+R[rs]	0000/0
<pre>sub <dest>,<src></src></dest></pre>	R	R[rd] = R[rd]-R[rs]	0000/1
<pre>mul <dest>, <src></src></dest></pre>	R	R[rd] = R[rd]*R[rs]	0000/2
and <dest>,<src></src></dest>	R	R[rd] = R[rd]&R[rs]	0000/3
or <dest>,<src></src></dest>	R	R[rd] = R[rd] R[rs]	0000/4
mov <dest>,<src></src></dest>	R	R[rd] = R[rs]	0000/5
add <dest>,<imm></imm></dest>	I	R[rd] = R[rd] + Imm16	0010/0
<pre>sub <dest>,<imm></imm></dest></pre>	I	R[rd] = R[rd] - Imm16	0010/1
<pre>mul <dest>,<imm></imm></dest></pre>	I	R[rd] = R[rd]*Imm16	0010/2
and <dest>,<imm></imm></dest>	I	$R[rd] = R[rd] \otimes Imm16$	0010/3
or <dest>,<imm></imm></dest>	I	R[rd] = R[rd] Imm16	0010/4
mov <dest>,<imm></imm></dest>	I	R[rd] = Imm16	0010/5
cmp <reg1>,<reg2></reg2></reg1>	R	R[rd] = R[rd]-R[rs]	0001/6
cmp <reg1>,<imm></imm></reg1>	I	R[rd] = R[rd] - Imm16	0011/6
jmp <tag></tag>	В	pc= pc+4, pc = tag	1000/X
jeq <tag></tag>	В	pc = pc+4,pc = tag	1000/X
jz <tag></tag>	В	pc = pc+4, pc = tag	1000/X
jne <tag></tag>	В	pc = pc+4, pc = tag	1000/X
jgt <tag></tag>	В	pc = pc+4, pc = tag	1000/X
jlt <tag></tag>	В	pc = pc+4, pc = tag	1000/X
jge <tag></tag>	В	pc = pc+4, pc = tag	1000/X
jle <tag></tag>	В	pc = pc+4, pc = tag	1000/X
str <dest>,<src></src></dest>	М	M[rd] = R[rs]	0100/X
<pre>ldr <dest>, <src></src></dest></pre>	М	R[rd] = M[rs]	0101/X

OPS

0p	Tipo de Instrucción		
00	I=O -> Registro / I = 1 -> Inmediato (R/I)		
01	L=0 -> Store/ L = 1 -> Load [M]		
10	Condicional (B)		

FORMATO DE INSTRUCCIONES

instr

Registros

cond opcode

31:28	27:24	23:20	19:16	15:4	3:0	
cond	opcode	instr	rd		rs	
Inmediatos						
31:28	27:24	23:20	19:16	15:0		

rd

imm16

cond: Flags de condición [N,Z,C,V]
opcode: op [27:26][00], I[25],S[24]
I: Inmediato, S: Altera las flags

Memoriα

31:28	27:24	23:20	19:16	15:4	3:0
cond	opcode		rd		rs

cond: Flags de condición (N,Z,C,V)
opcode: op [27:26](01), I[25],L[24]
I: Inmediato, L: Load/Store

Branch

		•	
	31:28	27:24	23:0
	cond	opcode	imm24

cond: Flags de condición [N,Z,C,V]

opcode: op [27:26][10]

REGISTROS: NOMBRE, NÚMERO, USO

Registro	Número	Uso
zero	0	
ra	1	
rb	2	args
rc	3	4290
rd	4	
t5	5	
t6	6	
t7	7	
t8	8	tmps
t9	9	
t10	10	
g11	11	
g12	12	globals
g13	13	
sp	14	
рс	15	program counter