

순환회로 검사

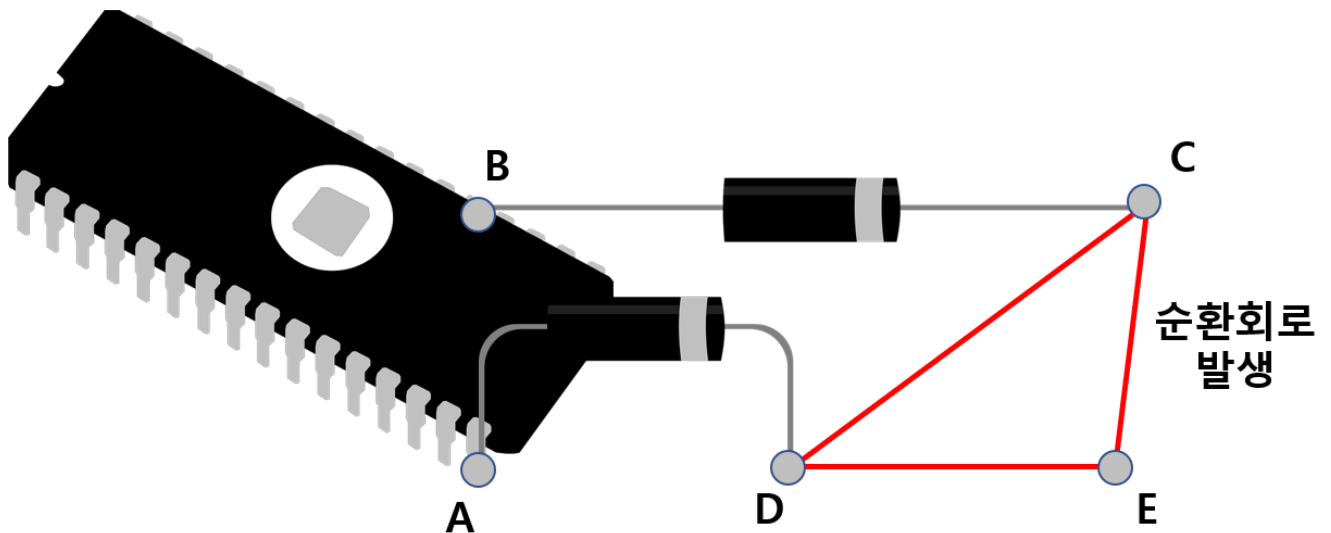
설명

전제제품을 만들 때,

순환회로가 발생하지 않도록, 회로를 설계하는 것이 중요합니다.

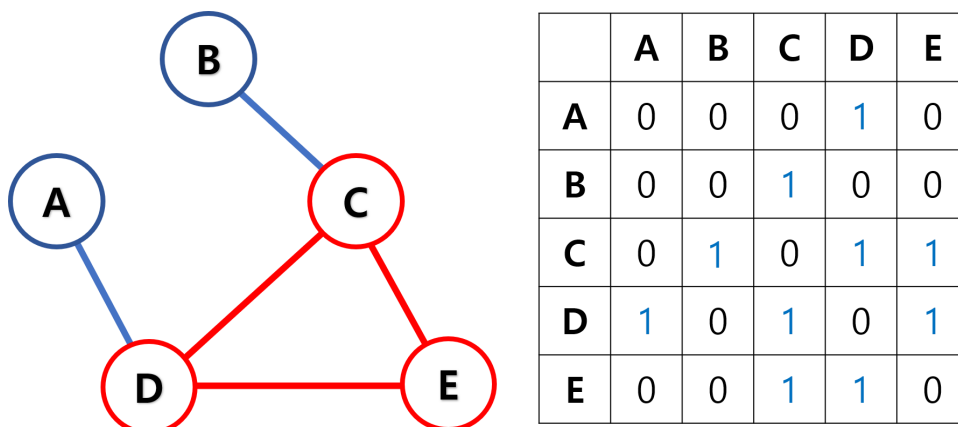
아래는 C - D 케이블 연결 직 후 이미지이며,

이로 인해 C - D - E 순환회로가 발생합니다.

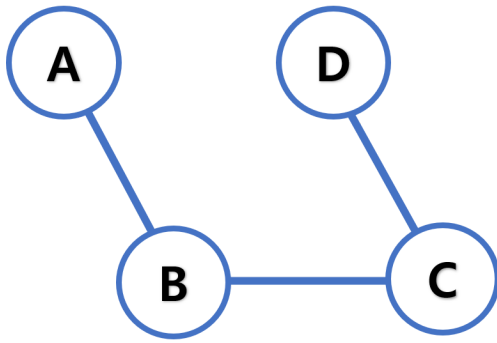


회로의 노드 간, 연결정보를 인접행렬로 입력 받습니다.

해당 회로에서 순환 회로가 존재하는지 확인해 주세요.



위 그래프에서는 순환 회로가 존재합니다.따라서 "WARNING" 를 출력합니다.



	A	B	C	D
A	0	1	0	0
B	1	0	1	0
C	0	1	0	1
D	0	0	1	0

위 그래프는 순환 회로가 존재하지 않습니다. 따라서 "STABLE"을 출력합니다.

입력

노드의 개수 N 을 입력 받습니다. ($3 \leq N \leq 1000$)

다음 줄부터 $N \times N$ 사이즈의 전자회로의 상태를 인접행렬 형태로 입력됩니다.

출력

입력받은 데이터에 순환회로가 존재한다면 "WARNING"을,

순환회로가 존재하지 않다면 "STABLE" 을 출력하세요.

입력 예시 1

```

5
0 0 0 1 0
0 0 1 0 0
0 0 0 1 1
1 0 1 0 1
0 0 1 1 0
  
```

출력 예시 1

WARNING

입력 예시 2

```

4
0 1 0 0
1 0 1 0
0 1 0 1
0 0 1 0
  
```

출력 예시 2

STABLE