FPGA を用いたアルゴリズム実装 中間報告

電子情報工学科3年太田智也

2025-10-08

課題 1 (ルーレット)

- 1-A: SW[1:0] に応じた速度で 7seg を回転させる
- 1-B: SW[2] の入力を追加し、これに応じて回転方向を変える



図1:課題1の動作例

```
1 end else if( cntout1 == 0 && cntout0 == 1 ) begin
2    if(dir == 0) begin
3        rr <= {rr[4:0], rr[5]};
4    end else begin
5        rr <= {rr[0], rr[5:1]};
6    end</pre>
```

リスト 1: 逆回転部分のコード

課題 1 (ルーレット)

• リソースはあまり変化せず, total fanout が増加した

表 1: 課題 1 の使用リソース

	1-A	1-B
Logic usage	24	24
ALUT usage	43	43
Dedicated logic reg	39	39
IO pins	15	16
Max fanout	39	39
Total fanout	245	258
Ave fanout	2.19	2.26

表 2: 課題 1 の最大動作周波数(@1.1V, 0°C)

		1-A	1-B
AUD_{-}	_BCLK	MHz	MHz
AUD_{-}	_BCLK	MHz	MHz
AUD_{-}	_BCLK	MHz	MHz

課題 2 (リモコンと電卓)

- リモコンの信号を受信し、四則演算の結果を 7seg に表示する
- どのリソースも課題1より大幅に増加し, DSP が1つ使用された

表 3: 課題 2 の使用リソース

	2
Logic usage	576
ALUT usage	1109
Dedicated logic reg	188
IO pins	69
Total DSP blocks	1
Max fanout	188
Total fanout	4406
Ave fanout	3.07

表 4: 課題 2 の最大動作周波数(@1.1V, 0°C)

		2
AUD_{-}	_BCLK	MHz
AUD_{-}	_BCLK	MHz
AUD_{-}	_BCLK	MHz

課題3 (VGA による画面表示)

- 3-1: 座標に応じて RGB を変化させて模様を表示する
- 3-2: てきとうな図形の描画
- 3-3: ASCII コードを用いた文字の描画

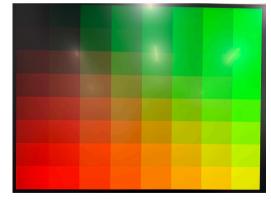


図 2: 3-1 の表示



図 3: 3-2 の表示

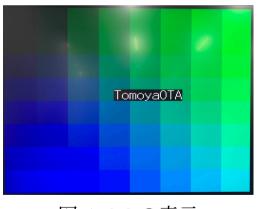


図 4: 3-3 の表示

課題 3 (VGA による画面表示)

• ALU は課題 2 ほど使っていないが、メモリと PLL が使用された

表 5: 課題 3 の使用リソース

	3-1	3-2	3-3
Logic usage	118	214	220
ALUT usage	190	360	359
Dedicated logic reg	95	213	247
IO pins	96	96	96
Total block memory bits	589824	589824	610304
Total PLLs	1	1	1
Max fanout	157	275	325
Total fanout	3207	4298	4732
Ave fanout	5.83	5.13	5.33

表 6: 課題 3 の最大動作周波数(@1.1V, 0°C)

	3-1	3-2	3-3
AUD_BCLK	MHz	MHz	MHz
AUD_BCLK	MHz	MHz	MHz
AUD_BCLK	MHz	MHz	MHz

課題 4 (音声入出力)

• ALU は課題 2 ほど使っていないが、メモリと PLL が使用された

表 7: 課題 4 の使用リソース

	4-1	4-2
Logic usage	224	162
ALUT usage	314	262
Dedicated logic reg	253	178
IO pins	106	106
Total block memory bits	2097152	196608
Max fanout	432	125
Total fanout	9723	2007
Ave fanout	9.36	2.95

表 8: 課題 4 の最大動作周波数(@1.1V, 0°C)

	4-1	4-2
AUD_BCLK	$185.36~\mathrm{MHz}$	160.82 MHz
$CLOCK_500$	$197.71~\mathrm{MHz}$	$186.15~\mathrm{MHz}$
$CLOCK_50$	$274.65~\mathrm{MHz}$	$287.19~\mathrm{MHz}$
I2C	$343.41~\mathrm{MHz}$	$418.76~\mathrm{MHz}$

FPGA を用いたアルゴリズム実装 中間報告

課題 5

- 3-1: 座標に応じて RGB を変化させて模様を表示する
- 3-2: てきとうな図形の描画
- 3-3: ASCII コードを用いた文字の描画