

Inst	Des	OpCode
LDR	Carga escalar de memoria	0000 LDR r1, r2
STR	Guarda escalar en memoria	0001 str r1, r2
MOV	Mueve inmediato	10 MOV r1, inm
ADD	Suma de registros escalar	100 ADD r1, r2, r3
SUB	Resta de registros escalar	101 SUB r1,r2,r3
DIV	Divide escalares inmediato	110 DIV r1, r1, inm
MULT	Multiplica escalares	00111 MULT r1, r1, inm
JMP	Salto a etiqueta	1010 JMP inm
BE	Igual	1011 BE inm
CMP	Compara	01010 CMP R1, inm
PRINT	Pinta el pixel	1111

Instrucction	5 bits	V1	0
Registros escalares	4 bits	V2	1
Registros vectoriales	4 bits	V3	10
Inmediato	19 bits	V4	11

VSADD	Suma escalar a un vector	10100	VSADD v1, v1, r1
VADD	Suma de vectores	10101	VADD v1,v1,v2
VSSUB	resta a los vectores un escalar	11101	VSSUB v1,v1,r1
VSMUL	Multiplica escalar por un vector	11100	VSMUL v1,v1,r1
VMOV	Mueve registro vectorial a otro	11001	vmov v1, v2
VMOVI	Mueve inmediato a registro vectorial	10011	VMOVI v1,inm
VSTR	Guarda un vector	10001	VSTR v1, R1
VLDR	Carga un vector	10000	VLDR v1, r1

32 bits

OPCODE	RA	RB	RC	0
			17:14	13:0
OPCODE	RA	RB	Inm	
OPCODE	RA	RB	0000	
OPCODE	RA	0000	Inm	
OPCODE	RA	0000	0000	
OPCODE	0000	0000	Inm	
31:27	26:23	22:19	18:0	

los registros

R1	0
R2	1
R3	10
R4	11
R5	100
R6	101
R7	110
R8	111
R9	1000
R10	1001
R11	1010
R12	1011
PC	1100