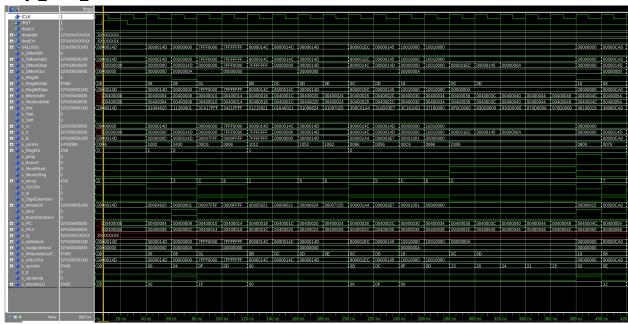
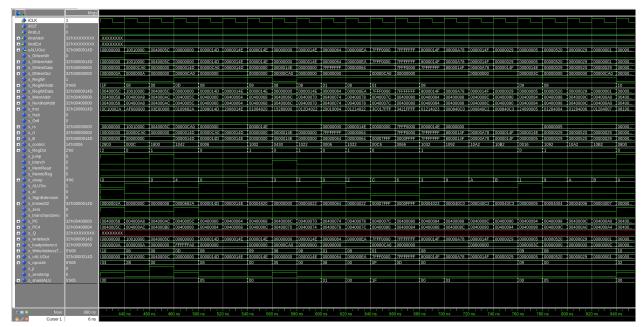
Proj1_base_test.s



0ms to 420ms

Line 7 (addi) to line 30 (xori) of Proj1_base_test.s



420ms to 860ms

Line 31 (jal) to Line 49 (j) of Proj1_base_test.s

00000001	00000000	
00000001	00000000	
00000001	00000000	
00000029	00000000	
00000CA0	00000CA0	
	-	
	10	00
00000001	00000000	
004000A0	004000A4	004000B0
004000A0	004000A4	004000B0
01284007	0810002C	50000000
	00000000	
00000029	00000000	
00000029	00000000	
10B2	0800	0000
	lo	
	1	
В	0	
	Ť	
00004007	**********	
00004007	0000002C	00000000
00004007	0000002C	00000000
004000A0	004000A4	004000B0
004000A0	004000A4 004000A8	004000B0
004000A0	004000A4 004000A8	004000B0 004000B4
004000A0 004000A4	004000A4 004000A8	004000B0
004000A0 004000A4	004000A4 004000A8	004000B0 004000B4
004000A0 004000A4	004000A4 004000A8 00000000 00000000	004000B0 004000B4
004000A0 004000A4 00000001	004000A4 004000A8 00000000 00000000	004000B0 004000B4
004000A0 004000A4 00000001	004000A4 004000A8 00000000 00000000 10 00000000	004000B0 004000B4 000000A0
004000A0 004000A4 00000001	004000A4 004000A8 00000000 00000000 10 00000000	004000B0 004000B4 000000A0
004000A0 004000A4 00000001	1004000A4 1004000A8 100000000 100000000 110 100000000 102	004000B0 004000B4 000000A0
004000A0 004000A4 00000001	004000A4 004000A8 00000000 00000000 10 00000000	004000B0 004000B4 000000A0
004000A0 004000A4 00000001	1004000A4 1004000A8 100000000 100000000 110 100000000 102	004000B0 004000B4 000000A0

860ms to 880 ms

j end into end : halt from line 49

Proj1_cf_test.s

iCLK	1																				
IRST	0																				
ilnstLd ilnstAddr ilnstAddr	0 32hXXXXXXXX	XXXXXX													_						
instadar instExt	3211XXXXXXXXX 3211XXXXXXXXXX	XXXXXX																			-
oALUOut	32h10010000			100000000	75555550	70000000	00000000	100000000	100000000	770000000	77000000	100000000	100000007	100000000	I7FFFEFF0	75555550	00000007	00000000	00000000	7555555	700
s DMemWr	0	1001	10010000	10000000	//FFFEFF6	//FFFEFF6	100000009	100000008	100000000	//FFFEFF4	//PFFEFF9	100000008	100000007	100000000	//FFFEFF0	TEFFEFFO	.00000007	100000000	100000000	//FFFEFEC	//
s DMemAddr	32'h10010000	1001	10010000	00000000	75555558	75555558	nnnnnnn	00000008	100000000	76666664	T7EEEEEEA	Toponoons	Tonnonnz	nnnnnnn	I7FFFEFF0	75555550	00000007	200000006	00000000	7EEEEEEC	755
s DMemData	32hXXXXXXXX														7FFFEFF4						
s DMemOut	32/1000000009	0000000			00000000		100000000								100000000						
s RegWr																					
s_RegWrAddr	5'h01	01	04	11F	11D	1F	100	104	I I F	I 1D	016	100	104	I 1F	I 1D	1E	100	104	1F	1D	1F
s RegWrData	32110010000	1001	00000009	10040000C	7FFFEFF8	7FFFEFF8	00000009	80000008	00400024	7FFFEFF4	7FFFEFF4	100000008	100000007	100400024	Î7FFFEFF0	7FFFEFF0	00000007	00000006	00400024	7FFFEFEC	7FF
s IMemAddr		0040	00400004	100400008	00400010	00400014	00400018	0040001C	00400020	00400010	100400014	00400018	10040001C	100400020	100400010	100400014	100400018	10040001C	00400020	00400010	004
s NextInstAddr	32'hXXXXXXXXX	0040	00400004	00400008	00400010	00400014	00400018	0040001C	00400020	00400010	00400014	00400018	10040001C	00400020	00400010	00400014	00400018	0040001C	00400020	00400010	004
s_Inst	32h3C011001	3C01	8C240000	OC100004	23BDFFFC	AFBF0000	10800004	2084FFFF	OC100004	23BDFFFC	AFBF0000	10800004	12084FFFF	IOC100004	123BDFFFC	AFBF0000	10800004	2084FFFF	0C100004	23BDFFFC	AF
s_Halt																					
s_Ovfl																					
s_rs	32'h000000000				7FFFEFFC							80000000			7FFFEFF4				00000000		
s_rt				00000000			00000000								7FFFEFF4		00000000				
s_B			00000000		FFFFFFF					FEFFFFC					TEFFFFF				00000000		
s_control		00C6	0306	2803	0006	000C	0430	0006	2803	0006	000C	0430	0006	2803	0006	000C	0430	0006	2803	0006	00
s_RegDst		0		2	10				2	10				12	Į0				2	0	
s_jump																		_			
s_branch																					
s_MemRead		_																			
s_MemtoReg																					
s_aluop		<u>C</u>	0			_	13	10				I3	10		_		13	10		_	_
s_ALUSrc																					
s_al																					
s_SignExtension																					
s_lmmed32	32h00001001	0000	00000000	00000004	FFFFFFC	100000000	00000004	PERFERE	00000004	FFFFFFC	100000000	100000004	FFFFFFF	00000004	FFFFFFC	00000000	00000004	FFFFFFF	00000004	FFFFFFC	.00
s_zero																					
s_branchandzero	32hXXXXXXXX	0040	00400004	00400000	00400010	00400014	00400010	00400010	100400000	100400010	00400014	00400010	00400010	100400000	100400010	00400014	00400010	00400010	00400000	00400010	100
s_PC s PC4	3211XXXXXXXXXX														I00400010						
0 Q	3211XXXXXXXXX 3211XXXXXXXXXX	XXXXXX		.0040000C	00400014	.00400018	.0040001C	.00400020	.00400024	.00400014	100400018	100400010	100400020	100400024	100400014	.00400018	.0040001C	.00400020	00400024	.00400014	.004
s writeback	32110010000			00000000	75555550	75555550	00000000	00000000	100000000	77EEEEEEA	Trececce	Toonnoone	100000007	Toppoppo	I7FFFEFF0	75555550	00000007	00000006	00000000	7555555	75
s loadpickerout	32'h000000009	0000000		10000000	100000000	A / FFFEFF	100000000	00000008							100000000						
s WriteAddressT	5'h01		04	110	1D	1F	100	04	110	I 1D	1F	100	104	I10		11F	100	104	10	1D	1F
s oALUOut	32h10010000										7FFFFFF4				17FFFEFF0						
s opcode	6'h0F	OF .		103	08	2B	104	108	103	TOR	2B	104	Ins	103		2B	04	108	03	108	2B
s it	0																				
s zerotemp																				1	
s shamtALU	5'h00	00			1E	100	109	(1E	100	(1E	100	108	015	100	1E	100	107	1F	100	1F	100
Now	1680 ns			1 1 1	1 1 1	1 1 1	1 1 1	1 7 7 7		1 1 1	 	1 7 7	 	1 1 1	1 1 1 1		1 7 7	1 1 1 1	1 1 1	1 1 1 1	
					0 ns 10	0 ns 12	0 ns 14		i0 ns 18	10 ns 20	0 ns 22	20 ns 24	0 ns 26		10 ns 30	0 ns 32	0 ns 34	0 ns 36	i0 ns 38	0 ns 40	00 ns

K	Msgs 1																				Ē
ī	0																			ككاز	
																				4	
tAddr	32'hXXXXXXXX	XXXXXXXX																		-	
tExt LUOut	32'hXXXXXXXX	XXXXXXXX				17FFFEFE8												·			
DMemWr	32'h10010000	(00000006	00000000	100000000	//FFFEFES	//FFFEFE8	100000005	00000004	.00000000	/FFFEFE4	/FFFEFE4	00000004	100000003	100000000	/FFFEFE0	/FFFEFE0	100000000	100000002	00000000	TEFFEFDC	
MemAddr	32'h10010000	(00000006	00000005	100000000	17FFFEFE8	7FFFEFE8	100000005	100000004	100000000	17FFFEFE4	7FFFEFE4	100000004	100000003	100000000	7FFFEFE0	7FFFEFE0	100000003	100000002	100000000	17FFFEFDO	ı
	32'hXXXXXXXXX					I00400024															
		00000000	00000000	00000009	00000000	100000000	00000000	00000000	00000009	00000000	00000000	00000000	00000009	00000009	00000000	00000000	00000009	00000009	00000009	00000000	Ī
											1										
		(00	04	1F	10	Į1F	Į00	04	1F	10		100	Į04	Į1F	[10	1F	100	104	1F	[1D	-
	32'h10010000					17FFFEFE8															
MemAddr NextInstAddr	32'hXXXXXXXX 32'hXXXXXXXXX					00400014															
nst	32'h3C011001					I 00400014															
iat iat	0	(10800004	2004FFFF	100100004	ZODDFFFC	APBP0000	10000004	2004FFFF	00100004	ZSBUFFFC	AFBF0000	10800004	12004FFFF	100100004	ZOBUFFFC	APBP0000	10000004	12004FFFF	00100004	ZODDFFFC	i
																					Ī
		(00000006		00000000	7FFFEFEC	17FFFEFE8	100000005		00000000	7FFFEFE8	7FFFEFE4	00000004		100000000	7FFFEFE4	7FFFEFE0	00000003		00000000	7FFFEFE0	ī
		(00000000	00000006	00000000	7FFFEFEC	00400024	100000000	00000005	00000000	7FFFEFE8	00400024	00000000	100000004	100000000	7FFFEFE4	00400024	00000000	00000003	00000000	7FFFEFE0	Ē
	32'h00001001					00000000				FFFFFFC				100000000					00000000		
		0430	0006	2803	0006	1000C	0430	0006	2803	0006	000C	0430	0006	2803	0006	000C	0430	0006	2803	0006	
	2110	<u> </u>		2	10				2	10				12	10				12	10	
ump	0							_													
oranch MemRead	l,	l'																			
MemtoReg																					
	4hC	(3	0				13	lo .				3	10				3	10			
	32'h00001001	(00000004	FFFFFFF	100000004	IFFFFFFFC	100000000	100000004	[FFFFFFFF	00000004	FFFFFFC	00000000	100000004	TEEFFEE	100000004	IFFFFFFFC	00000000	100000004	TEFFFFFF	100000004	THEFFE	
tero oranchandzero	0																				
PC	32'hXXXXXXXX	(00400018	0040001C	00400020	100400010	I00400014	I00400018	10040001C	00400020	00400010	00400014	100400018	10040001C	100400020	00400010	00400014	00400018	10040001C	00400020	100400010	
	32'hXXXXXXXXX	(0040001C				100400018				00400014				100400024							
	32'hXXXXXXXX	XXXXXXXX																			
	32'h10010000	(00000006	00000005	00000000	7FFFEFE8	T7FFFEFE8	00000005	00000004	00000000	7FFFEFE4	7FFFEFE4	00000004	00000003	100000000	7FFFEFE0	7FFFEFE0	00000003	00000002	00000000	7FFFEFDC	Ē
			00000000	00000009	00000000	00000000	00000000	00000000	00000009	00000000	00000000	00000000	00000000	00000009	00000000	00000000	00000000	00000000	00000009	00000000	
	5'h01	00	04	10	1D	I1F	100	04	10	1D	1F	00	104	10	1D	1F	00	04	10	1D	
	32'h10010000 6'h0F	04	000000005			I7FFFEFE8 I2B	1000000005	100000004			7FFFEFE4 28	1000000004	1000000003	1000000000	TOR	17FFFEFE0	000000003	1000000002	100000000	17FFFEFDC	
	6 NUF	1,04	.08	03	108	28	104	108	103	108	28	.04	108	103	.08	28	.04	108	.03	.08	
	ľ																				
hamtALU	51100	(06	1F	100	1F	100	I 05	I 1F	100	1F	00	104	1F	100	1F	100	103	1F	100	1F	
																					ī
																					ı
Nov	v 1680 ns		i0 ns 46		80 ns 51	00 ns 52	0 ns 54	0 ns 56	0 ns 58	0 ns 60	0 ns 62	0 ns 6	40 ns 6	60 ns 68	10 ns 70	0 ns 7:	20 ns 7	40 ns 76	0 ns 78	80 ns 8	ď.

	1																				
∳ iRST	0																				بطار
iInstAddr		XXXXXXXX																			
IInstExt		XXXXXXXX																			
oALUOut		00000002	00000001	100000000	7FFFEFD8	7FFFEFD8	00000001	100000000	00000000	7FFFEFD4	7FFFEFD4	00000000	00400024	7FFFEFD4	7FFFEFD8	00400024	7FFFEFD8	7FFFEFDC	00400024	7FFFEFDC	766
s_DMemWr																					
s_DMemAddr													00400024	7FFFEFD4	T7FFFEFD8	00400024	7FFFEFD8	7FFFEFDC	00400024	7FFFEFDC	177
s_DMemData								100000001										7FFFEFD8		00400024	
s_DMemOut		00000009	00000009	100000009	00000000	00000000	00000009	100000009	00000009	00000000	00000000	00000009	00000000	00400024	00400024	00000000	00400024		00000000	00400024	100
s_RegWr						1													1		
s_RegWrAddr		00	04	[1F	1D	1F	00	104	1F	[1D	[1F	00		1F	11D	00	1F	1D	00	1F	Į1D
s_RegWrData														00400024							
s_IMemAddr		00400018	0040001C	100400020	00400010	00400014	00400018	0040001C	00400020	00400010	00400014	00400018	0040002C	00400024	00400028	0040002C	00400024	00400028	0040002C	00400024	004
s_NextInstAddr		00400018	10040001C	100400020	00400010	00400014	00400018	I0040001C	00400020	00400010	100400014	00400018	0040002C	00400024	00400028	0040002C	00400024	00400028	0040002C	00400024	1004
s_Inst		10800004	2084FFFF	I0C100004	23BDFFFC	AFBF0000	10800004	I 2084FFFF	IOC100004	23BDFFFC	IAFBF0000	10800004	03E00008	18FBF0000	123BD0004	03E00008	8FBF0000	23BD0004	03E00008	8FBF0000	23
s_Halt																					
s_Ovfl																					
s_rs		00000002		100000000	7FFFEFDC	7FFFEFD8	00000001		00000000	7FFFEFD8	7FFFEFD4	00000000	00400024	7FFFEFD4		00400024	7FFFEFD8		00400024	7FFFEFDC	
> s_rt		00000000	00000002	100000000	7FFFEFDC	00400024	00000000	00000001	00000000	7FFFEFD8	00400024	00000000		00400024	7FFFEFD4	00000000	00400024	7FFFEFD8	00000000	00400024	7/8
> s_B		00000000	FFFFFFF	100000000	FFFFFFC	00000000		TEFFFFFF	00000000	FFFFFFC	00000000			00000000	00000004	00000000	00000000	00000004	00000000	00000000	100
s_control		0430	0006	2803	0006	000C	0430	10006	2803	0006	1000C	0430	1800	10306	0006	1800	0306	0006	1800	0306	100
s RegDst		0		12	0				2	0			11	10		1	0		1	10	<u> </u>
s jump																					
s branch																					
s MemRead																					
s MemtoReg																					
s aluop		3	İo				3	Io				3	0			0			0		
s ALUSrc																					
s al			1		7			1		1				1			1			1	
s SignExtension																					
s Immed32		00000004	TEFFFFFF	100000004	TEFFFFFF	100000000	00000004	İFFFFFFFF	100000004	TEFFEFFC	100000000	00000004	00000008	100000000	100000004	80000000	100000000	100000004	100000008	100000000	100
s zero																					
s branchandzero																					
s PC		00400018	10040001C	100400020	00400010	00400014	00400018	I0040001C	100400020	00400010	100400014	00400018	0040002C	00400024	00400028	0040002C	00400024	00400028	0040002C	100400024	100
s PC4														100400028							
0 Q		XXXXXXXX																			
s writeback		00000002	00000001	100000000	17FFFEFD8	7FFFEFD8	00000001	100000000	100000000	17FFFEFD4	17FFFEFD4	00000000	00400024	100400024	İ7FFFEFD8	00400024	00400024	7FFFEFDC	00400024	100400024	17E
s loadpickerout		00000000		100000009	00000000	00000000	00000000	100000009	100000009	00000000	100000000	00000009	00000000	100400024	100000024	00000000	00400024	00000024	00000000	00400024	100
s WriteAddressT			104	10	1D	1F	00		10	1D		00		1F		00	1E	1D	00		İID
s oALUOut						7FFFFFD8				7EEEEED4			00400024	7FFFEFD4		00400024	7FFFFFFD8	7EEEEEDC			
s opcode	6h0F		108	103		2B	104	108	103	08		04	00	23		00	23	108	00	23	108
s ir																					
s zerotemp																					
s shamtALU		02	1F	100	1E	100	101	I1E	100	1E	100	100			114	[00		118	00		110
Now	1680 ns		Ons 86	30 ns 88	10 ns 90	0 ns 92	0 ns 94	Ons 96	Ons 98	0 ns 100	00 ns 102		10 ns 10							30 ns 120	

60ms to 1040ms

Recursively repeats the instructions 03(jal), 08(addi), 2B(sw), 04(beq), 08(addi) Until it stops at 04(beq)

→ ICLK	1																				
IRST	0																				
ilnstLd	0																				
ilnstAddr	32hXXXXXXXX	XXXXXXXX																			
ilnstExt	321XXXXXXXXX	XXXXXXXXX																			
- oALUOut	32110010000		70000000	70000004	00400024	70000004	70000000	00400024	75555550	7FFFEFEC	00400024	7000000	75555550	00400024	75555550	70000004	00400024	70000004	775555550	00400024	700
s DMemWr	0	100400024	/PPPEPEO	/FFFEFE4	00400024	/FFFEFE4	/FFFEFE8	00400024	/FFFEFE8	//FFFEFEC	00400024	/FFFEFEC	//FFFEFFU	00400024	/PPPEPPO	/PPPEPP4	00400024	/FFFEFF4	/ FFFEFFS	00400024	1777
s DMemAddr	32h10010000	00400024	76666660	70000004	00400024	75555554	70000000	00400024	75555550	7FFFEFEC	00400024	70000000	7EEEEEE	00400024	75555550	76666664	00400024	70000004	75555550	00400024	750
s DMemData	321XXXXXXXXX									7FFFEFE8											
s DMemOut	321000000009	100000000		711112120	00000000			00000000			00000000			00000000		711110110		00400024			
s RegWr	1	1000000	00400024		.0000000	00400024		0000000	00400024		.0000000	00400024		0000000	00400024		.0000000	00400024	100-100000	0000000	100
s RegWrAddr	5'h01	100	16	10	.00	115	10	00	1F	10	100	16	11D	100	I 1F	10	00	I 1E	I1D	00	116
s RegWrData	32h10010000	00400024	00400024			00400024				7FFFEFEC											Ton
s IMemAddr	32hXXXXXXXX									00400028											
s NextInstAddr	32hXXXXXXXX									00400028											
s Inst	32h3C011001									23BD0004											
s Halt	0	103E00000	OF BE COOC	23800004	03200000	OF BE 0000	23800004	03200006	OF BE COOK	23000004	OSEOGOO	OF BE COOO	23BD0004	OSEOUOOB	TOT BY COOC	23BD0004	OSEOGOG	OF BE COOC	23BD0004	OSECCOO	1013
s Ovfl	0																				
s_cvii	32100000000	00400024	7FFFEFE0		00400024	7FFFEFE4		00400024	75555550		00400024	7555555		00400024	75555550		00400024	70000004		00400024	70
s nt	321100000000 3211XXXXXXXXXX									7FFFEFE8									TTECCECEA		
s B	32100001001									00000004											
s control	14h00C6			0006	1800	0306	0006	1800	0306				10006	1800	0306	10006	1000	0306	10006	1800	103
	2'h0	1800	0300	0006	1800	0300	.0006	1800	0300	.0006	1800	0300	0000	1800	10300	.0006	1800	0300	10006	1800	103
s_RegDst	2110	₩	10		-			-	10		1	·		1	10		1	10		1	۳.
s_jump	0																				
s_branch s MemRead	0																				
	0																				
s_MemtoReg	4'hC	-					_			_	10									To .	-
s_aluop	4 nC	+4			10			10			10			+0			+"				=
s_ALUSrc	1.																				
s_al	,																				
s_SignExtension	1																				
	321100001001	00000008	00000000	00000004	00000008	00000000	00000004	00000008	00000000	00000004	00000008	00000000	00000004	00000008	00000000	00000004	00000008	00000000	00000004	00000008	100
s_zero	0																				
s_branchandzero	0																				
	321hXXXXXXXXXX 321hXXXXXXXXXX									00400028											
				0040002C	00400030	00400028	0040002C	00400030	00400028	0040002C	00400030	00400028	0040002C	100400030	00400028	0040002C	00400030	00400028	10040002C	00400030	100
	32hXXXXXXXX	XXXXXXXX																			
	32110010000									7FFFEFEC											
s_loadpickerout	321000000009	100000000	00400024			100400024	000000024			00000024		00400024			100400024	100000024		16 16			00
s_WriteAddressT	5'h01	100	Jr.	10	00	Laccecco.	10	00	1F		00	acceces.	1D	00	Jacobs Co.	13000000	00		I1D	00	913
s_oALUOut	32110010000									7FFFEFEC					7FFFEFF0	7FFFEFF4		7HFFEFF4	WITHHERFS		
	6'h0F	100	23	08	00	23	08	00	23	108	00	23	08	100	23	108	00	23	108	00	23
s_ir	0																				
s_zerotemp	0	-																			
s_shamtALU	5'h00	00			00		04	00		08	00		loc	00		10	00		14	00	
	1680 ns		10 ns 12	60 ns 12	20.00	10 ns 132		0 ns 13	i0 ns 13	30 ns 140	0 ns 142		0 ns 146		30 ns 150	10.00	20 ns 15	40 ns 15	50 ns 158	0 ns 16	

7555555	100400000	00000000
7FFFEFFC	0040000C	00000000
7FFFEFFC	0040000C	00000000
7FFFEFF8	00000000	,00000000
00000000	00000000	00000009
1D	00	
7FFFEFFC	0040000C	00000000
00400028	0040002C	0040000C
00400028	0040002C	0040000C
23BD0004	03E00008	50000000
	0040000C	00000000
7FFFEFF8	00000000	
00000004	00000000	
0006	1800	0000
	1	0
	V.0	
	10	
00000004	100000008	00000000
00000004	100000000	. 00000000
		1
00400028	0040002C	0040000C
0040002C	00400030	00400010
7FFFEFFC	0040000C	00000000
00000000	00000000	00000009
1D	00	
7FFFEFFC	0040000C	00000000
08	00	14
18	00	
0 ns 164	10 ns 16	1 1 60 ns 168

1040ms to 1660ms 00(nop),23(lw), 08(jr) Recursive repeats until 1660ms to 1680ms Which it will halt.

Proj1_bubblesort.s

	Mone							_														
vsim1:iCLK vsim1:iRST	1 0																					
vsim1:RST vsim1:IRST vsim1:IInstLd vsim1:IInstAddr vsim1:IInstExt vsim1:OALUOut	0 32hXXXXXXXX 32hXXXXXXXX	XXXXXXXX																				
vsim1:s_DMemWr	32h00000000 0 32h00000000	10010000		10010000	10010000	10010010	00000000				00000001	00000003		00000000							10010004	
vainis Demoto vainis, Demoto vainis, Regivita vainis, Regivita vainis, Regivita vainis, Regivita vainis, India vainis, Hait vainis, Hait vainis, Hait vainis, Hait vainis, Hait vainis, B vainis, Gostro vainis, Regioti vainis, Jango vainis, Jango vainis, Jango vainis, Maria vainis, Jango vainis, Maria vainis, Maria vainis, Maria vainis, Maria vainis, Maria vainis, Maria vainis, Signicete, vainis, Signicete, vainis, Signicete, vainis, Jango vainis, Jango vainis, Signicete, vainis, Jango vainis, Jango vainis, Signicete, vainis, Jango vainis, Jango vainis, Jango vainis, Jango vainis, Jango vainis, Jango vainis, Signicete, vainis, Jango vainis, Jango vainis, Signicete, vainis, Jango vainis, Jango vainis, Signicete, vainis, Jango vainis, Vainis, Va	32h00000000 32h000000007 1	(0000000	0	00000000	10010000	00000000	00000000			10010000	00000000	00000001	00000000	00000000	00000007	00000003	00000000			00000000	00000000	00000000
vsim1:s_RegWrA vsim1:s_RegWrD vsim1:s_RegWrD	5h10 32h00000000 32h00400010	(01 (10010000 (00400000)			04 00000004 0040000C	10 00000000 00400010	11	100400018	10040001C	00000001	13 00000003	13 FFFFFFFD 100400028	12 00000000 0040002C	00000003 00400030	14 FFFFFFFD 00400034	0D 00000000 00400038	0E 10010000	0B 00000007	0F 10010004	0C 100000017 100400048	11 00000001
vsim1:s_NextInst vsim1:s_Inst	32h000000000 32h00400010 32h00400010 32h00008020	(0040000 (3C011001		00400004	00400008	0040000C 8C240010	00400010	00400014	00400018	10040001C	00400020	00400024	00400028	0040002C	00400030	00400034	00400038	0040003C	00400040	00400044	00400048 8DEC0000	0040004C
vsim1:s_nait vsim1:s_Ovfl vsim1:s_rs	0 32h00000000	(00000000		10010000	00000000	10010000	00000000					00000004	00000000		00000003	00000000		10010000			10010004	
vsim1:s_rt vsim1:s_B vsim1:s_control	32h00000000 32h000000000 14h1002	(0000000 (0001001 (00C6		00000000	00001000 00001001	00000000 00000010 0306	00000000 00000000 1002			10010000 1000000000	00000000 00000001 0066	00000001	00000003	00000000		00000003 00000003 0430		1002	0306		00000000 00000000 0306	
vsim1:s_RegDst vsim1:s_jump vsim1:s_branch	2 h1 0 0	(0					1			10		1	10	1		0	1		10			
vsim1:s_MemRead vsim1:s_MemtoRep vsim1:s_aluop	0 0 4'n0	C		6	c	0				Ic	[6	3		0	3		9	10				
vsim1:s_ALUSrc vsim1:s_al vsim1:s_SignExte	0																					
vsim1:s_lmmed32 vsim1:s_zero	32hFFFF8020 1	(00001001		.00000000	00001001	00000010	FFFF8020	FFFF8820	FFFF9020	00000000	00000001	FFFF9823	00000014	FFFF9020	FFFFA023	0000000D	00006880	00007020	00000000	00000004	00000000	00000001
vsim1:s_PC vsim1:s_PC4	32h00400010 32h00400014 32hXXXXXXXX	(00400000 (00400004 XXXXXXXX	0 4	00400004 00400008	00400008 0040000C	0040000C 00400010			00400018 0040001C			00400024 00400028	00400028 0040002C	0040002C 00400030	00400030 00400034	00400034 00400038	00400038 0040003C	0040003C 00400040	00400040 00400044	00400044 00400048	00400048 0040004C	0040004C 00400050
 vsim1:o_Q vsim1:s_writeback vsim1:s_loadpick 	32h00000000 32h00000007	(10010000 (00000007				00000004 00000004	00000007					00000000		00000007	00000000	00000000	00000007		00000007	10010004 00000017	00000017	00000001
 vsim1:s_WriteAdd vsim1:s_oALUOut vsim1:s_opcode vsim1:s_ir 	5/h10 32/h00000000 6/h00	01 (10010000 (0F		10010000	01 10010000 0F	04 10010010 23	10 00000000 00	111	12	IOI IOF			I13 IFFFFFFFD I04	00000000 00	00000003			0E 10010000	10B 123	0F 10010004 08	10010004 23	11 00000001 08
vsim1:s_jr vsim1:s_zerotemp vsim1:s_shamtALU	0 1 5'h00	00															02	100				
. ● Now		ns 20	ns 40) ns 60	ns 80	0 ns 10	i i (ns 12)	0 ns 14	10 ns 16	i0 ns 18	0 ns 20	0 ns 22	0 ns 24	0 ns 26) ns 280	ns 300	ns 32	0 ns 34	0 ns 36	0 ns 38	30 ns 40	0 ns 42
Cursor 1	100 ns					10	0 ns															
_																						
vsim1:iCLK vsim1:iRST	Msgs 1 0																					
vsim1:iCLK vsim1:iRST vsim1:iInstLd vsim1:iInstAddr vsim1:iInstExt	Msgs 1 0 0 32hXXXXXXXXX 32hXXXXXXXX	XXXXXXXX																				
vsim1:iCLK vsim1:iRST vsim1:iInstLd vsim1:iInstAddr vsim1:iInstExt vsim1:oALUOut vsim1:s_DMemWr vsim1:s_DMemAddr	Msgs 1 0 0 32hXXXXXXXX 32hXXXXXXX 32h0000000 0 32h00000000	XXXXXXXX [00000000	00000000	00000000		[FFFFFFE																
vsim1:iCLK vsim1:iRST vsim1:instLd vsim1:instAddr vsim1:instExt vsim1:s_DMemWr vsim1:s_DMemWr vsim1:s_DMemD_ vsim1:s_DMemD_ vsim1:s_DMemD_	Msgs 1 0 0 32hXXXXXXXX 32hXXXXXXX 32h0000000 0 32h0000000 32h0000000 32h0000000	XXXXXXXX 00000000 100000000 100000007	00000000		100000003	[FFFFFFFE	00000004	10010004	10010004	10010008	10010008	00000002	00000001	00000001	00000001		10010004	100000000	00000003		100000008	10010008
vsim13CLK vsim13RsT vsim13InstLd vsim13InstExt vsim1.0LVout vsim1.5_DMemMu vsim1.5_DMemMu vsim1.5_DMemOut vsim1.5_DMemOut vsim1.5_RegWM vsim1.5_RegWM	0 32h00000000 32h00000000 32h00000007 1 5h10	XXXXXXXX 100000000 100000007 00000007 101 100000000	000000007	10	100000003 100000007 114	FFFFFFE	00000004 00000001 00000017	10010004 00000004 00000017	10010004 10000007 100000017	10010008 10010004 100000004	10010008 00000017 00000004	00000002 00000001 00000007	00000001 00000017 00000007	00000001 00000000 00000007	00000001 00000007 12	10010008 00000017 00000004 0B	10010004 00000004 00000017	00000000 00000000 00000007	00000003 00000007	00000003 000000000 14	00000008 00000002 00000017	[10010008 [00000008 [00000017
vsim1:iCLK vsim1:iRsT vsim1:instLdt vsim1:instAddr vsim1:instExt vsim1:a_DMemWr vsim1:a_DMemWr vsim1:a_DMemD- vsim1:a_RegWr vsim1:a_RegWr vsim1:a_RegWr vsim1:a_NewHortinst vsim1:a_NewHortinst vsim1:a_NewHortinst vsim1:a_NewHortinst	0 32'h00000000 32'h00000000 32'h00000007	XXXXXXXX 100000000 100000007 00000007 101 100000000 100400050 100400050	00000000 00000007 00 00000000 00400054 00400054	10 00000000 10 00000000 00400058 00400058	100000007 100000003 100000003 100400030	FFFFFFE 00000003 00000000	00000004 00000001 00000017 0D 00000004 00400038 00400038	10010004 000000017 0E 10010004 0040003C	10010004 10000007 100000017 10B 100000017 109400040	10010008 10010004 00000004 0F 10010008 00400044 00400044	10010008 00000017 00000004 0C 00000004 00400048 00400048	00000002 00000001 00000007 11 00000002 0040004C	00000001 00000017 00000007 01 00000001 00400050	00000001 00000000 00000007 00 00000001 00400054	00000001 00000007 12 00000001 0040005C 0040005C	10010008 00000017 00000004 0B 10010008 00400060	10010004 000000017 00C 10010004 00400064	00000000 00000000 00000007 10 00000000 00400068 00400068	00000003 00000007 14 00000003 00400030	14 FFFFFFF 00400034 00000000	00000008 00000002 00000017 0D 00000008 00400038	10010008 00000008 00000017 00E 10010008 0040003C
vsim13CLK vsim13RST vsim13InstLd vsim13InstExt vsim13.pMemW vsim13.pMemW vsim13.pMemW vsim13.pMemW vsim13.pMemOut vsim13.pMemOut vsim13.pMemOut vsim13.pMemOut vsim13.pMemOut vsim13.pMemOut vsim13.pMemOut vsim13.pMemOut vsim13.pMemOut vsim13.pMemOut vsim13.pMemOut vsim13.pMemOut vsim13.pMemOut vsim13.pMemOut vsim13.pMemOut vsim13.pMemOut vsim13.pMemOut vsim13.pMemOut vsim13.pmemO	0 32h0000000 32h0000000 32h00000007 1 5h10 32h0000000 32h00400010 32h00400010 32h00000000 0	XXXXXXX 10000000 100000007 100000007 101 100000000 100400050 101400050 10188082A	00000000 00000007 00 00 00000000 00400054 00400054 14200001	10 00000000 10 00000000 00400058 00400058	100000003 100000007 14 100000003 100400030 100400030 10270A023	[FFFFFFE 00000003 00000000 14 FFFFFFE 00400034 1234000D 100000001	00000004 00000001 00000017 00 00000004 00400038 00400038 00116880	10010004 00000004 00000017 0E 10010004 0040003C 0040003C 012D7020	10010004 00000007 00000017 08 00000017 00400040 00400040 8DCB0000	10010008 10010004 100000004 0F 10010008 00400044 00400044 21CF0004	10010008 00000017 00000004 0C 00000004 00400048 00400048 8DEC0000	100000002 100000001 100000007 111 100000002 10040004C 122310001	100000001 100000017 100000007 101 100000001 100400050 100400050 1018B082A	[00000001 [00000007 [00000001 [00000001 [00400054 [14200001 [00000001	00000001 00000007 12 00000001 0040005C 0040005C 20120001	10010008 00000017 00000004 0B 10010008 00400060 00400060 ADEB0000	10010004 00000004 00000017 0C 10010004 00400064 ADCC0000	100000000 000000007 10 00000000 00400068 00400068 0810000C	00000003 00000007 14 00000003 0040003 0240030 0270A023 00000003	FFFFFFFF 00000003 00000000 14 FFFFFFFF 00400034 1234000D	00000008 00000002 00000017 0D 00000008 00400038 00400038 00116880	10010008 10000008 10000017 10E 10010008 10040003C 10040003C 1012D7020
vsim1:CLK vsim1:RST vsim1:RST vsim1:RST vsim1:RST vsim1:RSt vsim1:	0 32h0000000 32h0000000 32h00000007 1 5h10 32h0000000 32h00400010 32h00400010 32h00000000 0	XXXXXXXX 100000000 100000007 100000007 101 100000000 100400050 101400050 1018082A 100000017 100000007	00000000 00000007 00 00000000 00400054 14200001 00000000 00000000	10 00000000 10 00000000 00400058 00400058	100000003 100000007 14 100000003 100400030 100400030 10270A023	FFFFFFFE 00000003 100000000 14 FFFFFFFE 00400034 10340000 100000001 100000003	00000004 00000001 00000017 00 00000004 00400038 00400038 00116880 00000000 00000001	10010004 000000017 0E 10010004 0040003C 0040003C 012D7020 10010000 100100004 00000004	10010004 00000007 00000017 0B 00000017 00400040 00400040 8DCB0000 10010004 00000007	10010008 10010004 00000004 0F 10010008 00400044 00400044 21CF0004	10010008 00000017 00000004 0C 00000004 00400048 00400048 8DEC0000 10010008	00000002 00000001 100000007 11 000000002 0040004C 0040004C 22310001 00000001 00000001	00000001 00000007 100000007 101 00000001 00400050 10188082A 100000004 1000000017	00000001 000000007 000000007 000000001 00000000	00000001 00000007 12 00000001 0040005C 0040005C 20120001 00000000	10010008 00000017 00000004 0B 10010008 00400060 00400060 ADEB0000	10010004 00000004 00000017 0C 10010004 00400064 ADCC0000	100000000 000000007 10 00000000 00400068 00400068 0810000C	14 100000003 100000003 10400030 10270A023 100000003	FFFFFFFF 00000003 100000000 14 FFFFFFFF 00400034 1234000D 000000002 000000003	00000008 00000002 00000017 000 00000008 00400038 00400038 00116880 00000000 000000002	10010008 10000008 100000017 10E 10010008 10040003C 10040003C 1012D7020
vami.sCLK vami.sRST vami.slsst.d vami.slsst.d vami.slsst.d vami.slsst.d vami.slsst.d vami.slsst.d vami.slsst.d vami.slsst.d vami.slsst.d vami.sls.d vami.s	0 32h00000000 32h00000000 32h00000007 1 5h10	XXXXXXXX 100000000 100000007 100000007 101 100000000 100400050 101400050 1018082A 100000017 100000007	00000000 00000007 00 00000000 00400054 00400054 14200001	10 00000000 10 00000000 00400058 00400058	100000003 100000007 114 100000003 100400030 100400030 10270A023	FFFFFFE 00000003 00000000 14 FFFFFFFE 00400034 1234000D 00000001 00000001	00000004 00000001 00000017 00 00000004 00400038 00400038 00116880 00000000 00000001	10010004 00000004 00000017 0E 10010004 0040003C 0040003C 012D7020	10010004 00000007 00000017 0B 00000017 00400040 00400040 8DCB0000	10010008 10010004 00000004 0F 10010008 00400044 00400044 21CF0004	10010008 00000017 00000004 0C 00000004 00400048 00400048 8DEC0000	00000002 00000001 100000007 11 000000002 0040004C 0040004C 22310001 00000001 00000001	00000001 00000007 100000007 101 00000001 00400050 10188082A 100000004 1000000017	00000001 000000007 000000001 000000001 00400054 104400054 14200001	00000001 00000007 12 00000001 0040005C 0040005C 20120001 00000000	10010008 00000017 00000004 0B 10010008 00400060 00400060 ADEB0000 10010008 00000017	10010004 00000004 00000017 0C 10010004 00400064 ADCC0000	100000000 000000007 10 00000000 00400068 00400068 0810000C	14 100000003 100000003 10400030 10270A023 100000003	FFFFFFFF 00000003 100000000 14 FFFFFFFF 00400034 1234000D 00000002 000000003	00000008 00000002 00000017 000 00000008 00400038 00400038 00116880 00000000 000000002	10010008 00000008 00000017 OE 10010008 0040003C 0040003C 012D7020 10010000 00000008
veint sCLK veint sCLK	0 32h0000000 32h0000000 32h00000007 1 5h10 5h10 5h10 5h10 5h10 5h10 5h10 5h	XXXXXXXX 100000000 100000007 100000007 101 100000000 100400050 101400050 1018082A 100000017 100000007	00000000 00000007 00 00000000 00400054 14200001 00000000 00000000	10 00000000 10 00000000 00400058 00400058	100000003 100000007 114 100000003 100400030 100400030 10270A023	FFFFFFFE 00000003 100000000 14 FFFFFFFE 00400034 10340000 100000001 100000003	00000004 00000001 00000017 00 00000004 00400038 00400038 00116880 00000000 00000001	10010004 000000017 0E 10010004 0040003C 0040003C 012D7020 10010000 100100004 00000004	10010004 00000007 00000017 0B 00000017 00400040 00400040 8DCB0000 10010004 00000007	10010008 10010004 00000004 0F 10010008 00400044 00400044 21CF0004	10010008 00000017 00000004 0C 00000004 00400048 00400048 8DEC0000 10010008	00000002 00000001 100000007 11 000000002 0040004C 0040004C 22310001 00000001 00000001	00000001 00000007 100000007 101 00000001 00400050 10188082A 100000004 1000000017	00000001 000000007 000000007 000000001 00000000	00000001 00000007 12 00000001 0040005C 0040005C 20120001 00000000	10010008 00000017 00000004 0B 10010008 00400060 00400060 ADEB0000 10010008 00000017	10010004 00000004 00000017 0C 10010004 00400064 ADCC0000	100000000 000000007 10 00000000 00400068 00400068 0810000C	14 100000003 100000003 10400030 10270A023 100000003	FFFFFFFF 00000003 100000000 14 FFFFFFFF 00400034 1234000D 000000002 000000003	00000008 00000002 00000017 000 00000008 00400038 00400038 00116880 00000000 000000002	10010008 00000008 00000017 OE 10010008 0040003C 0040003C 012D7020 10010000 00000008
venta-CLE venta-UST venta-	0 32h0000000 32h0000000 32h00000007 1 5h10 32h0000000 32h00400010 32h00400010 32h00000000 0	XXXXXXXX 100000000 100000007 100000007 101 100000000 100400050 101400050 1018082A 100000017 100000007	00000000 00000007 00 00000000 00400054 14200001 00000000 00000000	0000007 10 00000000 00400058 00400058 0810000C	100000003 100000007 114 100000003 100400030 100400030 10270A023	FFFFFFFE 00000003 100000000 14 FFFFFFFE 00400034 10340000 100000001 100000003	00000004 00000001 00000017 00 00000004 00400038 00400038 00116880 00000000 00000001	10010004 000000017 0E 10010004 0040003C 0040003C 012D7020 10010000 100100004 00000004	10010004 00000007 00000017 0B 00000017 00400040 00400040 8DCB0000 10010004 00000007	10010008 10010004 00000004 0F 10010008 00400044 00400044 21CF0004	10010008 00000017 00000004 0C 00000004 00400048 00400048 8DEC0000 10010008	00000002 00000001 100000007 11 000000002 0040004C 0040004C 22310001 00000001 00000001	00000001 00000007 100000007 101 00000001 00400050 10188082A 100000004 1000000017	00000001 000000007 000000007 000000001 00000000	00000001 00000007 12 00000001 0040005C 0040005C 20120001 00000000	10010008 00000017 00000004 0B 10010008 00400060 00400060 ADEB0000 10010008 00000017	10010004 00000004 00000017 0C 10010004 00400064 ADCC0000	100000000 000000007 10 00000000 00400068 00400068 0810000C	14 100000003 100000003 10400030 10270A023 100000003	FFFFFFFF 00000003 100000000 14 FFFFFFFF 00400034 1234000D 000000002 000000003	00000008 00000002 00000017 000 00000008 00400038 00400038 00116880 00000000 000000002	10010008 00000008 00000017 OE 10010008 0040003C 0040003C 012D7020 10010000 00000008
John SCLK oma SCLK oma SCLK oma SCL	0 32h0000000 32h0000000 32h00000007 1 5h10 5h10 5h10 5h10 5h10 5h10 5h10 5h	XXXXXXXX Q0000000 100000007 100000007 101 101 100000000	00000000 00000007 00 000000000 00400054 10420001 00000000 00000000 00000000 00000000	0000007 10 0000000 00400058 00400058 0040005 0810000C	100000003 100000007 114 100000003 10040003 10040003 10270A023 100000003 11032 11	FFFFFFFE 00000003 100000000 14 FFFFFFFE 00400034 10340000 100000001 100000003	00000004 0000001 0000001 0000001 00 00000004 00400038 00400038 00116880 00000001 1092 1	10010004 1000000017 00E 110010004 10040003C 10140005 1010000 10010000 10010000 100000004 1000	10010004 00000007 000000017 008 008 00400040 00400040 10010004 10010004 10010004 00000007 00000000 00000000 00000000	10010008 10010004 10010004 100000004 10F 10010008 10040004 10040004 21CF0004 10010004 10010004	10010008 10000017 100000004 10C 100000004 100400048 100400048 8DEC0000 10010008 10010008 10010000 1000000017 10000000000	100000002 100000001 100000007 111 100000002 10040004C 10240004C 122310001 100000001 100000001 10000001 1000000	00000001 00000017 00000017 00000001 001	00000001 00000007 0000007 00000001 00000001 00000001 00000001 000000	90000001 100000007 12 200000001 10040005C 10040005C 20120001 100000000 100000001	10010008 00000017 00000004 0B 10010008 00400060 00400060 ADEB0000 10010008 00000017	10010004 00000004 100000017 100 10010004 00400064 00400064 ADC-C0000 10010004 00000004	100000000 100000000 100000007 110 100000000	00000003 00000007 14 000000003 00400030 00400030 10270A023 100000003 1032	FFFFFFF 00000003 00000000 14 FFFFFFFF 00000000 14 FFFFFFFFF 00400034 1234000D 00000002 00000003 000000003 00000003 00000000	00000008 00000002 00000017 000 00000008 00400038 00400038 00116880 00000000 000000002	10010008 00000008 100000017 OE 10010008 0040003C 10040003C 10010000 10010000 10010000 10010000 1002
Journal CLK sensi LEST	0 22/160000000 22/1600000000 22/1600000000 22/1600000000 22/1600000000000000000000000000000000000	XXXXXXXXX 1006000000 1006000000 100600000 100600000 100600000 100400050 100400050 100400050 1042 11 14	00000000 00000007 00 000000000 00400054 14200001 100000000 00000000 100000000 100000000	00000007 10 100000000 00400058 10810000C 1080000 10900000C	100000003 100000007 114 100000003 100400030 10270A023 100000003 11032 11	FFFFFFE 0000003 00000000 14 00400034 00400034 1234000D 00000001 00000003 00000003 00000003 00000000	00000004 00000017 00000017 000 00000017 00000000	10010004 100000017 10E 10010004 10040003C 10040003C 10010000 11001000 10000004 10000004 10000004 10000004 10000004 10000004 10000004 10000004	10010004 00000017 00000017 00000017 00000017 00400040 00400040 10010004 10010004 10010000 10010000 10010000 10010000 100100	10010008 10010004 10010004 10010008 10010008 10040004 21CF0004 10010004 10010004 10010004	10010008 10000017 1000000017 100000004 100000004 100400048 100400017 10010008 100000017 10000000 100000000 1000000000	00000002 00000001 00000001 100000002 100000002 0040004C 22310001 00000001 00000001 00000001	[0000001] [0000007] [0000007] [00000007] [001000001] [001000001] [00100000] [001000001] [00000017] [10420051] [10420051] [10420051] [10420051] [10420051] [10420051] [10420051]	00000001 000000007 00 00000000000000000	90000001 90000007 112 90000001 9040005C 20120001 90000000 90000001 90000001	10010008 00000017 00000004 08 10010008 0040006 10010008 10010008 10010008 10000007 10000000 10000000 10000000 100000000	10010004 00000004 00000017 0C 10010004 00400064 ADC:C9000 10010004 00400004	00000000 1000000007 100 1000000007 100 100	00000003 00000007 14 00000003 0040003 0040003 10270A023 1032 11 3 FFFFA023	FFFFFFF 0000003 30000000 14 FFFFFFF 00400034 1024000D 10000002 100000002 1000000000000000	00000008 00000002 00000017 00 00000018 000000008 000000008 00000000	10010008 00000008 00000017 OP 10010008 0040003C 001207020 10010000 10010000 100200008 100200008 100200008 100200008 100200008 100200008 100200008 100200008 100200008 100200008 10020008 10020008 10020008 10020008 10020008 10020008 10020008 10020008 100208 100208 100208 100208 100208 100208 100208 100208 100208 100208 100208 100208 100208 100208 100208 100208 100208 100208
vinit.1871 institute of vinit.1881 institute of vinit.1881 institute of vinit.1881 institute of vinit.1881 institute of vinit.1881 institute of vinit.2 Dilemin. Vinit.2 Dilemin. Vinit.2 Dilemin. Vinit.3 Dilemin. Vinit.3 Dilemin. Vinit.3 Dilemin. Vinit.3 Dilemin. Vinit.3 Dilemin. Vinit.3 Dilemin. Vinit.3 Dilemin. Vinit.3 Region. Vini	0 32:h66000000 32:h60000000 32:h00000000 32:h00000000 32:h00000000 32:h00000000 32:h000000000000000000000000000000000000	XXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXX	60000000 000000007 000 00000000 00400054 1420001 00000000 00000000 00000000 00000000	. 90000007 10 1000000000 100400058 100400058 100400000 1004000000 100400058 100400058	100000003 100000007 114 1000000003 100400030 10270A023 11032 11 13 15FFFFA023 100400030 100400030 100400030 100400030 100400030	FFFFFFE 0000003 100000000 114 FFFFFFE 00400034 10240000 100000000 00000003 0400034 00400034 FFFFFFFE	00000004 00000017 00000017 00 00 00 00 00 00 00 00 00 00 00 00 00	10010004 100000017 0E 110010004 10000017 0E 10010004 10040003C 101207020 10010000 100000004 1002	10010004 00000017 00000017 008 00000017 00400040 00400040 10010004 10010004 00000000	10010008 10010004 10010004 100500004 100500004 10010008 10010004 10010004 10010004 10010004 10010004 10010004 10010004 10010004 10010004	10010008 00000017 00000004 100 00000004 100 00000004 10010008 10010001 10010008 100000001 100000000	[00000002 [00000001] [00000007] [11] [00000002 [0040004C [0040004C] [00000001] [00000001] [0000001] [0000001] [0000001] [00000001] [0040004C] [0040004C]	00000001 00000007 001 000000001 001 00000001 00400050 0188092A 10000001 1042 11	(0000001 (00000001 (00000001 (00000001 (00000001 (00000001 (00000001 (00000000	0000001 0000007 12 00000007 12 00000001 0040005C 20120001 0000001 0000001	10010008 90000017 90000004 98 10010008 10040000 ADEB0000 10010008 90000001 90000000 100000000 1000000000 100000000	10010004 00000004 00000017 0C 10010004 00400064 1ADCC0000 110010004 000000004	100000000 1000000007 110 1000000007 110 100000000	100000003 100000007 114 100000003 100400030 100400030 10040030 10040030 1132 11 13 15 15FFFA023 100400030 100400030 100400030 100400030 100400030	FFFFFFF J0000003 J0000000 J14 JFFFFFFF J00400034 J0040004 J00000000 J00000000 J00000000	00000008 00000002 000000017 000 00000008 000000008 000000008 000000	10010098 10000008 100000017 10E 110010008 10040003C 10040003C 101207020 10010000 100000008 1002 10040003C 10040003C 10040003C 10040003C
word. IRST with James of the Ja	2.2±h69000000 32±h090000000 32±h09000000 32±h09000000 32±h09000000 32±h090000000 32±h0900000000000000000000000000000000000	XXXXXXXXX X 000000000 X 000000000 X 000000000 X 000000000 X 000000000 X 000000000 X 000000000 X 000000000 X 0000000000	60000000 000000007 000 00000000 00400054 1420001 00000000 00000000 00000000 00000000	90000007 10 90000000 10 90000000 10810000C 1080000 10900000C 10900000C 109000000000000	T00000003 T00000007 T14 T00000003 T00400030 T00400030 T1032 T1132 T1 TFFFFA023 T00400030 T00400030 T00400030 T00400030 T00400030 T00400030 T00400030	FFFFFFFE 00000003 14 FFFFFFFE 00400034 12340000 00000000 00000000 00000000 0000000	00000004 00000001 00000001 00000001 00000004 00000000	10010004 100000001 100000017 10E 110010004 10040003C 00140003C 101207020 110010000 100000004 1002 10040003C 10040003C 10040003C 10040003C	10010004 00000017 00000017 008 00000017 00400040 00400040 10010004 10010004 00000000	10010008 10010004 10010004 10010008 10010008 100400044 100400044 10010004 10010004 10010004 100000004 100400044 100400044 100400044 100400044 100400004	10010008 00000017 00000004 00000004 100000004 100100048 1001000017 10010008 100000017 100000000 10000000000	[00000002 [00000001] [00000007] [11] [00000002 [0040004C [00400001] [0000001] [0000001] [0000001] [0000001] [0000001] [0000001] [0000001] [00000001] [00000001]	Topococo	(00000001 (00000007 (00000007 (000000001 (000000001 (00000001 (00000000	90000001 12 90000001 19 9040005C 9040005C 9040005C 9040005C 9040005C 9040005C 9040005C 9040005C 9040005C 9040005C	10010008 90000017 90000004 98 10010008 10040000 ADEB0000 10010008 90000001 90000000 100000000 1000000000 100000000	10010004 000000017 00000017 0C 10010004 00400064 ADCC0000 10010004 00000004	00000000 100000000 100000000 110 1000000	\$0000003 \$0000007 \$14 \$00000003 \$0450030 \$0270A023 \$1032 \$1 \$3 \$10000003 \$1032 \$1 \$1 \$1 \$1 \$1 \$1 \$1 \$1 \$1 \$1 \$1 \$1 \$1	FFFFFFF	000000088 00000000017 000000017 000000017 00000000	10010098 10000008 100000017 10E 110010008 10040003C 10040003C 101207020 10010000 100000008 1002 10040003C 10040003C 10040003C 10040003C
vient.IRST vient. vient	2.2±h69000000 32±h090000000 32±h09000000 32±h09000000 32±h09000000 32±h090000000 32±h0900000000000000000000000000000000000	XXXXXXXXX X 000000000 X 000000000 X 000000000 X 000000000 X 000000000 X 000000000 X 000000000 X 000000000 X 0000000000	60000000 600 600 600 600 600 600	90000007 10 90000000 10 90000000 10810000C 1080000 10900000C 10900000C 109000000000000	100000003 100000007 114 100000003 100400030 10270A023 100000003 11032 11 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1	FFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFF	00000004 00000001 00000001 00000001 00000000	10010004 100000001 100000017 10E 110010004 10040003C 00140003C 00140003C 101207020 110010000 100000004 1002 10040003C 10040003C 10040003C 10040003C	10010004 000000017 008 00000017 008 00000017 00400040 10010004 10010004 100100001 00000001 00000001 00000000	10010008 10010004 10010004 10010008 100400044 10040004 10040004 10040004 10040004 10040004 10040004 10040004 10040004 10040004 10040004 10040004 10040004	10010008 00000017 00000004 000 00000004 000 00000004 00400048 10010000 10000000 10000000 00000000 000000	00000002 00000001 100000007 111 000000002 0040004C 22310001 00000001 00000001 00000001 0000000	00000001 00000007 001 000000007 001 00000000	00000001 00000001 00000007 00000007 00000001 00000001 00000001 00000001 000000	90000001 12 90000001 19 9040005C 9040005C 9040005C 9040005C 9040005C 9040005C 9040005C 9040005C 9040005C 9040005C	10010008 00000017 00000004 08 10010008 00400060 00400060 10010008 10010008 10000000 10000000 10000000 10000000 1000000	10010004 000000017 00000017 0C 10010004 00400064 ADCC0000 10010004 00000004	00000000 100000000 100000000 110 1000000	\$0000003 \$0000007 \$14 \$00000003 \$0450030 \$0270A023 \$1032 \$1 \$3 \$10000003 \$1032 \$1 \$1032 \$1 \$1032 \$1 \$1 \$1 \$1 \$1 \$1 \$1 \$1 \$1 \$1 \$1 \$1 \$1	FFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFF	00000008 00000002 00000017 001 00000008 0001000008 0001000008 00010000008 100100000011 11 10 10 100000001 1000000	10010008 100000003 100000017 00E 110010008 10040003C 0012D7020 110010000 100000008 1002
word. IRFS with a service of the control of the con	2.2±h69000000 32±h090000000 32±h09000000 32±h09000000 32±h09000000 32±h090000000 32±h0900000000000000000000000000000000000	XXXXXXXXX X 000000000 X 000000000 X 000000000 X 000000000 X 000000000 X 000000000 X 000000000 X 000000000 X 0000000000	60000000 600 600 600 600 600 600	90000007 10 90000000 10 90000000 10810000C 1080000 10900000C 10900000C 109000000000000	100000003 100000007 114 100000003 100400030 10270A023 100000003 11032 11 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1	FFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFF	00000004 00000001 00000001 00000001 00000000	10010904 90000017 9E 10010905 90400935 90400935 90400935 90400935 90000004 90000004 90000004 9040093 90400 9040 90400	10010004 000000017 008 00000017 008 00000017 00400040 10010004 10010004 100100001 00000001 00000001 00000000	10010008 10010004 10010004 10010004 10010004 10010004 10010004 10010004 10010004 10010004 10010004 10010004 10010004 10010004 10010004 10010004 10010004 10010008 10010008	10010008 00000017 00000004 000 00000004 000 00000004 00400048 10010000 10000000 10000000 00000000 000000	00000002 00000001 100000007 111 000000002 0040004C 22310001 00000001 00000001 00000001 0000000	00000001 00000007 001 000000007 001 00000000	00000001 00000001 00000007 00000007 00000001 00000001 00000001 00000001 000000	90000001 12 90000001 19 9040005C 9040005C 9040005C 9040005C 9040005C 9040005C 9040005C 9040005C 9040005C 9040005C	10010008 00000017 00000004 08 10010008 00400060 00400060 10010008 10010008 10000000 10000000 10000000 10000000 1000000	10010004 000000017 00000017 0C 10010004 00400064 ADCC0000 10010004 00000004	00000000 100000000 100000000 110 1000000	\$0000003 \$0000007 \$14 \$00000003 \$0450030 \$0270A023 \$1032 \$1 \$3 \$10000003 \$1032 \$1 \$1032 \$1 \$1032 \$1 \$1 \$1 \$1 \$1 \$1 \$1 \$1 \$1 \$1 \$1 \$1 \$1	FFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFF	00000008	10010008 100000003 100000017 00E 110010008 10040003C 0012D7020 110010000 100000008 1002
emin. IRFA emin. IRFA	0 327h69000000 327h09000000 327h09000000 327h09000000 327h09000000 327h09000000 327h090000000 327h090000000 327h090000000 327h090000000 327h090000000 327h090000000 327h090000000 327h090000000 327h090000000 327h0900000000000000000000000000000000000	XXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXX	(90000000) (90000000) (90000000) (90000000) (90000000) (90000000) (90000000) (90000000) (90000000) (90000000) (90000000) (90000000) (90000000) (90000000) (90000000) (900000000) (900000000) (900000000) (900000000) (900000000)	90000007 10 90000000 10 90000000 10810000C 1080000 10900000C 10900000C 109000000000000	100000003 100000007 114 100000003 100400030 10270A023 100000003 11032 11 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1	FFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFF	00000004 00000001 00000001 00000001 00000000	10010904 90000017 9E 10010905 90400935 90400935 90400935 90400935 90000004 90000004 90000004 9040093 90400 9040 90400	10010004 000000017 008 00000017 008 00000017 00400040 10010004 10010004 100100001 00000001 00000001 00000000	10010008 10010004 10010004 10010004 10010004 10010004 10010004 10010004 10010004 10010004 10010004 10010004 10010004 10010004 10010004 10010004 10010004 10010008 10010008	10010008 00000017 00000004 000 00000004 000 00000004 00400048 10010000 10000000 10000000 00000000 000000	00000002 00000001 100000007 111 000000002 0040004C 22310001 00000001 00000001 00000001 0000000	00000001 00000007 001 000000007 001 00000000	00000001 00000001 00000007 000000007 00000000	90000001 12 90000001 19 9040005C 9040005C 9040005C 9040005C 9040005C 9040005C 9040005C 9040005C 9040005C 9040005C	10010008 00000017 00000004 08 10010008 00400060 00400060 10010008 10010008 10000000 10000000 10000000 10000000 1000000	10010004 000000017 00000017 0C 10010004 00400064 ADCC0000 10010004 00000004	00000000 100000000 100000000 110 1000000	\$0000003 \$0000007 \$14 \$00000003 \$0450030 \$0270A023 \$1032 \$1 \$3 \$10000003 \$1032 \$1 \$1032 \$1 \$1032 \$1 \$1 \$1 \$1 \$1 \$1 \$1 \$1 \$1 \$1 \$1 \$1 \$1	FFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFF	00000008	10010008 100000003 100000017 00E 110010008 10040003C 0012D7020 110010000 100000008 1002

6 1.	Msgs																					
◆ vsim1:iCLK	1										\neg							\neg				
vsim1:iRST vsim1:iInstLd	0																					
vsim1:ilnstLd vsim1:ilnstAddr	32hXXXXXXXX	XXXXXXXX																				
vsim1:iInstExt	321xxxxxxxxx 321x00000000	XXXXXXXX (10010008	1001000C	1001000C	00000003	00000001	00000001	00000001	1001000C	10010008	00000000	00000003	00000000	00000001	00000001	00000000	00000001	FEFFFFF	00000000	100000002	FEFFFFFF	00000000
vsim1:nistext vsim1:oALUOut vsim1:s_DMemWr	0																					
vsim1:s_DMemWr vsim1:s_DMemAd vsim1:s_DMemD	32h00000000 32h00000000 32h00000007					00000001							00000000			00000000					00000002	00000000
vsim1:s_DMemOut	3211000000007			0000000C				00000007												00000007		00000007
✓ vsim1:s_RegWr ✓ vsim1:s_RegWrA	1 5h10	(ng	0F	Toc	11	101	100	12	OB .	'nc	10	14	14	00	10	11	10	13	12	14	14	OD.
■- vsim1:s_RegWrD	3211000000000	00000017	1001000C	0000000C	00000003	00000001	00000001	00000001	1001000C	10010008	00000000	00000003	00000000	00000001	00000001	00000000	00000001	FFFFFFE	00000000	00000002	FFFFFFE	00000000
vsim1:s_IMemAddr	32h00000000 32h00400010 32h00400010 32h00008020	00400040	00400044	00400048	0040004C	00400050	00400054	0040005C	00400060	00400064	00400068	00400030	00400034	0040006C 0040006C	00400070	00400074	00400078	00400028	0040002C	00400030	00400034	00400038
vsim1:s_Inst	321000008020	8DCB0000	21CF0004	8DEC0000	22310001	018B082A	14200001	20120001	ADEB0000	ADCC0000	0810000C	0270A023	1234000D	12400003	22100001	00008820	0810000A	12130014	00009020	0270A023	1234000D	00116880
vsim1:s_Halt	0																					
b visin1.5 (Diverior). b visin1.5 (Diverior). visin1.5 (RegW) b visin1.5 (RegW). b visin1.5 (RegW). c visin1	3211000000000	(10010008		1001000C	00000002	0000000C	00000001	00000000	1001000C	10010008	00000000	00000003		00000001	00000000	00000000			00000000	00000003	00000000	
vsim1:s_rt	32h00000000 32h00000000 32h00000000 14h1002	00000017	10010008	00000004	00000002	00000017	00000000	00000001	00000017				00000003	00000000		00000000	00000001		00000000	00000001	00000002	00000000
vsim1:s_B vsim1:s_control	14'h1002						0430	00000001	000C		0800		0430									1092
vsim1:s_RegDst	2h1	(0				1	0					1	0			1	0		1		0	1
vsim1:s_jump	o																					
vsim1:s_MemRead	0																					
vsim1:s_MemtoReg	4'n0	0				14	13	0				3			0			3	0	13		9
vsim1:s_ALUSrc	0																					
vsim1:s_al vsim1:s_SignExte	0																					
vsim1:s_lmmed32	321hFFFF8020	00000000	00000004	00000000	00000001	0000082A	00000001		00000000		0000000C	FFFFA023	0000000D	00000003	00000001	FFFF8820	0000000A	00000014	FFFF9020	FFFFA023	0000000D	00006880
d visin1.2 B visin1.3 control visin1.3 regota visin1.3 pracota visin1.3 pracota visin1.3 pracota visin1.3 MemRead visin1.3 MemRead visin1.3 MemRead visin1.3 MemRead visin1.3 pracota visin1.3 gigeste. visin1.3 zero visin1.3 zero visin1.3 pracota. d visin1.3 pracota. d visin1.3 zero visin1.3 pracota.	0																		1			
vsim1:s_PC	321100400010	00400040	00400044	00400048	0040004C	00400050	00400054	0040005C	00400060	00400064	00400068	00400030	00400034	0040006C	00400070	00400074	00400078	00400028	0040002C	00400030	00400034	00400038
vsim1:s_PC4 vsim1:o_Q	32h00400010 32h00400014 32hXXXXXXXX	XXXXXXXXX	00400048	0040004C	00400050	00400054	00400058	00400060	00400064	00400068	0040006C	00400034	00400038	00400070	00400074	00400078	0040007C	0040002C	00400030	100400034	00400038	0040003C]
vsim1:s_writeback	3211000000000					00000001																00000000
vsim1:s_loadpick vsim1:s_WriteAdd vsim1:s_WriteAdd	3211000000007 57110	(00000017 (0B	00000000C	[0000000C	11	00000000	00000007	12	0000000C	00000017 DC	10	14	14	00000000	10	00000007	10	13	12	1000000000	14	00000007
vsim1:s_oALUOut	3211000000000	10010008	1001000C	1001000C	00000003	01	00000001	00000001	1001000C			00000003	00000000	00000001	00000001		00000001	FFFFFFE		00000002	FFFFFFF	00000000
vsim1:s_opcode	6'h00	(23	08	23	08	100	05	08	28		02	00	04	_	08	00	02	04	00		04	00
vsim1:s_zerotemp	1																					
vsim1:s_shamtALU	5h00	00	08	00																		02
≗ ≡ ⊕ Now	2160 ns		- 1 -								ns 104	ns 106	0 ns 108	ns 110		0 ns 114	0 ns 116	0 ns 118				
© / € Cursor 1		- 000	/115 001	7 IIS 900	7115 920	0 IIS 940	7115 900	J118 900	115 100	J 115 102	J 115 104) IIS 100	0 IIS 100	J 115 110		0115 114	0 HS 110	0118 110	0118 120	IU IIS 122	J 118 1244	7115 1200
♦ vsim1 iCl K	Msgs 1		$\overline{}$		$\overline{}$	$\overline{}$	$\overline{}$	=		_	_	-	_	_	_		_	$\overline{}$		_	_	
	Msgs 1 0																					
vsim1:iCLK vsim1:iRST vsim1:iInstI.d	1 0 0																					
vsim1:iCLK vsim1:iRST vsim1:inst.d vsim1:instAddr vsim1:instExt	1 0 0 32'hXXXXXXXX	XXXXXXXX XXXXXXXX																				
s vsim1:iCLK vsim1:iRST vsim1:iInstLd vsim1:iInstAddr vsim1:iInstExt vsim1:iALUOut vsim1:sALUOut	1 0 0	XXXXXXXX	10010000	10010004	10010004	00000001	00000001	100000001	100000001	10010004	10010000	00000001	00000002) FFFFFFFF	100000004	10010004	10010004	10010008	10010008	100000002	100000000	00000000
vsim1:oALUOut vsim1:s_DMemWr	1 0 0 32hxxxxxxxx 32hxxxxxxxx 32h00000000 0	XXXXXXXX 10010000 10010000	10010000	10010004	10010004	00000001	00000001	00000001	00000001	10010004	10010000	00000001		FFFFFFF	00000004	10010004	10010004	10010008	10010008	00000002	00000000	00000000
 vsim1:oALUOut vsim1:s_DMemWr vsim1:s_DMemAd. vsim1:s_DMemAd. 	1 0 0 32'hXXXXXXXX	XXXXXXXX 10010000 10010000 00000000	10010000	10010004 1001000C	10010004 0000000C	00000001	00000001	00000001	00000001	10010004	10010000	00000001	00000002	FFFFFFFF 00000002	00000004	10010004	10010004	1001000B 10010004	10010008	00000002	00000000	00000000
 vsim1:oALUOut vsim1:s_DMemWr vsim1:s_DMemAd. vsim1:s_DMemAd. 	1 0 0 32hXXXXXXXX 32hXXXXXXXX 32h00000000 0 32h00000000 32h00000000 32h000000007 1	XXXXXXXX 10010000 10010000 00000000	10010000	10010004 1001000C	10010004 0000000C	00000001	00000001	00000001 00000000 00000007	00000001	10010004 100000007 100000004	10010000 00000004 00000007	00000001 00000001 00000004	00000002	FFFFFFF 00000002 00000000	00000004	10010004 100000004 100000007	10010004 00000007 00000007	1001000B 10010004	10010008	00000002	00000000	00000000
 vsim1:oALUOut vsim1:s_DMemWr vsim1:s_DMemAd. vsim1:s_DMemAd. 	1 0 0 321XXXXXXXXX 321XXXXXXXX 32100000000 0 32100000000 32100000000 121000000007 1 55110	XXXXXXX 110010000 110010000 00000000 00000007	10010000 100000017 100000007	10010004 1001000C 100000004	10010004 0000000C 100000004	00000001 00000000 00000007	00000001	00000001 00000000 00000007	00000007	10010004 100000007 100000004	10010000 00000004 00000007	00000001 00000001 00000004	00000002	00000002 000000000	100000004 100000001 100000007	10010004 00000004 00000007	10010004 (00000007 (00000007	10010008 10010004 0000000C	10010008 00000004 0000000C	00000002	00000000	00000000
 vsim1:oALUOut vsim1:s_DMemWr vsim1:s_DMemAd. vsim1:s_DMemAd. 	1 0 0 321XXXXXXXXX 321XXXXXXXX 32100000000 0 32100000000 32100000000 121000000007 1 55110	XXXXXXXX 10010000 10010000 00000000 00000007 10E 10010000 10040003C	10010000 00000017 00000007 0B 00000007 00400040	10010004 1001000C 10000004 0F 10010004 00400044	10010004 10000000C 100000004 10C 100000004 100400048	00000001 00000000 00000007 11 00000001 0040004C	00000001 00000007 01 00000001 00400050	00000001 00000007 00000001 00000001	00000001 00000007 12 00000001 0040005C	10010004 00000007 00000004 0B 10010004 00400060	10010000 00000004 00000007 0C 10010000 00400064	00000001 00000001 00000004 10 00000001 00400068	00000002 00000004 14 00000002 00400030	00000002 00000000 14 FFFFFFF 00400034	00000004 00000001 00000007 0D 00000004 00400038	10010004 00000004 00000007 0E 10010004 0040003C	10010004 00000007 00000007 0B 00000007 00400040	10010008 10010004 0000000C 0F 10010008 00400044	10010008 00000004 0000000C 0C 0000000C 00400048	00000002 00000001 100000004 111 00000002 0040004C	00000000 00000007 000000004 01 00000000 00400050	00000000 00000000 00000004 00 00 0000000
 vsim1:oALUOut vsim1:s_DMemWr vsim1:s_DMemAd. vsim1:s_DMemAd. 	1 0 0 321XXXXXXXXX 321XXXXXXXX 32100000000 0 32100000000 32100000000 121000000007 1 55110	XXXXXXXX 10010000 10010000 00000000 00000007 10E 10010000 10040003C	10010000 00000017 00000007 08 00000007 00400040 00400040	10010004 1001000C 00000004 0F 10010004 00400044	10010004 0000000C 00000004 00C 00000004 00400048	00000001 00000000 00000007 11 00000001 0040004C	0000001 0000007 01 00000001 00400050 00400050	00000001 00000000 00000007 00 00000001 00400054	100000001 100000007 112 100000001 10040005C	10010004 00000007 00000004 0B 10010004 00400060	10010000 00000004 00000007 0C 10010000 00400064	00000001 00000001 00000004 10 00000001 00400068 00400068	00000002 00000004 14 00000002 00400030 00400030	14 FFFFFFF 00400000 14 FFFFFFF 00400034	00000004 00000001 100000007 10D 100000004 100400038	10010004 00000004 00000007 0E 10010004 0040003C	10010004 00000007 00000007 08 00000007 00400040	10010008 10010004 0000000C 0F 10010008 00400044 00400044	10010008 00000004 0000000C 0C 0000000C 00400048 00400048	00000002 00000001 00000004 111 00000002 0040004C	00000000 00000007 100000004 101 100000000 100400050	00000000 0000000 00000004 00 0000000 00400054
 vsim1:oALUOut vsim1:s_DMemWr vsim1:s_DMemAd. vsim1:s_DMemAd. 	1 0 0 32hXXXXXXXX 32hXXXXXXXX 32h00000000 0 32h00000000 32h00000000 32h000000007 1	XXXXXXXX 10010000 10010000 00000000 00000007 10E 10010000 10040003C	10010000 00000017 00000007 08 00000007 00400040 00400040	10010004 1001000C 00000004 0F 10010004 00400044	10010004 0000000C 00000004 00C 00000004 00400048	00000001 00000000 00000007 11 00000001 0040004C	0000001 0000007 01 00000001 00400050 00400050	00000001 00000000 00000007 00 00000001 00400054	100000001 100000007 112 100000001 10040005C	10010004 00000007 00000004 0B 10010004 00400060	10010000 00000004 00000007 0C 10010000 00400064	00000001 00000001 00000004 10 00000001 00400068 00400068	00000002 00000004 14 00000002 00400030 00400030	14 FFFFFFF 00400000 14 FFFFFFF 00400034	00000004 00000001 100000007 10D 100000004 100400038	10010004 00000004 00000007 0E 10010004 0040003C	10010004 00000007 00000007 08 00000007 00400040	10010008 10010004 0000000C 0F 10010008 00400044 00400044	10010008 00000004 0000000C 0C 0000000C 00400048 00400048	00000002 00000001 00000004 111 00000002 0040004C	00000000 00000007 100000004 101 100000000 100400050	00000000 0000000 00000004 00 0000000 00400054
 vsim1:oALUOut vsim1:s_DMemWr vsim1:s_DMemAd. vsim1:s_DMemAd. 	1 0 0 32hXXXXXXXX 32hXXXXXXXX 32h0000000 0 32h00000000 32h00000007 1 5h10 32h00000000 32h00000000 32h00400010 32h00400010 32h00400010 02h00008020 0	XXXXXXX 110010000 10010000 00000000 00000007 10E 110010000 10040003C 10040003C	10010000 00000017 00000007 08 00000007 00400040 00400040	10010004 1001000C 00000004 0F 10010004 00400044	10010004 00000000 00000004 00 00000004 00400048 00400048 8DEC0000	00000001 00000000 00000007 111 00000001 0040004C 0040004C	00000001 00000007 01 00000001 00400050 00400050 0188082A	00000001 000000007 00000001 00000001 00400054 10400054 14200001	100000001 100000007 112 100000001 10040005C 10040005C 20120001	10010004 100000007 100000004 10B 10010004 100400060 100400060 ADEB0000	10010000 10000004 10000007 10C 10010000 100400064 100400064 ADCC0000	00000001 00000001 00000004 10 00000001 00400068 00400068 0810000C	00000002 00000004 14 00000002 00400030 00400030 0270A023	FFFFFFF 00000002 100000000 14 FFFFFFFF 00400034 103400000	00000004 00000001 00000007 00000004 00000004 00400038 00400038	10010004 100000004 100000007 IOE 10010004 10040003C 10040003C 1012D7020	10010004 00000007 100000007 00 00000007 00400040 00400040 8DCB0000	10010008 10010004 10000000C 0F 10010008 00400044 00400044 21CF0004	10010008 00000004 0000000C 0C 0000000C 00400048 00400048 8DEC0000	00000002 00000001 00000004 11 00000002 0040004C 0040004C 22310001	00000000 00000007 00000004 101 00000000 00400050 00400050 1018B082A	00000000 00000000 00000004 000 00000000
d winning AutOut winning DeemWi winning DeemWi winning DeemWi winning DeemOut winning RegWi wi winning RegWi wi wi wi wi wi wi wi wi wi wi wi wi wi	1 0 0 32hXXXXXXXX 32h0000000 32h0000000 32h0000000 32h0000000 72h0000000 72h0000000 71 1 52h0000000 32h0000000 32h0040001 32h0040001 32h0040001 32h0000000 0	XXXXXXXX 10010000 10010000 00000000 00000007 0E 110010000 10040003C 1012D7020 110010000 00000000	10010000 10000007 100000007 10B 100000007 100400040 100400040 10040000000000	10010004 1001000C 00000004 0F 10010004 00400044 00400044 21CF0004	10010004 000000004 00000004 00000004 00400048 00400048 8DEC0000	11 00000001 100000007 11 000000001 0040004C 0040004C 22310001	00000001 00000007 01 00000001 00400050 00400050 018B082A	00000001 00000000 00000007 00 00000001 00400054 14200001	100000001 100000007 112 100000001 10040005C 10040005C 20120001	10010004 00000007 00000004 10B 10010004 00400060 100400060 ADEB0000 110010004 100000007	10010000 00000004 00000007 0C 10010000 00400064 ADCC0000 10010000 10010000	100000001 100000004 100000001 100000001 100400068 100400068 10810000C	00000002 00000004 14 00000002 00400030 0270A023 00000003	14 FFFFFFF 00400000 14 FFFFFFF 00400034 1234000D	00000004 00000001 00000007 10D 00000004 100400038 100400038 100116880 100000000 1000000001	10010004 00000004 00000007 0E 10010004 0040003C 0040003C 012D7020 10010000 10010000	10010004 00000007 00000007 00000007 00400040	10010008 10010004 10000000C 0F 10010008 00400044 00400044 21CF0004	10010008 00000004 0000000C 0C 0000000C 00400048 00400048 8DEC0000 10010008 00000004	10000002 10000001 10000004 11 11 11 100000002 10040004C 122310001 100000001 100000001	00000000 00000007 00000004 101 100000000 100400050 1018B082A 10000000C 1000000007	(0000000 (0000000 (0000000 (0000000 (0000000 (0000000 (0000000 (1420001 (0000000 (0000000 (0000000 (0000000
d winning AutOut winning DeemWi winning DeemWi winning DeemWi winning DeemOut winning RegWi wi winning RegWi wi wi wi wi wi wi wi wi wi wi wi wi wi	1 0 0 32hXXXXXXXX 32h0000000 32h0000000 32h0000000 32h0000000 72h0000000 72h0000000 71 1 52h0000000 32h0000000 32h0040001 32h0040001 32h0040001 32h0000000 0	XXXXXXXX 110010000 110010000 000000007 10E 110010000 10040003C 10040003C 10040003C 110010000 110010000 00000000 00000000	10010000 00000017 00000007 08 00000007 00400040 8DCB0000 00000017 00000000	10010004 1001000C 00000004 0F 10010004 00400044 121CF0004 1001000C 1001000C	10010004 00000000 00000004 00000004 00400048 00400048 8DEC0000 10010004 00000000	00000001 00000000 00000001 11 00000001 0040004C 122310001 00000000 00000000 00000000	00000001 00000007 01 00000001 00400050 00400050 018B082A 00000004 00000007	00000001 000000007 000000001 000000001 00400054 14200001 000000001 000000001	100000001 100000007 112 100400050 10040005C 120120001 1000000000	10010004 00000007 100000004 108 10010004 100400060 ADEB0000 10010004 10010004 10010004 100000007	10010000 00000004 00000007 0C 10010000 00400064 ADCC0000 10010000 10010000	00000001 00000001 00000001 10 00000001 00400068 0810000C	14 00000002 00000002 00400030 00400030 0270A023	14 16FFFFFFF 00400000 14 17FFFFFFFF 00400034 10234000D 00000001 000000002 000000002	00000004 00000001 100000007 000000004 100400038 100400038 100116880 100000000 1000000001	10010004 100000004 100000007 10E 10010004 10040003C 1012D7020 10010000 10010000 100000004	10010004 10000007 10000007 108 100000007 100400040 100400040 18DCB0000 10010004 10010004 100100007	10010008 10010004 10000000C 0F 10010008 00400044 21CF0004	10010008 00000004 10000000C 00C 00000000C 00400048 100400048 100100008 10010008	10000002 10000001 10000004 111 10000002 10040004C 10040004C 122310001 100000001 100000001	00000000 00000007 00000004 01 00000000 00400050 00400050 00400050 008000000 000000007	00000000 00000000 00000004 000 00000000
d winning AutOut winning DeemWi winning DeemWi winning DeemWi winning DeemOut winning RegWi wi winning RegWi wi wi wi wi wi wi wi wi wi wi wi wi wi	1 0 0 32hXXXXXXXX 32h0000000 32h0000000 32h0000000 32h0000000 72h0000000 72h0000000 71 1 52h0000000 32h0000000 32h0040001 32h0040001 32h0040001 32h0000000 0	XXXXXXXX 110010000 110010000 000000007 10E 110010000 10040003C 10040003C 10040003C 110010000 110010000 00000000 00000000	10010000 10000007 100000007 10B 100000007 100400040 100400040 10040000000000	10010004 1001000C 00000004 0F 10010004 00400044 00400044 21CF0004	10010004 00000000 00000004 00000004 00400048 00400048 8DEC0000 10010004 00000000	00000001 00000000 00000001 11 00000001 0040004C 122310001 00000000 00000000 00000000	00000001 00000007 01 00000001 00400050 00400050 018B082A 00000004 00000007	00000001 00000000 00000007 00 00000001 00400054 14200001	100000001 100000007 112 100000001 10040005C 10040005C 20120001	10010004 00000007 00000004 10B 10010004 00400060 100400060 ADEB0000 110010004 100000007	10010000 00000004 00000007 0C 10010000 00400064 ADCC0000 10010000 10010000	00000001 00000001 00000001 10 00000001 00400068 0810000C	14 100000002 100000002 10400030 10270A023	14 16FFFFFFF 00400000 14 17FFFFFFFF 00400034 102400034 1234000D 00000001 000000002	00000004 00000001 00000007 00 00000004 00400038 004106880 000000000 000000001	10010004 100000004 100000007 10E 10010004 10040003C 1012D7020 10010000 10010000 100000004	10010004 00000007 00000007 00000007 00400040	10010008 10010004 10000000C 0F 10010008 00400044 21CF0004	10010008 00000004 10000000C 00C 00000000C 00400048 100400048 100100008 10010008	10000002 10000001 10000004 111 10000002 10040004C 10040004C 122310001 100000001 100000001	00000000 00000007 100000004 101 100000000 00400050 10180082A 100000000 100000007	(0000000 (0000000 (0000000 (0000000 (0000000 (0000000 (0000000 (1420001 (0000000 (0000000 (0000000 (0000000
d winning AutOut winning DeemWi winning DeemWi winning DeemWi winning DeemOut winning RegWi wi winning RegWi wi wi wi wi wi wi wi wi wi wi wi wi wi	1 0 0 32hXXXXXXXX 32h0000000 32h0000000 32h0000000 32h0000000 72h0000000 72h0000000 71 1 52h0000000 32h0000000 32h0040001 32h0040001 32h0040001 32h0000000 0	XXXXXXXX 110010000 110010000 000000007 10E 110010000 10040003C 10040003C 10040003C 110010000 110010000 00000000 00000000	10010000 00000017 00000007 08 00000007 00400040 8DCB0000 00000017 00000000	10010004 1001000C 00000004 0F 10010004 00400044 121CF0004 1001000C 1001000C	10010004 00000000 00000004 00000004 00400048 00400048 8DEC0000 10010004 00000000	00000001 00000000 00000001 11 00000001 0040004C 122310001 00000000 00000000 00000000	00000001 00000007 01 00000001 00400050 00400050 018B082A 00000004 00000007	00000001 000000007 000000001 000000001 00400054 14200001 000000001 000000001	100000001 100000007 112 100400050 10040005C 120120001 1000000000	10010004 00000007 100000004 108 10010004 100400060 ADEB0000 10010004 10010004 10010004 100000007	10010000 00000004 00000007 0C 10010000 00400064 ADCC0000 10010000 10010000	00000001 00000001 00000001 10 00000001 00400068 0810000C	14 00000002 00000002 00400030 00400030 0270A023	14 16FFFFFFF 00400000 14 17FFFFFFFF 00400034 102400034 1234000D 00000001 000000002	00000004 00000001 100000007 000000004 100400038 100400038 100116880 100000000 1000000001	10010004 100000004 100000007 10E 10010004 10040003C 1012D7020 10010000 10010000 100000004	10010004 10000007 10000007 108 100000007 100400040 100400040 18DCB0000 10010004 10010004 100100007	10010008 10010004 10000000C 0F 10010008 00400044 21CF0004	10010008 00000004 10000000C 00C 00000000C 00400048 100400048 100100008 10010008	10000002 10000001 10000004 111 10000002 10040004C 10040004C 122310001 100000001 100000001	00000000 00000007 00000004 01 00000000 00400050 00400050 00400050 008000000 000000007	00000000 00000000 00000004 000 00000000
d winning AutOut winning DeemWi winning DeemWi winning DeemWi winning DeemOut winning RegWi wi winning RegWi wi wi wi wi wi wi wi wi wi wi wi wi wi	1 0 0 32hXXXXXXXX 32h0000000 32h0000000 32h0000000 32h0000000 72h0000000 72h0000000 71 1 52h0000000 32h0000000 32h0040001 32h0040001 32h0040001 32h0000000 0	XXXXXXXX 110010000 110010000 000000007 10E 110010000 10040003C 10040003C 10040003C 110010000 110010000 00000000 00000000	10010000 00000017 00000007 08 00000007 00400040 8DCB0000 00000017 00000000	10010004 1001000C 00000004 0F 10010004 00400044 121CF0004 1001000C 1001000C	10010004 00000000 00000004 00000004 00400048 00400048 8DEC0000 10010004 00000000	00000001 00000001 100000001 00000001 0040004C 02310001 00000000 00000000 00000000	00000001 00000007 01 00000001 00400050 00400050 018B082A 00000004 00000007	00000001 000000007 000000001 000000001 00400054 14200001 000000001 000000001	100000001 100000007 112 100400050 10040005C 120120001 1000000000	10010004 00000007 100000004 108 10010004 100400060 ADEB0000 10010004 10010004 10010004 100000007	10010000 00000004 00000007 0C 10010000 00400064 ADCC0000 10010000 10010000	00000001 00000001 00000001 10 00000001 00400068 0810000C	14 00000002 00000002 00400030 00400030 0270A023	14 16FFFFFFF 00400000 14 17FFFFFFFF 00400034 102400034 1234000D 00000001 000000002	00000004 00000001 100000007 000000004 100400038 100400038 100116880 100000000 1000000001	10010004 100000004 100000007 10E 10010004 10040003C 1012D7020 10010000 10010000 100000004	10010004 10000007 10000007 108 100000007 100400040 100400040 18DCB0000 10010004 10010004 100100007	10010008 10010004 10000000C 0F 10010008 00400044 21CF0004	10010008 00000004 10000000C 00C 00000000C 00400048 100400048 100100008 10010008	10000002 10000001 10000004 111 10000002 10040004C 10040004C 122310001 100000001 100000001	00000000 00000007 00000004 01 00000000 00400050 00400050 00400050 008000000 000000007	00000000 00000000 00000004 000 00000000
d winning AutOut winning DeemWi winning DeemWi winning DeemWi winning DeemOut winning RegWi wi winning RegWi wi wi wi wi wi wi wi wi wi wi wi wi wi	1 0 0 32hXXXXXXXX 32h0000000 32h0000000 32h0000000 32h0000000 72h0000000 72h0000000 32h00400000 32h0040000 32h0040001 32h0040001 32h0040000 0 0 32h00000000	XXXXXXXX 110010000 110010000 000000007 10E 110010000 10040003C 10040003C 10040003C 110010000 110010000 00000000 00000000	10010000 00000017 00000007 08 00000007 00400040 8DCB0000 00000017 00000000	10010004 1001000C 00000004 0F 10010004 00400044 121CF0004 1001000C 1001000C	10010004 00000000 00000004 000 00000004 00400048 8DEC0000 10010004 00000000 00000000	00000001 00000001 100000001 00000001 0040004C 02310001 00000000 00000000 00000000	00000001 00000007 01 00000001 00400050 00400050 018B082A 00000004 00000007	00000001 000000007 000000001 000000001 00400054 14200001 000000001 000000001	100000001 100000007 112 100400050 10040005C 120120001 1000000000	10010004 00000007 100000004 108 10010004 100400060 ADEB0000 10010004 10010004 10010004 100000007	10010000 00000004 00000007 0C 10010000 00400064 ADCC0000 10010000 10010000	00000001 00000001 00000001 10 00000001 00400068 0810000C	14 00000002 00000002 00400030 00400030 0270A023	14 16FFFFFFF 00400000 14 17FFFFFFFF 00400034 102400034 1234000D 00000001 000000002	00000004 00000001 100000007 000000004 100400038 100400038 100116880 100000000 1000000001	10010004 100000004 100000007 10E 10010004 10040003C 1012D7020 10010000 10010000 100000004	10010004 10000007 10000007 108 100000007 100400040 100400040 18DCB0000 10010004 10010004 100100007	10010008 10010004 10000000C 0F 10010008 00400044 21CF0004	10010008 00000004 10000000C 00C 00000000C 00400048 100400048 100100008 10010008	10000002 10000001 10000004 111 10000002 10040004C 10040004C 122310001 100000001 100000001	00000000 00000007 00000004 01 00000000 00400050 00400050 00400050 008000000 000000007	00000000 00000000 00000004 000 00000000
d winning AutOut winning DeemWi winning DeemWi winning DeemWi winning DeemOut winning RegWi wi winning RegWi wi wi wi wi wi wi wi wi wi wi wi wi wi	1 0 0 32hXXXXXXXX 32h0000000 32h0000000 32h0000000 32h0000000 72h0000000 72h0000000 32h00400000 32h0040000 32h0040001 32h0040001 32h0040000 0 0 32h00000000	XXXXXXXX 110010000 110010000 000000007 10E 110010000 10040003C 10040003C 10040003C 110010000 110010000 00000000 00000000	10010000 00000017 00000007 08 00000007 00400040 8DCB0000 00000017 00000000	10010004 1001000C 00000004 0F 10010004 00400044 121CF0004 1001000C 1001000C	10010004 00000000 00000004 000 00000004 00400048 8DEC0000 10010004 00000000 00000000	00000001 00000001 100000001 00000001 0040004C 02310001 00000000 00000000 00000000	0000001 0000007 01 00000001 00400050 00400050 018B082A 00000004 00000007	00000001 000000007 000000001 000000001 00400054 14200001 000000001 000000001	100000001 100000007 112 100400050 10040005C 120120001 1000000000	10010004 00000007 100000004 108 10010004 100400060 ADEB0000 10010004 10010004 10010004 100000007	10010000 00000004 00000007 0C 10010000 00400064 ADCC0000 10010000 10010000	00000001 00000001 00000001 10 00000001 00400068 0810000C	14 00000002 00000002 00400030 00400030 0270A023	14 16FFFFFFF 00400000 14 17FFFFFFFF 00400034 102400034 1234000D 00000001 000000002	00000004 00000001 100000007 000000004 100400038 100400038 100116880 100000000 1000000001	10010004 100000004 100000007 10E 10010004 10040003C 1012D7020 10010000 10010000 100000004	10010004 10000007 10000007 108 100000007 100400040 100400040 18DCB0000 10010004 10010004 100100007	10010008 10010004 10000000C 0F 10010008 00400044 21CF0004	10010008 00000004 10000000C 00C 00000000C 00400048 100400048 100100008 10010008	10000002 10000001 10000004 111 10000002 10040004C 10040004C 122310001 100000001 100000001	00000000 00000007 00000004 01 00000000 00400050 00400050 00400050 008000000 000000007	00000000 00000000 00000004 000 00000000
d winning AutOut winning DeemWi winning DeemWi winning DeemWi winning DeemOut winning RegWi wi winning RegWi wi wi wi wi wi wi wi wi wi wi wi wi wi	1 0 0 32hXXXXXXXX 32h0000000 32h0000000 32h0000000 32h0000000 72h0000000 72h0000000 32h00400000 32h0040000 32h0040001 32h0040001 32h0040000 0 0 32h00000000	XXXXXXXX 110010000 110010000 000000007 10E 110010000 10040003C 10040003C 10040003C 110010000 110010000 00000000 00000000	10010000 00000017 00000007 08 00000007 00400040 8DCB0000 00000017 00000000	10010004 1001000C 00000004 0F 10010004 00400044 121CF0004 1001000C 1001000C	10010004 00000000 00000004 000 00000004 00400048 8DEC0000 10010004 00000000 00000000	00000001 00000001 100000001 00000001 0040004C 02310001 00000000 00000000 00000000	0000001 0000007 01 00000001 00400050 00400050 018B082A 00000004 00000007	00000001 000000007 000000001 000000001 00400054 14200001 000000001 000000001	100000001 100000007 112 100400050 10040005C 120120001 1000000000	10010004 00000007 100000004 108 10010004 100400060 ADEB0000 10010004 10010004 10010004 100000007	10010000 00000004 00000007 0C 10010000 00400064 ADCC0000 10010000 10010000	00000001 00000001 00000001 10 00000001 00400068 0810000C	14 00000002 00000002 00400030 00400030 0270A023	14 16FFFFFFF 00400000 14 17FFFFFFFF 00400034 102400034 1234000D 00000001 000000002	00000004 00000001 100000007 000000004 100400038 100400038 100116880 100000000 1000000001	10010004 100000004 100000007 10E 10010004 10040003C 1012D7020 10010000 10010000 100000004	10010004 10000007 10000007 108 100000007 100400040 100400040 18DCB0000 10010004 10010004 100100007	10010008 10010004 10000000C 0F 10010008 00400044 21CF0004	10010008 00000004 10000000C 00C 00000000C 00400048 100400048 100100008 10010008	10000002 10000001 10000004 111 10000002 10040004C 10040004C 122310001 100000001 100000001	00000000 00000007 00000004 01 00000000 00400050 00400050 00400050 008000000 000000007	00000000 00000000 00000004 000 00000000
d winning AutOut winning DeemWi winning DeemWi winning DeemWi winning DeemOut winning RegWi wi winning RegWi wi wi wi wi wi wi wi wi wi wi wi wi wi	1 0 0 32hXXXXXXXX 32h0000000 32h0000000 32h0000000 32h0000000 72h0000000 72h0000000 32h00400000 32h0040000 32h0040001 32h0040001 32h0040000 0 0 32h00000000	XXXXXXXX 110010900 110010900 00000000 00000000 10000000 10000000 1000000	10010000 100000017 100000007 10B 1000000007 100400040 100400040 100400017 1000000017 100000001 100000017	10010004 1301000C 100000004 10F 10010004 100400044 10040004 21CF0004 11001000C 100000004 1001000C	10010004 100000000 100000004 100 100000004 100400048 100400048 10010004 10010004 100000000 1000000000 100000000	00000001 00000001 100000001 00000001 0040004C 02310001 00000000 00000000 00000000	00000001 00000007 01 00000001 00400050 00400050 0188082A 00000004 100000007 100000007 10142 11	00000001 00000000 00000007 00 00 00000001 00000001 00400054 1420001 00000001 00000000 0430 10	100000001 100000007 112 100400050 10040005C 120120001 1000000000	10010004 00000007 100000004 108 10010004 100400060 ADEB0000 10010004 10010004 10010004 100000007	10010000 00000004 00000007 0C 10010000 00400064 ADCC0000 10010000 10010000	(0000001 (0000001 (0000001 (00000001 (00000001 (00400068 (08100000 (00000001 (00000001 (00000001	10000002 100000004 114 100000002 100400030 100400030 10270A023 11032 11	14 16FFFFFFF 00400000 14 17FFFFFFFF 00400034 10234000D 00000001 00000002 00000002	(00000004 (00000007 (00000007 (00000007 (00000004 (00000004 (00000000 (00000001 (00000001 (00000001 (00000001 (00000001	10010004 100000000 100000007 00000007 00E 10010004 10040003C 101207020 110010000 100000004 1002	1001004 10000007 10000007 10000007 10000007 100400040 100400040 10010004 10010004 10010004 100000007 100000000 100000000	10010008 110010004 100000000C 00F 10010008 100400044 100400044 21CF0004	10010008 10000004 10000000 10000000 100 10000000 100400048 100400048 10010008 10010000 100000004 100000000 100000000	00000002 100000001 100000004 111 100000002 10040004C 10040004C 122310001 100000001 100000001 100000001 1000000	00000000 00000007 00000004 01 00000000 00400050 00400050 00400050 008000000 000000007	00000000 00000000 00000004 000 00000000
d winning AutOut winning DeemWi winning DeemWi winning DeemWi winning DeemOut winning RegWi wi winning RegWi wi wi wi wi wi wi wi wi wi wi wi wi wi	1 0 0 32hXXXXXXXX 32h0000000 32h0000000 32h0000000 32h0000000 72h0000000 72h0000000 32h00400000 32h0040000 32h0040001 32h0040001 32h0040000 0 0 32h00000000	XXXXXXXX 110010900 110010900 00000000 00000000 10000000 10000000 1000000	10010000 100000017 100000007 10B 1000000007 100400040 100400040 100400017 1000000017 100000001 100000017	10010004 1301000C 100000004 10F 10010004 100400044 10040004 21CF0004 11001000C 100000004 1001000C	10010004 100000000 100000004 100 100000004 100400048 100400048 10010004 10010004 100000000 1000000000 100000000	0000001 00000000 00000007 11 00000001 0040004C 0040004C 22310001 00000000 00000000 00000000 0000000	00000001 00000007 01 00000001 00400050 00400050 0188082A 00000004 100000007 100000007 10142 11	00000001 00000000 00000007 00 00 00000001 00000001 00400054 1420001 00000001 00000000 0430 10	100000001 100000007 112 100400050 10040005C 120120001 1000000000	10010004 10000007 100000004 108 108 10010004 10040006 10040006 10040006 10010004 10010004 10000000 10000000 10000000	10010000 00000004 00000007 0C 10010000 00400064 ADCC0000 10010000 10010000	(0000001 (0000001 (0000001 (00000001 (00000001 (00400068 (08100000 (00000001 (00000001 (00000001	10000002 100000004 114 100000002 100400030 100400030 10270A023 11032 11	FFFFFFF 00000002 00000000 14 100000034 100400034 1234000D 100000001 000000002 000000002 00000000	(00000004 (00000007 (00000007 (00000007 (00000004 (00000004 (00000000 (00000001 (00000001 (00000001 (00000001 (00000001	10010004 100000000 100000007 00000007 00E 10010004 10040003C 101207020 110010000 100000004 1002	1001004 10000007 10000007 10000007 10000007 100400040 100400040 10010004 10010004 10010004 100000007 100000000 100000000	10010008 110010004 100000000C 00F 10010008 100400044 100400044 21CF0004	10010008 10000004 10000000 10000000 100 10000000 100400048 100400048 10010008 10010000 100000004 100000000 100000000	00000002 100000001 100000004 111 100000002 10040004C 10040004C 122310001 100000001 100000001 100000001 1000000	00000000 00000007 00000004 01 00000000 00400050 00400050 00400050 008000000 000000007	00000000 00000000 00000004 000 00000000
d winning AutOut winning DeemWi winning DeemWi winning DeemWi winning DeemOut winning RegWi wi winning RegWi wi wi wi wi wi wi wi wi wi wi wi wi wi	10 0 22h0XXXXXXX 32h0XXXXXXX 32h0XXXXXXX 32h0XXXXXX 32h0XXXXX 32h0XXXXX 32h0XXXXX 32h0XXXX 32h0XXXX 32h0XXXX 32h0XXXX 32h0XXX 32h0XXX 32h0XX 32h0XX 32h0XX 32h0XX 32h0XX 32h0XX 32h0XX 32h0X 32h0XX 32h0X 32	XXXXXXXXXXX 110010900 98000007 10010900 10010000 10040003C 1010000 1010000 1010000 1010000 1010000 1000000	10010000 10000017 100000017 100000000 108 10000000017 100400010 100000017 100000000 100000000 100000000	10010004 10010006 1000000000 10F 10010004 100400044 21CF0004 10010006 10010006 100000004	10010004 00000000 1000000004 1000000004 100400048 100100000 100100000 100100000 100100000 100100000 100000000	0000001 0000000 10000007 111 00000001 0040004 22310001 0000000 0000000 0000000 0000000 000000	00000001 00000007 01 00000001 000000001 00400050 0188082A 00000007 1042 11 4	00000001 00000007 00000007 00000007 00000000	00000001 00000007 12 100000001 10040005C 20120001 00000001 100000001	10010004 0000007 00000009 08 100100004 10040000 10040000 10040000 10040000 10040000 10040000 10040000 10040000 10040000 10040000 10040000	10010000 (0000004 (0000007 (0000007 (0000007 (0000000000	(0000001 (0000001 (0000001 (00000001 (00000001 (00400068 (00400068 (00000001 (00000001 (00000001 (00000001 (00000001 (00000000	00000002 100000004 14 14 100000002 100400030 10270A023 100000003 1032 11 1 1 1 1 1 1 1 1 1 1 1 1	FFFFFFF	00000004 00000001 00000007 0D 000000000 000000004 000000001 000000001 1092 11	10010004 (0000004 (0000007 0000007 0E 110010004 (0010000000000000000000000000	10010004 10000007 100000007 100000007 100000007 100400040 100400040 10010004 10010004 10010004 100000007 100000000 100000000 100000000	1001000B 1001004 1000000C 0F 1001000B 100400044 21CF0004 10010004 10010004 10010004 10010004	10010008 00000004 10000000C IOC 10000000C 100000000C 100400048 10010000 10010000 10010000 10010000 10010000 10000000 10000000 10000000 10000000 10000000 10000000 100000000	00000002 00000001 100000004 111 000000002 100400004 100400040 10000001 10000001 10000001 10000001	000000007 000000097 000000094 01 000000000 000000000 0000000000	00000000 000000000 000000004 00 00
d visini_a_MemiNe visini_a_Mem	10 0 22h0XXXXXXX 32h0XXXXXXX 32h0XXXXXXX 32h0XXXXXX 32h0XXXXX 32h0XXXXX 32h0XXXXX 32h0XXXX 32h0XXXX 32h0XXXX 32h0XXXX 32h0XXX 32h0XXX 32h0XX 32h0XX 32h0XX 32h0XX 32h0XX 32h0XX 32h0XX 32h0X 32h0XX 32h0X 32	XXXXXXXXXXX 110010000 000000007 110010000 10000007 10E 100100000 10040003C 101207620 110010000 10000000 10000000 10000000 1000000	10010000 10000017 100000017 100000000 108 10000000017 100400010 100000017 100000000 100000000 100000000	10010004 10010006 1000000000 10F 10010004 100400044 21CF0004 10010006 10010006 100000004	10010004 00000000 1000000004 1000000004 100400048 100100000 100100000 100100000 100100000 100100000 100000000	90000001 100000007 100000007 111 90000001 9040004C 22310001 90000000 90000000 90000000 10000000 10000000 10000000 1000000	00000001 00000007 01 00000001 000000001 00400050 0188082A 00000007 1042 11 4	00000001 00000007 00000007 00000000 00000000	00000001 00000007 12 100000001 10040005C 20120001 00000001 100000001	10010004 0000007 00000009 08 100100004 10040000 10040000 10040000 10040000 10040000 10040000 10040000 10040000 10040000 10040000 10040000	10010000 (0000004 (0000007 (0000007 (0000007 (0000000000	(0000001 (0000001 (0000001 (00000001 (00000001 (00400068 (00400068 (00000001 (00000001 (00000001 (00000001 (00000001 (00000000	00000002 100000004 14 14 100000002 100400030 10270A023 100000003 1032 11 1 1 1 1 1 1 1 1 1 1 1 1	FFFFFFF	00000004 00000001 00000007 0D 000000000 000000004 000000001 000000001 1092 11	10010004 (0000004 (0000007 0000007 0E 110010004 (0010000000000000000000000000	10010004 10000007 100000007 100000007 100000007 100400040 100400040 10010004 10010004 10010004 100000007 100000000 100000000 100000000	1001000B 1001004 1000090C 0F 1001000B 100400044 21CF0004 10010004 10010004 10010004 10010004	10010008 00000004 100000000 100 100 100 10	00000002 00000001 100000004 111 000000002 100400004 100400040 10000001 10000001 10000001 10000001	000000007 000000097 000000094 01 000000000 000000000 0000000000	00000000 000000000 000000004 00 00
d visini_a_DMemiW visini_a_DMemiW visini_a_DMemidu d visini_a_DMemidu d visini_a_DMemidu d visini_a_DMemidu d visini_a_DMemidu d visini_a_DMemidu d visini_a_DMemidu d visini_a_Bmedidid d visini_a_Bmedidid d visini_a_Bmedidid d visini_a_Bmedididid d visini_a_Bmedididididididididididididididididididi	1 0 0 32hXXXXXXXX 32h0000000 32h0000000 32h0000000 32h0000000 72h0000000 72h0000000 32h00400000 32h0040000 32h0040001 32h0040001 32h0040000 0 0 32h00000000	XXXXXXXXXXXX	10010000 100000017 100000007 100000007 100000007 100400040 1000000017 100000000 100000000 100000000	10010004 1001000C 100000004 0F 10010004 10040004 21CF0004 1001000C 1001000C 100100004 1001000C	10010004 00000000 1000000004 000000004 00000000	0000001 0000000 10000007 111 00000001 0040004 22310001 0000000 0000000 0000000 0000000 000000	0000001 0000007 00000007 01 00000001 000000001 000000007 00000007 1042 1 1 4 0000002A	0000001 0000000 0000000 0000000 00000001 000000	00000001 100000007 112 100000001 10040005C 120120001 100000001 100000001 100000001	10010004 00000007 000000004 08 10010004 00400000 10010004 10010004 10010000 10010000 10000000 10000000 10000000 100000000	10010000 100000004 100000007 10C 110010000 100400064 1ADCC0000 100400064 100400064 100400064 100400064	00000001 00000001 00000001 10 00000001 000000	00000002 100000002 100000002 100000002 100400030 100400030 10000003 1032 1 1 5 FFFFA023 1 1 1 1 1 1 1 1 1 1 1 1 1	FFFFFFF 00000002 00000000 14 14 FFFFFFF 00400034 1234000 100000002 000000002 000000002 00000000	00000004 00000001 000000007 0D 000000004 000000004 000000000 00000000	10010004 100000004 100000007 0E 110010004 10040003C 101207020 100000004 1002 100000004 100000004 1000000000 10000000000	10010004 10000007 100000007 100000007 100000007 100400040 10010004 10010004 10010000 10000000 100000000	1001000B 10010004 10010000C 0F 11001000B 20400044 210F0004 10010004 10010004 10000004 10000004	10010008 100000004 100000000 00000000000	D0000002	00000000000000000000000000000000000000	00000000 00000000 00000000 00000000 0000
d vent.aALUOut vent.a_Memmb vent.a_Memmb vent.a_Memmb vent.a_Memba ven	2	XXXXXXXXXXXXII 100100000 1100100000 1100100000 10000000	10010000 100000017 100000007 100000007 100000007 100000017 1000000017 100000000	10010004 1001000C 1001000C 10010004 10010004 10010004 10010004 1001000C 1001000C 1001000C 1001000C 10010004 10010004 10010004 10010004 10010004 10010004	10010004 000000000 000000004 000 000	90000001 90000000 90000000 100000007 11 90000001 90040004 12310001 90000000 90000001 90000001 90000001 900000001 900000001	00000001 00000007 01 00000001 00000001 00400050 0188092A 00000007 00000007 1042 1 4 00000001 00000007 00000007 00000000 0000000000	00000001 000000007 000 000000007 000 000	00000001 100000007 112 00000001 10000005C 10010005C 120120001 100000001 100000001 100000001 1000000	10010004 00000007 00000004 008 110010004 00400000 100400000 10010004 10010004 100000000 100400000 100400000 100400000 100400000 100400000 100400000 100400000 100400000 100400000 100400000 100400000 100400000	10010000 100000004 00000007 100 10010000 10040004 7ADC 00000 10010000 100000004 10010000 10040004 10010000 10040004 10040004 10040004 10040004 10040004	00000001 00000001 00000001 100000001 000000	00000002	FFFFFFF 00000002 00000000 14 FFFFFFFF 00000001 14 FFFFFFFF 000400034 11234000D 100400034 11234000D 1000000002 000000002 000000000 1000000000 100000000D 10000000D 10000000D 10000000D 100000000D 10000000D 1000000D 1000000D 1000000D 100000D 1000000D 1000000D 1000000D 100000D 100000D 100000D 10000D 1000D 100D 10D 00000000	10010004 100000000 100000000 100000000 10010000 100100	10010004 100300007 100900007 100900007 100900007 100400040 100400040 100400040 100900007 1009000000 1009000000 100400040 100400040 100400040 100400040 100400040	10010008 10010004 90000000 0F 10010008 00400044 210F0004 10010004 10010004 00000004 00000004 00000004 00000004	10010008 100100004 100000000 1000000000 100000000	00000002 00000002 111 00000002 10400040 00400040 10231001 0000001 0000001 0000001 0000001 0000001 00000001	00000000 00000000 00000004 001 00000000 00000000	00000000	
d visini_a_DMemiW visini_a_DMemiW visini_a_DMemidu visini_a_DMemidu visini_a_DMemidu visini_a_DMemidu visini_a_DMemidu visini_a_DMemidu visini_a_DMemidu visini_a_BMemididi visi	2	XXXXXXXXXX 110010000 110010000 00000007 10E 110010000 10040003C 10140003C 10140003C 101400000 10000000 10000000 10000000 1000000	10010000 100000017 1000000007 108 1000000007 108 100000000 1000000017 100000000 100000000 100000000 100000000	10010004 100100004 000000004 00F 10010004 00400044 21CF0004 10010006 00000004 00000004 00000004 00000004 10010004 00000004 10010004 10010004 10010004 10010004 10010004	10010004 100000000000000000000000000000	90000001 100000007 111 90000000 900000001 900000001 90000000 90000000 90000000 90000000 9000000	0000001 00000007 01 00000001 00000001 00400050 018082A 00000007 1042 1 4 00000024 00000007 00400050 004000 004000 004000 004000 004000 004000 00400 004000 00400 00400 00400 00400 00400 00400 0040	00000001	00000001 100000007 112 100000001 10040005C 20120001 100000001 100000001 100000000 1000000	10010004 10010004 100000007 10000004 10010004 10010004 10010006 10010000 10010000 10010000 10000000 100100000 10010000 100100000 100100000 100100000 100100000 100100000 100100000 100100000 100100000 100100000 1001000000 1001000000 1001000000 1001000000 1001000000 1001000000 10010000000 10010000000 10010000000 10010000000 10010000000 10010000000 100100000000	10010000 100000001 100000007 100 10010000 100400064 10010000 100100004 100100004 100100004 100400064 100400068 100400068 100400068 10010000 10010000	00000001 00000001 00000001 10 00000001 000000	.00000002 .00000002 .000000002 .00400030 .00400030 .00000003 .00000003 .00400030 .00400030 .00400030 .00400030 .00400034 .00400034	FFFFFFF	00000004 00000007 00000007 00000004 00000004 00000004 00000000	10010004 100000007 100000007 10E 110010004 10040003C 00140003C 10010000 100000004 1002 100000004 10000004 10000004 10000004 10010004 10010004 10010004 10010004 10010004	10010004 00000007 00000007 00000007 0040004 10010000 10010000 10010000 10010000 100100	1001000B 10010004 9000000C 0F 10010008 00400044 210F0004 10010004 10010004 00000004 00000004 00000004 00000004 10010008 10010004 10010008 10010008 10010008	10010008 100000000 100000000 100000000 100000000	00000002	00000000 000000000 000000000 00000000 0000	00000000
d visini_a_Memile visini_a_Mem	2	XXXXXXXXXX 110010000 110010000 00000007 10E 110010000 10040003C 10140003C 10140003C 101400000 10000000 10000000 10000000 1000000	10010000 100000017 1000000007 108 1000000007 108 100000000 1000000017 100000000 100000000 100000000 100000000	10010004 100100004 000000004 00F 10010004 00400044 21CF0004 10010006 00000004 00000004 00000004 00000004 10010004 00000004 10010004 10010004 10010004 10010004 10010004	10010004 100000000000000000000000000000	90000001 90000000 90000000 100000007 11 90000001 90040004 12310001 90000000 90000001 90000001 90000001 900000001 900000001	0000001 00000007 01 00000001 00000001 00400050 018082A 00000007 1042 1 4 00000024 00000007 00400050 004000 004000 004000 004000 004000 004000 00400 004000 00400 00400 00400 00400 00400 00400 0040	00000001	00000001 100000007 112 100000001 10040005C 20120001 100000001 100000001 100000000 1000000	10010004 10010004 100000007 10000004 10010004 10010004 10010006 10010000 10010000 10010000 10000000 100100000 10010000 100100000 100100000 100100000 100100000 100100000 100100000 100100000 100100000 100100000 1001000000 1001000000 1001000000 1001000000 1001000000 1001000000 10010000000 10010000000 10010000000 10010000000 10010000000 10010000000 100100000000	10010000 100000001 100000007 100 10010000 100400064 10010000 100100004 100100004 100100004 100400064 100400068 100400068 100400068 10010000 10010000	00000001 00000001 00000001 10 00000001 000000	.00000002 .00000002 .000000002 .00400030 .00400030 .00000003 .00000003 .00400030 .00400030 .00400030 .00400030 .00400034 .00400034	FFFFFFF	00000004 00000007 00000007 00000004 00000004 00000004 00000000	10010004 100000007 100000007 10E 110010004 10040003C 00140003C 10010000 100000004 1002 100000004 10000004 10000004 10000004 10010004 10010004 10010004 10010004 10010004	10010004 00000007 00000007 00000007 0040004 10010000 10010000 10010000 10010000 100100	1001000B 10010004 9000000C 0F 10010008 00400044 210F0004 10010004 10010004 00000004 00000004 00000004 00000004 10010008 10010004 10010008 10010008 10010008	10010008 100000000 100000000 100000000 100000000	00000002	00000000 000000000 000000000 00000000 0000	00000000
d visini_a_DMemiW visini_a_DMemiW visini_a_DMemidu visini_a_DMemidu visini_a_DMemidu visini_a_DMemidu visini_a_DMemidu visini_a_DMemidu visini_a_DMemidu visini_a_BMemididi visi	2	XXXXXXXXXX 110010000 110010000 00000007 10E 110010000 10040003C 10140003C 10140003C 101400000 10000000 10000000 10000000 1000000	10010000 100000017 1000000007 108 1000000007 108 100000000 1000000017 100000000 100000000 100000000 100000000	10010004 100100004 000000004 00F 10010004 00400044 21CF0004 10010006 00000004 00000004 00000004 00000004 10010004 00000004 10010004 10010004 10010004 10010004 10010004	10010004 100000000000000000000000000000	90000001 100000007 111 90000000 900000001 900000001 90000000 90000000 90000000 90000000 9000000	0000001 00000007 01 00000001 00000001 00400050 018082A 00000007 1042 1 4 00000024 00000007 00400050 004000 004000 004000 004000 004000 004000 00400 004000 00400 00400 00400 00400 00400 00400 0040	00000001	00000001 100000007 112 100000001 10040005C 20120001 100000001 100000001 100000001 1000000	10010004 00000007 00000007 008 10010004 00400060 ADEB0000 ADEB0000 100100007 00000007 00000007 00000000	10010000 100000001 100000007 100 10010000 100400064 10010000 100100004 100100004 100100004 100400064 100400068 100400068 100400068 10010000 10010000	00000001 00000001 00000001 10 00000001 000000	.00000002 .00000002 .000000002 .00400030 .00400030 .00000003 .00000003 .00400030 .00400030 .00400030 .00400030 .00400034 .00400034	FFFFFFF	00000004 00000007 00000007 00000004 00000004 00000004 00000000	10010004 100000007 100000007 10E 110010004 10040003C 00140003C 10010000 100000004 1002 100000004 10000004 10000004 10000004 10010004 10010004 10010004 10010004 10010004	10010004 00000007 00000007 00000007 0040004 10010000 10010000 10010000 10010000 100100	1001000B 10010004 9000000C 0F 10010008 00400044 210F0004 10010004 10010004 00000004 00000004 00000004 00000004 10010008 10010004 10010008 10010008	10010008 100000000 100000000 100000000 100000000	00000002	00000000 000000000 000000000 00000000 0000	00000000
d visini_a_Memile visini_a_Mem	2	XXXXXXXXXX 110010000 110010000 00000007 10E 110010000 10040003C 10140003C 10140003C 101400000 10000000 10000000 10000000 1000000	10010000 100000017 1000000007 108 1000000007 108 100000000 1000000017 100000000 100000000 100000000 100000000	10010004 100100004 000000004 00F 10010004 00400044 21CF0004 10010006 00000004 00000004 00000004 00000004 10010004 00000004 10010004 10010004 10010004 10010004 10010004	10010004 100000000000000000000000000000	90000001 100000007 111 90000000 900000001 900000001 90000000 90000000 90000000 90000000 9000000	0000001 00000007 01 00000001 00000001 00400050 018082A 00000007 1042 1 4 00000024 00000007 00400050 004000 004000 004000 004000 004000 004000 00400 004000 00400 00400 00400 00400 00400 00400 0040	00000001	00000001 100000007 112 100000001 10040005C 20120001 100000001 100000001 100000001 1000000	10010004 00000007 00000007 008 10010004 00400060 ADEB0000 ADEB0000 100100007 00000007 00000007 00000000	10010000 100000001 100000007 100 10010000 100400064 10010000 100100004 100100004 100100004 100400064 100400068 100400068 100400068 10010000 10010000	00000001 00000001 00000001 10 00000001 000000	.00000002 .00000002 .000000002 .00400030 .00400030 .00000003 .00000003 .00400030 .00400030 .00400030 .00400030 .00400034 .00400034	FFFFFFF	00000004 0000007 0000007 0000007 00000007 000000	10010004 100000007 100000007 10E 110010004 10040003C 00140003C 10010000 100000004 1002 100000004 10000004 10000004 10000004 10010004 10010004 10010004 10010004 10010004	10010004 00000007 00000007 00000007 0040004 10010000 10010000 10010000 10010000 100100	1001000B 10010004 9000000C 0F 10010008 00400044 210F0004 10010004 10010004 00000004 00000004 00000004 00000004 10010008 10010004 10010008 10010008 10010008	10010008 100000000 100000000 100000000 100000000	00000002	00000000 000000000 000000000 00000000 0000	00000000
d visini_a_Memile visini_a_Mem	2	\$200,000 (100,000) \$1,000,000	10010000 100000017 1000000007 108 1000000007 108 100000000 1000000017 100000000 100000000 100000000 100000000	10010004 100100004 000000004 00F 10010004 00400044 21CF0004 10010006 00000004 00000004 00000004 00000004 10010004 00000004 10010004 10010004 10010004 10010004 10010004	10010004 100000000000000000000000000000	90000001 100000007 111 90000000 900000001 900000001 90000000 90000000 90000000 90000000 9000000	0000001 00000007 01 00000001 00000001 00400050 018082A 00000007 1042 1 4 00000024 00000007 00400050 004000 004000 004000 004000 004000 004000 00400 004000 00400 00400 00400 00400 00400 00400 0040	00000001	00000001 100000007 112 100000001 10040005C 20120001 100000001 100000001 100000001 1000000	10010004 00000007 00000007 008 10010004 00400060 ADEB0000 ADEB0000 100100007 00000007 00000007 00000000	10010000 100000001 100000007 100 10010000 100400064 10010000 100100004 100100004 100100004 100100004 100100004 100100004 100100006 100100006 100100006 100100006 100100006 100100006 100100006 100100006 100100006 100100006	00000001 00000001 00000001 10 00000001 000000	.00000002 .00000002 .000000002 .00400030 .00400030 .00000003 .00000003 .00400030 .00400030 .00400030 .00400030 .00400034 .00400034	FFFFFFF	00000004 0000007 0000007 0000007 00000007 000000	10010004 00000004 00000004 10010004 00000004 00000004 10010000 10010000004 10010000001 10010000001 10010000001 10010000001 10010000001 10010000001 10010000001 100100000000	10010004 00000007 00000007 00000007 0040004 10010000 10010000 10010000 10010000 100100	10010008	10010008 100000000 100000000 100000000 100000000	00000002	00000000 000000000 000000000 00000000 0000	00000000
d visini_a_Memile visini_a_Mem	2	\$200,000 (100,000) \$1,000,000	10010000 100000017 1000000007 108 1000000007 108 100000000 1000000017 100000000 100000000 100000000 100000000	10010004 100100004 000000004 00F 10010004 00400044 21CF0004 10010006 00000004 00000004 00000004 00000004 10010004 00000004 10010004 10010004 10010004 10010004 10010004	10010004 100000000000000000000000000000	90000001 100000007 111 90000000 900000001 900000001 90000000 90000000 90000000 90000000 9000000	0000001 00000007 01 00000001 00000001 00400050 018082A 00000007 1042 1 4 00000024 00000007 00400050 004000 004000 004000 004000 004000 004000 00400 004000 00400 00400 00400 00400 00400 00400 0040	00000001	00000001 100000007 112 100000001 10040005C 20120001 100000001 100000001 100000001 1000000	10010004 00000007 00000007 008 10010004 00400060 ADEB0000 ADEB0000 100100007 00000007 00000007 00000000	10010000 100000001 100000007 100 10010000 100400064 10010000 100100004 100100004 100100004 100100004 100100004 100100004 100100006 100100006 100100006 100100006 100100006 100100006 100100006 100100006 100100006 100100006	00000001 00000001 00000001 10 00000001 000000	.00000002 .00000002 .000000002 .00400030 .00400030 .00000003 .00000003 .00400030 .00400030 .00400030 .00400030 .00400034 .00400034	FFFFFFF	00000004 0000007 0000007 0000007 00000007 000000	10010004 00000004 00000004 10010004 00000004 00000004 10010000 10010000004 10010000001 10010000001 10010000001 10010000001 10010000001 10010000001 10010000001 100100000000	10010004 00000007 00000007 00000007 0040004 10010000 10010000 10010000 10010000 100100	10010008	10010008 100000000 100000000 100000000 100000000	00000002	00000000 000000000 000000000 00000000 0000	00000000
d visini_a_Memile visini_a_Mem	2	\$200,000 (100,000) \$1,000,000	10010000 100000017 1000000007 108 1000000007 108 100000000 1000000017 100000000 100000000 100000000 100000000	10010004 100100004 000000004 00F 10010004 00400044 21CF0004 10010006 00000004 00000004 00000004 00000004 10010004 00000004 10010004 10010004 10010004 10010004 10010004	10010004 100000000000000000000000000000	90000001 100000007 111 90000000 900000001 900000001 90000000 90000000 90000000 90000000 9000000	0000001 00000007 01 00000001 00000001 00400050 018082A 00000007 1042 1 4 00000024 00000007 00400050 004000 004000 004000 004000 004000 004000 00400 004000 00400 00400 00400 00400 00400 00400 0040	00000001	00000001 100000007 112 100000001 10040005C 20120001 100000001 100000001 100000001 1000000	10010004 00000007 00000007 008 10010004 00400060 ADEB0000 ADEB0000 100100007 00000007 00000007 00000000	10010000 100000001 100000007 100 10010000 100400064 10010000 100100004 100100004 100100004 100100004 100100004 100100004 100100006 100100006 100100006 100100006 100100006 100100006 100100006 100100006 100100006 100100006	00000001 00000001 00000001 10 00000001 000000	.00000002 .00000002 .000000002 .00400030 .00400030 .00000003 .00000003 .00400030 .00400030 .00400030 .00400030 .00400034 .00400034	FFFFFFF	00000004 0000007 0000007 0000007 00000007 000000	10010004 00000004 00000004 00000004 00000000	10010004 00000007 00000007 00000007 0040004 10010000 10010000 10010000 10010000 100100	10010008	10010008 100000000 100000000 100000000 100000000	00000002	00000000 000000000 000000000 00000000 0000	00000000

vsim1:iCLK	1																					
vsim1:iRST																						
vsim1:ilnstLd																						
vsim1:ilnstAddr		XXXXXXXX																				
vsim1:ilnstExt		XXXXXXXX																				
🖕 vsim1:oALUOut		[00000001	00000002	00000000	100000001	00000002	00000000	00000002	FFFFFFFF	00000000	00000001	FFFFFFF	100000000	10010000	10010000	10010004	10010004	00000001	00000000	00000000	00000002	1000
vsim1:s_DMemWr																						
vsim1:s_DMemAd	3211000000000		00000002											10010000								
vsim1:s_DMemD		100000001				[00000001									00000007							
vsim1:s_DMemOu	t 32'h00000007	100000004	00000004	00000004	00000004	00000004	00000004		100000000	00000004	00000004	00000000	00000004		00000004	00000007	00000007	00000004		00000004	00000004	00
vsim1:s_RegWr																						
vsim1:s_RegWrA.			14															11		00	10	14
vsim1:s_RegWrD.														10010000								
vsim1:s_IMemAdo	r 32'h00400010													0040003C								
vsim1:s_NextInst	. 32h00400010													0040003C								
vsim1:s_lnst		I0810000C	0270A023	1234000D	112400003	22100001	00008820	0810000A	112130014	100009020	0270A023	1234000D	100116880	012D7020	8DCB0000	21CF0004	ISDEC0000	22310001	018B082A	14200001	10810000C	102
vsim1:s_Halt		_																				
vsim1:s_Ovfl																						
vsim1:s_rs			00000003				00000000			00000000				10010000					00000007			00
vsim1:s_rt		100000001				00000001									00000007							
vsim1:s_B		[00000001			100000000	[00000001									00000000							
vsim1:s_control		0800	1032	0430		0006	1002	0800	0430	1002	1032	0430	1092	1002	0306	0006	0306	0006	1042	0430	0800	10
vsim1:s_RegDst		0	1	0			1	0		1		0	1		0				1	0		1
vsim1:s_jump																						
vsim1:s_branch																						
vsim1:s_MemRea	d 0	_																				
vsim1:s_MemtoRe	ig 0																					
vsim1:s_aluop	4ħ0	IO.	3			Į0			13	10	3		19	10					4	3	0	-13
vsim1:s_ALUSrc																				_		
vsim1:s_al		_										_			_				_	_		
vsim1:s_SignExte																						
vsim1:s_lmmed32		I0000000C	FFFFA023	0000000D	100000003	100000001	FFFF8820	A0000000	00000014	TFFFF9020	FFFFA023	0000000D	00006880	00007020	00000000	00000004	00000000	00000001	0000082A	00000001	10000000C	, FF
vsim1:s_zero															_							
vsim1:s_brancha																						
vsim1:s_PC														0040003C								
vsim1:s_PC4	32'h00400014			00400038	100400070	100400074	00400078	0040007C	10040002C	100400030	00400034	00400038	10040003C	00400040	00400044	00400048	10040004C	00400050	00400054	00400058	10040005C	1,00
vsim1:o_Q	32*hXXXXXXXXXXX	XXXXXXXX																				
vsim1:s_writeback	321100000000													10010000								
vsim1:s_loadpick.	32100000007		000000000	000000004		100000000									00000004	00000007	00000007	000000000	00000004	00000004	100000000	100
vsim1:s_WriteAdd		10	14	14	00	10			13						08	0F	OC	11	01	00	10	- 314
vsim1:s_oALUOut		100000001			1000000001	000000002		000000002		00000000	000000001		100000000	10010000	10010000	10010004	10010004	00000001	00000000	00000000	000000002	100
vsim1:s_opcode	61100	102	00	04		108	00	02	104	.00		04	100		23	08	.23	08	00	05	102	100
vsim1:s_jr																						
vsim1:s_zerotemp																						
vsim1:s_shamtALI	J 5h00	100											02	00								
																						П
 Nov 	v 2160 ns	0.00 17	00 17	20 00 17	10 00 170	60 ns 178	0.00	0 00 100	0 ns 184	100	0 ns 188	0 ns 190	00 ns 193	20 00 100	400	0 ns 198	0.00	202	0 ns 204	0 ns 20	50 ns 20	080 ns

This algorithm recursively sorts an array of four values 7, 23, 4, 12 into 4, 7, 12, 23.