

























I0: v0 = vload &a  
I1: v1 = v2 × v3.k  
I2: v2 = v1 + v0.k

Xdata Buffer: **idx 0**

Rename Table

Reg	Name	Insn Idx	F	K
v0	<b>v0</b> ▶ ... ▶ <b>F0</b>	<b>0</b>	<b>1</b>	<b>1</b>
v1	<b>v1</b> ▶ <b>F1</b>	<b>1</b>	<b>1</b>	-
v2	<b>v2</b>	<b>2</b>	-	-
v3	-	-	-	<b>1</b>

Insn Buffer

Opcode	VD	FD	VS1	FS1	VS2	FS2	Xdata idx
<b>load</b>	-	<b>F0</b>	-	-	-	-	<b>0</b>
<b>mul</b>	<b>v1</b>	<b>F1</b>	<b>v2</b>	-	<b>v3</b>	-	-
<b>add</b>	<b>v2</b>	-	-	<b>F1</b>	-	<b>F0</b>	-



















