PROVA 11 Luglio 2024

A → ROM di N locc da 16 bit → 4 bit 1°op
→ 4 bit 2°op
→ 2 bit operazione

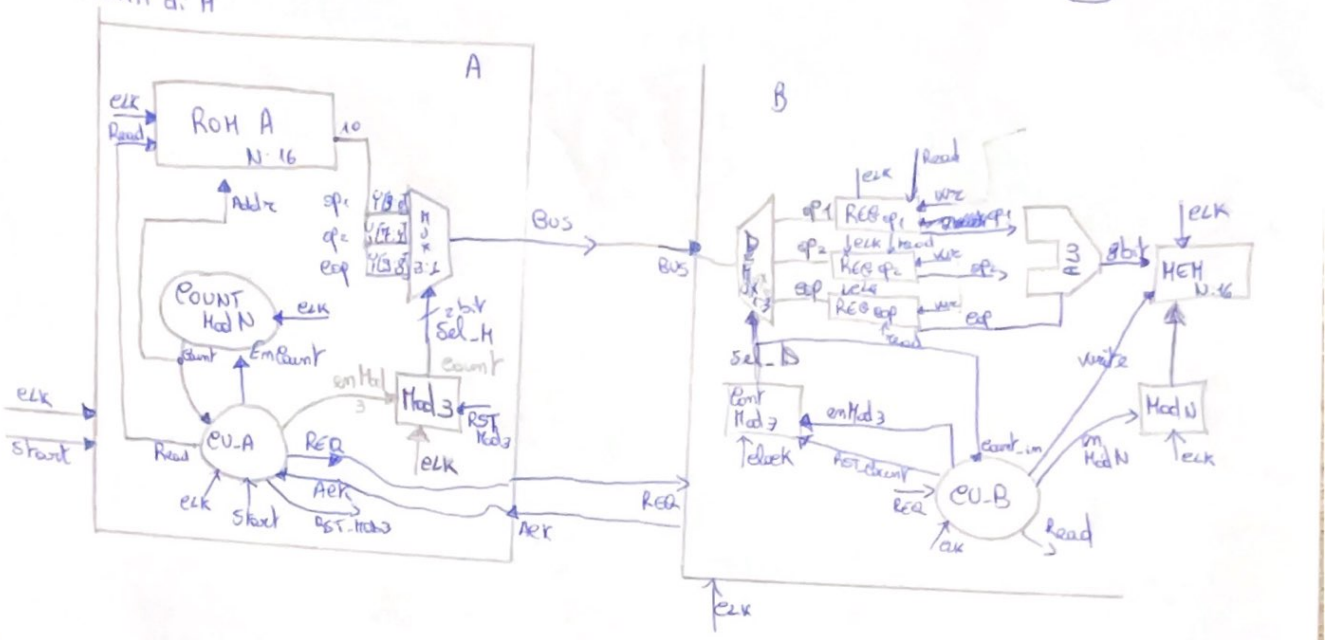
B → MEM di N locc da 8 bit
→ ALU (00 S, 01 sott, 10 molt.pl, 11 divis)

Mediante Handshaking il nodo A invia esclusivamente al nodo B (separatamente) op1, op2 e op.

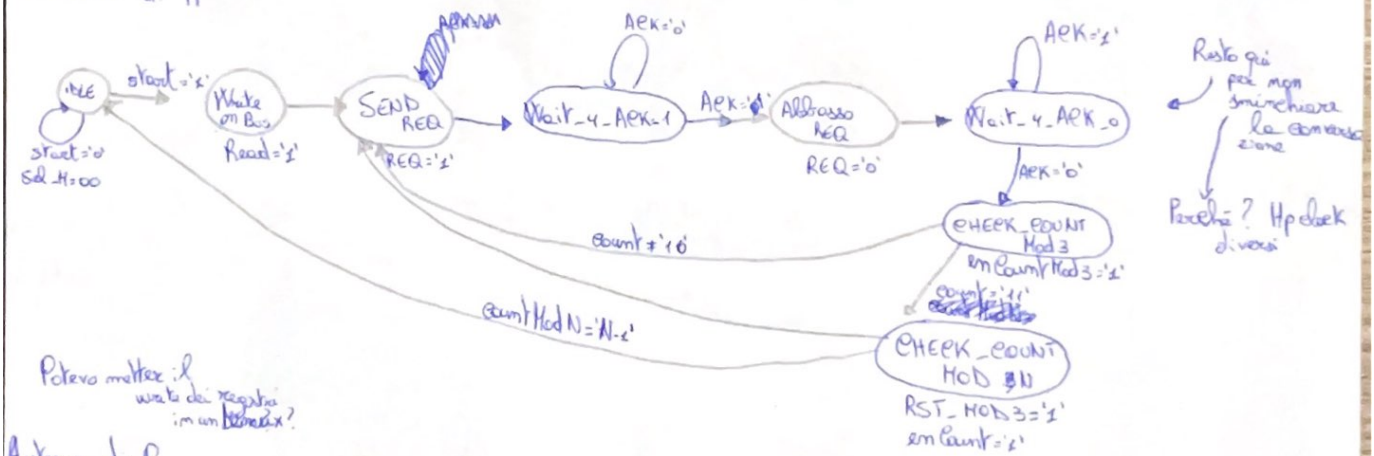
B effettua operazione e memorizza in M

ARCHITETTURA di A

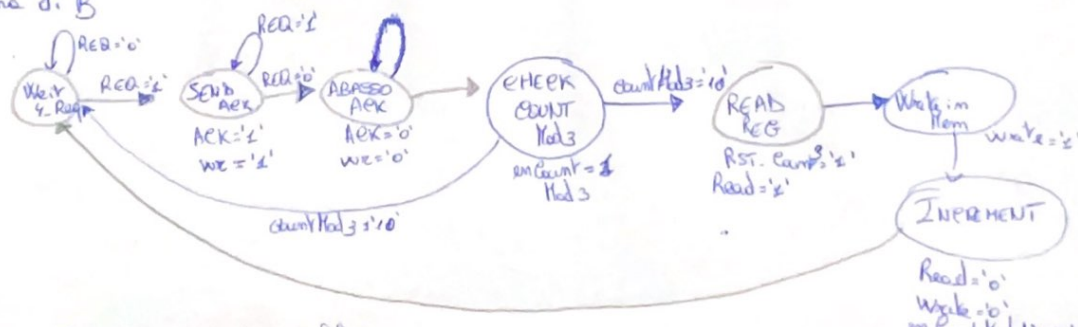
OK



AUTOMA di A



Automa di B



I segnali relativi ai counter si abbassano il ciclo di clock successivo