## **Pipeline Dependency Hazard** (Option B) t1 **t2** t5 t6 **t7** t8 t9 t10 t3 t4 $\mathsf{IF}_{\mathsf{MEM}}$ 11 **IF**REG EXE ID MEM **WB** $\mathsf{IF}_{\mathsf{MEM}}$ **IF**REG 12 Stall ID EXE MEM WB 13 $IF_{MEM}$ Stall **IF**REG ID EXE MEM WB

