**Pipeline Happy Path** t1 t2 t3 t4 t5 t6 **t7** t8 t9 t10 t11 t12 **IF<sub>REG</sub>** ID EXE MEM WB

							_					
12	IF <sub>MEM</sub>	IF <sub>REG</sub>	ID	EXE	MEM	WB						
13		IF <sub>MEM</sub>	IF <sub>REG</sub>	ID	EXE	MEM	WB					
14			IF <sub>MEM</sub>	IF <sub>REG</sub>	ID	EXE	MEM	WB				
15				IF <sub>MEM</sub>	IF <sub>REG</sub>	ID	EXE	MEM	WB			
16					IF <sub>MEM</sub>	IF <sub>REG</sub>	ID	EXE	MEM	WB		
17						IF <sub>MEM</sub>	IF <sub>REG</sub>	ID	EXE	MEM	WB	