



Pin Information for the Cyclone® II EP2C5 Device

Version 2.0

Note (1), (2)

Bank Number	VREFB Group	Pin Name / Function	Optional Function(s)	Configuration Function	T144	Q208	F256	DQS for x8/x9 in T144	DQS for x8/x9 in Q208	DQS for x16/x18 in Q208	DQS for x8/x9 in F256	DQS for x16/x18 in F256
B1	VREFB1N0	IO	VREFB1N0		7	13	F3					
B1	VREFB1N0	IO	LVDS5p		8	14	E1	DPCLK0/DQS0L	DPCLK0/DQS0L	DPCLK0/DQS0L	DPCLK0/DQS0L	DPCLK0/DQS0L
B1	VREFB1N0	IO	LVDS5n		9	15	E2				DQ0L5	DQ1L5
B1	VREFB1N1	IO	LVDS4p		24	30	K2	DPCLK1/DQS1L	DPCLK1/DQS1L	DPCLK1/DQS1L	DPCLK1/DQS1L	DPCLK1/DQS1L
B1	VREFB1N1	IO	LVDS4n		25	31	K1				DQ0L6	DQ1L6
B1	VREFB1N1	IO	LVDS3p		26	32	K4				DQ0L7	DQ1L7
B1	VREFB1N1	IO	LVDS3n		27	33	K5		DQ1L4			DQ1L8
B1	VREFB1N1	IO	VREFB1N1		28	37	J4					
B1	VREFB1N1	IO			30	46	P3				DM1L/BWS#1L	DM1L1/BWS#1L1
B1	VREFB1N1	IO	PLL1_OUTp		31	47	L4					
B1	VREFB1N1	IO	PLL1_OUTn		32	48	M4					
B4	VREFB4N1	IO	LVDS58p		41	57	T3	DM1B/BWS#1B	DM1B/BWS#1B	DM1B1/BWS#1B1	DM1B/BWS#1B	DM1B1/BWS#1B1
B4	VREFB4N1	IO	LVDS57p		42	58	P5	DQ1B8	DQ1B8	DQ1B17	DQ1B8	DQ1B17
B4	VREFB4N1	IO	LVDS57n		43	59	P4	DQ1B7	DQ1B7	DQ1B16	DQ1B7	DQ1B16
B4	VREFB4N1	IO	LVDS56p		44	60	T4	DQ1B6	DQ1B6	DQ1B15	DQ1B6	DQ1B15
B4	VREFB4N1	IO	LVDS56n		45	61	R4	DQ1B5	DQ1B5	DQ1B14	DQ1B5	DQ1B14
B4	VREFB4N1	IO	LVDS55p		47	63	T5	DPCLK2/DQS1B	DPCLK2/DQS1B	DPCLK2/DQS1B	DPCLK2/DQS1B	DPCLK2/DQS1B
B4	VREFB4N1	IO	LVDS55n		48	64	R5				DQ1B4	DQ1B13
B4	VREFB4N1	IO	VREFB4N1		51	67	N8					
B4	VREFB4N1	IO	LVDS54p		52	68	T7	DQ1B4	DQ1B4	DQ1B13	DQ1B2	DQ1B11
B4	VREFB4N1	IO	LVDS53p		53	70	T8	DQ1B3	DQ1B2	DQ1B11	DQ1B0	DQ1B9
B4	VREFB4N1	IO	LVDS53n		55	72	R8	DQ1B2	DQ1B1	DQ1B10		DM1B0/BWS#1B0
B4	VREFB4N1	IO	LVDS52p		57	74	T9	DQ1B1	DQ1B0	DQ1B9		
B4	VREFB4N1	IO	LVDS52n		58	75	R9	DQ1B0				
B4	VREFB4N0	IO	LVDS51p		59	76	T11					
B4	VREFB4N0	IO	LVDS51n		60	77	R11				DM0B	DQ1B8
B4	VREFB4N0	IO	VREFB4N0		63	89	N11					
B4	VREFB4N0	IO	LVDS46p		64	94	T12	DPCLK4/DQS0B	DPCLK4/DQS0B	DPCLK4/DQS0B	DPCLK4/DQS0B	DPCLK4/DQS0B
B4	VREFB4N0	IO	LVDS46n		65	95	R12				DQ0B4	DQ1B4
B4	VREFB4N0	IO	LVDS45n		67	99	R13		DQ0B1	DQ1B1	DQ0B2	DQ1B2
B4	VREFB4N0	IO	LVDS44p		69	101	T14		DQ0B0	DQ1B0	DQ0B1	DQ1B1
B4	VREFB4N0	IO	LVDS44n		70	102	R14				DQ0B0	DQ1B0
B4	VREFB4N0	IO	LVDS43p		71	103	M11					
B4	VREFB4N0	IO	LVDS43n		72	104	L11					
B3	VREFB3N1	IO	LVDS42n		73	105	N12	DM1R/BWS#1R				
B3	VREFB3N1	IO	LVDS42p		74	106	M12	DQ1R8	DM1R/BWS#1R	DM1R1/BWS#1R1		
B3	VREFB3N1	IO	VREFB3N1		79	117	M14					
B3	VREFB3N1	IO	LVDS37n		80	119	L15				DQ1R3	DQ1R12
B3	VREFB3N1	IO	LVDS37p		81	120	L16				DQ1R2	DQ1R11
B3	VREFB3N1	IO	LVDS36n		86	127	K16	DQ1R7	DQ1R1	DQ1R10	DQ1R1	DQ1R10
B3	VREFB3N1	IO	LVDS36p		87	128	K15	DPCLK6/DQS1R	DPCLK6/DQS1R	DPCLK6/DQS1R	DPCLK6/DQS1R	DPCLK6/DQS1R
B3	VREFB3N0	IO	LVDS35n		92	133	H12	DQ1R6	DQ1R0	DQ1R9	DQ1R0	DQ1R9
B3	VREFB3N0	IO	LVDS35p		93	134	J12	DPCLK7/DQS0R	DPCLK7/DQS0R	DPCLK7/DQS0R	DPCLK7/DQS0R	DPCLK7/DQS0R
B3	VREFB3N0	IO	LVDS34n		94	135	G16	DQ1R5	DM0R	DM1R0/BWS#1R0	DM0R	DM1R0/BWS#1R0
B3	VREFB3N0	IO	LVDS34p		96	137	G15	DQ1R4		DQ1R8		DQ1R8

B3	VREFB3N0	IO	LVDS33n		97	138	F15	DQ1R3	DQ0R7	DQ1R7	DQ0R7	DQ1R7
B3	VREFB3N0	IO	VREFB3N0		99	145	H13					
B3	VREFB3N0	IO	LVDS30n		100	146	D15	DQ1R2	DQ0R1	DQ1R1	DQ0R1	DQ1R1
B3	VREFB3N0	IO	LVDS30p		101	147	D16	DQ1R1	DQ0R0	DQ1R0	DQ0R0	DQ1R0
B3	VREFB3N0	IO	PLL2_OUTp		103	151	E14	DQ1R0				
B3	VREFB3N0	IO	PLL2_OUTn		104	152	D14					
B2	VREFB2N0	IO	LVDS28n		112	160	B14					
B2	VREFB2N0	IO	LVDS28p		113	161	A14		DQ0T0	DQ1T0	DQ0T0	DQ1T0
B2	VREFB2N0	IO	LVDS27n		114	162	C13		DQ0T1	DQ1T1	DQ0T1	DQ1T1
B2	VREFB2N0	IO	LVDS27p		115	163	C12		DQ0T2	DQ1T2	DQ0T2	DQ1T2
B2	VREFB2N0	IO	LVDS25n		118	168	B12				DQ0T5	DQ1T5
B2	VREFB2N0	IO	LVDS25p		119	169	A12	DPCLK8/DQS0T	DPCLK8/DQS0T	DPCLK8/DQS0T	DPCLK8/DQS0T	DPCLK8/DQS0T
B2	VREFB2N0	IO	VREFB2N0		120	170	C11					
B2	VREFB2N0	IO	LVDS24n		121	171	G10		DQ0T5	DQ1T5		
B2	VREFB2N0	IO	LVDS24p		122	173	G11		DQ0T6	DQ1T6	DQ0T6	DQ1T6
B2	VREFB2N0	IO	LVDS21n		125	179	D11	DQ1T0	DM0T	DM1T0/BWS#1T0	DM0T	DM1T0/BWS#1T0
B2	VREFB2N0	IO	LVDS21p		126	180	D10	DQ1T1				
B2	VREFB2N1	IO			129	185	A8	DQ1T2	DQ1T0	DQ1T9		
B2	VREFB2N1	IO	VREFB2N1		132	192	D8					
B2	VREFB2N1	IO	LVDS17n		133	193	B6	DQ1T3	DQ1T4	DQ1T13	DQ1T4	DQ1T13
B2	VREFB2N1	IO	LVDS17p		134	195	A6	DQ1T4	DQ1T5	DQ1T14	DQ1T5	DQ1T14
B2	VREFB2N1	IO	LVDS13n		135	199	B5	DQ1T5			DQ1T6	DQ1T15
B2	VREFB2N1	IO	LVDS13p		136	200	A5	DPCLK10/DQS1T	DPCLK10/DQS1T	DPCLK10/DQS1T	DPCLK10/DQS1T	DPCLK10/DQS1T
B2	VREFB2N1	IO	LVDS12n		137	201	B4	DQ1T6	DQ1T6	DQ1T15	DQ1T7	DQ1T16
B2	VREFB2N1	IO	LVDS12p		139	203	A4	DQ1T7	DQ1T7	DQ1T16	DQ1T8	DQ1T17
B2	VREFB2N1	IO	LVDS11p		141	205	A3	DQ1T8	DQ1T8	DQ1T17	DM1T/BWS#1T	DM1T1/BWS#1T1
B2	VREFB2N1	IO	LVDS10p		143	207	E6	DM1T/BWS#1T	DM1T/BWS#1T	DM1T1/BWS#1T1		
B2	VREFB2N1	IO	LVDS10n		144	208	F6					