



```
graph TD; A([ADC Init]) --> B[Setze Referenzspannung]; B --> C[Setze Prescaler]; C --> D[Setze Trigger-source]; D --> E[Erlaube ADC Interrupts]; E --> F([Init Ende]);
```

ADC Init

Setze  
Referenz-  
spannung

Setze  
Prescaler

Setze  
Trigger-  
source

Erlaube  
ADC  
Interrupts

Init Ende