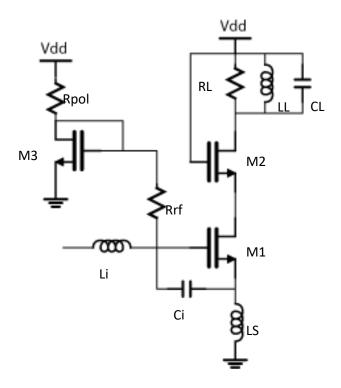
Conception d'un LNA à 2,45 GHZ en Technologie 0.35um AMS

Cahier des charges :

Gv=20 (26dB), NF=2.5dB (1.78), IIP3=-10dBm, Fo=2.45GHz. La sortie du LNA est haute impédance. On choisit CL=1pF pour masquer l'effet de la capacité d'entrée du Mixer qui sera placé en sortie du LNA. On vise un coefficient de surtension de Qe=2 en entrée. On prend gama=2.



Travail préliminaire:

Faire la conception de ce LNA sur le papier. Il est conseillé d'établir une équation pour chaque caractéristique demandée et de réaliser une feuille excel permettant de calculer tous les éléments. Le travail préliminaire est relevé en début de séance et 4 points lui sont attribué.

- a) Calculer LI pour résonner à 2,45GHz sur une capacité de sortie de 1pF LI=1/(Cl.wo²)=4,22nH
- b) A partir de la figure de bruit, donner gm. gm=gama/[Ro.Qe².(F-1)]=12.8 ms
- c) A partir du Gain calculer RL $RL=Gv/(gm.Qe)=780\Omega$
- d) A partir de Qe donner Ctot=Ci//Cgs Ctot=1/(Qe.Ro.Wo)=650fF
- e) Donner Ls à partir de la partie réelle du LNA. Ro=gm.Ls/Ctot => Ls=Ro.Ctot/gm=2.53nH
- f) En prenant Ci=0, Exprimer Cgs(Cox,W,L). Calculer W. Conclure.

- W=3.Cgs/2.Cox.L=557um. Trop gros
- g) On rajoute une capacité Ci pour diminuer la taille du transistor. Cela rajoute un degrés de liberté qui permet de choisir le courant dans le transistor. Pour un budget de consommation de 1,5mA, calculer W/L du transistor et W. Ainsi que VOD.

VOD=2ID/gm=233mV W/L=gm²/(4.kn.I0)=344 => W=120um

h) En déduire Cgs et Ci.

Cgs=(2/3)Cox.W.L.=140fF

Ci=Ctot-Cgs=564fF

Travail pratique

1/ Transistor seul.

A partir d'un mosrf de la PRIMLIBRF, évaluer VOD pour avoir le gm souhaité sur VDS=2.2V.

VOD=0.15V (Vgs=0.56+0.15=710mV)

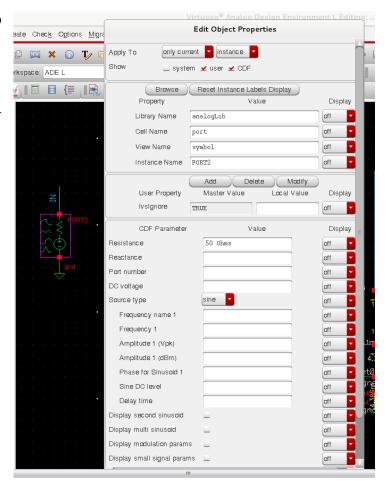
2/ Adaptation Re(Zin):

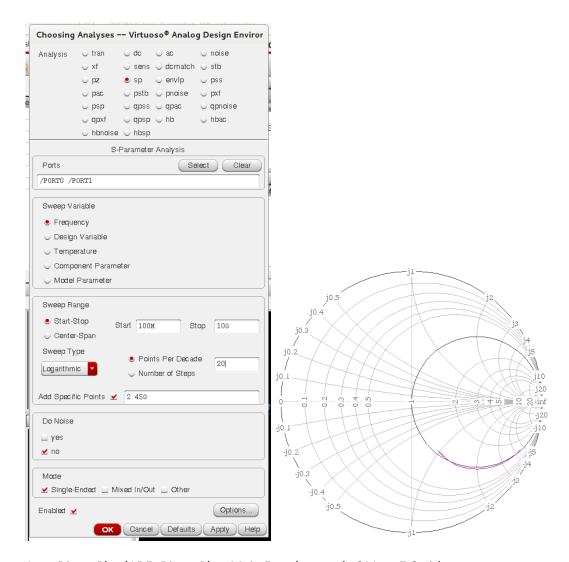
Compléter le circuit avec le résonateur de sortie, Ci et LS. Réaliser un circuit de polarisation simplifié à travers une inductance de forte valeur. Prendre un transistor cascode identique à la source commune. Insérer 1 port en entrée et en sortie qui se trouvent dans l'analoglib.

- Faire une simulation DC et ajuster VOD pour avoir le gm souhaité.

VOD=0,15

- Faire une simulation SP pour voir le S11 du LNA ().





Avec Direct Plot (ADE>Direct Plot>Main Form) tracer le S11 en Z-Smith.

- a) Conclure sur l'adaptation.

 Partie Réelle proche de 50W, partie imaginaire non-nulle (pas de Li encore)
- b) Sur quel élément doit-on jouer pour avoir une partie réelle à 500hm. Ro=gmLs/Cgs => Ls
- c) Ajuster la partie réelle à 500hm en faisant une simulation SP à fréquence fixe et en faisant varier la bonne variable de design. Donner la valeur obtenue.

 Ls = 2,39nH

3/ Polarisation:

Dimensionner Rpola pour avoir une tension sur la grille égale à VOD (de la question 1). Prendre W=100u pour M3 et Rrf=5K.

- a) Quelle précaution faut-il prendre en entrée du circuit ?

 Découpler la source qui est 500hm. Dans la réalité l'antenne n'est pas 500hm à F=0Hz (DC)
- b) A quoi sert Rrf

A isoler le circuit de polarisation du reste. Le circuit de polarisation est ainsi haute impédance et ne perturbe pas l'entrée. Plus Rrf est grand mieux c'est.

c) (optionnel car pas bcp d'influence) Quelle est l'effet du circuit de polarisation sur votre LNA ?
 Corriger cet effet.

Le circuit de polar désadapte légèrement le LNA. Ls=2,48nH

4/ Gain:

Rajouter un port en sortie. L'impédance de sortie du LNA étant très élevée, configurer l'impédance du port à une valeur très élevée (5K par exemple). Faire une simulation SP en rajoutant ce port dans la liste des ports de la fenêtre de configuration de l'analyse SP (ADE>analysis>choose>SP). Afficher S21 en dB20.

Sachant que
$$S_{21} = \frac{\sqrt{V_{out}^2/R_{out}}}{\sqrt{V_{in}^2/R_{in}}}; \quad dB20 \left(S_{21}\right) = 20.\log\left(S_{21}\right); \quad \text{; avec } \textit{Rout} \text{ et } \textit{Rin} \text{ les impédances des}$$

ports

a)

b) De combien faut-il remonter la valeur du gain pour obtenir la valeur de Gv en dB. Donner Gv.

$$S_{21} = \frac{\sqrt{V_{out}^2/R_{out}}}{\sqrt{V_{in}^2/R_{in}}} = \frac{V_{out}}{V_{in}} \sqrt{\frac{R_{in}}{R_{out}}} = G_v.\sqrt{10^{-2}}; \quad dB20(S_{21}) = 20Log(G_v) - 20dB$$

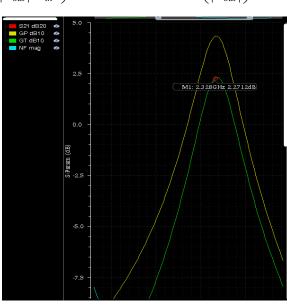
- c) Vérifier avec une simulation AC (option)
- d) Comparer le gain de transmission (GT) et le gain en puissance (GP) et conclure sur l'adaptation.

$$G_{p} = \frac{1/2 \operatorname{Re}(V_{out}.I_{out}^{*})}{1/2 \operatorname{Re}(V_{in}.I_{in}^{*})} = \frac{V_{out}^{2}}{\left|Z_{out}\right|} \frac{\left|Z_{in}\right|}{V_{in}^{2}}; \Rightarrow 20 Log\left(\frac{V_{out}^{2}}{\left|Z_{out}\right|} \frac{\left|Z_{in}\right|}{V_{in}^{2}}\right) = 20 LogG_{v} - 20 Log\left(\frac{\left|Z_{in}\right|}{\left|Z_{out}\right|}\right);$$

$$P_{available} = \frac{V_{in}^2}{R_{gene}};$$

$$P_{delivered} = 1/2 \operatorname{Re}(V_{in} J_{in}^*) = \frac{V_{in}^2}{|Z_{in}|};$$

GP=Pdl/Pdin avec Pdl la puissance moyenne délivrée à la charge et Pdin la Pmoy qui entre dans le dispo (délivrée à l'entrée par la source au dispo). GT=Pdl/Pavs avec Pavs la puissance disponible à la source. (Pavs c'est la pmax que peux délivrer un géné à une charge, c'est donc la pmoy délivrée à une charge adaptée c'est-à-dire égale à sa résistance interne (Rg) : Pavs=Vs²/4Rg.



Ici on est haute impédance en sortie et Rout=IZoutI. Donc GT=S21 en dB et GP>GT GT=2.27dB (Gv=22.7dB au lieu de 26) et GP=4.3dB. GP> GT signifie que Pdin < Pavs. En effet, on n'est pas adapté en entrée.

Rq: Gain dispo (Gav=Pavo/Pavs)

e) A quelle fréquence le circuit résonne-t-il ? Que faire. Aussi le circuit résonne à 2.3GHz. Il faut ajuster LL. LL=4.2nH

5/ Adaptation Im(Zin):

Rajouter Li sur votre montage.

- a) A quoi sert Li ?

 Annuler la partie imaginaire de Zin.
- b) Ajuster sa valeur pour être correctement adapter. Li=4.47nH
- c) Observer S11 en dB et en Z-Smith et faites le rapprochement. Donner la valeur du S11 en dB si on est parfaitement adapté.
 - Sur Smith on est au centre de l'abaque. Ce qui signifie que l'impédance vaut 500hm. En dB on tend vers moins l'infini car on trace le module du vecteur qui est représenté sur l'abaque (le module vaut 0 car on est au centre). On voit toute les valeurs (real, imag, mod, phase, ...) sur Z-Smith.
- d) Observer GT et GP. Conclure.

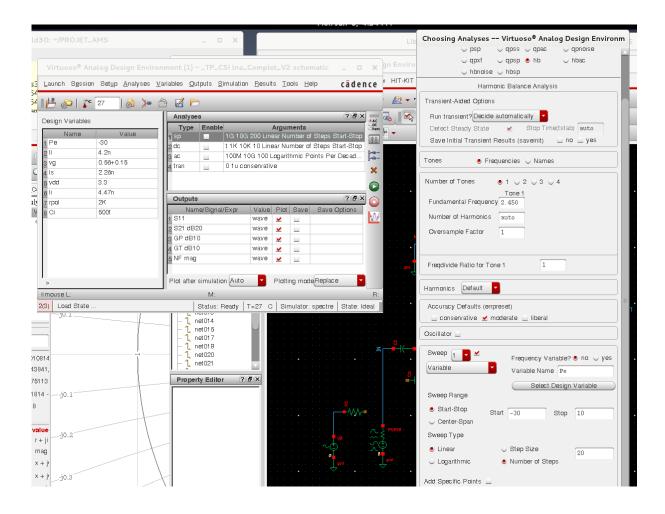
 GT et GP sont quasi égaux. On est adapté en entrée

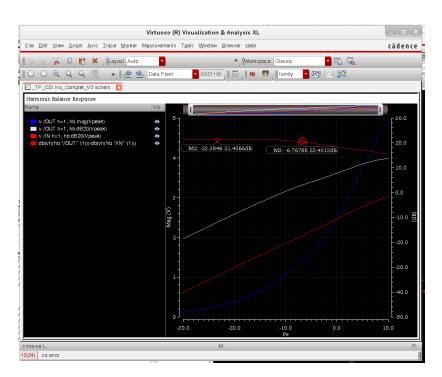
6/ Facteur de Bruit:

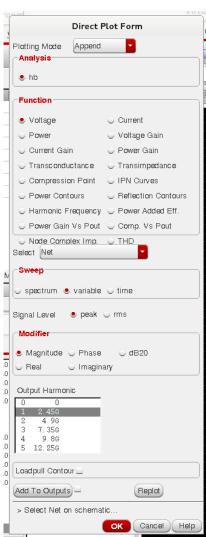
Mesurer NF(freq) avec une simulation SP. (cocher yes pour « Do Noise » et spécifier les port d'entrée sortie).

- a) Combien vaut NF NF=1.69dB
- b) Mesurer le point de compression à 1dB. Pour cela faire une analyse HB avec comme variable la puissance du signal d'entrée. Pour cela mettre Pe en variable dans le Port O. Paramétrer HB comme suit et afficher le signal de sortie et le signal d'entrée comme présenté dans la fenêtre direct plot.

Pc1dB=-6.7dB

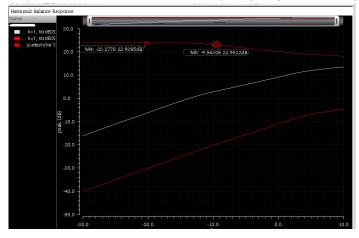






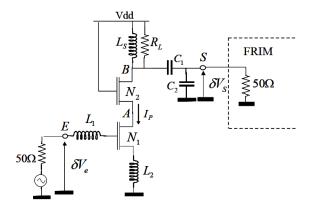
- c) Sur quoi peut-on jouer pour améliorer. Réduisez le NF à 1.5dB et donner la conséquence sur IDSO et sur l'adaptation. Expliquer.

 On peut augmenter le gm mais on va augmenter la conso. On va augmenter Vgs en réduisant Rpola. Rpola=2K et VGs=824mV. Et IDSO=2.9mA.
- d) Après avoir ré-adapter, mesure la compression. Conclure Pc1dB=-9.5dB. Le point de compression a diminué car VOD a augmenté. Il n'est pas possible d'optimiser NF et IIP3 en même temps. Il faut faire un compromis.

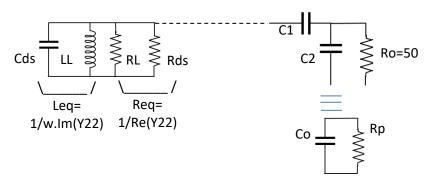


7/ Adaptation simultanée :

On veut adapter sur 50 ohm la sortie avec un diviseur capacitif comme représenté ci-dessous.



a) Sachant que la sortie du LNA est équivalente au modèle ci-après, calculer les valeurs de C1 et C2.



 $Co=1/(Leq*w^2)=C1C2/(C1+C2)$

 $Rp=Ro(1+C2/C1)^2=Req$

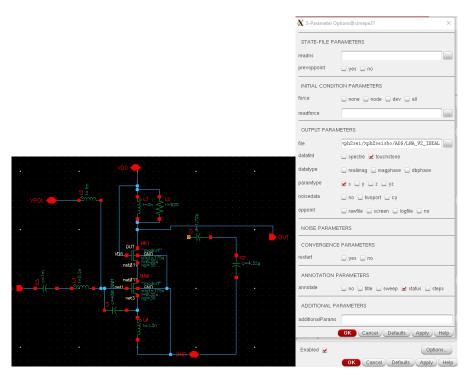
 $=>C2/C1=(RL/Ro)^{1/2}-1=X$

C1=Co(1+X)/X; C2=C1.X

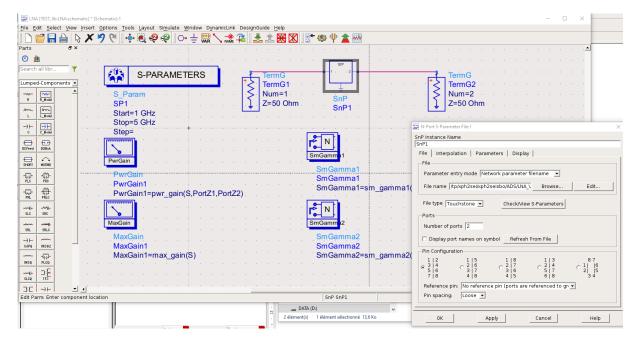
Note: Résultat numériques avec LNA_V2 (RL=825 et LL=3n)

Im(Y22)=-19.4, Re(Y22)=1.4m=>Req=710 et Leq=3.34n, C1=1.72p et C2=4.76p

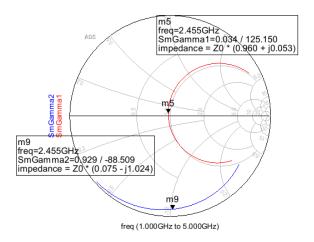
b) Faire une simulation SP du LNA sans le réseau et enregistrer les résultats dans un fichier touchstone. Pour cela, ouvrir les options du simulateur SP dans ADE.



Ouvrir un ADS et faire une feuille avec un SnP (à prendre dans la librairie Data Item) configuré en 2 port avec le fichier touchestone produit par CADENCE. Ajouter des boites SmGamma1 & 2. SmGamma donne le coefficient de réflexion simultané. SmGamma1 c'est le coefficient de réflexion en entrée en supposant que la sortie est adaptée. C'est très pratique dans le cas de quadripôle non-unilatéral.



Vérifier avec SmGamma1 que le LNA est adapté entrée et mesurer l'impédance de sortie du LNA si celui-ci est adapté en entrée.



Le $S_m\Gamma_2$ =0,93^{-88,5} ce qui donne une impédance 3,75-j50,2

Sous ADS, prendre un S1P (1 port) et le configurer avec l'impédance obtenue avec $S_m\Gamma_2$ (Z[1]=complex(3.75, -50.2)) afin d'émuler l'impédance du LNA quand il adapté en entrée. Bâtir ensuite le réseau d'adaptation (C1 et C2). Faire une analyse paramétrique sur C1 puis jouer avec le tuner pour trouver le couple C1/C2. Vérifier avec les valeurs théoriques.

