

<h1 align="center">

2019년 2학기 수요일분반

임베디드 시스템 설계 및 실험 보고서

1조 3주차

</h1>

개요

목표

- 임베디드 시스템의 기본 원리 습득
- 레지스터와 주소 제어를 통한 임베디드 펌웨어 개발 이해

세부실험내용

1. Datasheet 및 Reference Manual을 참고하여 해당 레지스터 및 주소에 대한 설정 이해
2. DS-5에서 프로젝트 생성 후 관련 설정 변경
3. USER SW를 이용하여 LED를 점멸할 수 있게 코드 작성

USER S1: PD2, PD3 LED 번갈아가며 점멸(PD4, PD7 LED 꺼짐)

USER S2: PD4, PD7 LED 번갈아가며 점멸(PD2, PD3 LED 꺼짐)

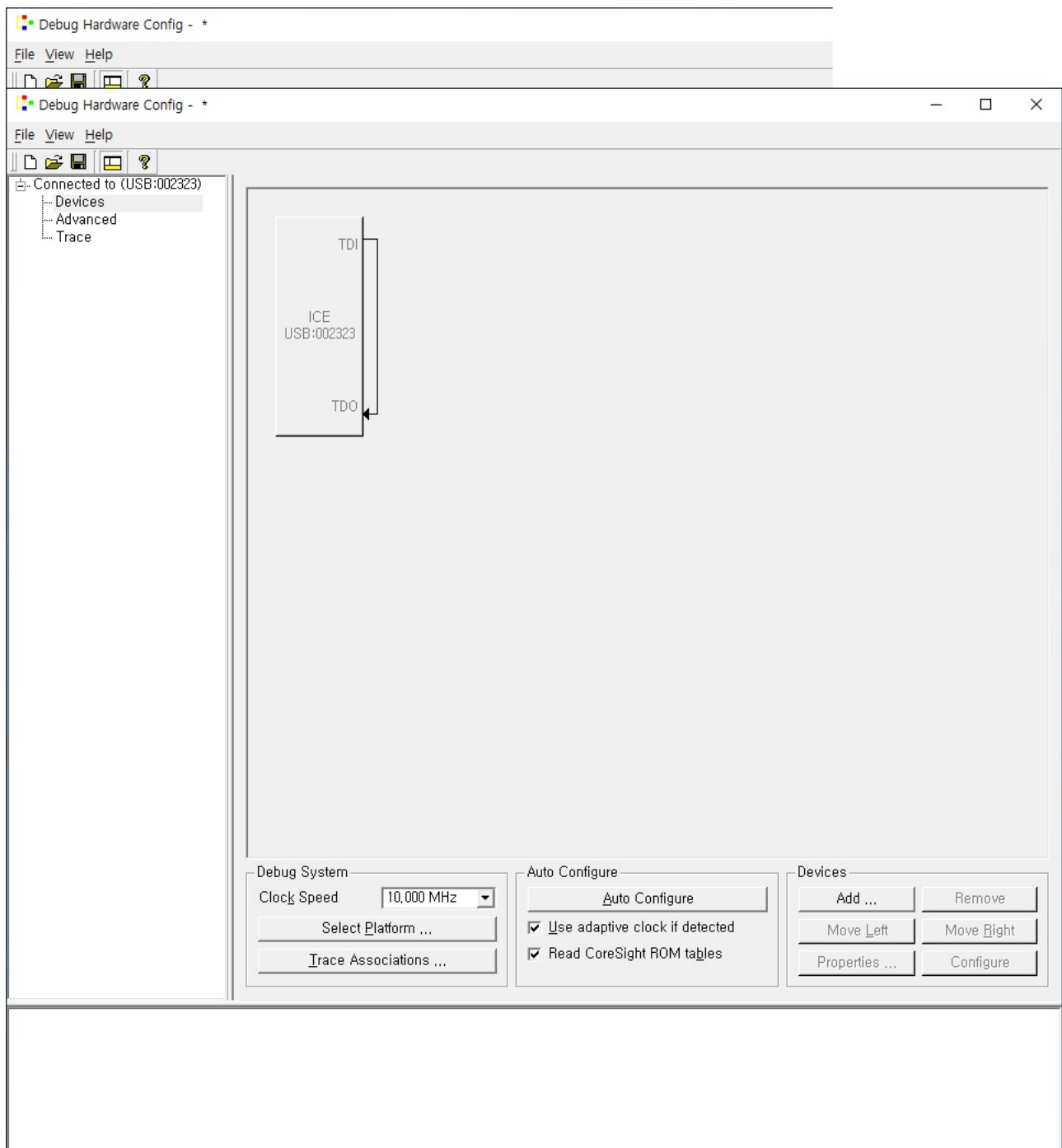
Select: 모든 LED off

4. RAM에 올려 정상적인 동작 유무 확인
5. 오실로스코프를 이용한 디버깅


(조이스틱의 값 변화에 따른 LED 점등까지의 시간 측정, Digital Pin의 trigger를 이용하여 캡처)

세팅

DS-5를 세팅하는 과정이다.



DStream을 JTAG을 사용해 Cortex-M3 보드와 연결하고 위와같이 Debug Hardware Config으로 하드웨어 설정을 한다.

 C++ Project

C++ Project

Create C++ project of selected type

Project name:

☒ Use default location

Location:

Choose file system:


Project type:

- ▼ Bare-metal Executable
 - Empty Project
 - Hello World Project
- > Bare-metal Library
- ▼ Executable
 - Empty Project
- > Shared Library
- > Static Library
- > Makefile project

Toolchains:

- ARM Compiler 5
- ARM Compiler 6
- DS-5 GCC

☒ Show project types and toolchains only if they are supported on the platform



DS-5 프로젝트를 생성한다.

DS-5 Command Prompt - cmdsuite.exe

Select a core to modify (enter its ID and hit return) or press enter to continue. []

Enter Platform Manufacturer
[default: 'Imported'] >hi

Enter Platform Name
[default: 'board'] > yo

Building configuration XML...

Creating database entry...

DTSL script assumptions:

The Cortex-M3 cores are using trace sources of type ETMv3_4.
All ETM devices occur after the core definitions in the RVC file.
The ETMv3_4 devices for the Cortex-M3 cores are already unlocked.

Import successfully completed

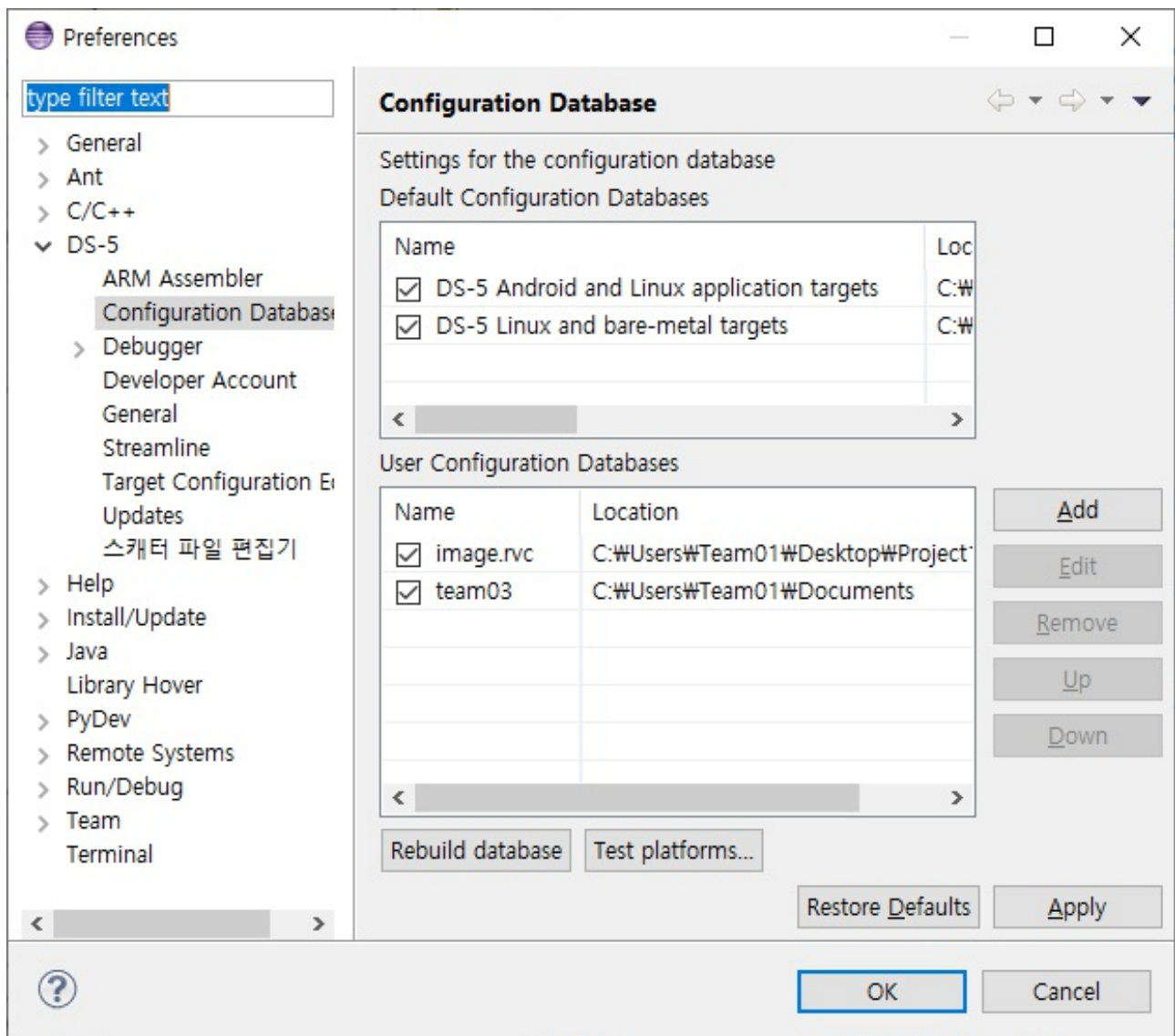
The new platform will not be visible in the DS-5 Debugger until the destination database has been added to the "User Configuration Databases" list and the database has been rebuilt. A rebuild is done either when DS-5 is (re)started, a user configuration database is added or by forcing a database rebuild.

To force a rebuild or add a database, select the "Window -> Preferences" menu item, then expand the DS-5 group. To rebuild, select "Configuration Database", then press the "Rebuild database ..." button.

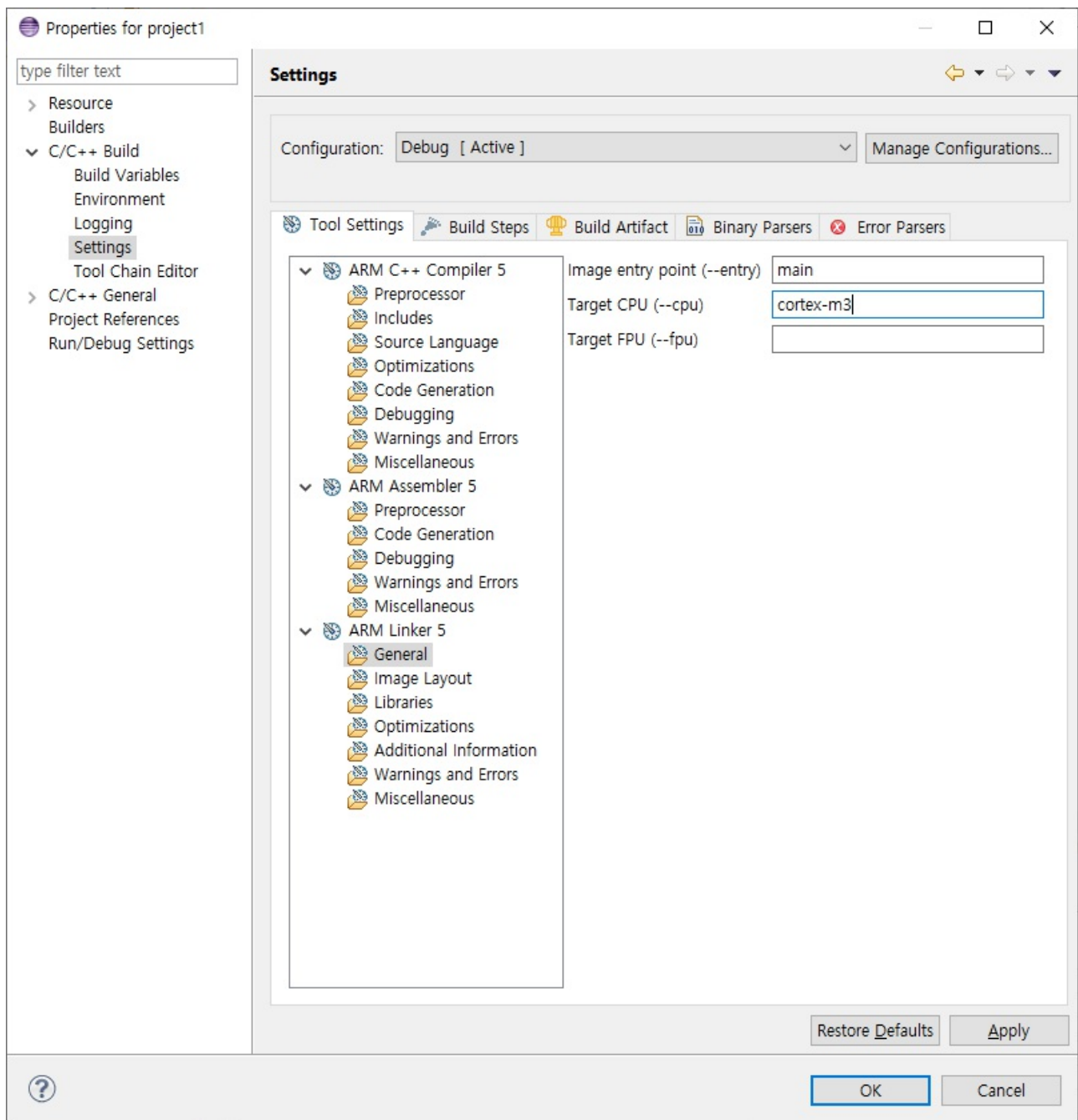
To add a database to the "User Configuration Databases" list, click the "Add" button and supply a suitable "Name" (E.g. Imported) and "Location" for the database.

C:\Users\Team01\Documents>

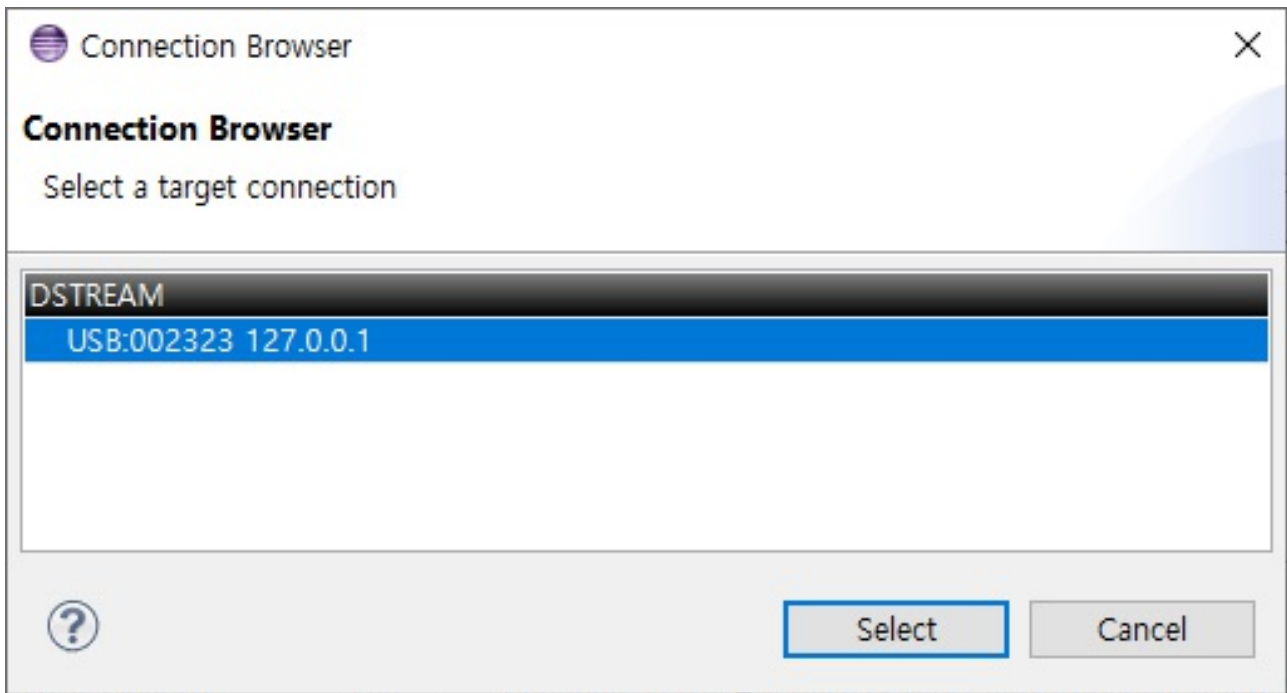
DS-5에서 사용할 데이터베이스를 cmd를 통해 설정한다.



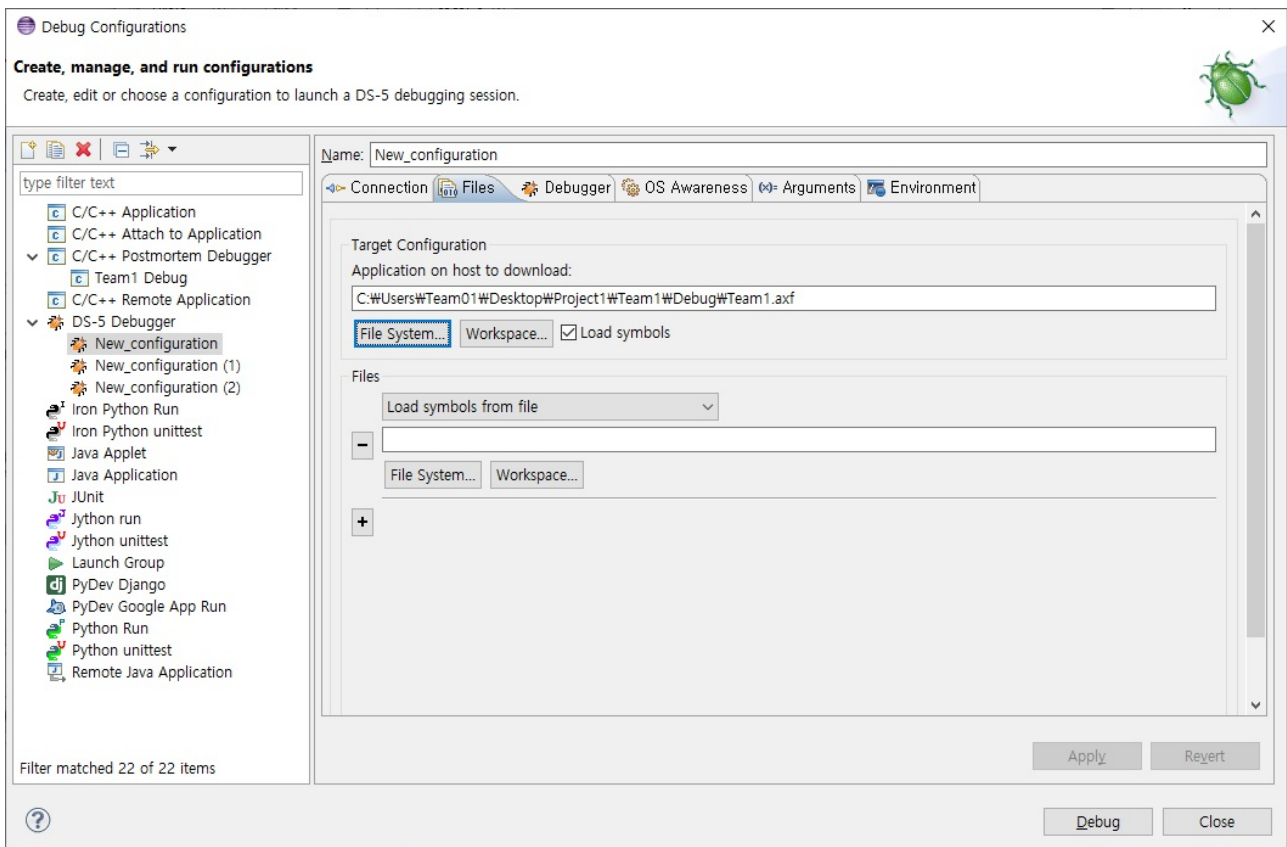
데이터베이스를 DS-5에서 설정한다.



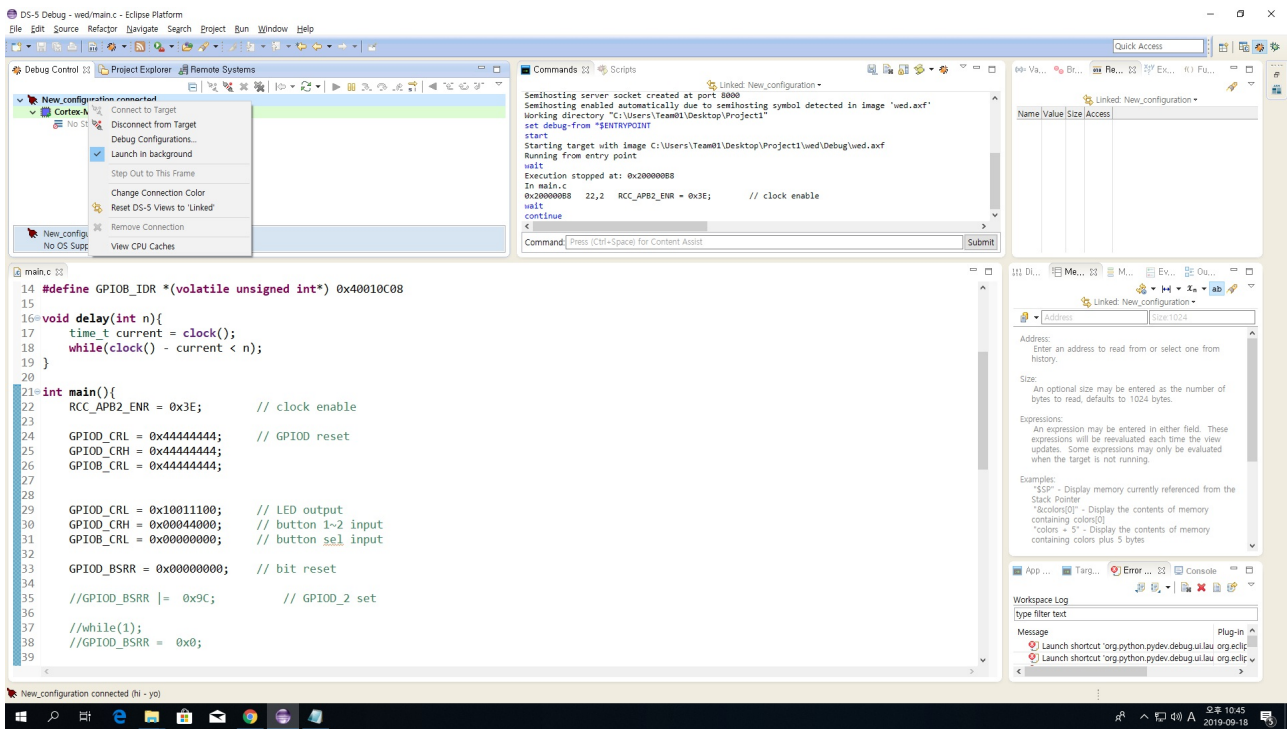
Cortex-M3 보드를 Target 으로 설정한다.



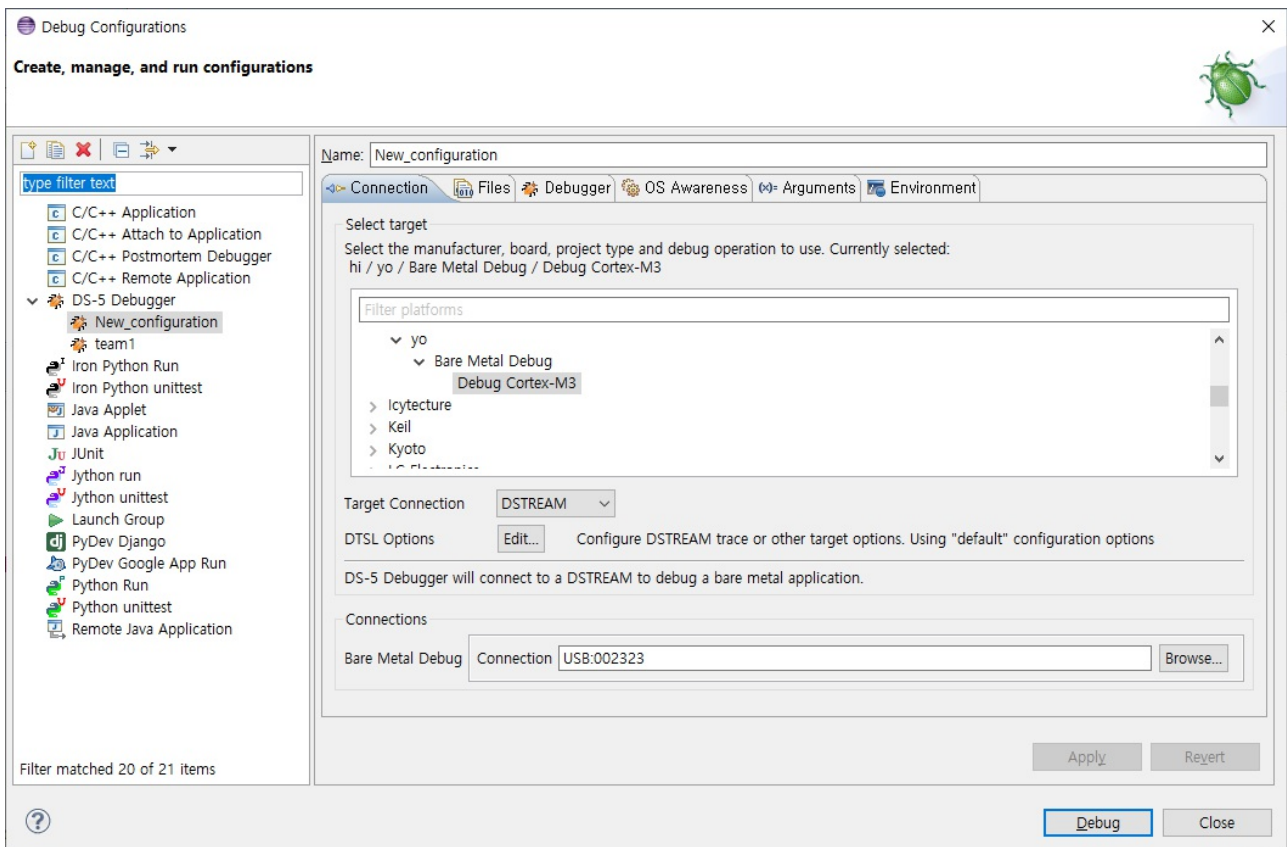
DStream이 정상적으로 연결되는지 확인한다.



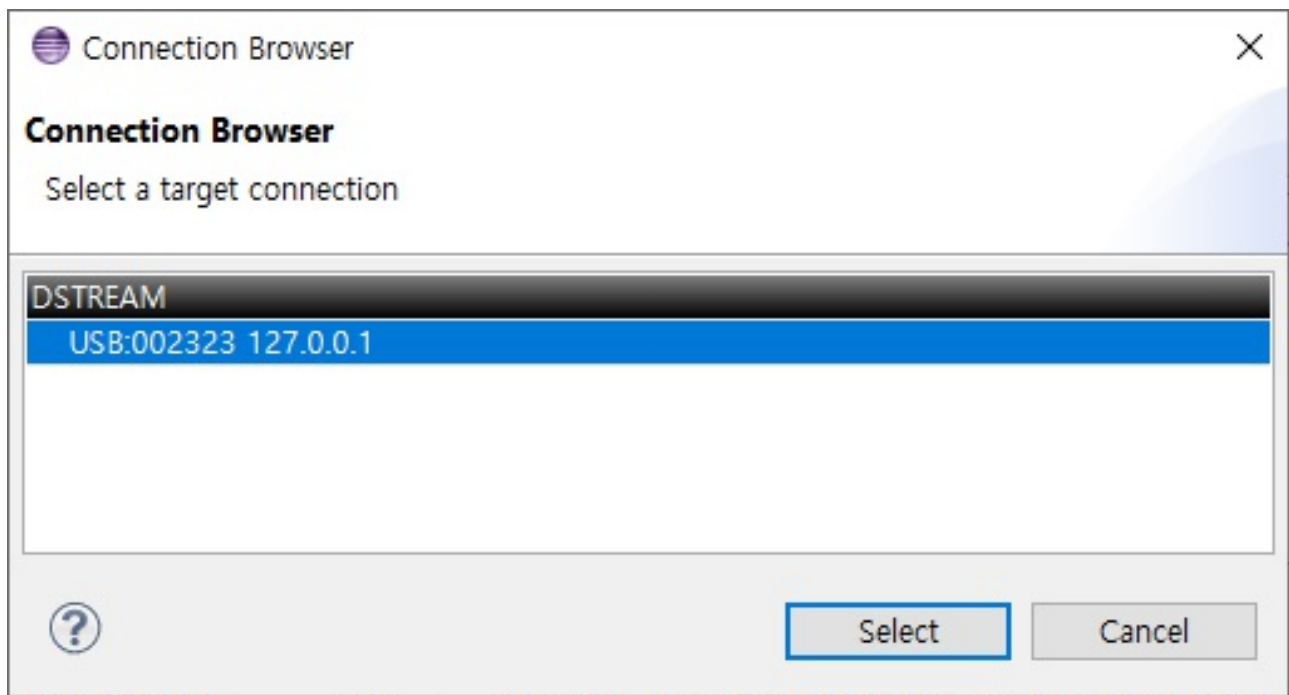
디버깅을 위해 보드 메모리에 업로드할 펌웨어파일(.axf)을 설정한다.



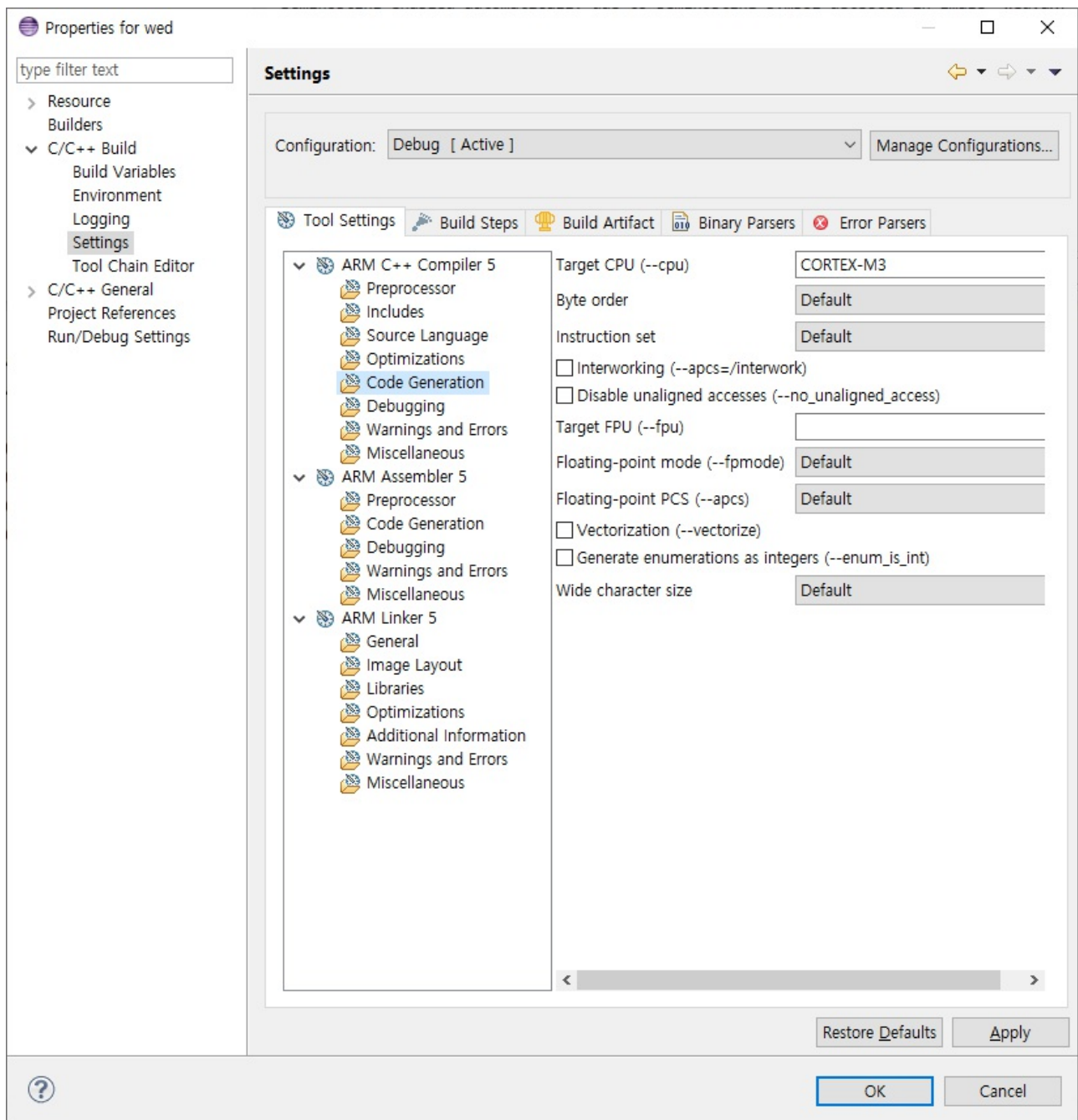
연결이 정상적으로 보여지는지 확인한다.



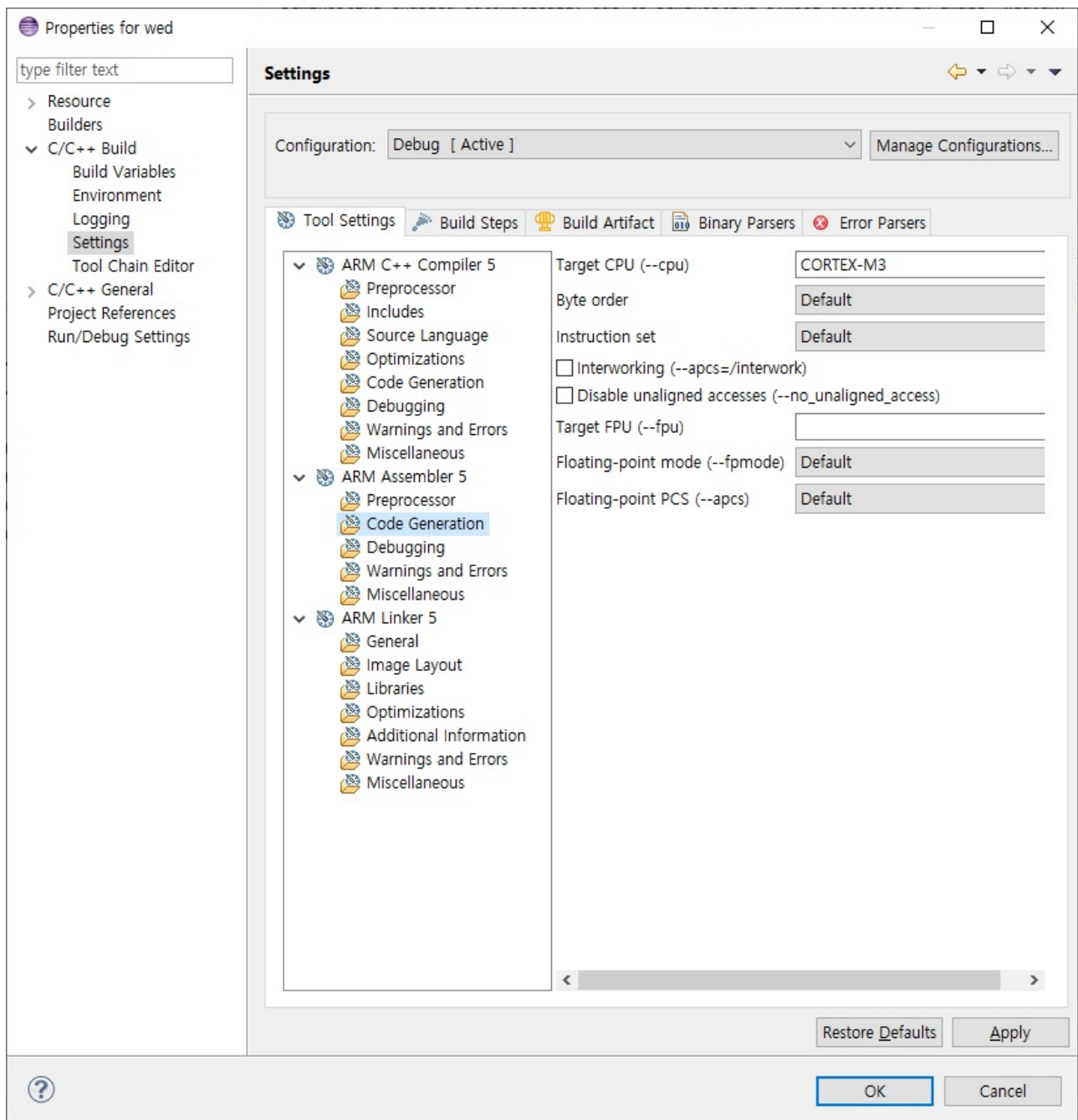
Debug Configuration에 들어가서 데이터베이스를 세팅한다.



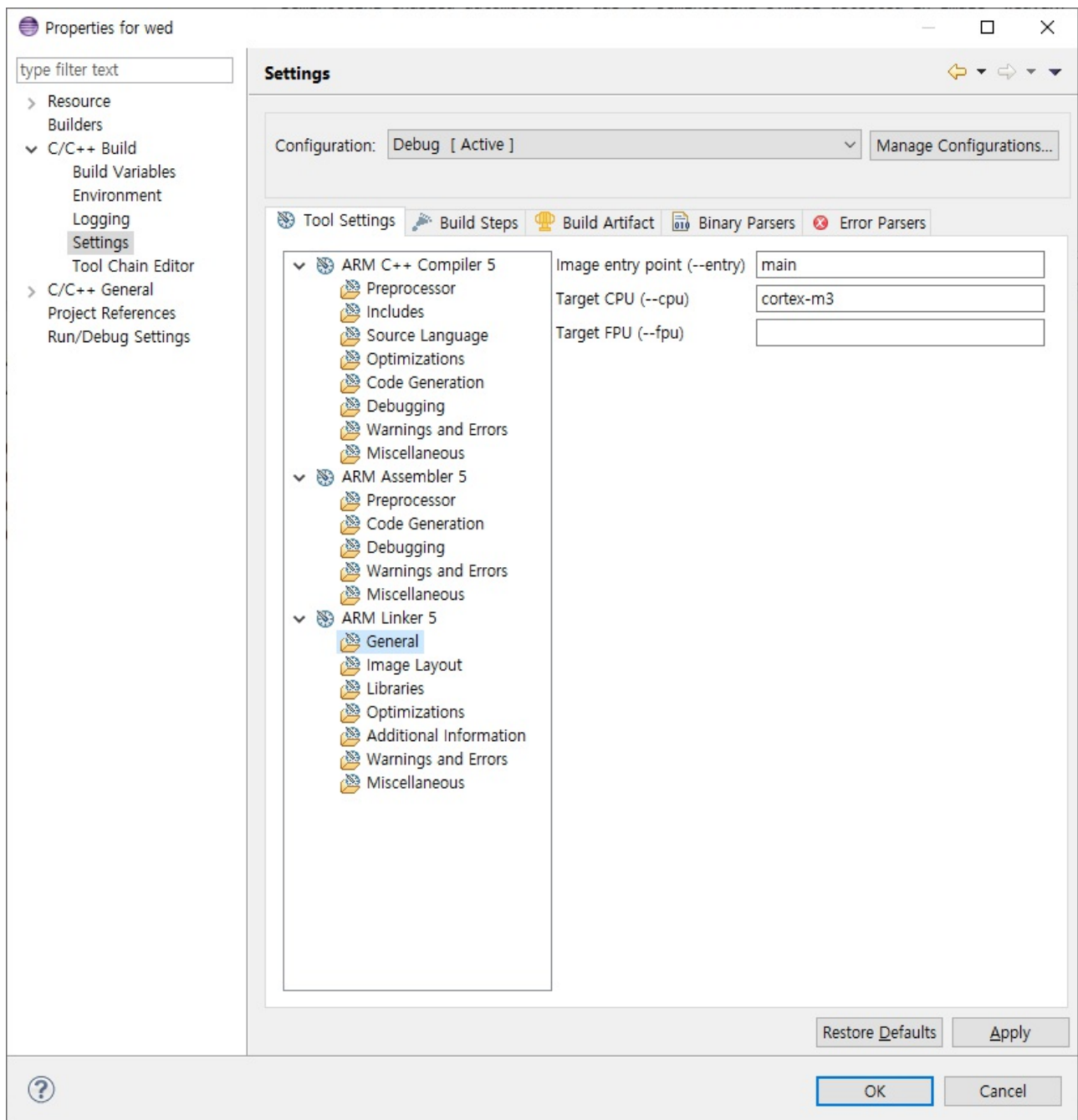
다시 연결이 정상적으로 보여지는지 확인한다.



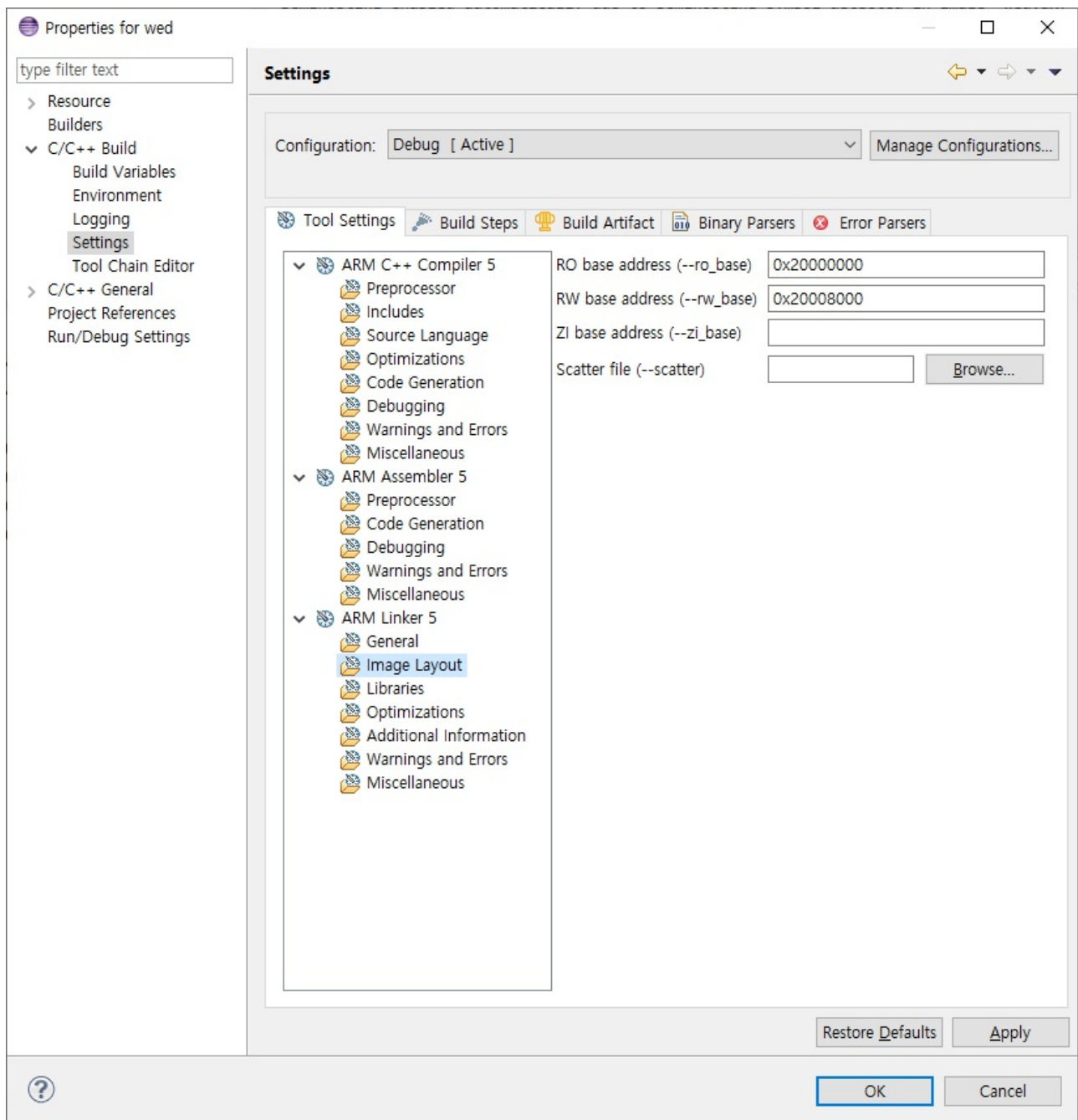
컴파일러의 Code Generation 옵션을 Cortex-M3로 설정한다.



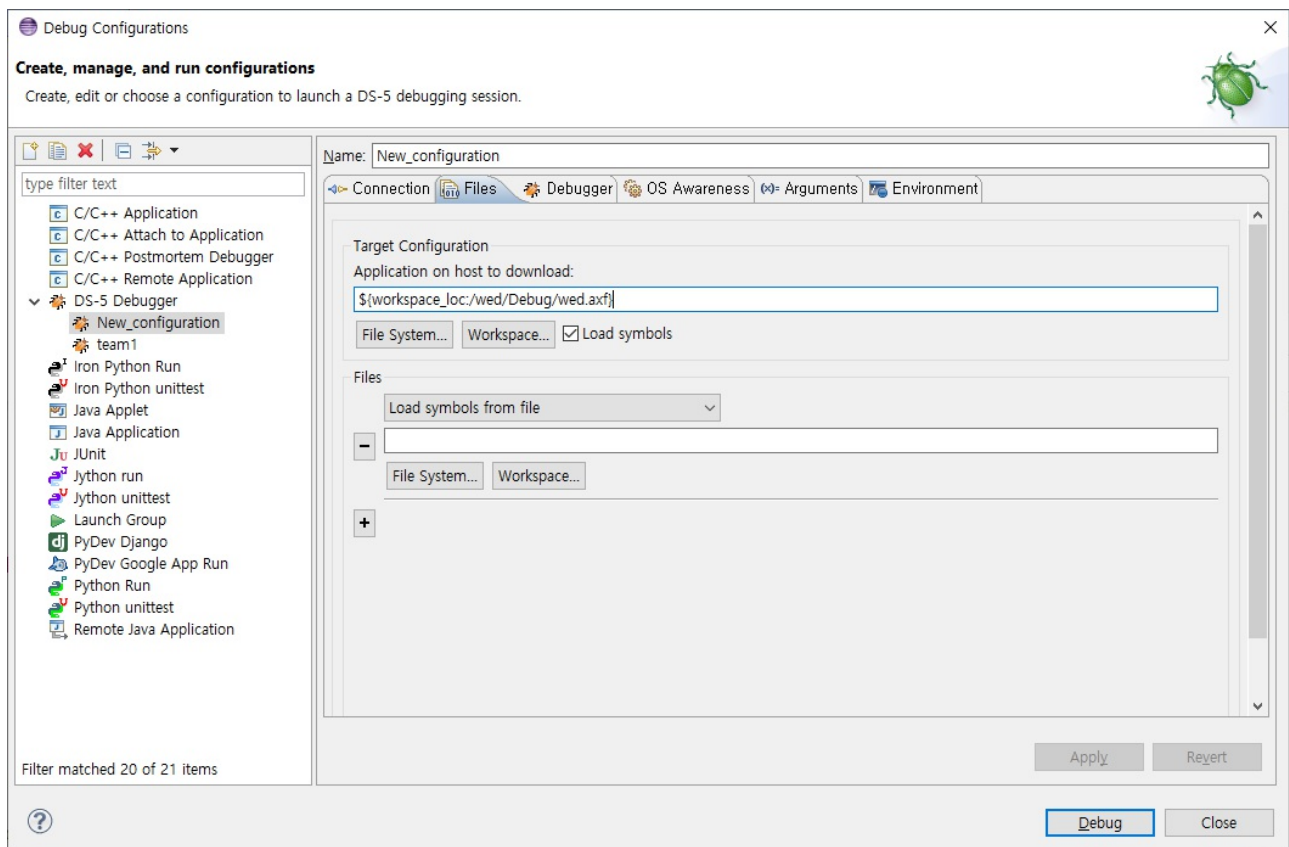
어셈블러의 Code Generation 옵션을 Cortex-M3로 설정한다.



링커의 target-cpu를 Cortex-M3로 설정한다.



RO base address와 RW base address에 SRAM의 메모리 주소를 입력한다.



디버깅을 위해 보드 메모리에 업로드할 펌웨어파일(.axf)을 설정한다.

구현

```
#include <time.h>

#define RCC_APB2_ENR (*(volatile unsigned int*)0x40021018)

#define GPIOD_CRL (*(volatile unsigned int*)0x40011400)
#define GPIOD_CRH (*(volatile unsigned int*)0x40011404) // switch 8~15
#define GPIOD_BSRR (*(volatile unsigned int*) 0x40011410)
#define GPIOD_BRR (*(volatile unsigned int*) 0x40011414)
#define GPIOD_IDR (*(volatile unsigned int*) 0x40011408)

#define GPIOB_CRL (*(volatile unsigned int*)0x40010C00)
#define GPIOB_BSRR (*(volatile unsigned int*) 0x40010C10)
#define GPIOB_BRR (*(volatile unsigned int*) 0x40010C14)
#define GPIOB_IDR (*(volatile unsigned int*) 0x40010C08)

void delay(int n){
    time_t current = clock();
    while(clock() - current < n);
}

int main(){
    RCC_APB2_ENR = 0x3E; // clock enable

    GPIOD_CRL = 0x44444444; // GPIOD reset
    GPIOD_CRH = 0x44444444;
    GPIOB_CRL = 0x44444444;
```



```

GPIOB_CRL = 0x44444444;

GPIOD_CRL = 0x10011100;    // LED output
GPIOD_CRH = 0x00044000;    // button 1~2 input
GPIOB_CRL = 0x00000000;    // button sel input

GPIOB_BSRR = 0x00000000;    // bit reset

//GPIOB_BSRR |= 0x9C;        // GPIOB_2 set

//while(1);
//GPIOB_BSRR = 0x0;

//GPIOB_BSRR |= 0x9C;        //10011100

int i = 0;

while(1){

    if(~GPIOD_IDR & 0x800)
        i = 1;

    if(~GPIOD_IDR & 0x1000)
        i = 2;

    if(~GPIOB_IDR & 0x100)
        i = 0;

    switch(i){
    case 1:
        GPIOB_BRR |= 0x9C;
        GPIOB_BSRR |= 0x08;
        delay(10);
        GPIOB_BRR |= 0x9C;
        GPIOB_BSRR |= 0x04;
        delay(10);
        break;

    case 2:
        GPIOB_BRR |= 0x9C;
        GPIOB_BSRR |= 0x80;
        delay(10);
        GPIOB_BRR |= 0x9C;
        GPIOB_BSRR |= 0x10;
        delay(10);
        break;

    case 0:
        GPIOB_BRR |= 0xFC;
        break;
    }
}
}

```


결론

ARM 보드를 처음 다루어보는터라 많이 헤맸다. 디버깅을 해도 펌웨어파일이 보드에 올라가질 않아 어려움을 느꼈으나 절차대로 차근차근 하니 해결되었다. Reference Manual과 Datasheet 리딩하는 방법을 좀 더 공부하여 익힐 필요성이 요구되었다. 다음 실험부터는 레퍼런스 리딩법을 더 숙지하여 어려움이 없도록 해야겠다.