

B *I*

1 | ✓ # <N26112437>_<劉兆軒> AIAS 2022 Lab 7 HW Submission

0

2

3 | :::info

4 | 1. 請不要用這份template 交作業，建立一個新的codimd 檔案，然後
copy & paste 這個template 到你創建的檔案做修改。

5 | 2. 請修改你的學號與姓名在上面的 title，以避免TA 修改作業時把檔案
跟人弄錯了

6 | 3. 在Playlab 作業中心繳交作業時，請用你創建的檔案鏈結繳交，其他相
關的資料與鏈結請依照Template 規定的格式記載於codimd 上。

7

8 | 記得在文件標題上修改你的 <學號> <姓名>

9 | :::

10 | [toc]

11

12 | ## Gitlab code link

13 | :::info

14 | Please paste the link to your private Gitlab repository
for this homework submission here.

15

Line 1, Column 1 — 314 Lines



Spaces: 4

SUBLIME



Length 9823

<N26112437>_<劉兆軒> AIAS 2022 Lab 7 HW Submission

1. 請不要用這份template 交作業, 建立一個新的codimd 檔案, 然後copy & paste 這個template 到你創建的檔案做修改。
2. 請修改你的學號與姓名在上面的 title, 以避免TA 修改作業時把檔案跟人弄錯了
3. 在Playlab 作業中心繳交作業時, 請用你創建的檔案鏈結繳交, 其他相關的資料與鏈結請依照Template 規定的格式記載於codimd 上。

記得在文件標題上修改你的 <學號> <姓名>

- <N26112437>_<劉兆軒> AIAS 2022 Lab 7 HW Submission
 - Gitlab code link
 - Hw 7-0 Instruction Expansion (U-type: Lui)
 - Hw 7-1-1 - Control Signal Table
 - Control Signal Table
 - Hw 7-1-2 Control Logic Chisel Module Design
 - Hw 7-1-3 Single-Cycle CPU Design
 - Hw 7-2 Testbench Generator for RV32I Base Instruction Set
 - Hw 7-3 Bitmanip Extension (Group Assignment)
 - Gitlab code link
 - 硬體架構圖：
 - 測試結果
 - 小組最後完成CPU架構圖

Gitlab code link

Please paste the link to your private Gitlab repository for this homework submission here.

- <https://playlab.computing.ncku.edu.tw:4001/kevin1217/lab07>
(<https://playlab.computing.ncku.edu.tw:4001/kevin1217/lab07>) -

Hw 7-0 Instruction Expansion (U-type: Lui)

- 畫一張自己實作出的CPU架構圖，助教設計的範例如下：

