POCCINICRASI ФЕДЕРАЩИЯ



路路路路路路

密

松

松

路

松

松

松

松

松

密

公

路

松

路路

密

密

密

密

密

密

密

路路

密

松

路路路

路路

路路

密

密

松

密

密

松

路路

松

路路

MATERIT

на полезную модель

№ 135196

УСТРОЙСТВО УПРАВЛЕНИЯ ТОКООГРАНИЧЕНИЕМ КОМБИНИРОВАННОЕ

Патентообладатель(ли): **ОАО** "**Научно-производственное предприятие** "Интеграл" (RU), **ООО Научно-инжиниринговая фирма** "**ВЕЛТЕК**" (RU)

Автор(ы): *см. на обороте*

路路路路路路

密

密

密

密

田

密

路

路

密

路

密

路路

密

路

松

怒

密

密

密

路路

密

密

密

松

路

密

密

路

密

路路

路

Заявка № 2013135568

Приоритет полезной модели **29 июля 2013 г.**Зарегистрировано в Государственном реестре полезных моделей Российской Федерации **27 ноября 2013 г.**Срок действия патента истекает **29 июля 2023 г.**

Руководитель Федеральной службы по интеллектуальной собственности

Deceny

Б.П. Симонов





(51) ΜΠΚ *H02J 3/00* (2006.01)

ФЕДЕРАЛЬНАЯ СЛУЖБА О ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ

(12) ТИТУЛЬНЫЙ ЛИСТ ОПИСАНИЯ ПОЛЕЗНОЙ МОДЕЛИ К ПАТЕНТУ

- (21)(22) Заявка: 2013135568/07, 29.07.2013
- (24) Дата начала отсчета срока действия патента: 29.07.2013

Приоритет(ы):

- (22) Дата подачи заявки: 29.07.2013
- (45) Опубликовано: 27.11.2013 Бюл. № 33

Адрес для переписки:

141985, Московская обл., г. Дубна, ул. Энтузиастов, 6б, кв. 34, Петрову В.А.

- (72) Автор(ы):
 Петров Валерий Александрович (RU),
 Петрова Евгения Викторовна (RU),
 Барсуков Игорь Борисович (RU),
 Гаранжа Иван Никитович (RU),
 Журавлев Павел Петрович (RU),
 Андреев Андрей Алексеевич (RU),
 Каплоухий Сергей Александрович (RU),
 Абраменко Виктор Алексеевич (RU),
 Чепурной Александр Иванович (RU),
 Голубев Виктор Алексеевич (RU)
- (73) Патентообладатель(и):

 ОАО "Научно-производственное
 предприятие "Интеграл" (RU),
 ООО Научно-инжиниринговая фирма
 "ВЕЛТЕК" (RU)

C

0

(54) УСТРОЙСТВО УПРАВЛЕНИЯ ТОКООГРАНИЧЕНИЕМ КОМБИНИРОВАННОЕ

(57) Формула полезной модели

Устройство управления токоограничением комбинированное, состоящее из исполнительного устройства, управляемого сигналами, поступающими по проводной или беспроводной линии, блока ступенчатого изменения порога срабатывания токового дискриминатора и таймера, выполненных на базе микроконтроллера с энергонезависимой памятью, отличающееся тем, что оно размещено в клеммной части корпуса электросчетчика, причем защита от несанкционированных действий осуществляется с помощью пломбирования крышки на клеммной части корпуса.