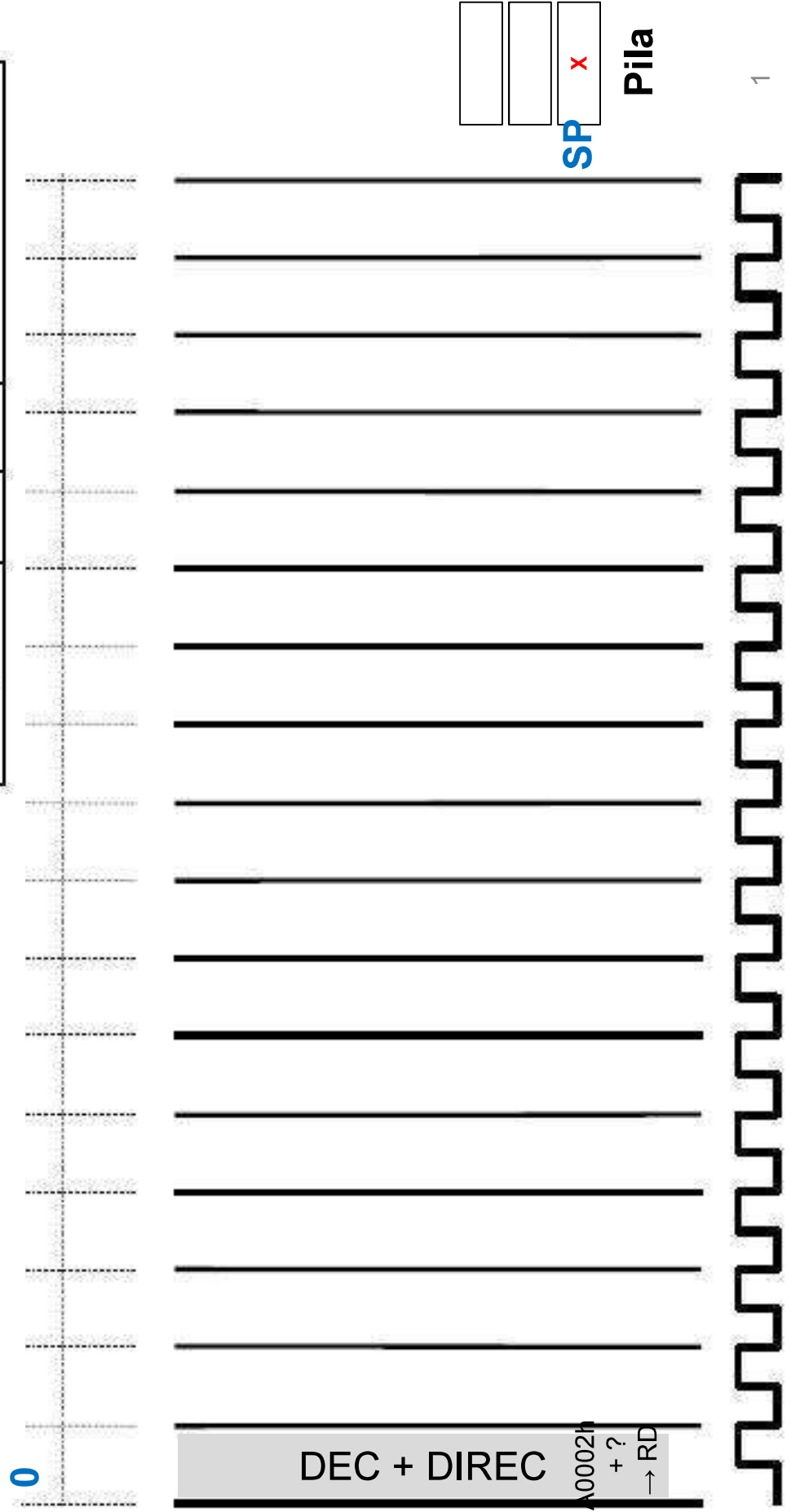


Ejercicio 5: (Considerando para Lectura/Escritura 2 ciclos de reloj)

Dirección de memoria (en hexadecimal)	Instrucción (en ensamblador)	Formato de la instrucción					
A0000	CALL A0002h	<table><tr><td>C.Op.CALL</td><td></td><td></td><td></td><td>A0002h</td></tr></table>	C.Op.CALL				A0002h
C.Op.CALL				A0002h			
A0002	RET	<table><tr><td>C.Op.RET</td><td></td><td></td><td></td><td></td></tr></table>	C.Op.RET				
C.Op.RET							



Ejercicio

Dirección de memoria
(en hexadecimal)
A0000

Instrucción
(en ensamblador)
CALL A0002h

Formato de la instrucción

C.Op.CALL				A0002h
-----------	--	--	--	--------

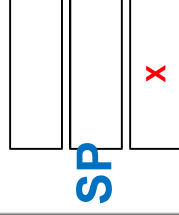
C.Op.RET				
----------	--	--	--	--



SP-
1 →
SP
y
RD

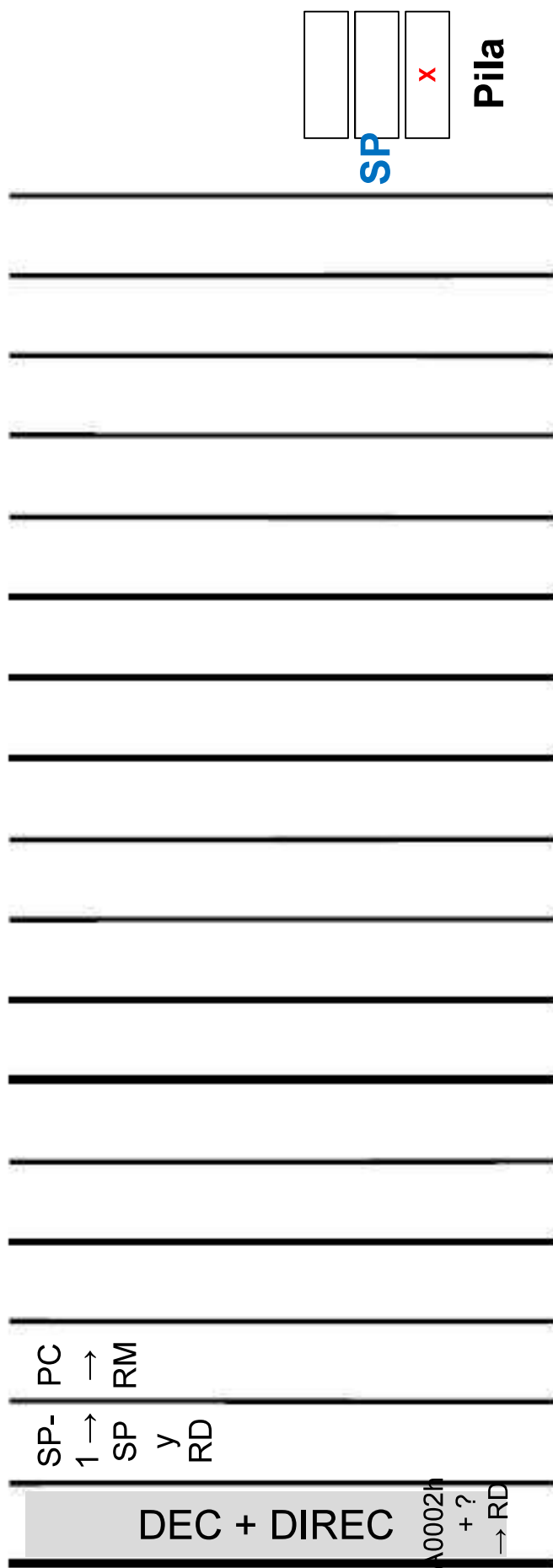
DEC + DIREC

A0002h
+ ?
→ RD



Ejercicio

Dirección de memoria (en hexadecimal)	Instrucción (en ensamblador)	Formato de la instrucción					
A0000	CALL A0002h	<table><tr><td>C.Op.CALL</td><td></td><td></td><td></td><td>A0002h</td></tr></table>	C.Op.CALL				A0002h
C.Op.CALL				A0002h			
A0002	RET	<table><tr><td>C.Op.RET</td><td></td><td></td><td></td><td></td></tr></table>	C.Op.RET				
C.Op.RET							



Ejercicio

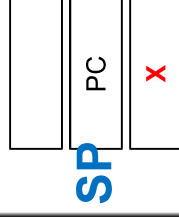
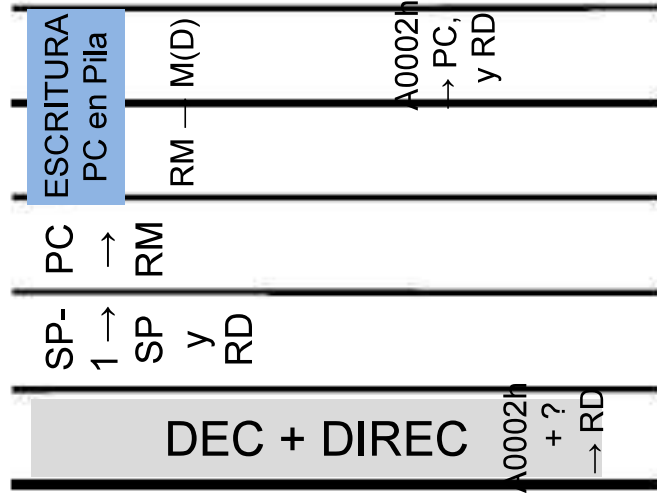
Dirección de memoria
(en hexadecimal)
A0000

Instrucción
(en ensamblador)
CALL A0002h

Formato de la instrucción

C.Op.CALL					A0002h
-----------	--	--	--	--	--------

C.Op.RET					
----------	--	--	--	--	--



Pila



Ejercicio

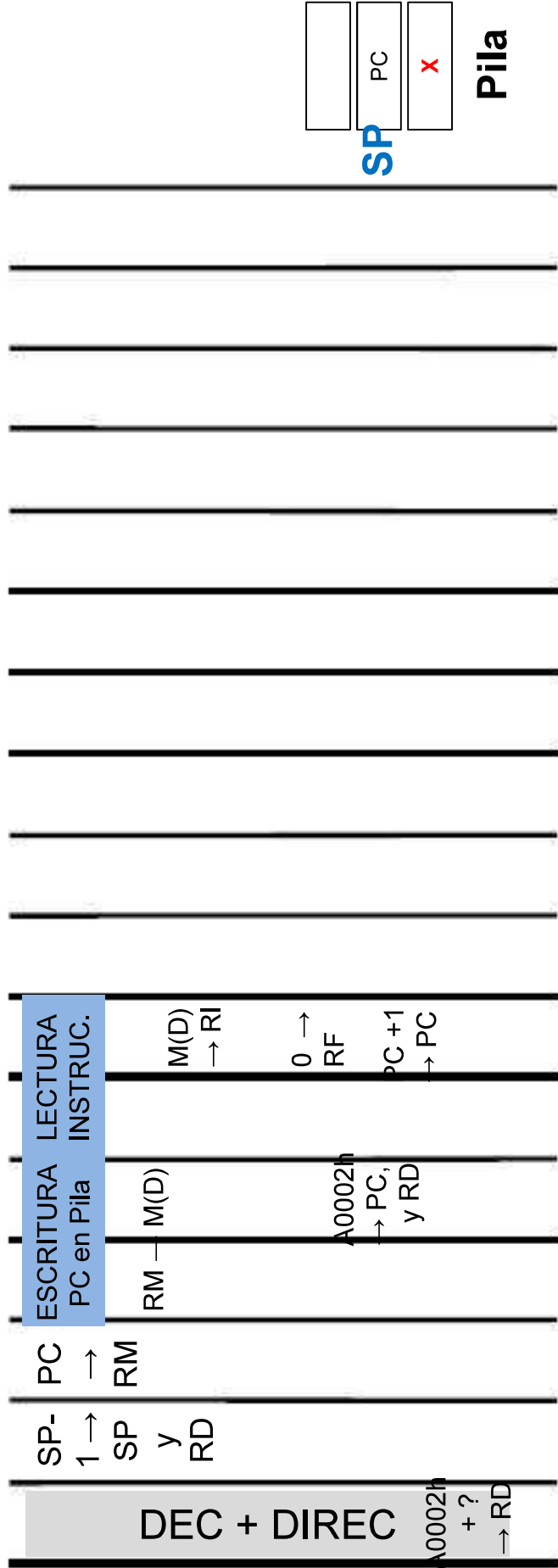
Dirección de memoria
(en hexadecimal)
A0000

Instrucción
(en ensamblador)
CALL A0002h

Formato de la instrucción

C.Op.CALL					A0002h
-----------	--	--	--	--	--------

C.Op.RET					
----------	--	--	--	--	--



Ejercicio

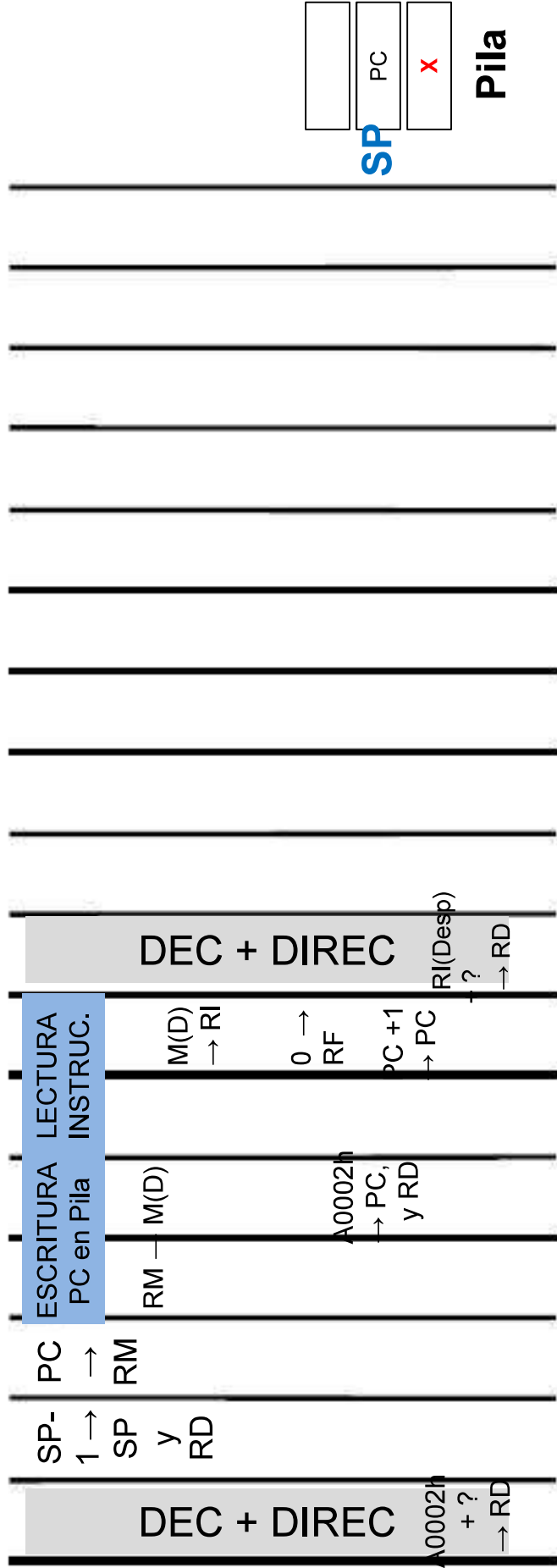
Dirección de memoria
(en hexadecimal)
A0000

Instrucción
(en ensamblador)
CALL A0002h

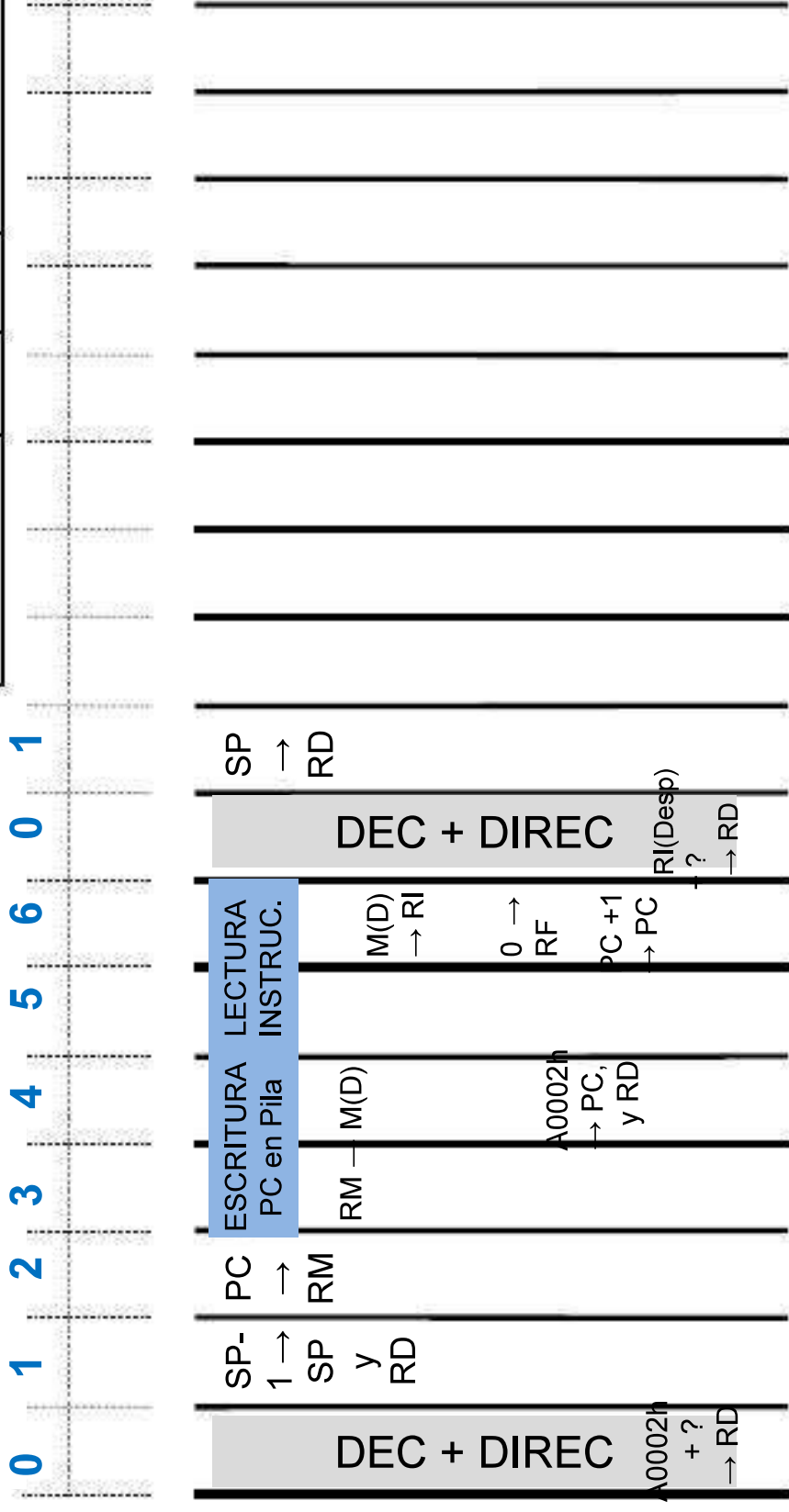
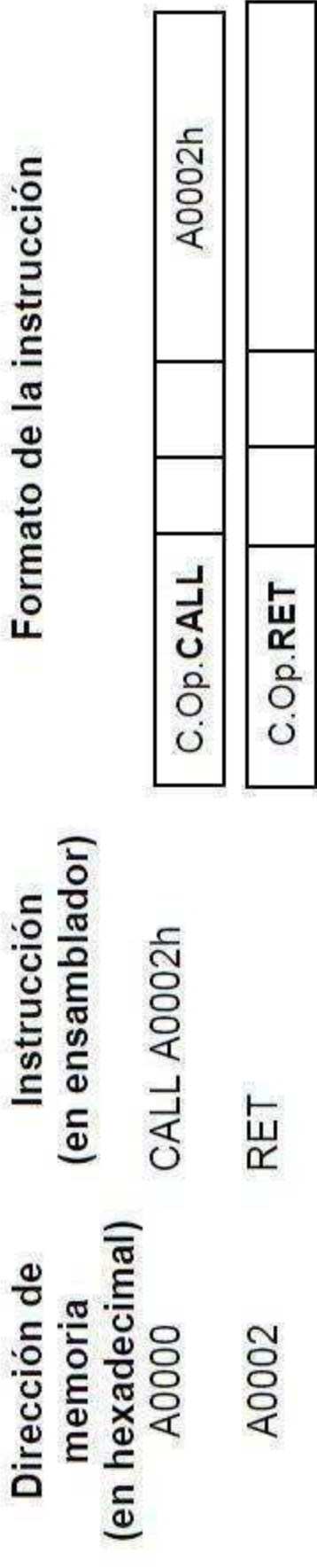
Formato de la instrucción

C.Op.CALL					A0002h
-----------	--	--	--	--	--------

C.Op.RET					
----------	--	--	--	--	--



Ejercicio



Ejercicio

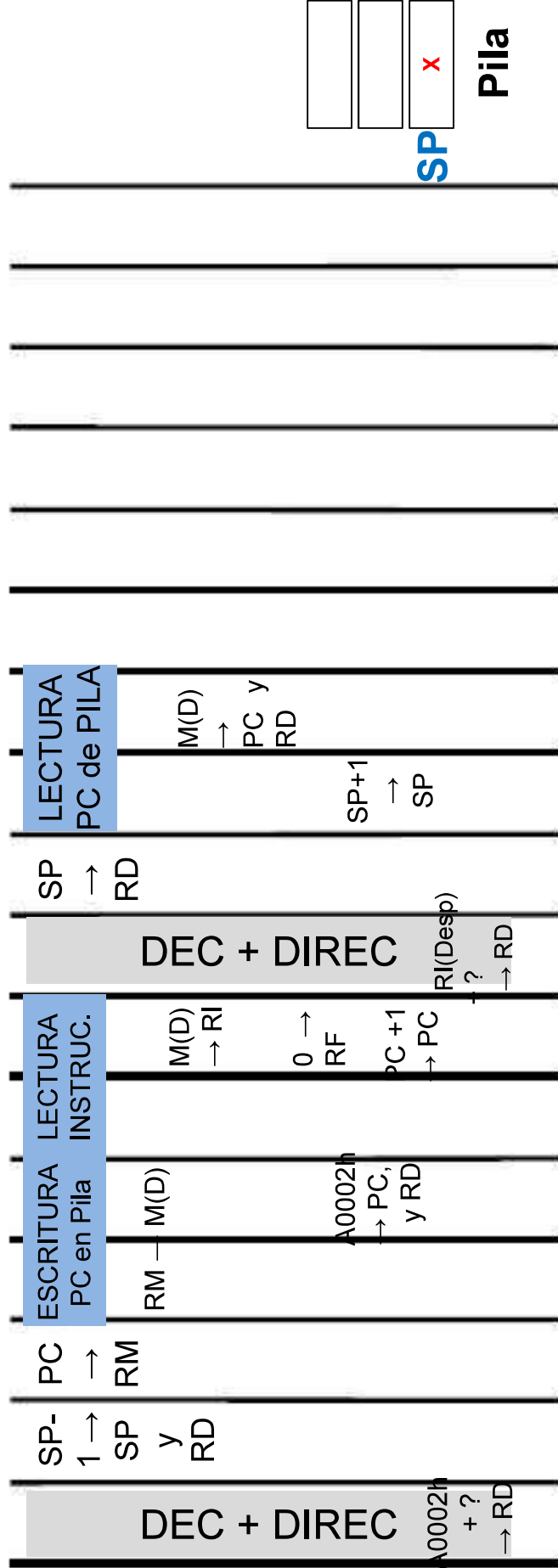
Dirección de memoria
(en hexadecimal)
A0000

Instrucción
(en ensamblador)
CALL A0002h

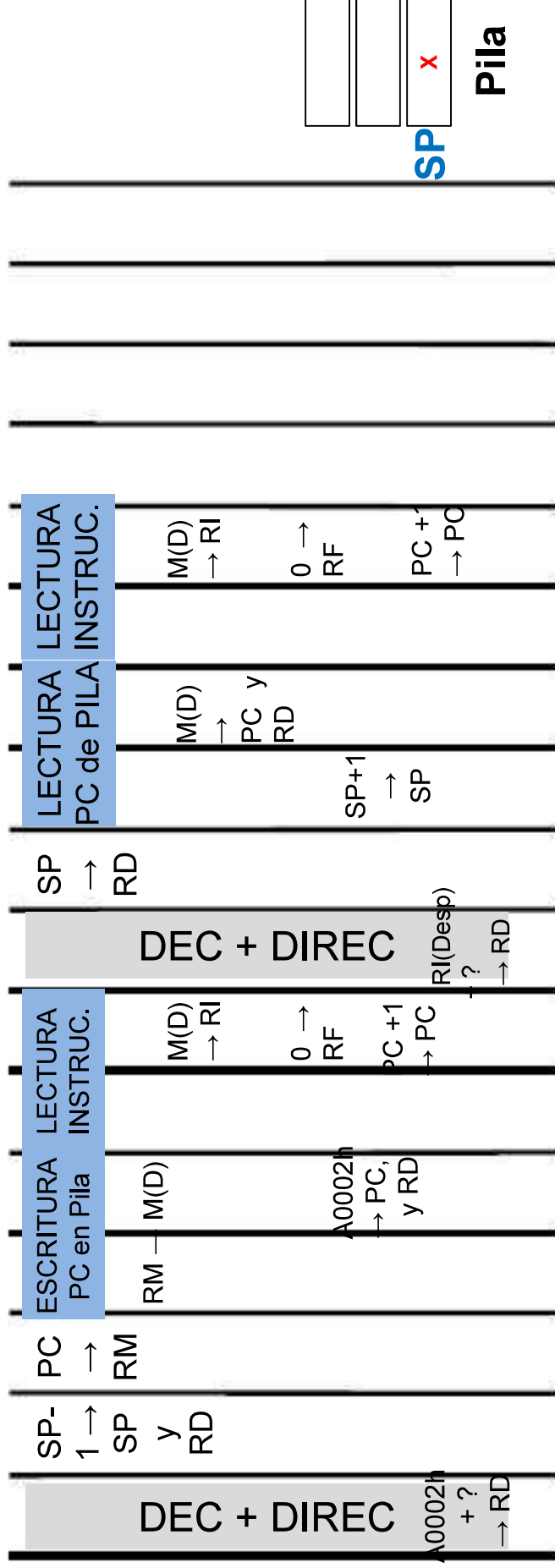
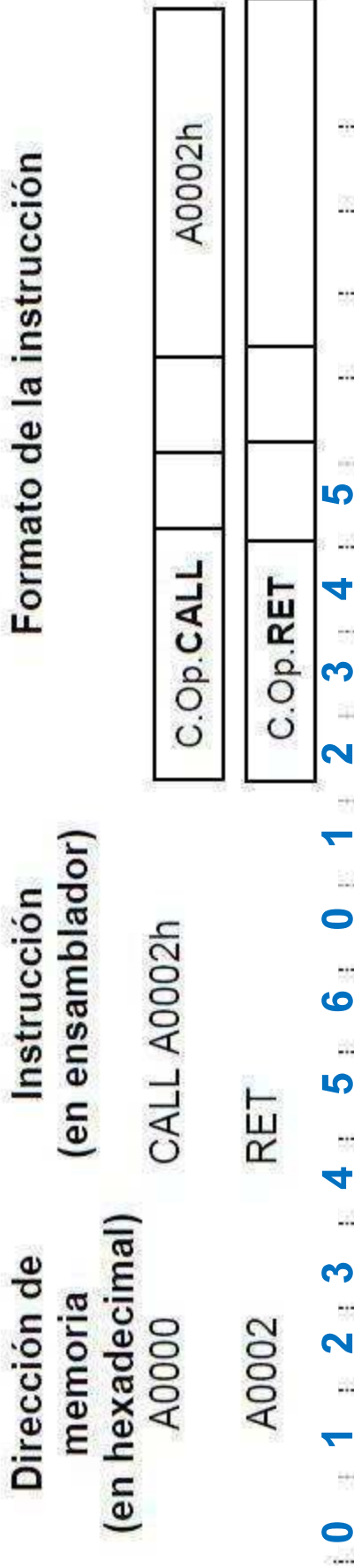
Formato de la instrucción

C.Op.CALL					A0002h
-----------	--	--	--	--	--------

C.Op.RET					
----------	--	--	--	--	--



Ejercicio



Eiercicio

Dirección de memoria

(en hexadecimal)

A0000

Instrucción (en ensamblador)

CALL A0002h

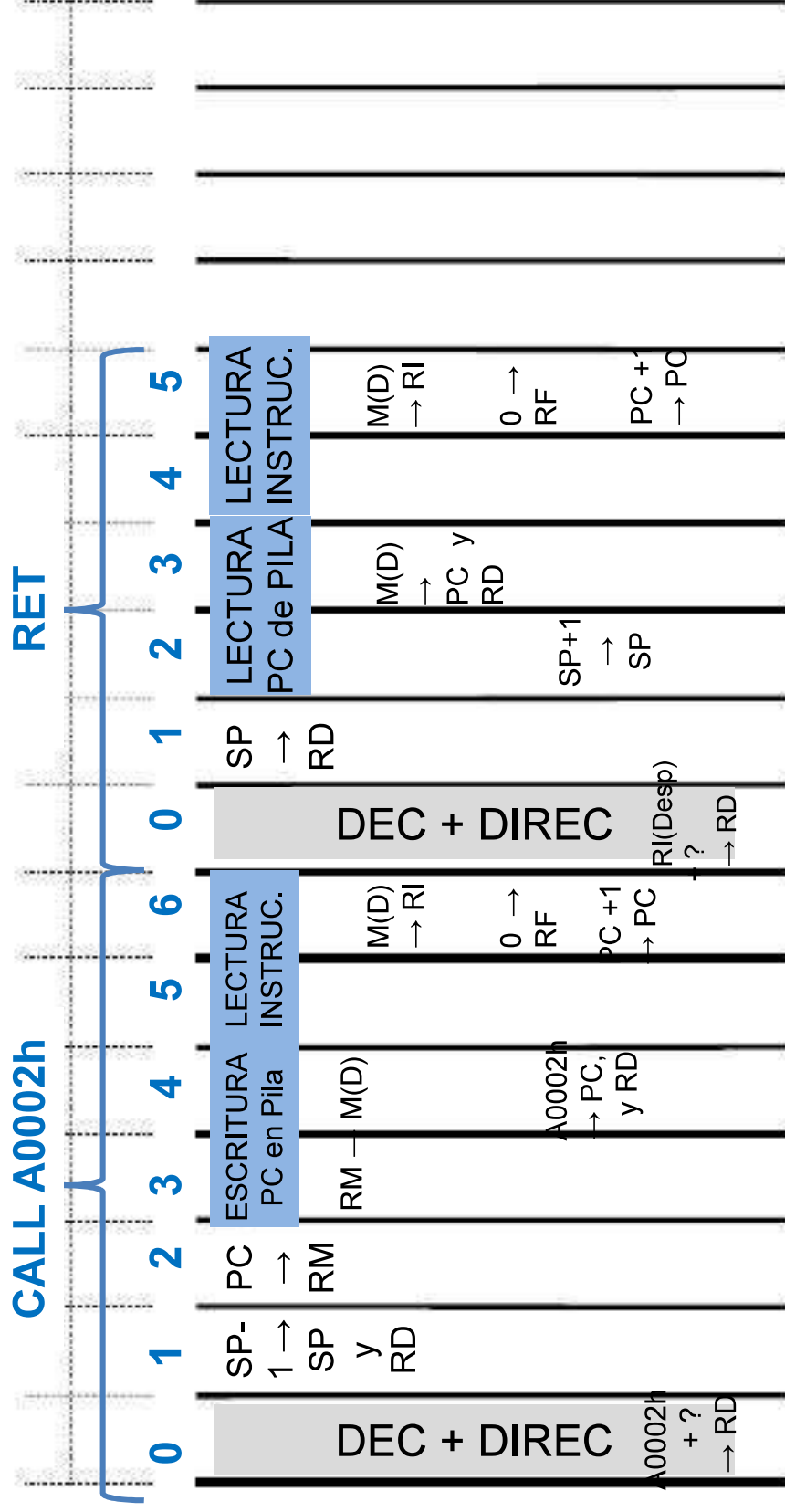
Formato de la instrucción

C.Op.CALL				A0002h
-----------	--	--	--	--------

C.Op.RET				
----------	--	--	--	--

CALL A0002h

RET



Ejercicio 9:

Dirección de
memoria
(en hexadecimal)

Instrucción
(en ensamblador)

Formato de la instrucción

A0000

BZ A0002h

C.Op.**BZ**

A0002h

A0001

SUB .4, 77[.5]

C.Op.**SUB**

.4

.5

77

A0002

MOVE .5, #198

C.Op.**MOV**

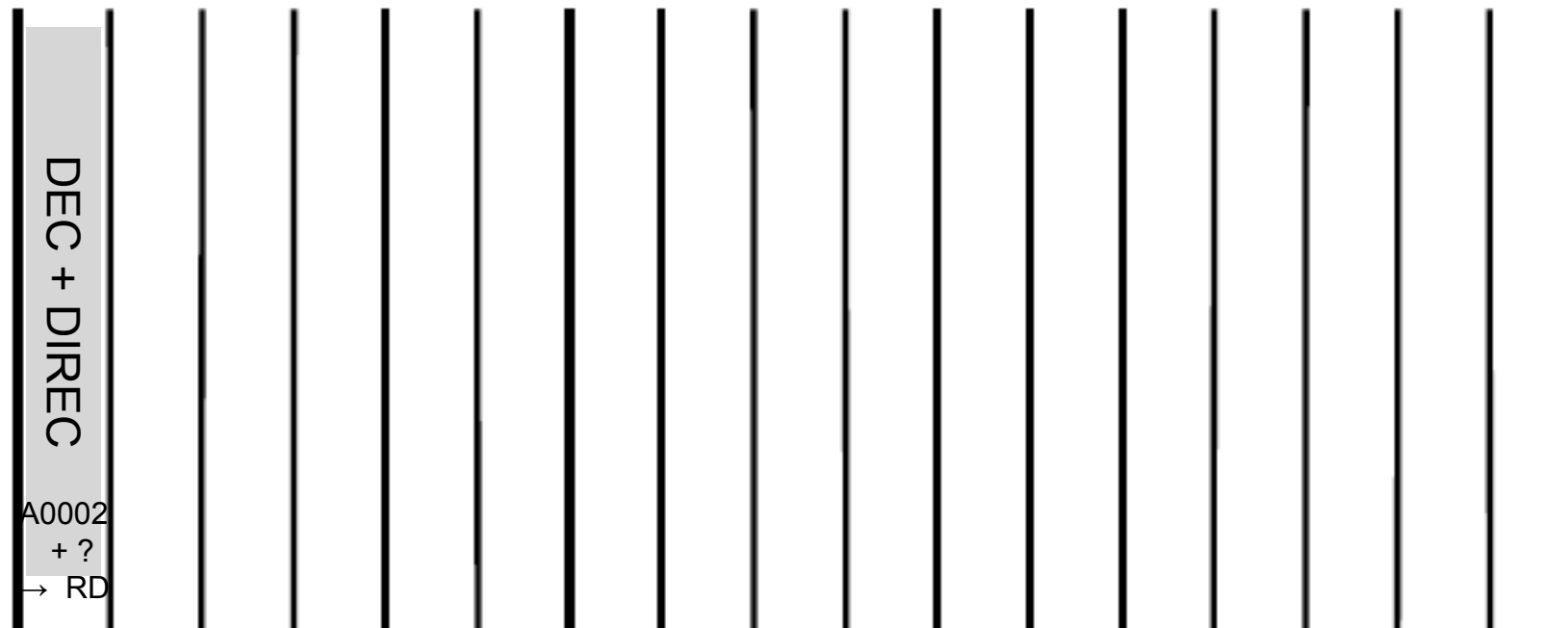
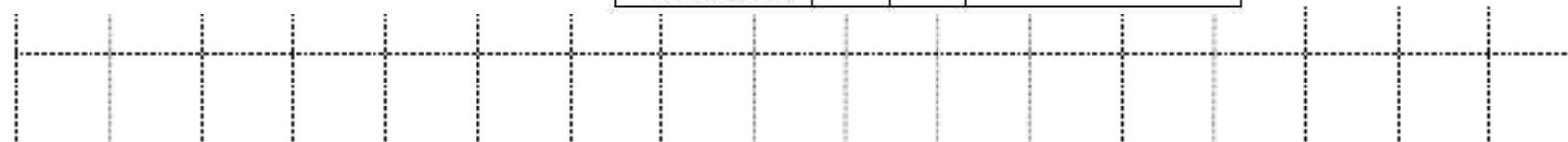
.5

198

A0003

RETl

C.Op.**RETI**



DEC + DIREC

A0002
+ ?
→ RD

SP

SR

PC

X

Pila



Ejercicio 9:

Dirección de
memoria
(en hexadecimal)

Instrucción
(en ensamblador)

Formato de la instrucción

A0000

BZ A0002h

C.Op.**BZ**

A0002h

A0001

SUB .4, 77[.5]

C.Op.**SUB**

.4

.5

77

A0002

MOVE .5, #198

C.Op.**MOV**

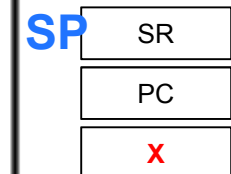
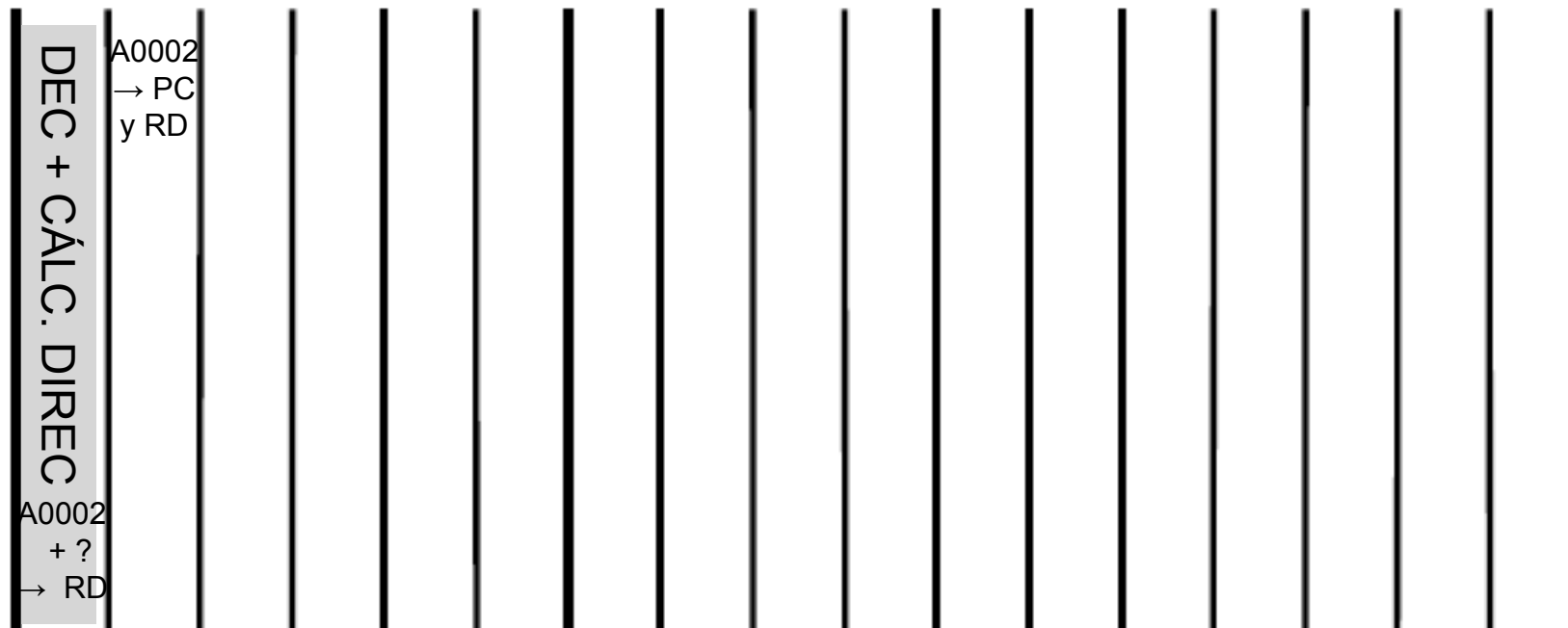
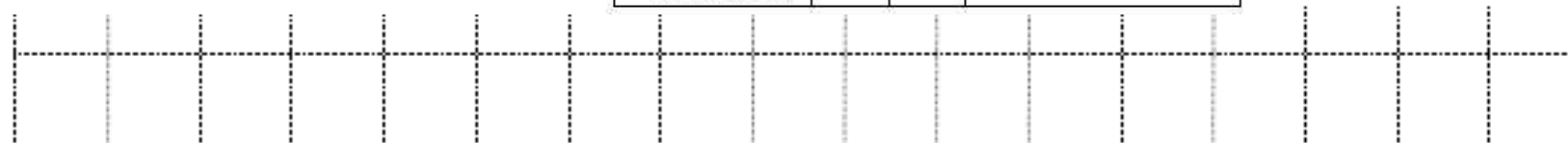
.5

198

A0003

RETl

C.Op.**RETl**

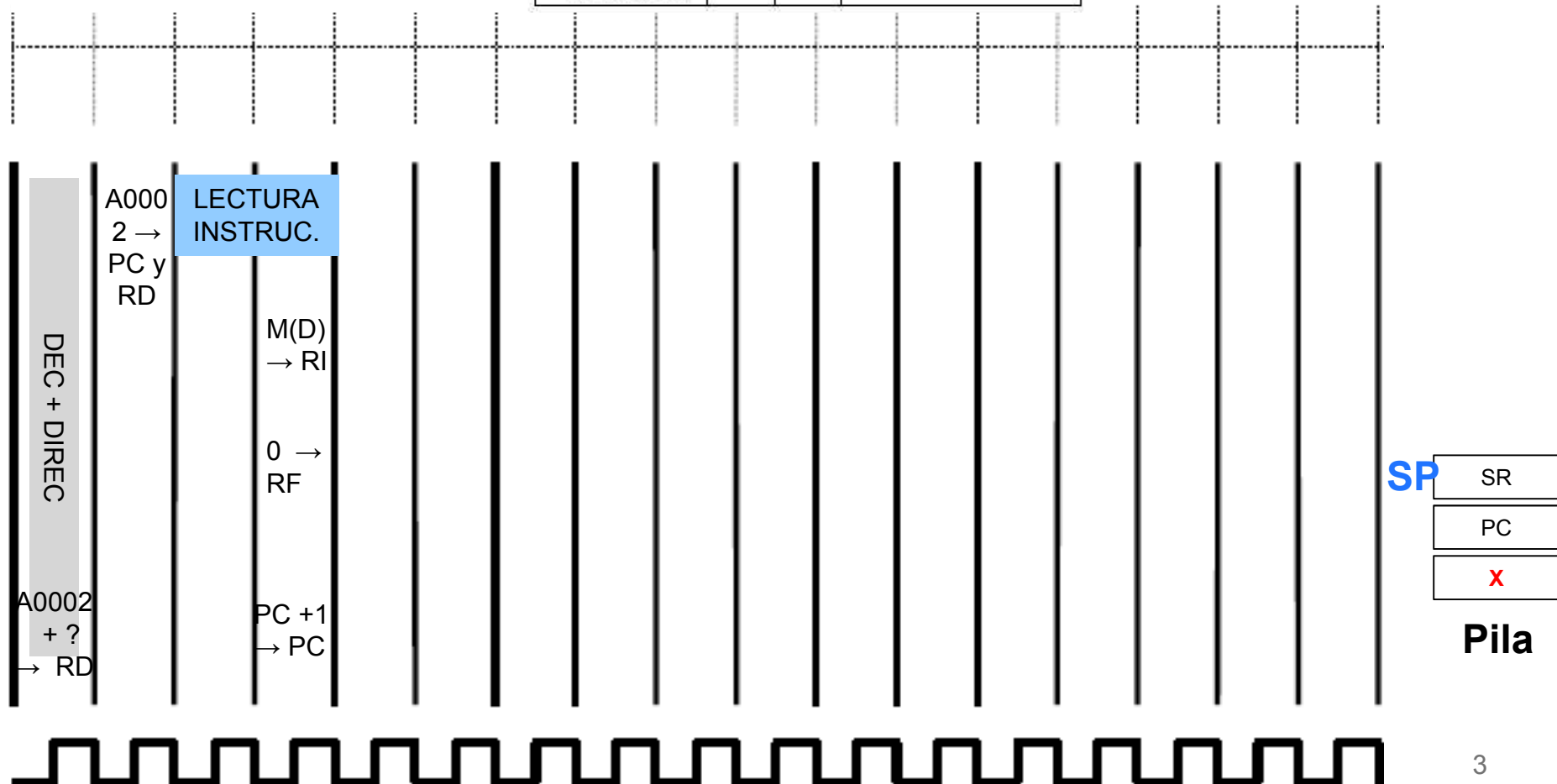


Pila



Ejercicio 9:

Dirección de memoria (en hexadecimal)	Instrucción (en ensamblador)	Formato de la instrucción			
A0000	BZ A0002h	C.Op. BZ			A0002h
A0001	SUB .4, 77[.5]	C.Op. SUB	.4	.5	77
A0002	MOVE .5, #198	C.Op. MOV	.5		198
A0003	RETI	C.Op. RETI			



Ejercicio 9:

Dirección de
memoria
(en hexadecimal)

Instrucción
(en ensamblador)

Formato de la instrucción

A0000

BZ A0002h

C.Op.BZ			A0002h
---------	--	--	--------

A0001

SUB .4, 77[.5]

C.Op.SUB	.4	.5	77
----------	----	----	----

A0002

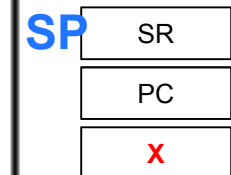
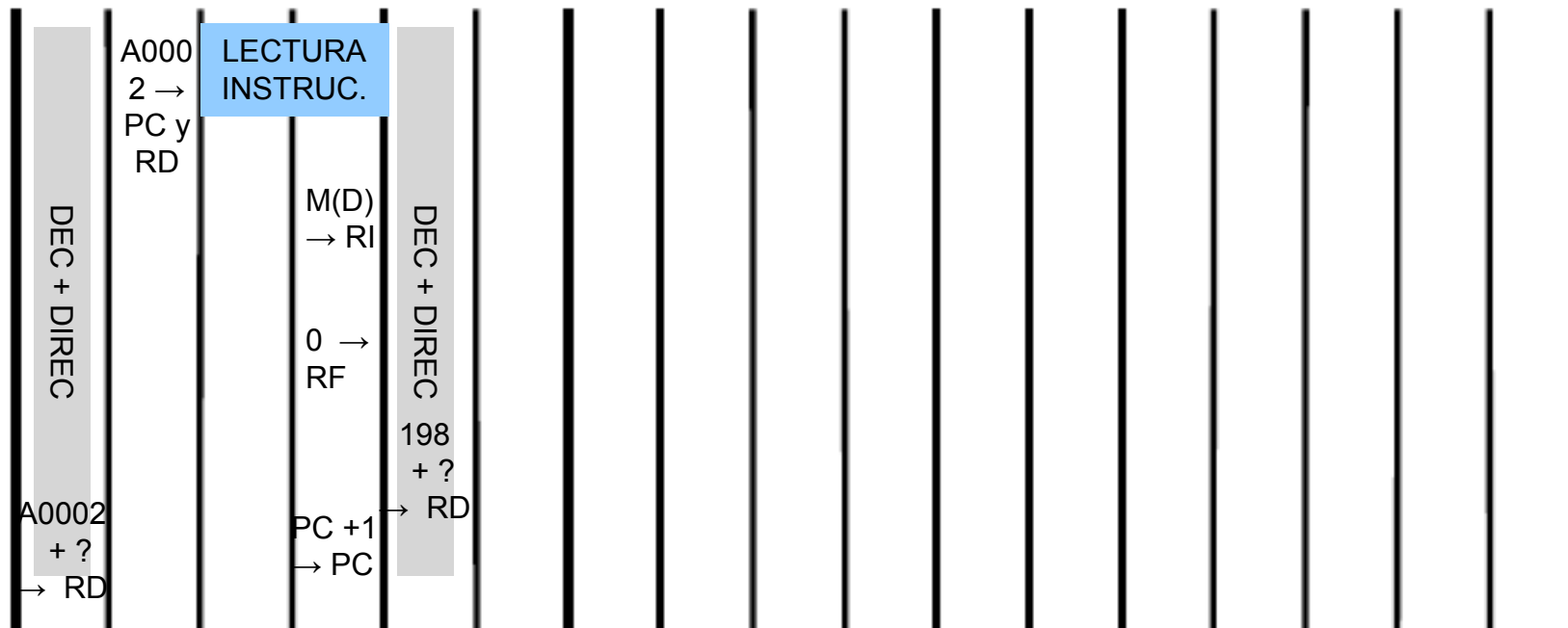
MOVE .5, #198

C.Op.MOV	.5		198
----------	----	--	-----

A0003

RETI

C.Op.RETI			
-----------	--	--	--



Pila

Ejercicio

Dirección de
memoria
(en hexadecimal)

Instrucción
(en ensamblador)

Formato de la instrucción

A0000

BZ A0002h

C.Op. BZ			A0002h
-----------------	--	--	--------

A0001

SUB .4, 77[.5]

C.Op. SUB	.4	.5	77
------------------	----	----	----

A0002

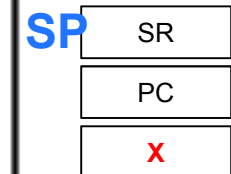
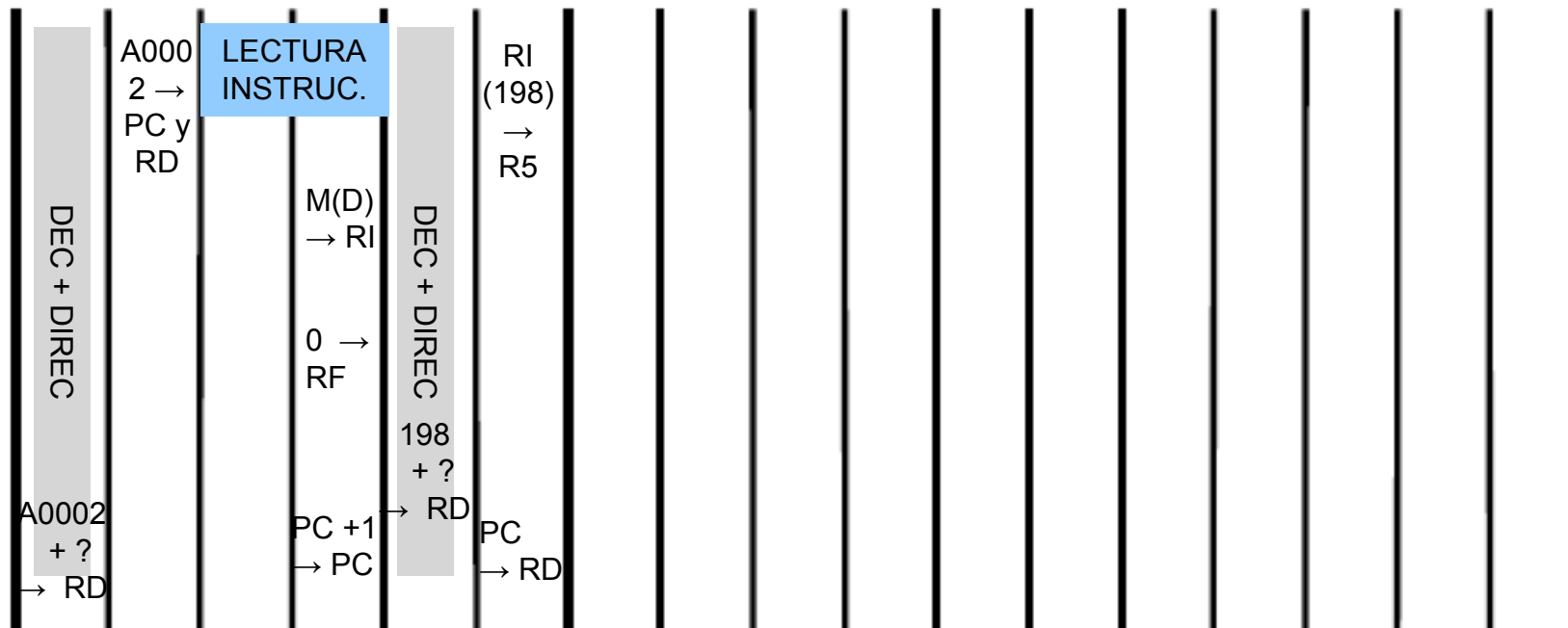
MOVE .5, #198

C.Op. MOV	.5		198
------------------	----	--	-----

A0003

RETI

C.Op. RETI			
-------------------	--	--	--



Pila

Ejercicio 9:

Dirección de memoria
(en hexadecimal)

Instrucción
(en ensamblador)

Formato de la instrucción

A0000

BZ A0002h

C.Op. BZ			A0002h
-----------------	--	--	--------

A0001

SUB .4, 77[.5]

C.Op. SUB	.4	.5	77
------------------	----	----	----

A0002

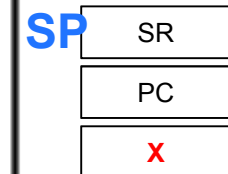
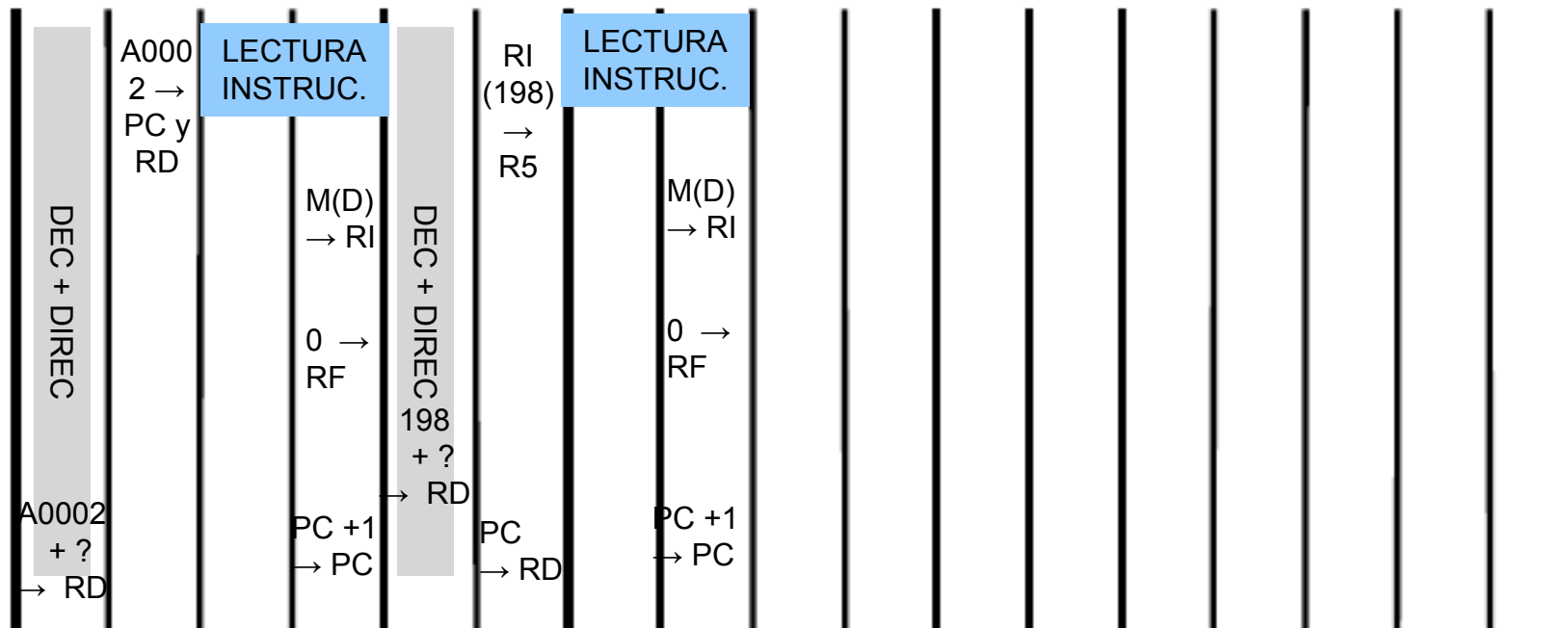
MOVE .5, #198

C.Op. MOV	.5		198
------------------	----	--	-----

A0003

RETI

C.Op. RETI			
-------------------	--	--	--

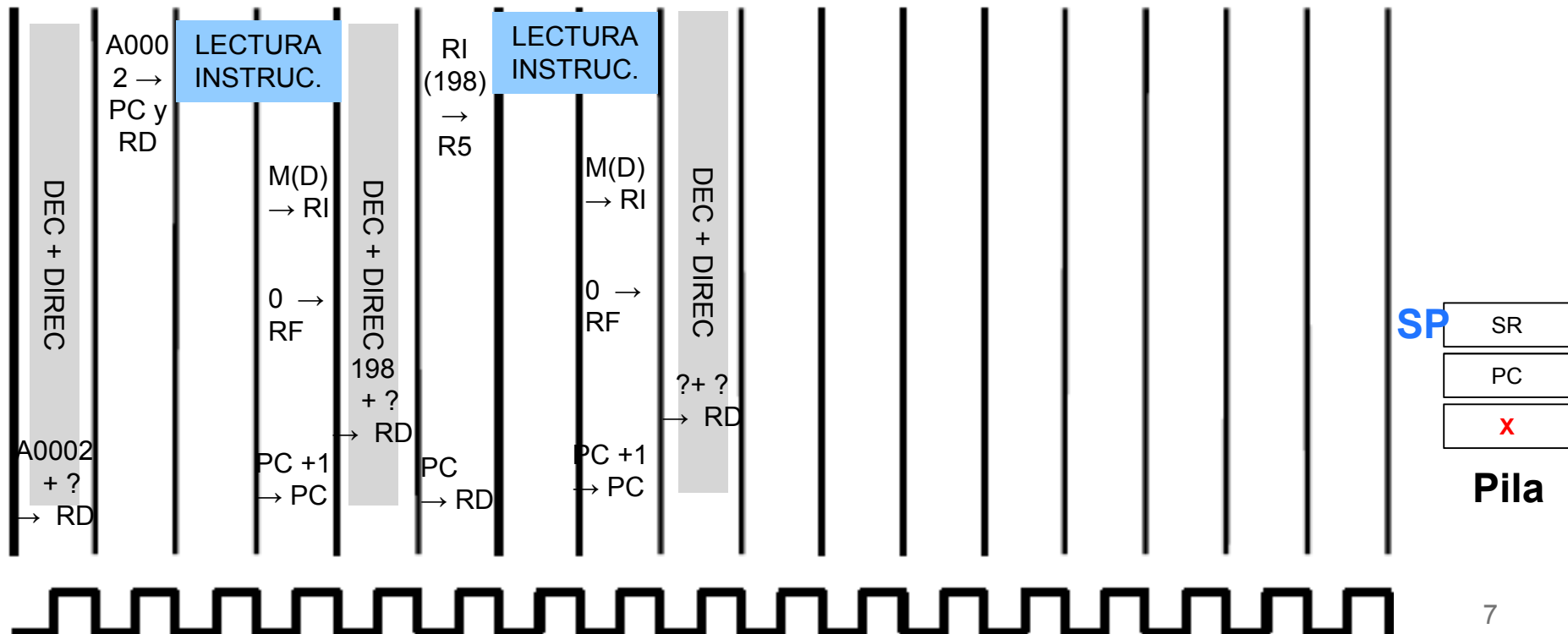
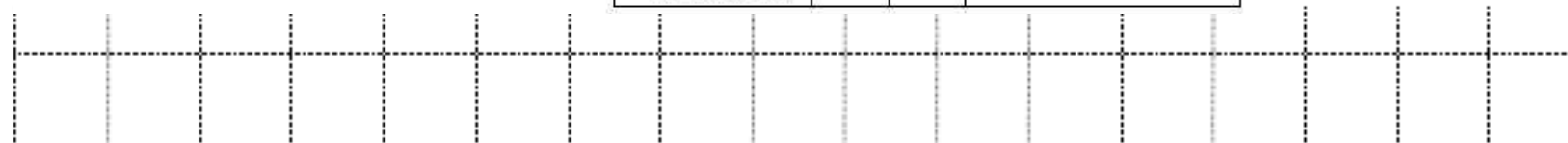


Pila



Ejercicio 9:

Dirección de memoria (en hexadecimal)	Instrucción (en ensamblador)	Formato de la instrucción			
A0000	BZ A0002h	C.Op. BZ			A0002h
A0001	SUB .4, 77[.5]	C.Op. SUB	.4	.5	77
A0002	MOVE .5, #198	C.Op. MOV	.5		198
A0003	RETI	C.Op. RETI			



Ejercicio 9:

Dirección de memoria
(en hexadecimal)

Instrucción
(en ensamblador)

Formato de la instrucción

A0000

BZ A0002h

C.Op. BZ			A0002h
-----------------	--	--	--------

A0001

SUB .4, 77[.5]

C.Op. SUB	.4	.5	77
------------------	----	----	----

A0002

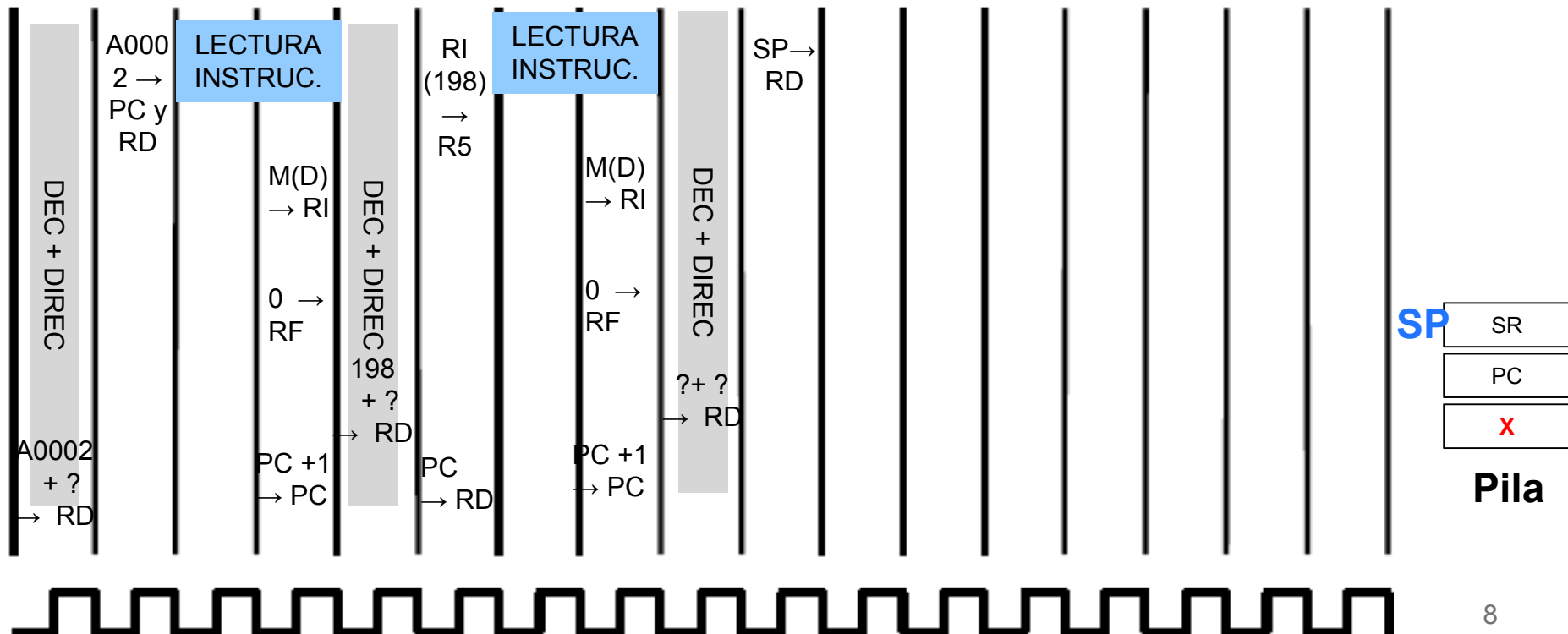
MOVE .5, #198

C.Op. MOV	.5		198
------------------	----	--	-----

A0003

RETI

C.Op. RETI			
-------------------	--	--	--



Ejercicio 9:

Dirección de memoria
(en hexadecimal)

Instrucción
(en ensamblador)

Formato de la instrucción

A0000

BZ A0002h

C.Op. BZ			A0002h
-----------------	--	--	--------

A0001

SUB .4, 77[.5]

C.Op. SUB	.4	.5	77
------------------	----	----	----

A0002

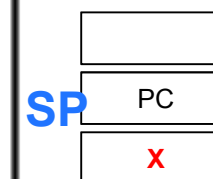
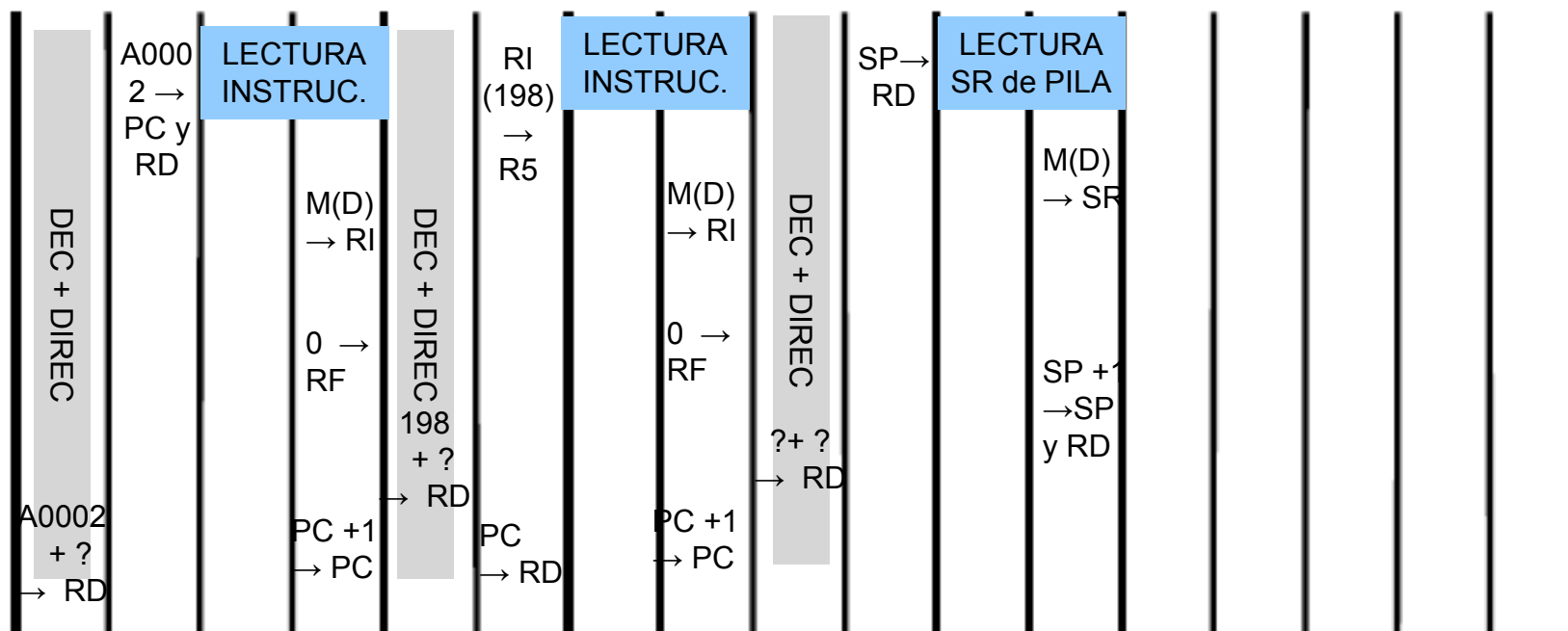
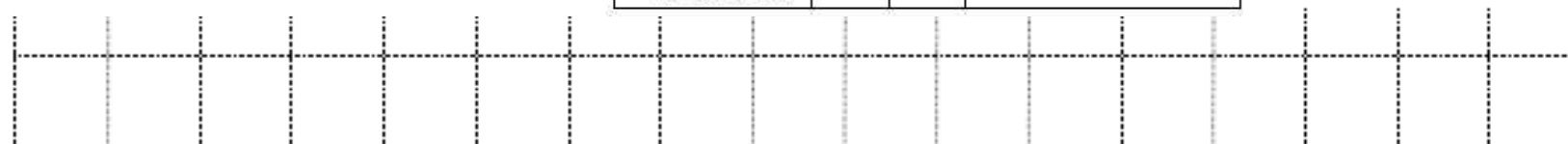
MOVE .5, #198

C.Op. MOV	.5		198
------------------	----	--	-----

A0003

RETI

C.Op. RETI			
-------------------	--	--	--



Pila

Ejercicio 9:

Dirección de memoria
(en hexadecimal)

Instrucción
(en ensamblador)

Formato de la instrucción

A0000

BZ A0002h

C.Op. BZ			A0002h
-----------------	--	--	--------

A0001

SUB .4, 77[.5]

C.Op. SUB	.4	.5	77
------------------	----	----	----

A0002

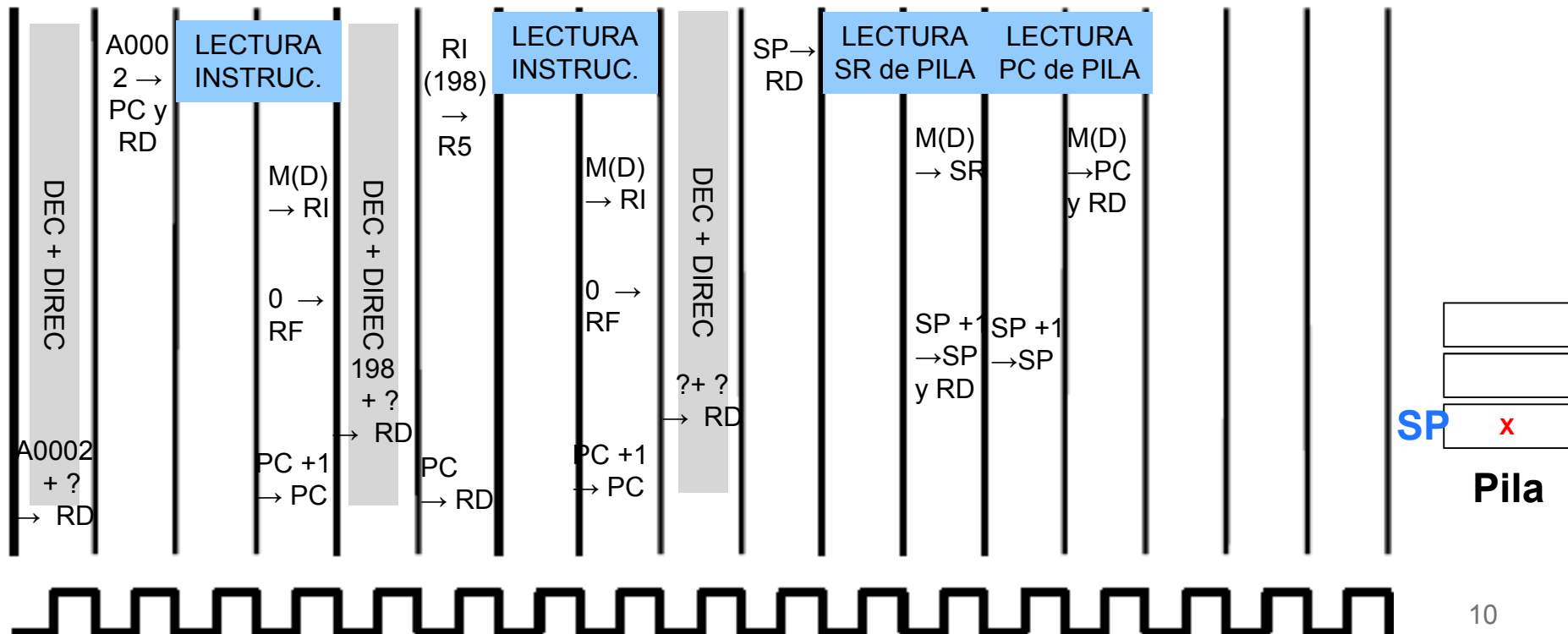
MOVE .5, #198

C.Op. MOV	.5		198
------------------	----	--	-----

A0003

RETI

C.Op. RETI			
-------------------	--	--	--



Ejercicio 9:

Dirección de memoria
(en hexadecimal)

Instrucción
(en ensamblador)

Formato de la instrucción

A0000

BZ A0002h

C.Op. BZ			A0002h
-----------------	--	--	--------

A0001

SUB .4, 77[.5]

C.Op. SUB	.4	.5	77
------------------	----	----	----

A0002

MOVE .5, #198

C.Op. MOV	.5		198
------------------	----	--	-----

A0003

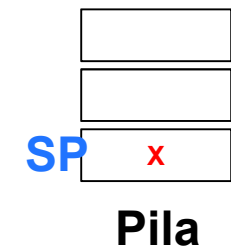
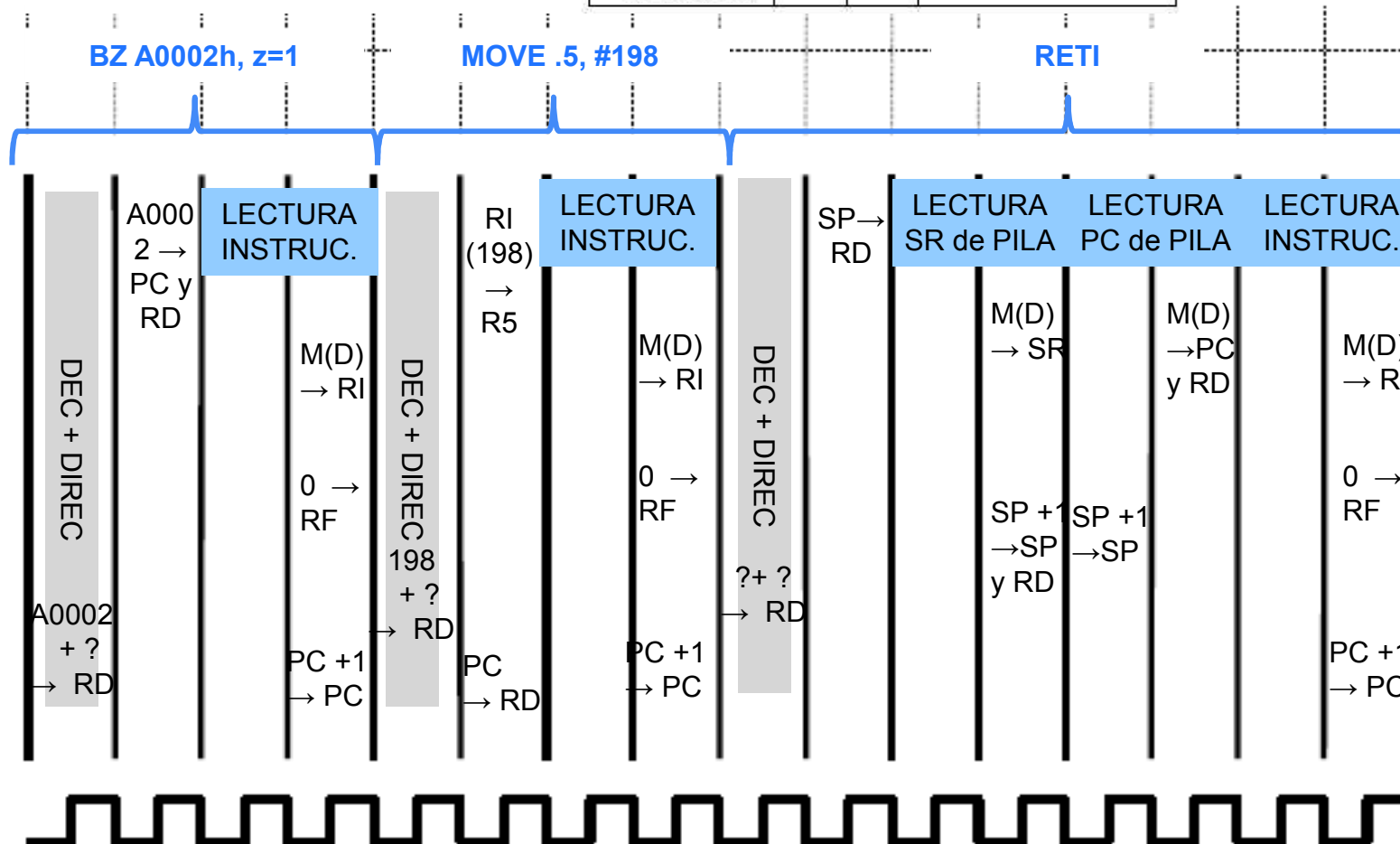
RETI

C.Op. RETI			
-------------------	--	--	--

BZ A0002h, z=1

MOVE .5, #198

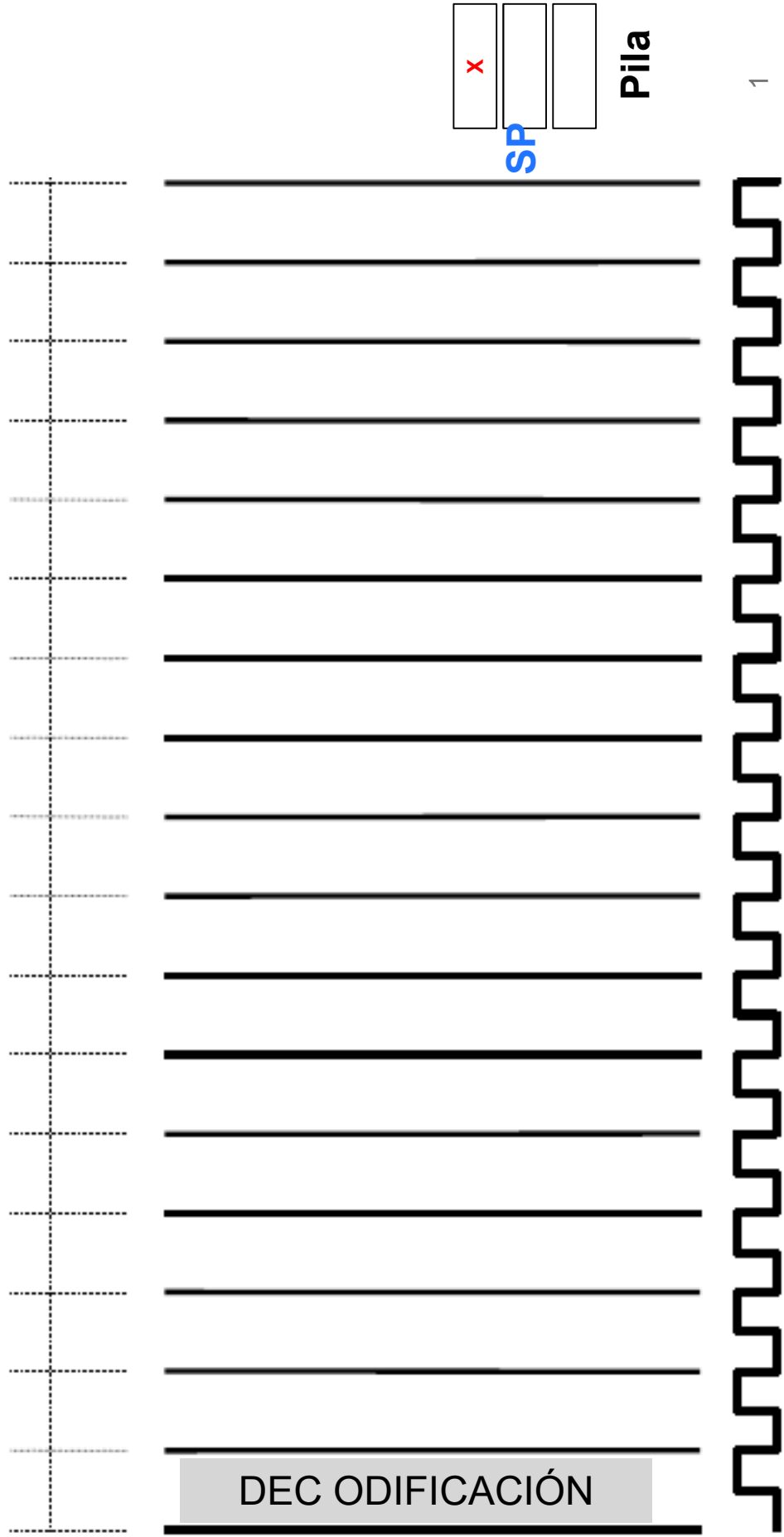
RETI



Ejercicio 10: (Considerando para Lectura/Escritura 2 ciclos de reloj)

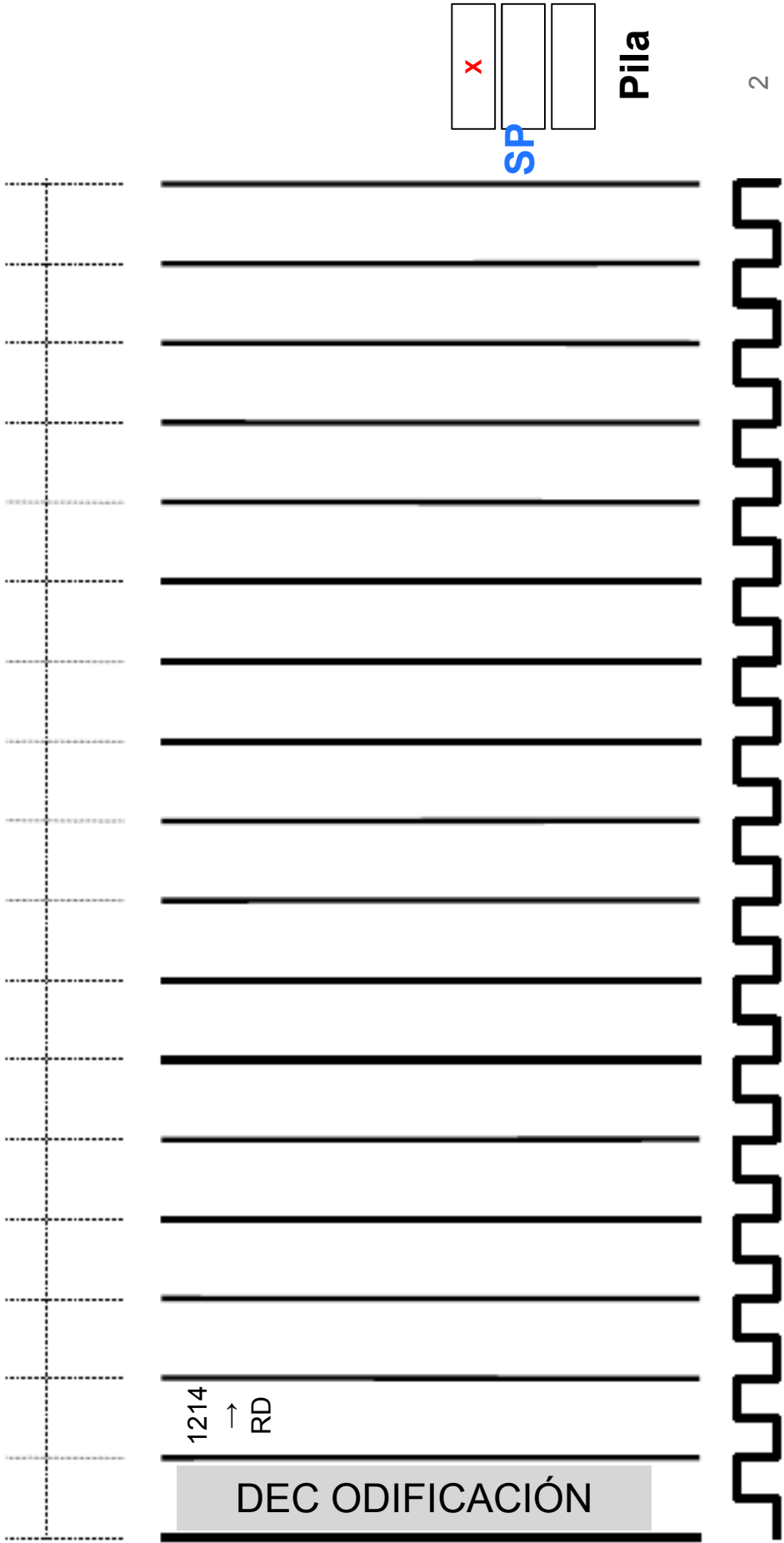
Dirección de memoria (en hexadecimal)	Instrucción (en ensamblador)
A0000	MOVE 1214, .4
A0001	DIV .8, 212[.1]

MOV	.4		1214
DIV	.8	.1	212



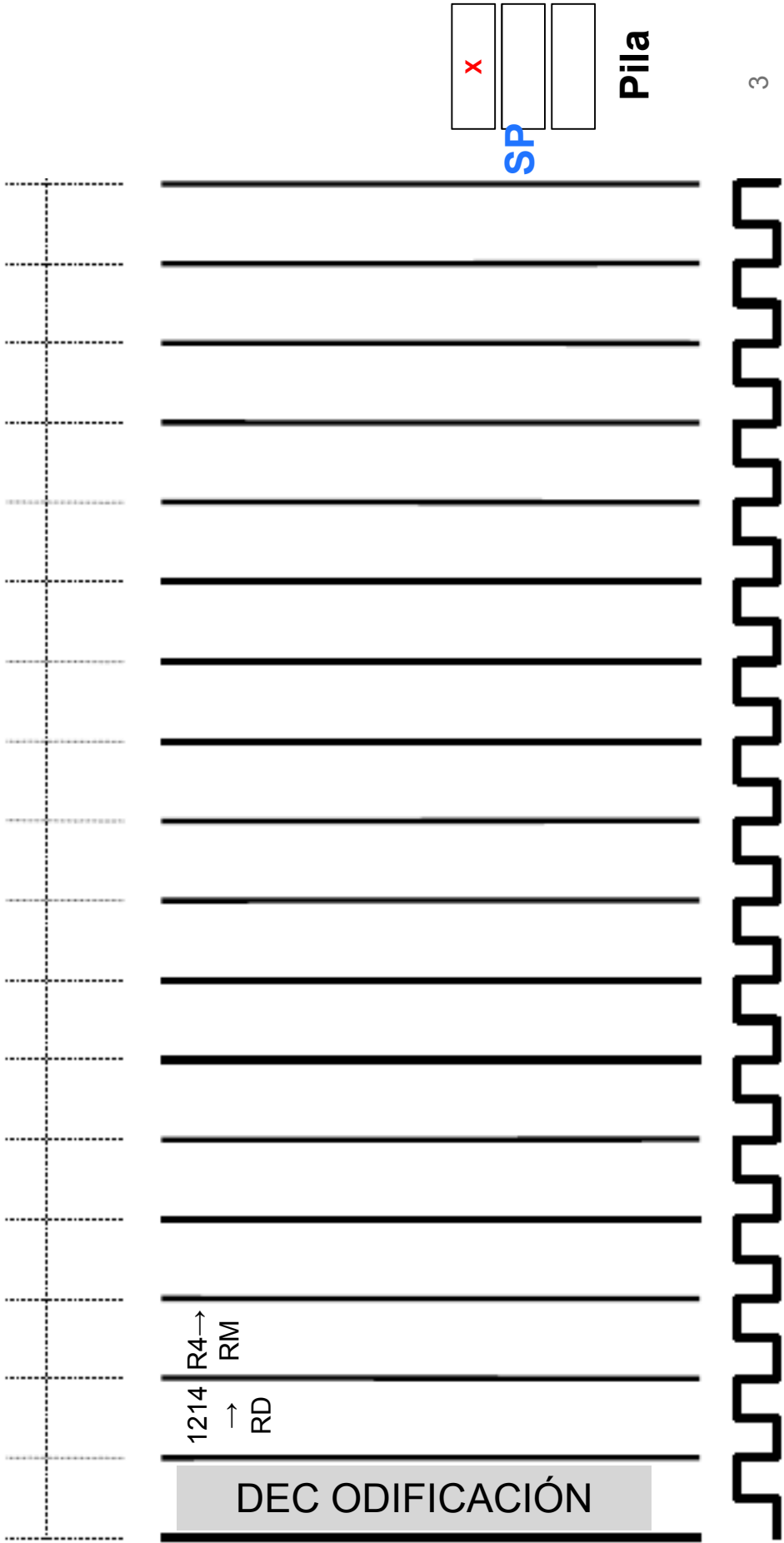
Ejercicio 10:

Dirección de memoria (en hexadecimal)	Instrucción (en ensamblador)			
A0000	MOV	.4		1214
A0001	DIV	.8	.1	212



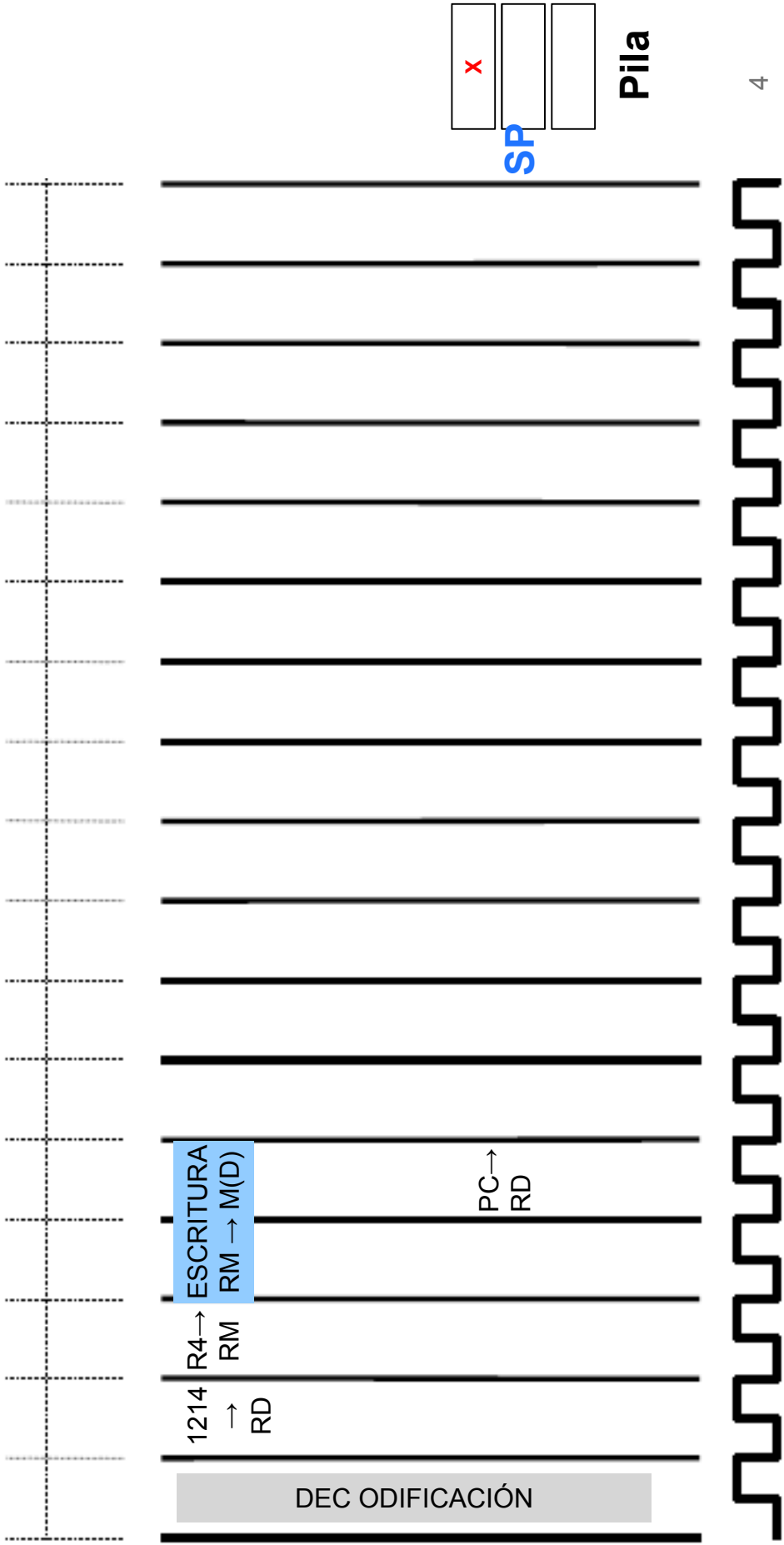
Ejercicio 10:

Dirección de memoria (en hexadecimal)	Instrucción (en ensamblador)			
A0000	MOVE	1214, .4		1214
A0001	DIV	.8, .1	.1	212



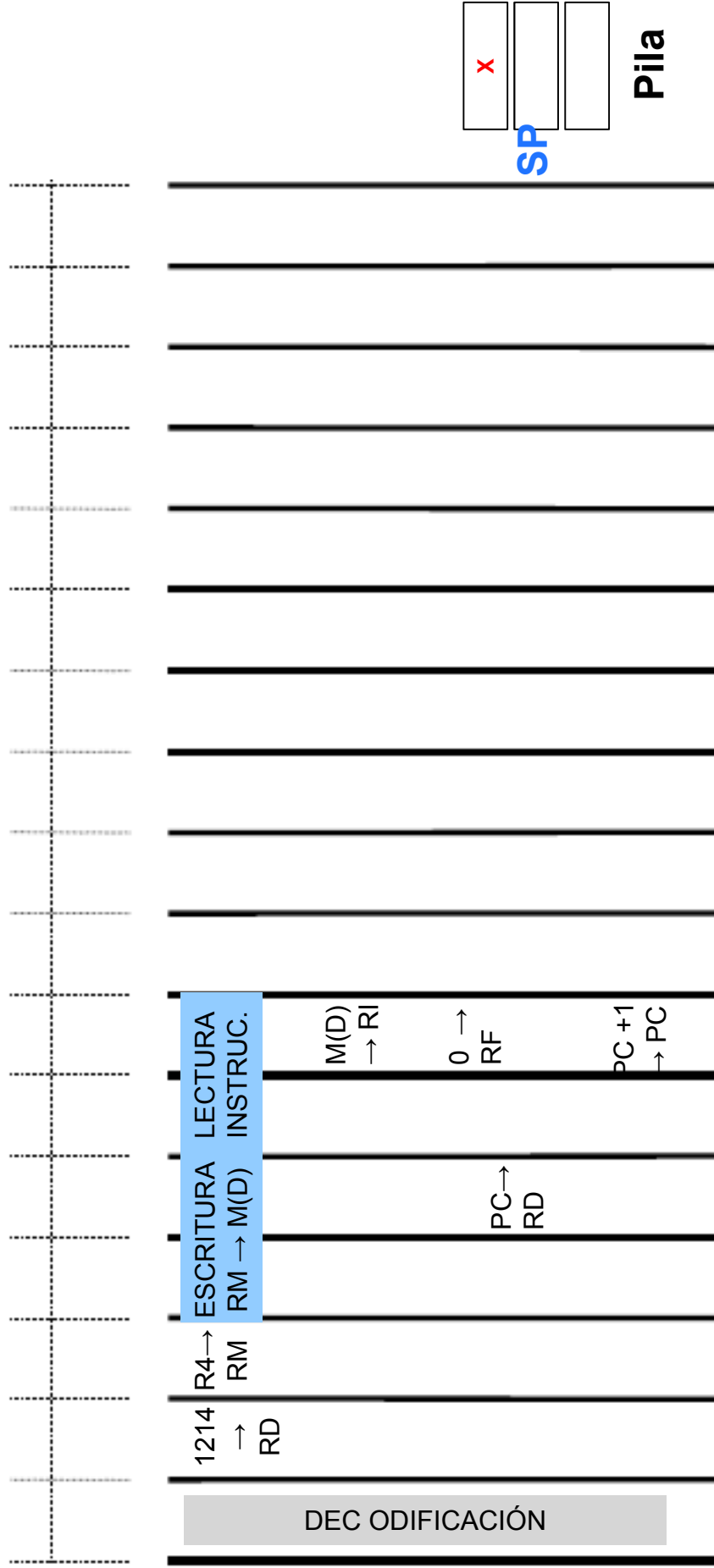
Ejercicio 10:

Dirección de memoria (en hexadecimal)	Instrucción (en ensamblador)			
A0000	MOV	.4		1214
A0001	DIV	.8	.1	212



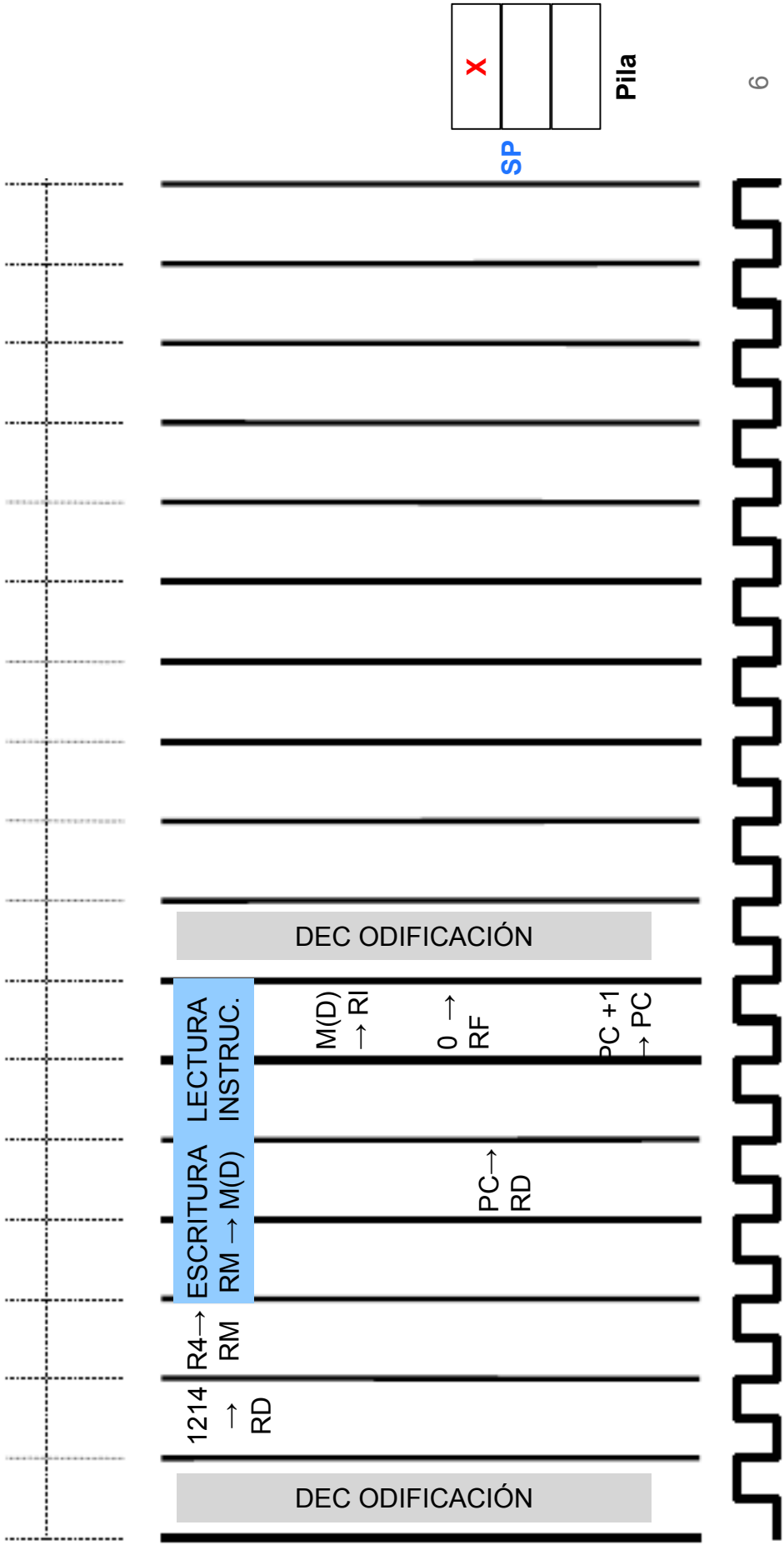
Ejercicio 10:

Dirección de memoria (en hexadecimal)	Instrucción (en ensamblador)
A0000	MOVE 1214, .4
A0001	DIV .8, 212[.1]



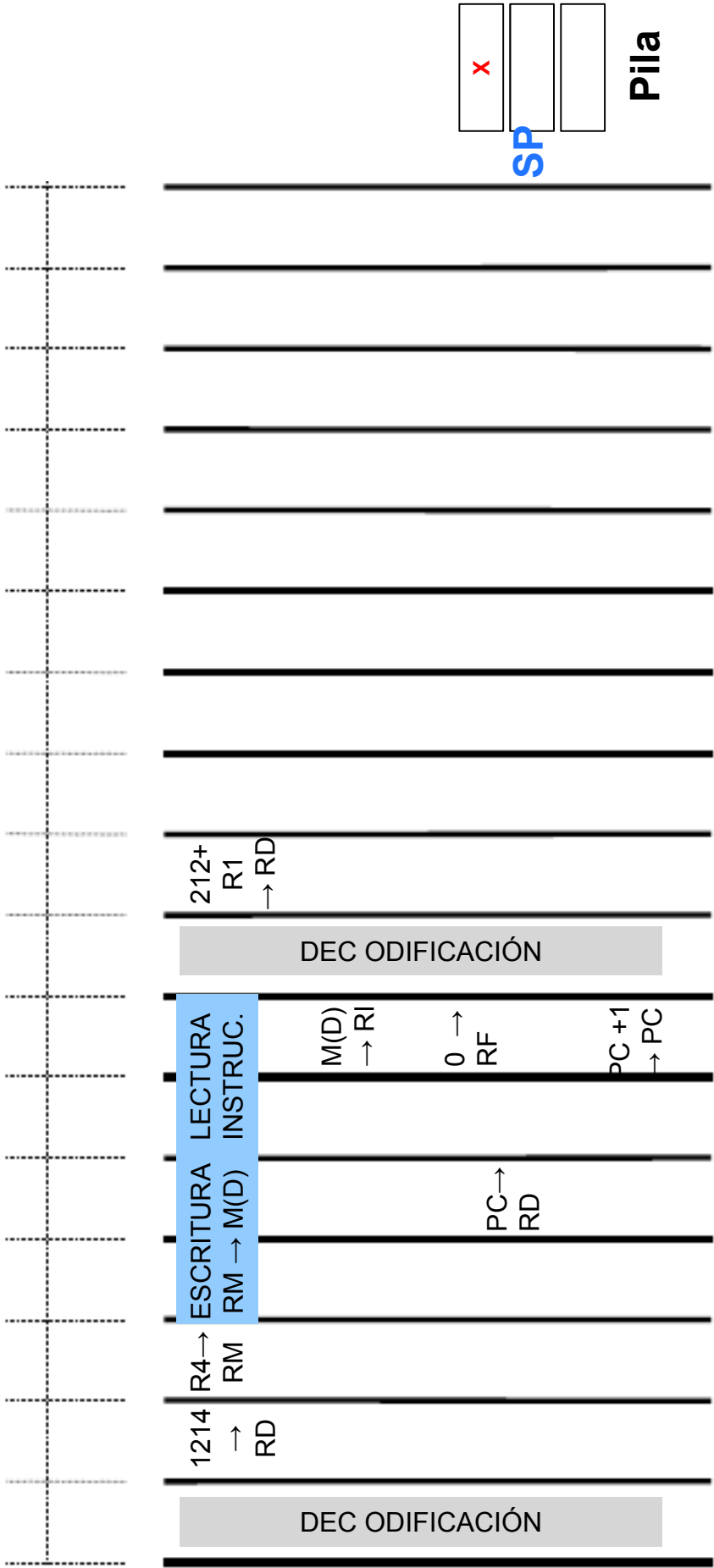
Ejercicio 10:

Dirección de memoria (en hexadecimal)	Instrucción (en ensamblador)			
A0000	MOV	.4		1214
A0001	DIV	.8	.1	212



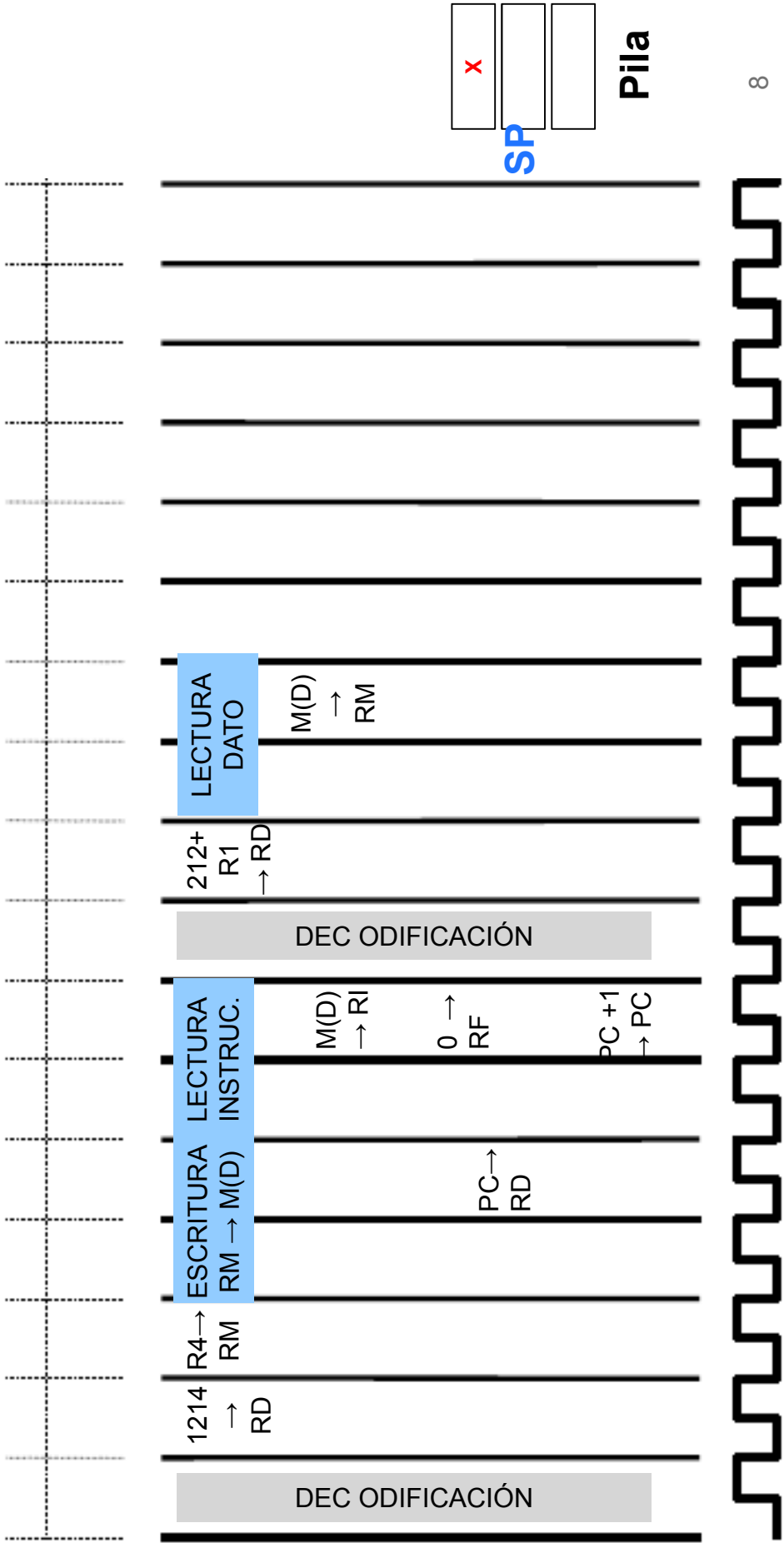
Ejercicio 10:

Dirección de memoria (en hexadecimal)	Instrucción (en ensamblador)
A0000	MOVE 1214, .4
A0001	DIV .8, 212[.1]



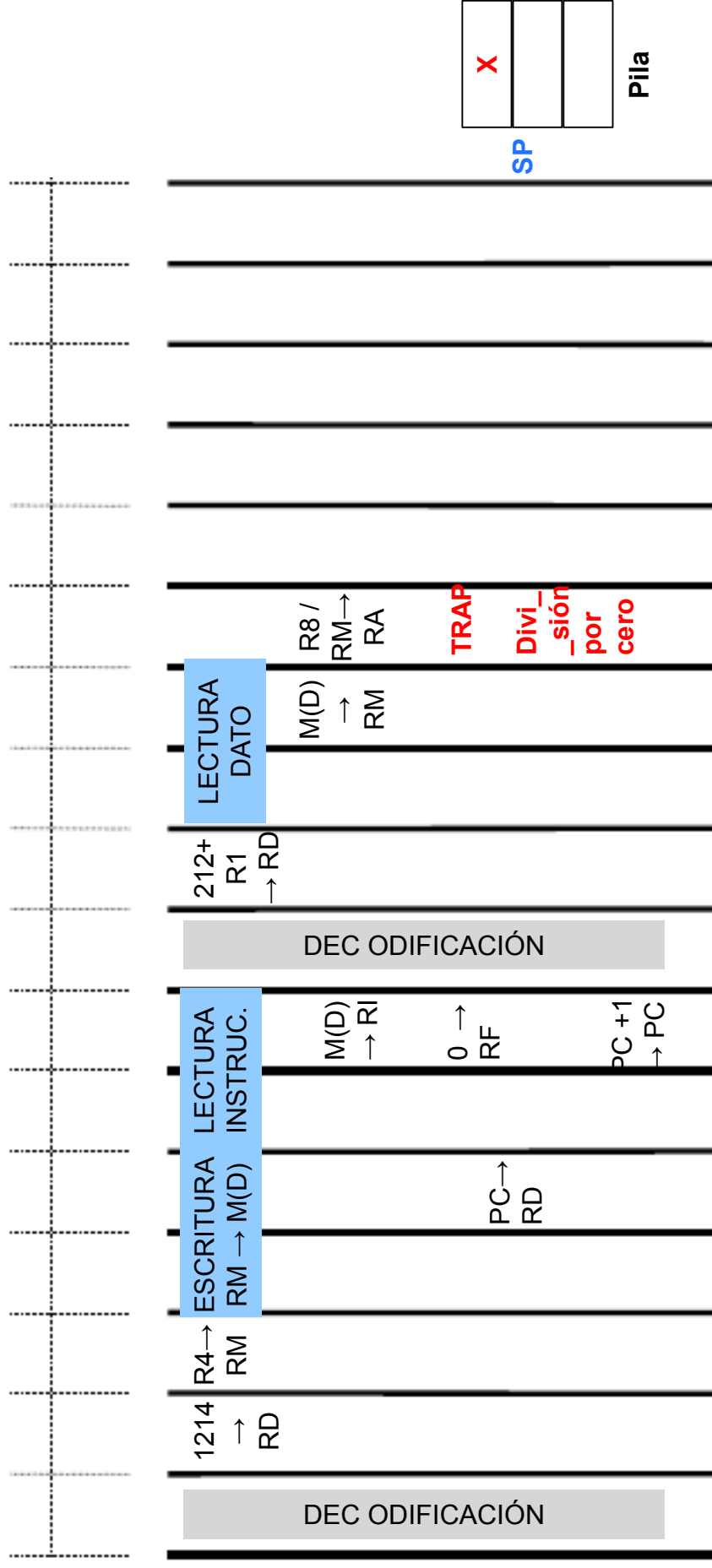
Ejercicio 10:

Dirección de memoria (en hexadecimal)		Instrucción (en ensamblador)	
A0000	MOV	.4	1214
A0001	DIV	.8	.1
			212



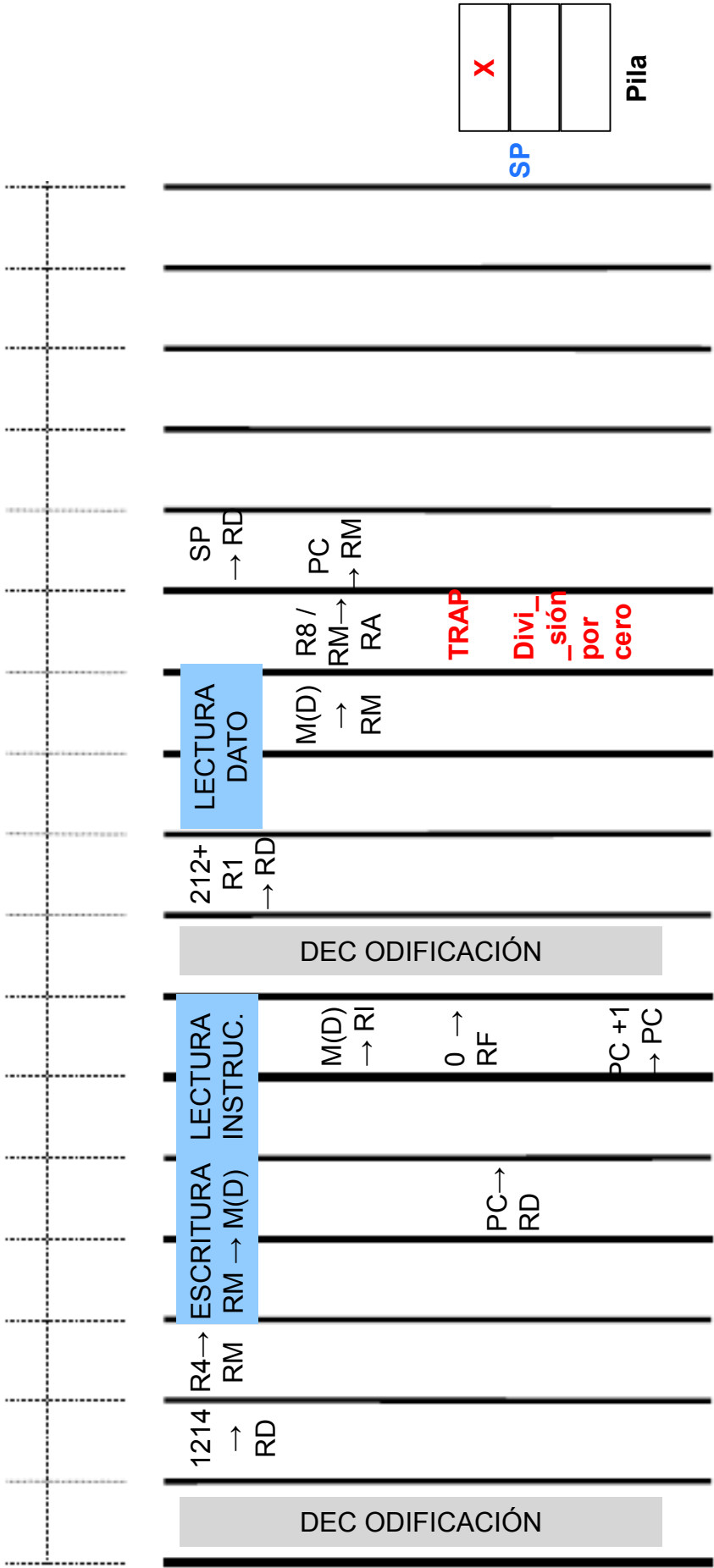
Ejercicio 10:

Dirección de memoria (en hexadecimal)	Instrucción (en ensamblador)
A0000	MOVE 1214, .4
A0001	DIV .8, 212[.1]



Ejercicio 10:

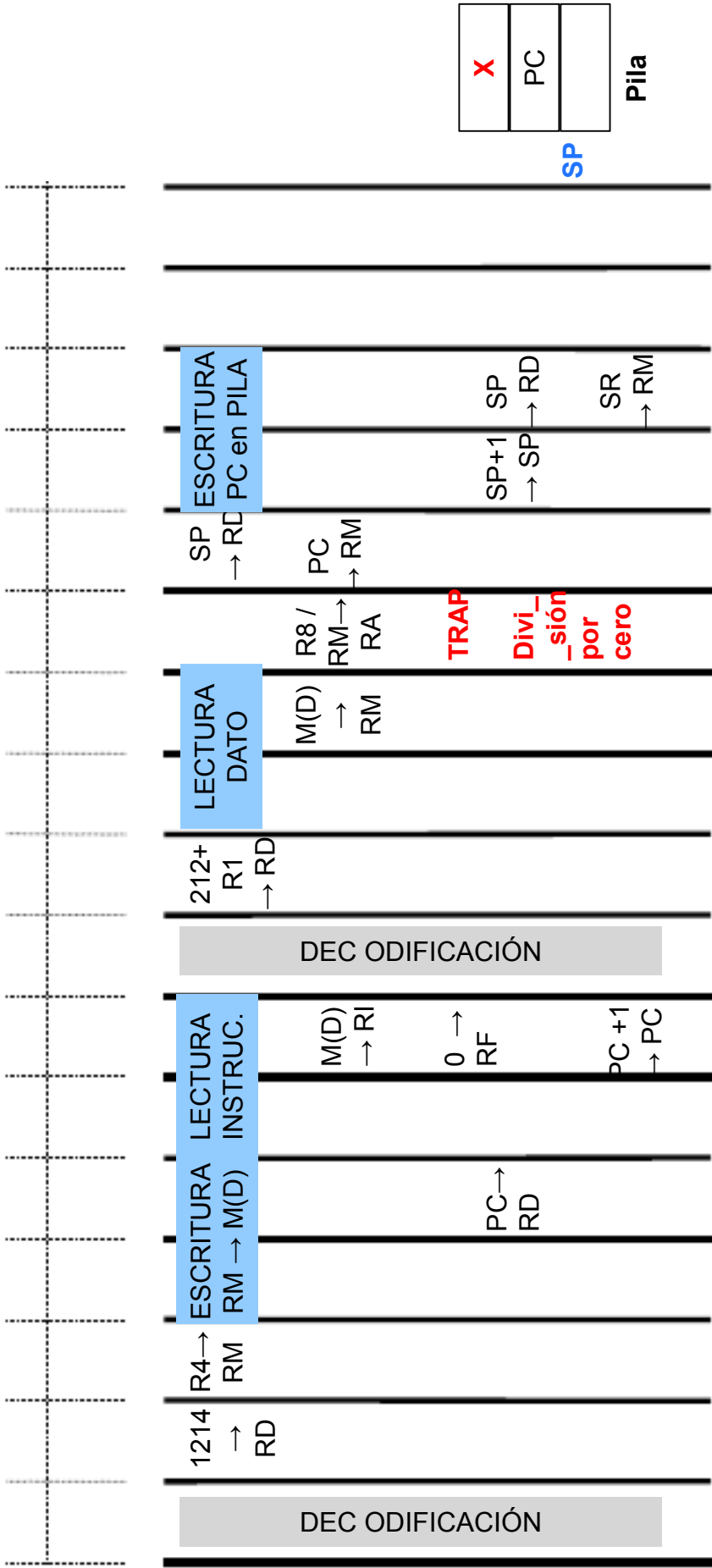
Dirección de memoria		Instrucción (en ensamblador)	
(en hexadecimal)			
A0000	MOVE 1214, .4		1214
A0001	DIV .8, 212[.1]		212



Ejercicio 10:

Dirección de memoria		Instrucción (en ensamblador)	
(en hexadecimal)			
A0000	MOVE 1214, .4		
A0001	DIV .8, 212[.1]		

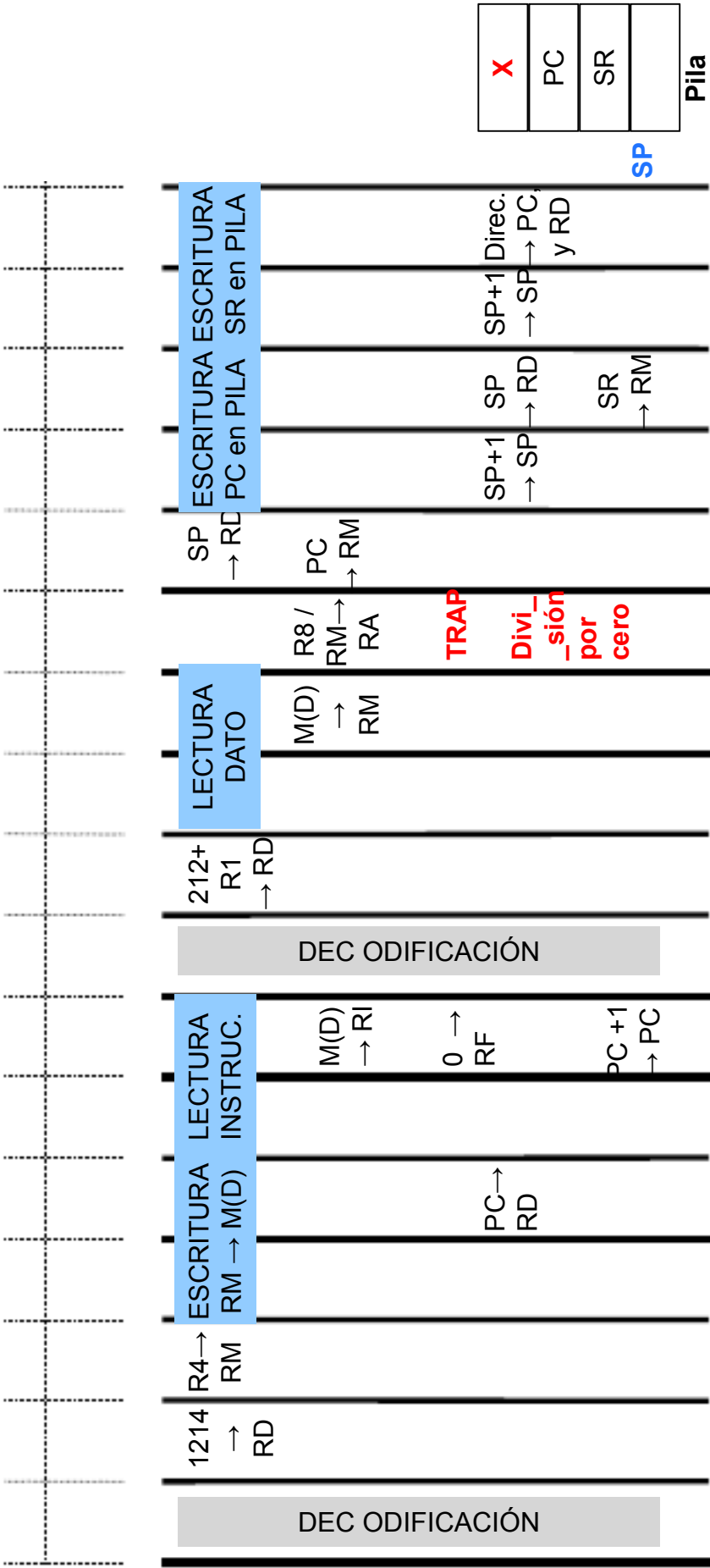
MOV	.4		1214
DIV	.8	.1	212



Ejercicio 10:

Dirección de memoria		Instrucción (en ensamblador)	
(en hexadecimal)			
A0000	MOVE 1214, .4		
A0001	DIV .8, 212[.1]		

MOV	.4		1214
DIV	.8	.1	212



Ejercicio 10:

Dirección de memoria (en hexadecimal)	Instrucción (en ensamblador)
A0000	MOVE 1214, .4
A0001	DIV .8, 212[.1]

[illegible]

Pila

