

WUOLAH



CarlosGarSil98

www.wuolah.com/student/CarlosGarSil98



3155

Tema 3 test.pdf

Tema 3



2º Estructura de Computadores



Grado en Ingeniería Informática



Escuela Técnica Superior de Ingeniería
UHU - Universidad de Huelva

MASTER
POSTGRADO

Hay una nueva forma de
transformar el mundo.

Y tú la dominarás.

MBAs
30+ YEARS TRAINING

MASTER
PROGRAMAS SUPERIORES

ECONOMÍA
DIGITAL



OPENDAY
SEVILLA **19** SEPTIEMBRE
19:00 a 20:30h.
ESIC SEVILLA

INSCRÍBETE

ESIC
BUSINESS MARKETING SCHOOL
Formando personas

becas
ayudas
financiación
IMPULSA
www.esicimpulsa.com

DEADLINE:
30 DE
SEPTIEMBRE

TEMA 3. Sesión de Test

1	<p>En un sistema computador sin mecanismo de memoria virtual, las direcciones que maneja la unidad central de proceso pertenecen al espacio de:</p> <p>A) La memoria principal B) La memoria caché C) La memoria virtual D) La memoria asociativa</p>	
2	<p>Las políticas de ubicación y reemplazo (mecanismos de gestión) en la memoria caché se resuelven con mecanismos de tipo:</p> <p>A) Hardware B) Software C) Hardware y software D) Ninguna de las afirmaciones anteriores es correcta</p>	
3	<p>Respecto a los niveles de jerarquía:</p> <p>A) La información que está en un nivel superior, nunca estará en el nivel inmediatamente inferior B) Una información no puede estar repetida en dos niveles diferentes C) Toda la información de un nivel superior se encuentra también en el nivel inmediatamente inferior D) El nivel de la memoria caché es el más rápido</p>	
4	<p>Indica cuál de las siguientes afirmaciones es cierta:</p> <p>A) El tamaño del mapa de memoria debe coincidir con el de la memoria instalada B) El microprocesador manejará siempre direcciones reales aunque exista memoria virtual C) La memoria virtual ocupa el mismo nivel de jerarquía que la memoria caché D) Si existe memoria caché, los tres primeros niveles de jerarquía formarán la memoria interna del computador</p>	
5	<p>La conexión de la caché más empleada en los sistemas paralelos es:</p> <p>A) La serie B) La paralela C) La serie o paralela indistintamente D) Ninguna de las afirmaciones anteriores es correcta</p>	
6	<p>Un sistema con memoria caché</p> <p>A) Para toda aplicación que esté ejecutándose, siempre es más eficiente que uno que no la tenga B) Nunca puede ser más eficiente que uno que no la tenga C) Dependiendo de la aplicación que esté ejecutándose, puede ser más o menos eficiente que uno que no la tenga D) Opera de forma totalmente distinta al computador Von Neumann</p>	
7	<p>En un sistema computador, el mecanismo de memoria virtual se resuelve con:</p> <p>A) Hardware únicamente B) Software únicamente C) Hardware y software D) Ninguna de las afirmaciones anteriores es correcta</p>	
8	<p>Una memoria caché:</p> <p>A) Almacena información diferente a toda la que esté en la Memoria Principal B) Puede ser más grande que la memoria principal C) Aumenta el espacio de trabajo de la CPU D) Ninguna de las afirmaciones anteriores es correcta</p>	

Hay una nueva
forma de
transformar
el mundo.
Y TÚ
LA DOMINARÁS.

MBAs
30+ YEARS TRAINING

MASTER
PROGRAMAS SUPERIORES

**ECONOMÍA
DIGITAL**

ESIC
UNIVERSIDAD DE SEVILLA
Transformando personas

TEMA 3. Sesión de Test

1	En un sistema computador sin mecanismo de memoria virtual, las direcciones que maneja la unidad central de proceso pertenecen al espacio de:	A) La memoria principal B) La memoria caché C) La memoria virtual D) La memoria asociativa	A
2	Las políticas de ubicación y reemplazo (mecanismos de gestión) en la memoria caché se resuelven con mecanismos de tipo:	A) Hardware B) Software C) Hardware y software D) Ninguna de las afirmaciones anteriores es correcta	A
3	Respecto a los niveles de jerarquía:	A) La información que está en un nivel superior, nunca estará en el nivel inmediatamente inferior B) Una información no puede estar repetida en dos niveles diferentes C) Toda la información de un nivel superior se encuentra también en el nivel inmediatamente inferior D) El nivel de la memoria caché es el más rápido	C
4	Indica cuál de las siguientes afirmaciones es cierta:	A) El tamaño del mapa de memoria debe coincidir con el de la memoria instalada B) El microprocesador manejará siempre direcciones reales aunque exista memoria virtual C) La memoria virtual ocupa el mismo nivel de jerarquía que la memoria caché D) Si existe memoria caché, los tres primeros niveles de jerarquía formarán la memoria interna del computador	D
5	La conexión de la caché más empleada en los sistemas paralelos es:	A) La serie B) La paralela C) La serie o paralela indistintamente D) Ninguna de las afirmaciones anteriores es correcta	A
6	Un sistema con memoria caché	A) Para toda aplicación que esté ejecutándose, siempre es más eficiente que uno que no la tenga B) Nunca puede ser más eficiente que uno que no la tenga C) Dependiendo de la aplicación que esté ejecutándose, puede ser más o menos eficiente que uno que no la tenga D) Opera de forma totalmente distinta al computador Von Neumann	C
7	En un sistema computador, el mecanismo de memoria virtual se resuelve con:	A) Hardware únicamente B) Software únicamente C) Hardware y software D) Ninguna de las afirmaciones anteriores es correcta	C
8	Una memoria caché:	A) Almacena información diferente a toda la que esté en la Memoria Principal B) Puede ser más grande que la memoria principal C) Aumenta el espacio de trabajo de la CPU D) Ninguna de las afirmaciones anteriores es correcta	D