

WUOLAH



CarlosGarSil98

www.wuolah.com/student/CarlosGarSil98



3158

Tema 4 test.pdf

Tema 4



2º Estructura de Computadores



Grado en Ingeniería Informática



Escuela Técnica Superior de Ingeniería
UHU - Universidad de Huelva

MASTER
POSTGRADO

Hay una nueva forma de
transformar el mundo.

Y tú la dominarás.

MBAs
30+ YEARS TRAINING

MASTER
PROGRAMAS SUPERIORES

ECONOMÍA
DIGITAL



OPENDAY
SEVILLA

19 SEPTIEMBRE
19:00 a 20:30h.
ESIC SEVILLA

INSCRÍBETE

ESIC
BUSINESS MARKETING SCHOOL
Formando personas

becas
ayudas
financiación
IMPULSA
www.esicimpulsa.com

DEADLINE:
30 DE
SEPTIEMBRE

TEMA 4. Sesión de Test

| | |
|---|--|
| Si queremos dividir por dos una representación binaria habrá que realizar la operación de: | |
| 1 | <div>A) Desplazamiento lógico hacia la derecha</div> <div>B) Desplazamiento lógico hacia la izquierda</div> <div>C) Desplazamiento aritmético hacia la derecha</div> <div>D) Desplazamiento aritmético hacia la izquierda</div> |
| En el rango de los números positivos, la extensión de signo se hace rellenando con 1's: | |
| 2 | <div>A) En complemento a dos</div> <div>B) En complemento a uno</div> <div>C) En exceso Z, manteniendo el mismo Z</div> <div>D) Ninguna de las afirmaciones anteriores es correcta</div> |
| En una operación de suma en coma flotante, la suma de los exponentes se realiza para: | |
| 3 | <div>A) Conocer la mantisa a desplazar y el número de desplazamientos a realizar</div> <div>B) Poder hacer la extensión de signo de la mantisa</div> <div>C) Poder hacer la extensión de signo del exponente</div> <div>D) Ninguna de las afirmaciones anteriores es correcta</div> |
| Sea 0,111101 una representación a la se le aplican las tres técnicas de redondeo estudiadas, eliminando dos bits, se tendrá como resultado: | |
| 4 | <div>A) 0,1110 si aplicamos la técnica del redondeo propiamente dicho</div> <div>B) 0,1111 aplicando cualquiera de las técnicas de redondeo</div> <div>C) 1,0000 si aplicamos la técnica de truncamiento y bit menos significativo</div> <div>D) Ninguna de las afirmaciones anteriores es correcta</div> |
| Indica cuál de las siguientes afirmaciones NO es cierta | |
| 5 | <div>A) Los registros del DMAC tienen direcciones asociadas en el mapa de memoria o en el mapa de E/S</div> <div>B) El coprocesador se comunica con el procesador mediante una interfaz determinada</div> <div>C) El procesador principal puede tener una velocidad inferior a la del coprocesador</div> <div>D) Tanto coprocesador como procesador de E/S tienen su propio registro contador de programa (PC)</div> |
| De las técnicas de conexión posible de los coprocesadores, la que no necesita ciclos de instrucción adicionales para pasar el contenido de la palabra de instrucción al coprocesador es la de: | |
| 6 | <div>A) Interfaz utilizando un bus de especial de señales e instrucciones</div> <div>B) Interfaz utilizando instrucciones especiales</div> <div>C) Todas las técnicas necesitan ciclos adicionales</div> <div>D) Interfaz inteligente de control</div> |
| Respecto a los tipos de operadores: | |
| 7 | <div>A) Un operador combinacional debe ser de tipo paralelo</div> <div>B) Un operador secuencial debe ser de tipo paralelo</div> <div>C) Un operador combinacional debe ser tipo serie</div> <div>D) Ninguna de las afirmaciones anteriores es correcta</div> |
| Un procesador de E/S | |
| 8 | <div>A) Opera siempre como coprocesador con las instrucciones de E/S</div> <div>B) Procesa informaciones que no son instrucciones</div> <div>C) Procesa instrucciones especiales para él</div> <div>D) Ninguna de las afirmaciones anteriores es correcta</div> |

MASTER
POSTGRADO

OPENDAY
SEVILLA

INSCRIBETE

19 SEPTIEMBRE
19:00 A 20:30h.
ESIC SEVILLA

becas
ayudas
financiación
IMPULSA
www.esicimpulsa.com

DEADLINE:
30 DE
SEPTIEMBRE

Tema 4. Sesión de test

| | | | |
|----|---|--|--|
| 9 | Un coprocesador: | | |
| | A) Es imprescindible en todo sistema computador | C) Comparte el contador de programa con la CPU | |
| | B) Es siempre de E/S | D) Es siempre matemático | |
| 10 | Un coprocesador matemático: | | |
| | A) No es un procesador porque no interpreta instrucciones | C) Es un procesador porque interpreta instrucciones | |
| | B) Es un procesador especialista en operaciones de E/S | D) Es imprescindible para realizar operaciones matemáticas | |

Hay una nueva
forma de
transformar
el mundo.
Y TÚ
LA DOMINARÁS.

MBAs

30+ YEARS TRAINING

MASTER
PROGRAMAS SUPERIORES

ECONOMÍA
DIGITAL

ESIC
Escuela Superior de Ingeniería y Tecnología
Transformando personas

TEMA 4. Sesión de Test

| | | |
|---|--|----------|
| Si queremos dividir por dos una representación binaria habrá que realizar la operación de: | | C |
| 1 | <p>A) Desplazamiento lógico hacia la derecha C) Desplazamiento aritmético hacia la derecha</p> <p>B) Desplazamiento lógico hacia la izquierda D) Desplazamiento aritmético hacia la izquierda</p> | |
| En el rango de los números positivos, la extensión de signo se hace rellenando con 1's: | | D |
| 2 | <p>A) En complemento a dos C) En exceso Z, manteniendo el mismo Z</p> <p>B) En complemento a uno D) Ninguna de las afirmaciones anteriores es correcta</p> | |
| En una operación de suma en coma flotante, la suma de los exponentes se realiza para: | | D |
| 3 | <p>A) Conocer la mantisa a desplazar y el número de desplazamientos a realizar C) Poder hacer la extensión de signo del exponente</p> <p>B) Poder hacer la extensión de signo de la mantisa D) Ninguna de las afirmaciones anteriores es correcta</p> | |
| Sea 0,111101 una representación a la se le aplican las tres técnicas de redondeo estudiadas, eliminando dos bits, se tendrá como resultado: | | B |
| 4 | <p>A) 0,1110 si aplicamos la técnica del redondeo propiamente dicho C) 1,0000 si aplicamos la técnica de truncamiento y bit menos significativo</p> <p>B) 0,1111 aplicando cualquiera de las técnicas de redondeo D) Ninguna de las afirmaciones anteriores es correcta</p> | |
| Indica cuál de las siguientes afirmaciones NO es cierta | | D |
| 5 | <p>A) Los registros del DMAC tienen direcciones asociadas en el mapa de memoria o en el mapa de E/S C) El procesador principal puede tener una velocidad inferior a la del coprocesador</p> <p>B) El coprocesador se comunica con el procesador mediante una interfaz determinada D) Tanto coprocesador como procesador de E/S tienen su propio registro contador de programa (PC)</p> | |
| De las técnicas de conexión posible de los coprocesadores, la que no necesita ciclos de instrucción adicionales para pasar el contenido de la palabra de instrucción al coprocesador es la de: | | D |
| 6 | <p>A) Interfaz utilizando un bus de especial de señales e instrucciones C) Todas las técnicas necesitan ciclos adicionales</p> <p>B) Interfaz utilizando instrucciones especiales D) Interfaz inteligente de control</p> | |
| Respecto a los tipos de operadores: | | A |
| 7 | <p>A) Un operador combinacional debe ser de tipo paralelo C) Un operador combinacional debe ser tipo serie</p> <p>B) Un operador secuencial debe ser de tipo paralelo D) Ninguna de las afirmaciones anteriores es correcta</p> | |
| Un procesador de E/S | | C |
| 8 | <p>A) Opera siempre como coprocesador con las instrucciones de E/S C) Procesa instrucciones especiales para él</p> <p>B) Procesa informaciones que no son instrucciones D) Ninguna de las afirmaciones anteriores es correcta</p> | |

| | | | |
|----|---|---|---|
| 9 | Un coprocesador: | | C |
| | A) Es imprescindible en todo sistema B) Es siempre de E/S | C) Comparte el contador de programa con la CPU D) Es siempre matemático | |
| 10 | Un coprocesador matemático: | | C |
| | A) No es un procesador porque no interpreta instrucciones B) Es un procesador especialista en operaciones de E/S | C) Es un procesador porque interpreta instrucciones D) Es imprescindible para realizar operaciones matemáticas | |