

WUOLAH



CarlosGarSil98

www.wuolah.com/student/CarlosGarSil98



3153

Test Resuelto.pdf

Tema 1.



2º Estructura de Computadores



Grado en Ingeniería Informática



Escuela Técnica Superior de Ingeniería
UHU - Universidad de Huelva

MASTER
POSTGRADO

Hay una nueva forma de
transformar el mundo.

Y tú la dominarás.

MBAs
30+ YEARS TRAINING

MASTER
PROGRAMAS SUPERIORES

ECONOMÍA
DIGITAL



OPENDAY
SEVILLA **19** SEPTIEMBRE
19:00 a 20:30h.
ESIC SEVILLA

INSCRÍBETE

ESIC
BUSINESS MARKETING SCHOOL
Formando personas

becas
ayudas
financiación
IMPULSA
www.esicimpulsa.com

DEADLINE:
30 DE
SEPTIEMBRE

ESTRUCUTRA DE COMPUTADORES

TEMA 1. Introducción a la Arquitectura Von Neumann

Sesión de Test

1	En un computador de dos direcciones, para realizar la suma del contenido de dos posiciones de memoria y almacenar el resultado en una tercera dirección, son necesarias:	
	A) Tres instrucciones B) Dos instrucciones	C) Una instrucción D) Ninguna de las afirmaciones anteriores es correcta
2	La unidad aritmética lógica realiza:	
	A) Las distintas operaciones con los datos B) Las operaciones junto con los accesos a memoria	C) La decodificación de una instrucción D) Sólo las operaciones aritméticas con los datos
3	Dada la secuencia de instrucciones: ADD .3, #128, SUB .2, 10 y MOVE 15, .1, almacenadas a partir de la posición de memoria 200h; si cada instrucción ocupa dos posiciones de memoria, ¿a partir de qué posición se encuentra almacenada la instrucción SUB .2, 10?	
	A) 202 B) 204	C) 204h D) Ninguna de las afirmaciones anteriores es correcta
4	Sea un formato de instrucción para un computador de una dirección, con 16 bits en el campo de dirección de operando, dicho formato permite diferenciar un total de:	
	A) 16 posiciones de memoria B) 64 Kposiciones de memoria	C) 64 posiciones de memoria D) 16 registros de propósito general
5	¿Es necesario el registro contador de programa en la CPU?	
	A) Siempre es necesario B) Nunca es necesario	C) Depende del sistema computador D) Depende del bus de datos
6	El campo código de operación de una instrucción:	
	A) No es necesario que se interprete B) Siempre tiene asociado el mismo nº de bits en un mismo formato de instrucción	C) Impide la decodificación de la instrucción D) Ninguna de las afirmaciones anteriores es correcta
7	En un computador de cero direcciones:	
	A) No tiene sentido hablar de modos direccionamiento B) Sólo puede existir un modo de direccionamiento	C) Es posible encontrar varios modos de direccionamiento D) Ninguna de las afirmaciones anteriores es correcta
8	¿Dónde se encuentra la siguiente instrucción a ejecutar en un computador de 4 direcciones?	
	A) En el quinto campo de dirección del formato de la instrucción actual B) En el contador de programa	C) En el cuarto campo de dirección del formato de la instrucción actual D) En algún lugar de la jerarquía de memoria
9	¿Cuándo no es necesario el registro de instrucción en un computador?	
	A) Cuando el computador es de 4 direcciones B) Cuando todas las instrucciones tienen el mismo formato	C) Siempre es necesario D) Ninguna de las afirmaciones anteriores es correcta
10	Para el procesamiento del operando:	
	A) Es posible que se realicen accesos a memoria B) Es imprescindible realizar accesos a memoria	C) Nunca se realizan accesos a memoria D) Ninguna de las afirmaciones anteriores es correcta

Hay una nueva
forma de
transformar
el mundo.
YTÚ
LA DOMINARÁS.

MBAs
30+ YEARS TRAINING

MASTER
PROGRAMAS SUPERIORES

ECONOMÍA
DIGITAL

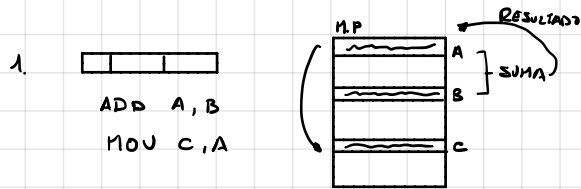
ESIC
Escuela Superior de Ingeniería
Formando profesionales

ESTRUCUTRA DE COMPUTADORES

TEMA 1. Introducción a la Arquitectura Von Neumann

Sesión de Test

1	En un computador de dos direcciones, para realizar la suma del contenido de dos posiciones de memoria y almacenar el resultado en una tercera dirección, son necesarias:	
	A) Tres instrucciones	C) Una instrucción
	B) Dos instrucciones	D) Ninguna de las afirmaciones anteriores es correcta
		B
2	La unidad aritmética lógica realiza:	
	A) Las distintas operaciones con los datos	C) La decodificación de una instrucción
	B) Las operaciones junto con los accesos a memoria	D) Sólo las operaciones aritméticas con los datos
		A
3	Dada la secuencia de instrucciones: ADD .3, #128, SUB .2, 10 y MOVE 15, .1, almacenadas a partir de la posición de memoria 200h; si cada instrucción ocupa dos posiciones de memoria, ¿a partir de qué posición se encuentra almacenada la instrucción SUB .2, 10?	
	A) 202	C) 204h
	B) 204	D) Ninguna de las afirmaciones anteriores es correcta
		D
4	Sea un formato de instrucción para un computador de una dirección, con 16 bits en el campo de dirección de operando, dicho formato permite diferenciar un total de:	
	A) 16 posiciones de memoria	C) 64 posiciones de memoria
	B) 64 Kposiciones de memoria	D) 16 registros de propósito general
		B
5	¿Es necesario el registro contador de programa en la CPU?	
	A) Siempre es necesario	C) Depende del sistema computador
	B) Nunca es necesario	D) Depende del bus de datos
		C
6	El campo código de operación de una instrucción:	
	A) No es necesario que se interprete	C) Impide la decodificación de la instrucción
	B) Siempre tiene asociado el mismo nº de bits en un mismo formato de instrucción	D) Ninguna de las afirmaciones anteriores es correcta
		B
7	En un computador de cero direcciones:	
	A) No tiene sentido hablar de modos direccionamiento	C) Es posible encontrar varios modos de direccionamiento
	B) Sólo puede existir un modo de direccionamiento	D) Ninguna de las afirmaciones anteriores es correcta
		C
8	¿Dónde se encuentra la siguiente instrucción a ejecutar en un computador de 4 direcciones?	
	A) En el quinto campo de dirección del formato de la instrucción actual	C) En el cuarto campo de dirección del formato de la instrucción actual
	B) En el contador de programa	D) En algún lugar de la jerarquía de memoria
		D
9	¿Cuándo no es necesario el registro de instrucción en un computador?	
	A) Cuando el computador es de 4 direcciones	C) Siempre es necesario
	B) Cuando todas las instrucciones tienen el mismo formato	D) Ninguna de las afirmaciones anteriores es correcta
		C
10	Para el procesamiento del operando:	
	A) Es posible que se realicen accesos a memoria	C) Nunca se realizan accesos a memoria
	B) Es imprescindible realizar accesos a memoria	D) Ninguna de las afirmaciones anteriores es correcta
		A



3. **ADD 3, #128** →

ADD	R3	128
-----	----	-----

 (SUMA LO DEL REGISTRO 3 CON 128 Y GUÁRDALO EN EL REGISTRO 3)

• INDICA EL REGISTRO
INDICA QUE ES DIRECTAMENTE EN DATO

SUB 2, 10 →

SUB	R2	110
-----	----	-----

 DIRECCIÓN 10
 (RESTA AL CONTENIDO R2 LO DE LA DIRECCIÓN 10 Y GUÁRDALO EN R2)

MOVE 15, .1 →

MOVE	115	R1
------	-----	----

 (ALMACENA EL CONTENIDO DEL REGISTRO 1 A LA POSICIÓN 15)

COMIENZA 200h (16xDECIMAL)

PROBLEMA 7

RELACIÓN PROBLEMAS

