

Android H3x Modules Coredump log 抓取说明文档

文档版本: V1.0.0

更新日期: 2014-09-19

jf 版权声明

版权所有©深圳市广和通实业发展有限公司 2013。保留一切权利。

非经本公司书面许可，任何单位和个人不得擅自摘抄、复制本文档内容的部分或全部，并不得以任何形式传播。

注意

由于产品版本升级或其他原因，本文档内容会不定期进行更新。除非另有约定，本文档仅作为使用指导，本文档中的所有陈述、信息和建议不构成任何明示或暗示的担保。

商标申明



为深圳市广和通实业发展有限公司的注册商标，由所有人拥有。

版本记录

文档版本	更新日期	说明
V1.0.0	2014-09-19	初始版本

适用型号

序号	产品型号	说明

目录

1	前言	5
2	工具导入.....	6
2.1	使用 adb,将工具导入至 android 系统.....	6
2.2	使用 cdlog 工具抓取 coredump 信息	6
2.3	如何判断模块进入 coredump	7
2.4	如何手动进入 coredump	7

1 前言

本文以 H330_V2H.20.06 版本为例

升级工具可执行文件：

Cdlog

2 工具导入

2.1 使用 adb,将工具导入至 android 系统

将 cdlog 工具放置盘符的根目录, 本文放置于 F 盘根目录, 使用下述命令将 cdlog 工具导入/system/bin 目录:

```
C:\Users\Administrator\Desktop>adb push F:/cdlog /system/bin/
816 KB/s (20073 bytes in 0.024s)
```

改变/system/bin/cdlog 权限

```
C:\Users\Administrator\Desktop>adb shell
root@anzhen4_mrd7:/ # chmod 777 /system/bin/cdlog
chmod 777 /system/bin/cdlog
```

确认 cdlog 具有可执行权限

```
root@anzhen4_mrd7:/ # ls -al /system/bin/cdlog
ls -al /system/bin/cdlog
-rwxrwxrwx root      root          20073 2014-09-19 17:11 cdlog
```

2.2 使用 cdlog 工具抓取 coredump 信息

使用下述命令抓取 log:

```
root@anzhen4_mrd7:/ # cdlog --port=ttyACM1s
```

执行成功后将输出下述 log:

```
root@anzhen4_mrd7:/ # cdlog --port=ttyACM1
cdlog --port=ttyACM1
Version: CoredumpTool_V1.00.00
Version date=Sep 19 2014,time=17:10:52
succeed to open(</dev/ttyACM1>)
setup /dev/ttyACM1 into rawmode
Searching for core dump esc sequence Found it
Opening W (</sdcard/coredump/coredump_0.cd>)
*****
Closing W (</sdcard/coredump/coredump_0.cd>)
done
Searching for core dump esc sequence .
Found it
Opening W (</sdcard/coredump/coredump_1.cd>)
*****
Closing W (</sdcard/coredump/coredump_1.cd>)
done
Searching for core dump esc sequence .
Found it
Opening W (</sdcard/coredump/coredump_2.cd>)
*****
Closing W (</sdcard/coredump/coredump_2.cd>)
```

[illegible]

当出现 `coredump_5.cd done` 后表示 log 已经抓全，最后会提示上述 log，表示工具已经抓完 log 需要退出。Log 最终会在 `/sdcard/` 目录生成 `coredump.tar` 压缩包，请将 `coredump.tar` 压缩包拷贝出来。此压缩包是 `/sdcard/coredump/` 目录打包而成的。

2.3 如何判断模块进入 coredump

进入 coredump 后模块仅有两个端口，执行下述命令可知：

```
root@anzhen4_mrd7:/ # ls /dev/ttyACM*
ls /dev/ttyACM*
/dev/ttyACM0
/dev/ttyACM1
root@anzhen4_mrd7:/ #
```

2.4 如何手动进入 coredump

模块正常上电情况下有 7 个 ACM 口，使用 `ls /dev/ttyACM*` 查询可知，下发 `at+gtset=swcoredump,1` 及 `at+xlog=4` 后将进入 `coredump`，`coredump` 后使用 `ls /dev/ttyACM*` 查询可知仅有 2 个 ACM 口，如下图

```
shell@anzhen4_mrd7:/ # ls /dev/ttyACM*
ls /dev/ttyACM*
/dev/ttyACM0
/dev/ttyACM1
/dev/ttyACM2
/dev/ttyACM3
/dev/ttyACM4
/dev/ttyACM5
shell@anzhen4_mrd7:/ # echo -e "at+gtset=\"swcoredump\", 1\r" > /dev/ttyACM3
echo -e "at+gtset=\"swcoredump\", 1\r" > /dev/ttyACM3
shell@anzhen4_mrd7:/ # echo -e "at+xlog=4\r" > /dev/ttyACM3
echo -e "at+xlog=4\r" > /dev/ttyACM3
shell@anzhen4_mrd7:/ # ls /dev/ttyACM*
ls /dev/ttyACM*
/dev/ttyACM0
/dev/ttyACM1
shell@anzhen4_mrd7:/ #
```