

Design For
VORON V0
CATALYST
BASED ON ARM A55 & M4

Version 1.0
By ELI
FYSETC.COM

CAN
RGB

5V
DATA: PC9
GND
NeoPixel

RGB

5V
12V
24V
Fan Pwr
Selector

CS/PDN : PB5

12V

GND
68_CANL
68_CANH

CS/PDN : PC14

DIR : PC13
STEP : PC15

EN : PB7

9BD : STEPS

DIR : PB4

DIAG: PB3

EN : PD2

STEP : PC12
DIR : PC10

EN : PA10

DIAG: PA9

CS/PDN : PC11

FAN1 : PA14
MISO : PA6
MOSI : PA7
I/O_0 : PA0
T0 : PC0
GND
FAN_PWR
24V
HEAT : PC7
EMOT : A1
EMOT : A2
EMOT : B1
EMOT : B2
CS : PA4
SCK : PA5
FAN0 : PA13

GND
5V
PC3
GND
PA3
24V

3V3	3V3	3V3	3V3
PC3	PA3	PA2	PA1
GND	GND	GND	GND
PA0			

PROBE	I/O_3	I/O_2	I/O_1	I/O_0
68_RX2				
68_TX2				
GND				
CS/PDN : PC4				
DIR : PC5				
STEP : PB2				
EN : PB10				
BED				
BED : PC8				

Warning:
Please confirm
the CM68
direction

CM68
CS/PDN : PC4
DIR : PC5
STEP : PB2
EN : PB10
BED
BED : PC8

POWER
RESET
MASKROM
RECOVERY

FAN2: PA8
24V

+ FAN2

J20

- IN + + BED