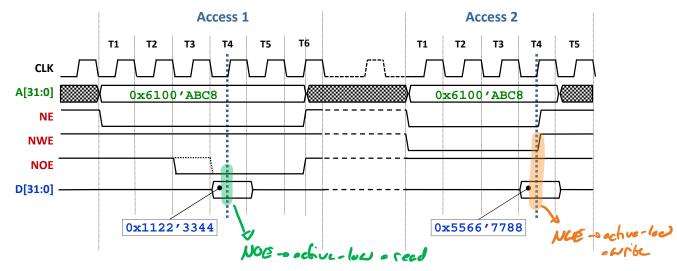
## CT Übungsaufgaben Microcontroller Basics

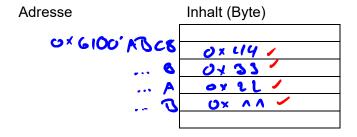
## Aufgabe 1

Gegeben sind die folgenden Buszugriffe

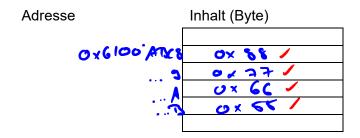


a) Geben Sie für beide Zugriffe jeweils die Richtung an (write oder read) sowie die Adresse des Zugriffs und den geschriebenen bzw. gelesenen Wert.

b) Was enthält der Speicher <u>vor</u> dem Zugriff "Access 1"? Tragen Sie die Bytes, auf welche zugegriffen wird, mit ihren Adressen in der Memory Map ein. Der Prozessor ist little endian.



c) Was enthält der Speicher <u>nach</u> dem Zugriff "Access 2"? Tragen Sie die Bytes, auf welche zugegriffen wird, mit ihren Adressen in der Memory Map ein. Der Prozessor ist little endian.



## Aufgabe 2

Gegeben ist ein System Bus mit den 6 Adresslinien A[5:0].

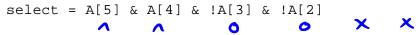
a) Wie viele Bytes können damit adressiert werden?

26= 69/

b) Unter wie vielen Adressen kann ein 8-bit Control Register angesprochen werden, wenn dafür 4 dieser Adressleitungen dekodiert werden?



c) Unter welchen Adressen (in Hex) kann das Control Register angesprochen werden, wenn nur die oberen 4 Adressleitungen wie folgt dekodiert werden:



d) Unter welchen Adressen (in Hex) kann das Control Register angesprochen werden, wenn nur die unteren 4 Adressleitungen wie folgt dekodiert werden:

select = !A[3] & A[2] & A[1] & !A[0]

e) Unter welchen Adressen (in Hex) kann das Control Register angesprochen werden, wenn nur die mittleren 4 Adressleitungen wie folgt dekodiert werden:

select = !A[4] & !A[3] & A[2] & !A[1]

f) Wie müssen die Adressen dekodiert werden, wenn das Control Register genau unter der Adresse 0x28 angesprochen werden soll ?

select - ACFJ & !AC4] & A C3] & ACH) &!ACH) &! ACO)

## Aufgabe 3

Schreiben Sie Codesequenzen in C für die folgenden Fälle. Verwenden Sie unsigned integer Typen aus stdint.h

a) Lesen Sie den Wert eines 8-bit Control Registers an der Adresse 0x6100 0007 in eine von Ihnen zu definierende Variable ein.

# defne GET\_31T\_800( \* (( whe bile wint 8 - t \*) ( 0x6100 0w07)))

wint 8 - t registrant;

registrant = GET\_31T\_805;

b) Setzen Sie sämtliche Bits eines 16-Bit Control Registers an Adresse 0x6100 0008 auf ,1'.

auf, 1.

#defre GET\_BIT\_REG (\*(I wokhle viatio\_6 \*) (ox(10000008)))

TO SET\_BIT\_REG

\*9-reg = 0x FFFF >= 0 GET\_BIT\_LEG = 0x FFFF

c) Warten Sie in einer Schleife, bis Bit 15 im 32-bit Control Register an der Adresse 0x6100 000C auf ,1' gesetzt ist.

7-reg = (vokfile vint32-c \*) (0x6/00000c); -> or no #define while (47-reg == 0x8000) } 3 (! (7-reg & 0x0000000))

d) Setzen Sie Bit 16 im Control Register an Adresse 0x6100 0010 auf ,1' ohne die anderen Bits des Registers zu verändern.

7-reg = (volatile unital.6x) (0x(1000010); setsit = 0x10000 P-reg = (P-reg 11 setsit) -0 7-reg 1= 0x00010000;