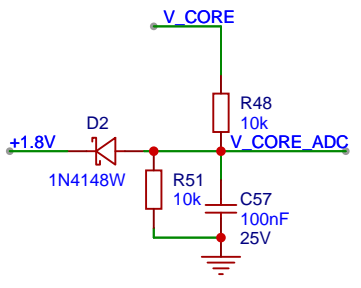
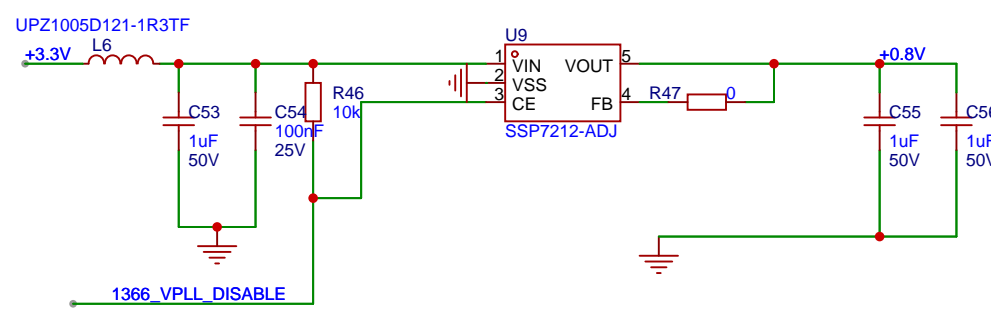
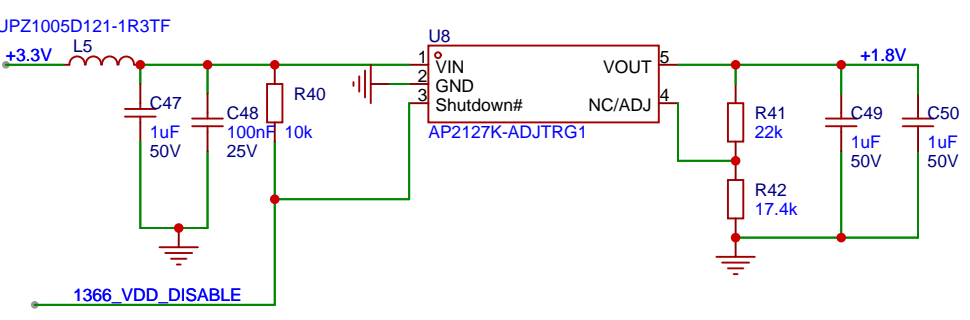
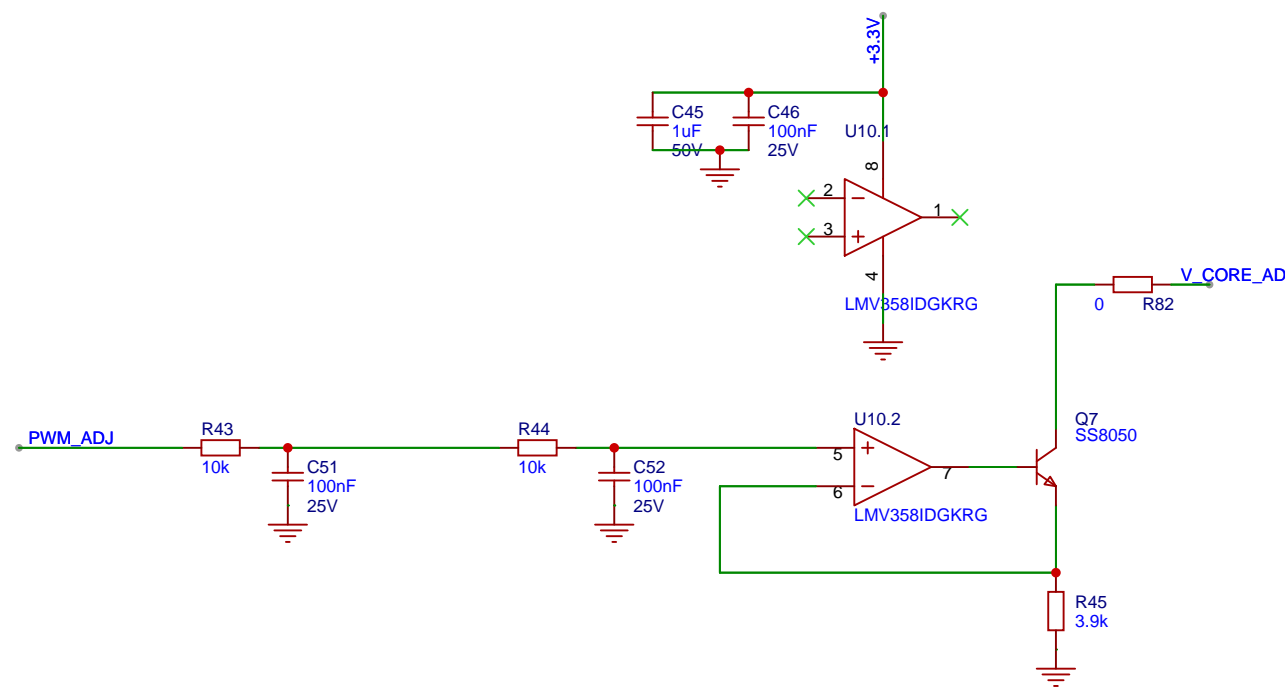
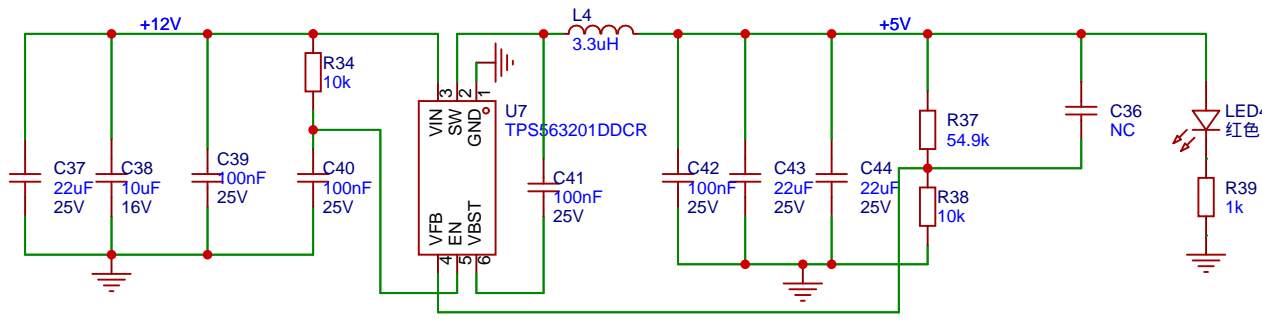
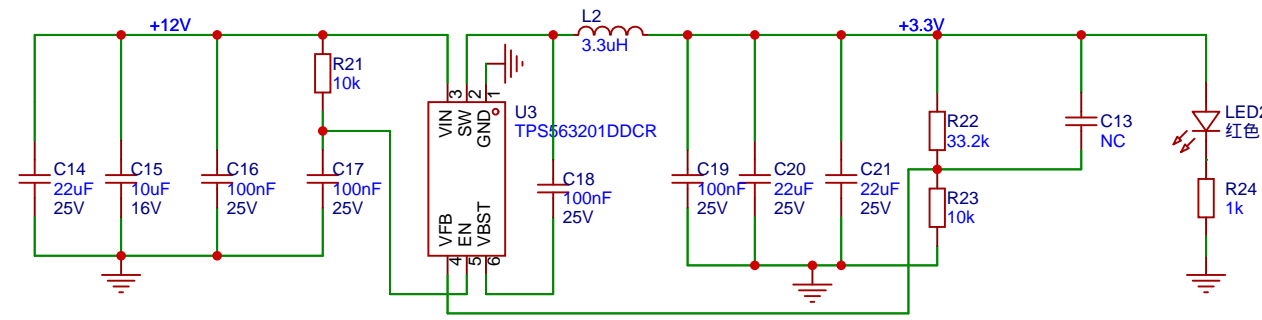
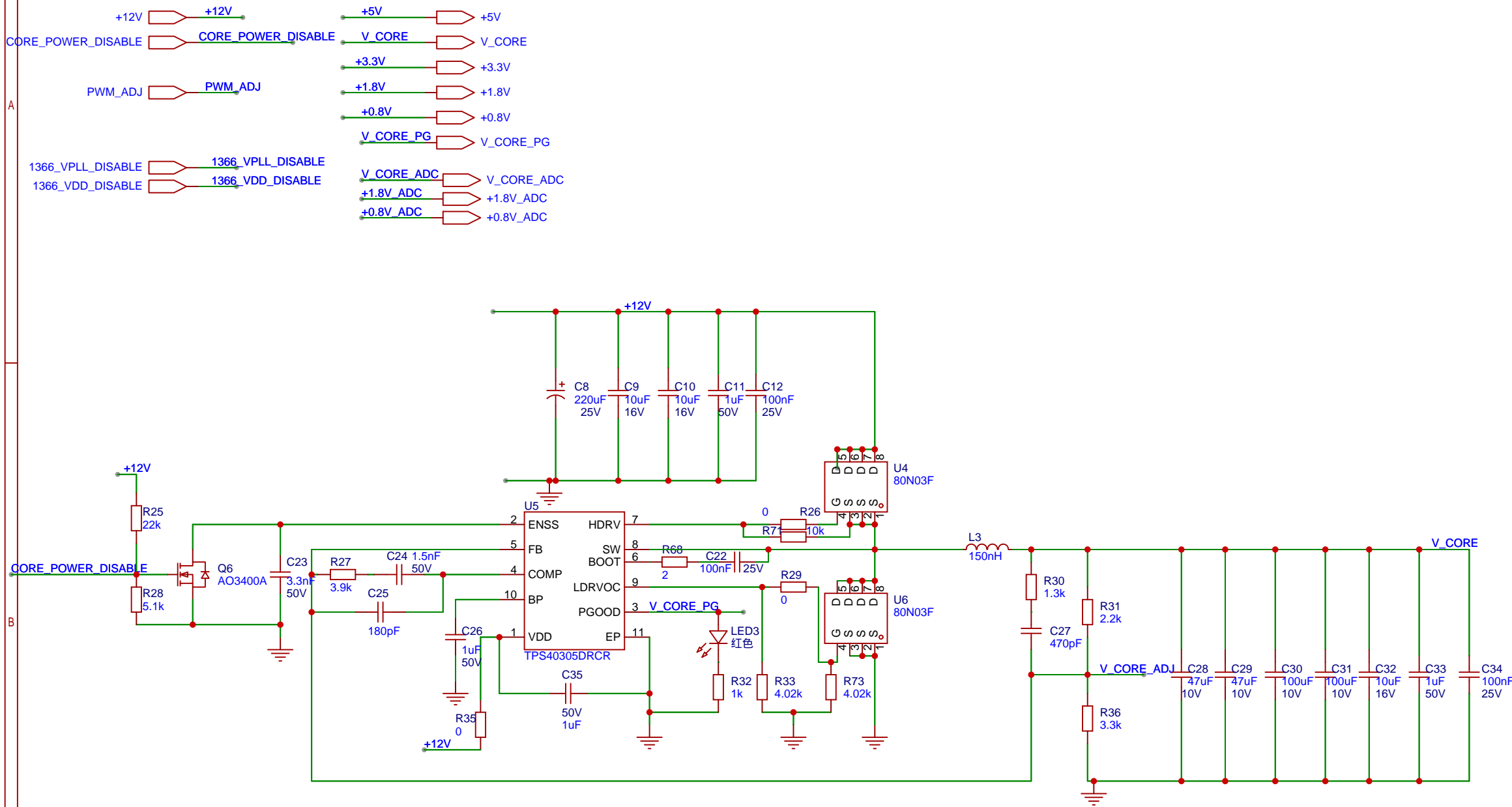
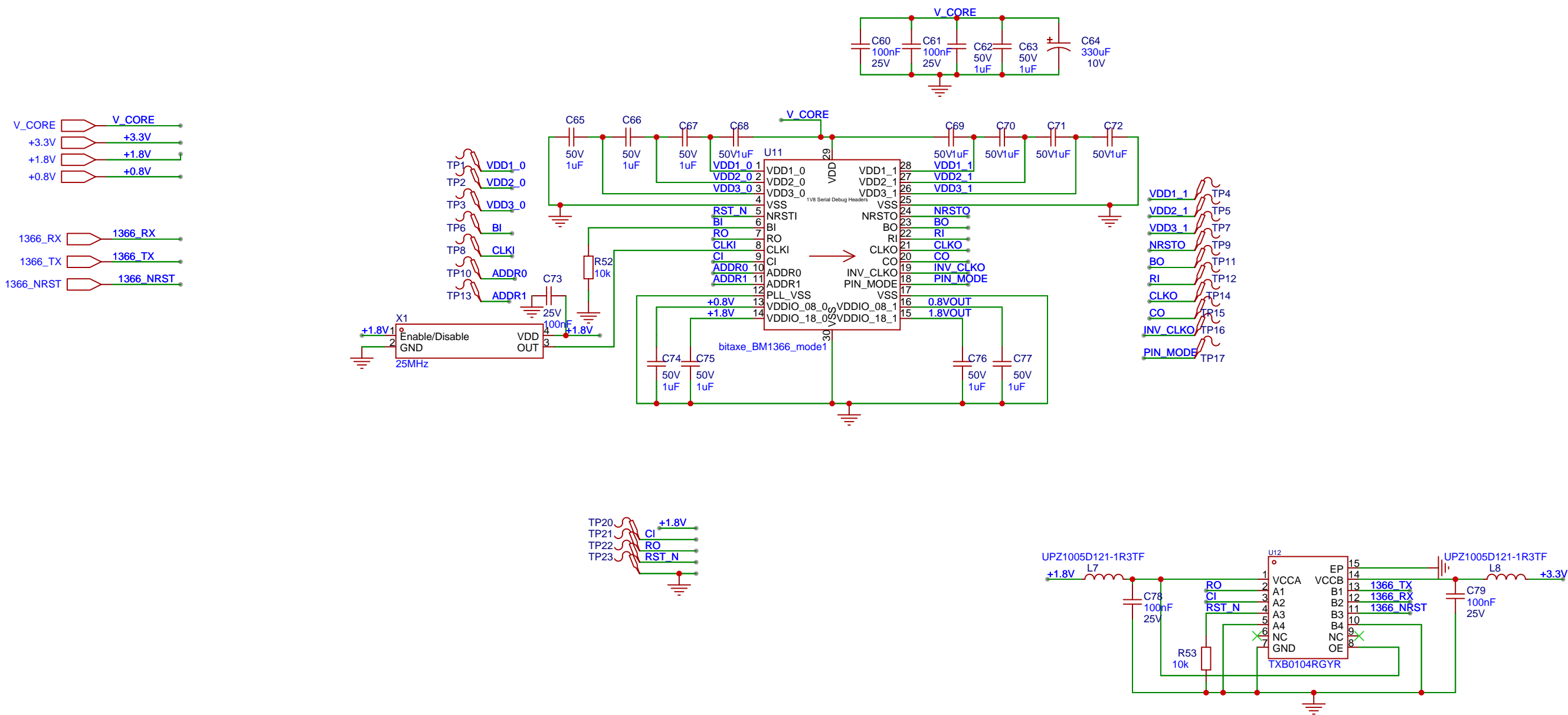


原理图	SYSTEM		更新日期	2024-11-14
			创建日期	2024-07-30
图页	P1		物料编码	
绘制	NMAxe - v1.0			
审阅				
		版本	尺寸	页 1 共 1
嘉立创EDA		V1.0	A4	嘉立创EDA



VCORE adjust
PWM Contrl current source

原理图	POWER			更新日期	2024-11-14
图页	P1			创建日期	2024-07-30
绘制				物料编码	
审阅				NMAxe - v1.0	
		版本	尺寸	页 1 共 1	
嘉立创EDA		V1.0	A2	嘉立创EDA	



原理图	BM1366			更新日期	2024-10-08
图页	P1			创建日期	2024-07-30
绘制		NMAxe - v1.0			
审阅					
		版本	尺寸	页	1 共 1
嘉立创EDA		V1.0	A2	嘉立创EDA	

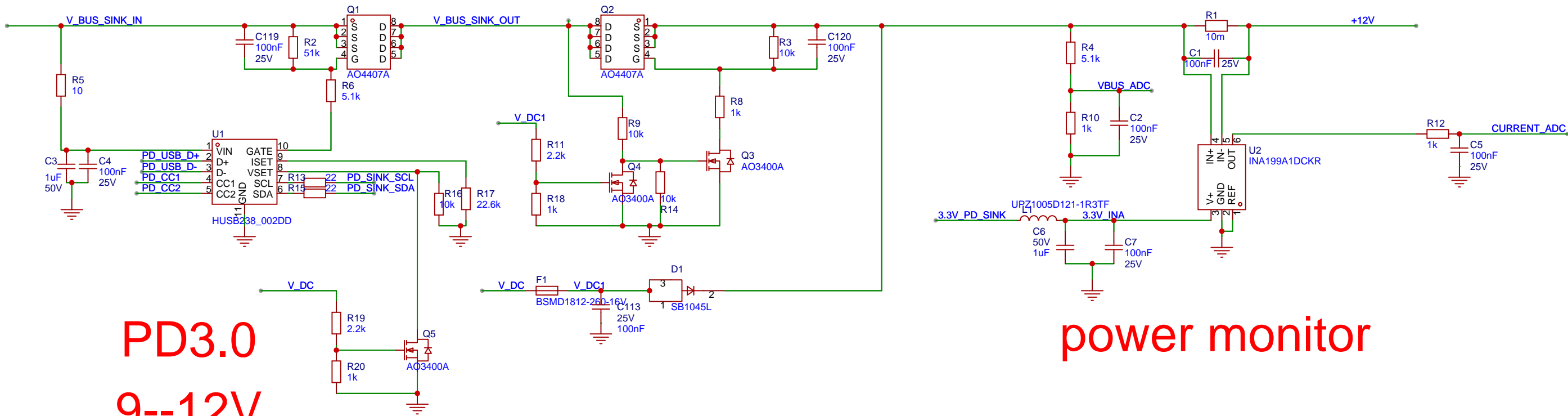
V_BUS_SINK_IN V_BUS_SINK_IN
V_DC V_DC

3.3V_PD_SINK 3.3V_PD_SINK

PD_CC1 PD_CC1
PD_CC2 PD_CC2
PD_USB_D+ PD_USB_D+
PD_USB_D- PD_USB_D-
PD_SINK_SCL PD_SINK_SCL
PD_SINK_SDA PD_SINK_SDA

+12V +12V
CURRENT_ADC CURRENT_ADC
VBUS_ADC VBUS_ADC

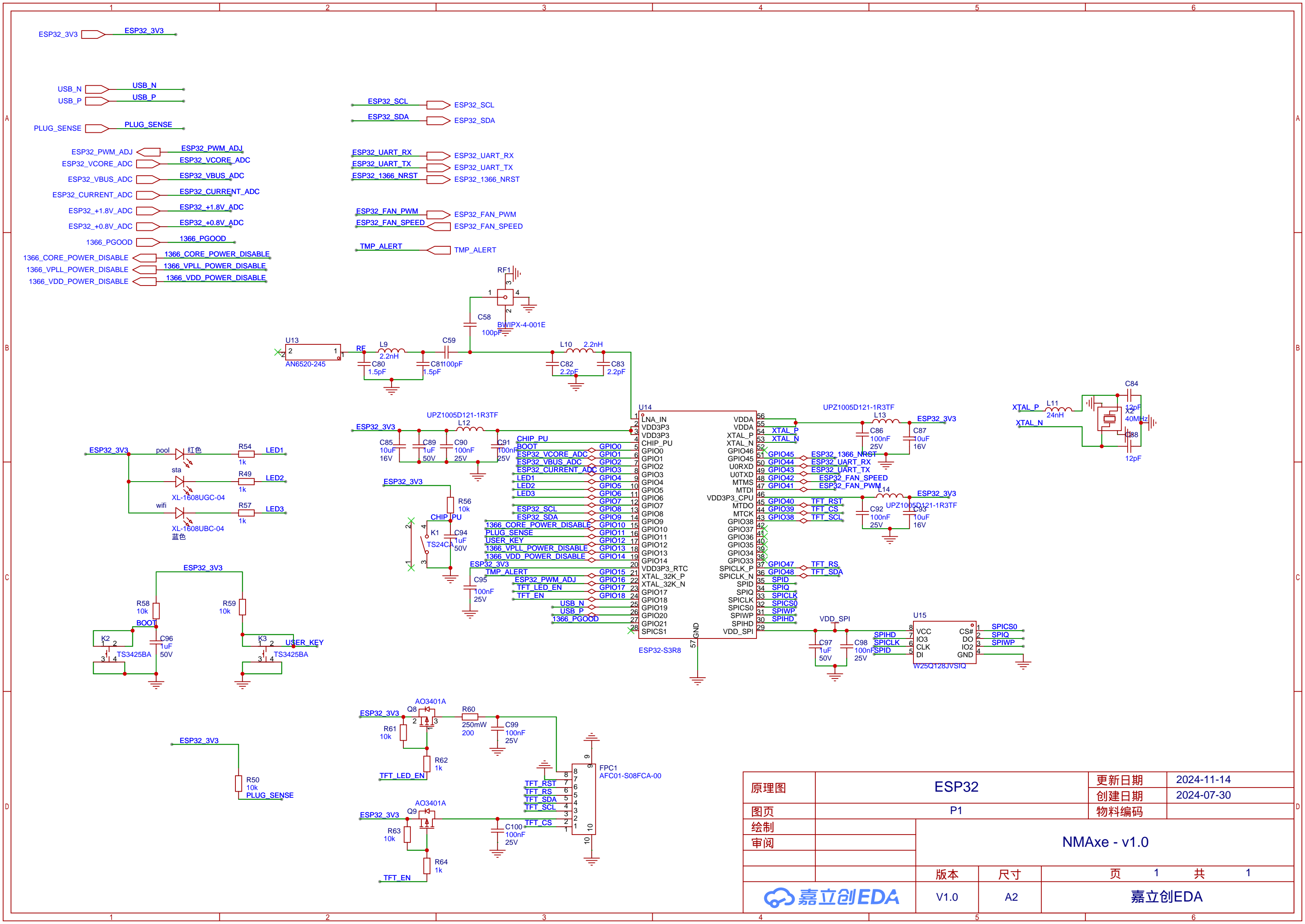
DC\PD adapter switch

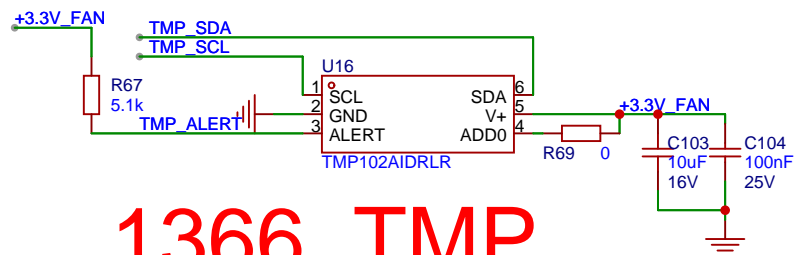
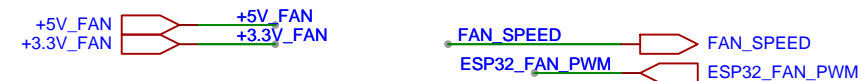


PD3.0
9--12V

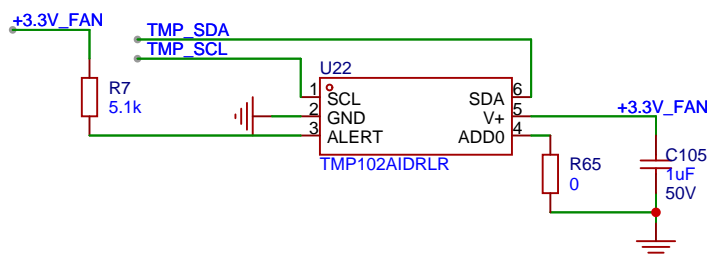
power monitor

原理图	PD SINK			更新日期	2024-12-19
				创建日期	2024-07-30
图页	P1			物料编码	
绘制	NMAxe - v1.0				
审阅					
		版本	尺寸	页 1 共 1	
嘉立创EDA		V1.0	A2	嘉立创EDA	

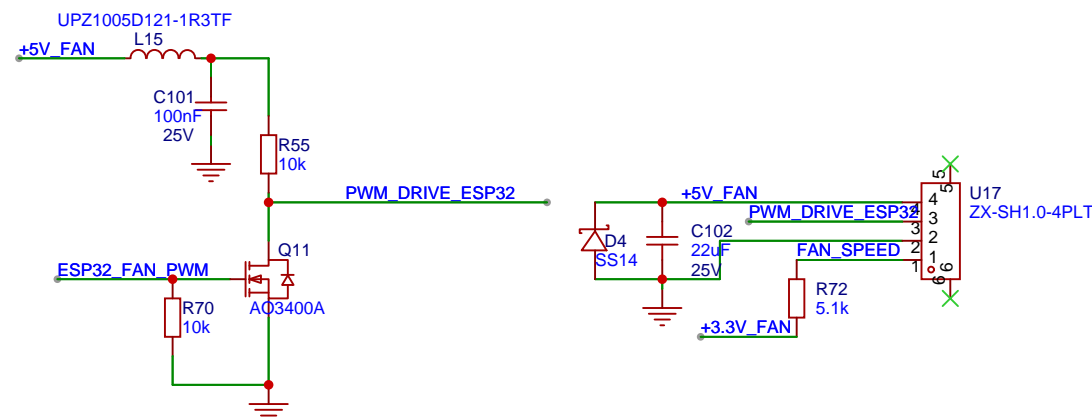




1366_TMP



v_core_MOS_TMP



原理图	FAN DRIVE		更新日期	2024-11-14
			创建日期	2024-07-30
图页	P1		物料编码	
绘制		NMAxe - v1.0		
审阅				
		版本	尺寸	页 1 共 1
嘉立创EDA		V1.0	A2	嘉立创EDA