

Vivado synthesis is failing because the NDes::optimizeLogic() function is crashing.

我在使用 Vivado 综合设计文件时遇到了崩溃问题。我的系统运行在 Linux 上，使用的是 Vivado 2024.1 版本。我在 Ubuntu 终端中使用的相关命令如下：

```
vivado -mode tcl  
read_verilog rtl.v  
synth_design -top top
```

在综合过程中发生崩溃，并生成了两份包含崩溃原因的日志。值得注意的是，这个崩溃现象仅在 part 为 xc7vx485t 时出现。当我将 part 修改为 xcvp1802-lsvc4072-2MP-e-S 时，没有发现崩溃现象。