## ΑΛΕΞΑΝΔΡΟΣ ΜΑΡΑΝΤΟΣ

## A.M. 3329

## **ΑΣΚΗΣΗ 8**

(1)

Αρχικα, οι αρχικοποιησεις θα μπορουσαν να παραληφθουν αλλα τοτε οι καταχωρητες θα επαιρναν την τιμη 0 ως αρχικη.

Επειτα, θα μπορουσαμε να τις αντικαταστησουμε με κανονικες εντολες αρχικοποιησης (ειτε add ειτε addi)

π.χ. .register \$s4 15 ---> addi \$s4, \$0, 15

.register \$s5 16 ---> addi \$s5, \$0, 16

(2)

Παραμενουν ιδια τα σηματα ελεγχου των Control, ALUcontrol για τις παρακατω εντολες:

- RegDst
- Jump
- Branch
- MemtoReg
- MemWrite
- MemRead
- ALUSrc
- ALUop
- RegWrite
- OpCode

Αντιθετα, αλλαζει το:

FuncField

Αυτο ισχυει καθως οι εντολες με R-Format σε αντιθεση με τις αλλες εντολες χρησιμοποιουν εκτος απο το opcode και το funct, οποτε θα πρεπει το FuncField να αλλαζει

(3)	SW	lw
RegDst	0	0
Jump	0	0
Branch	0	0
MemtoReg	0	1
MemtoWrite	1	0
MemRead	0	1
ALUSrc	1	1
ALUOp1	0	0
ALUOp2	0	0
RegWrite	0	1
funct	000000	000000

Και για την sw και για την lw στην ALU εκτελειται η εντολη 010 (δηλαδη η add). Αυτο σημαινει οτι στην ALU εκτελειται η ιδια εντολη, καθως προσθετει το lmm (γι' αυτο add). π.χ. sw \$s0, lmm(\$t0) = (\$t0 + lmm)

(4)	addi	andi	ori
RegDst	0	0	0
Jump	0	0	0
Branch	0	0	0
MemtoReg	0	0	0
MemWrite	0	0	0
MemRead	0	0	0
ALUSrc	1	1	1
ALUop1	1	1	1
ALUop2	1	1	1
RegWrite	1	1	1

- Συνεπως και τα 3 σηματα ελεγχου είναι ιδια για τις συγκεκριμενες εντολες (addi,andi,ori)
- Τα σηματα ALUop1 & ALUop2 είναι ιδια για addi, andi & ori και add, and & or αντιστοιχα, αρα και οι πραξεις που εκτελουνται
- Η διαφορα στις εισοδους της ALU βρισκεται στα πεδια funct, opcode & ALUop για τις εντολες addi, andi & ori / add, and & or αντιστοιχα
- Οι τελεστεοι διαβαζονται ως 16bitoι από το πεδιο Addr ενώ στη συνεχεια μετατρεπονται σε 32bitoυς μεσω sign extension (δηλαδη άλλες 16 φορες αριστερα το τελευταιο bit που διαβαστηκε) και ο πολυπλεκτης που το καθοριζει είναι ο mux4 που ελεγχεται από το ALUSrc
- Η διαφορα μεταξυ I-format και R-format εντολων είναι ότι στις Ι στελνεται το Imm ώστε να γινει το sign extension και μετα κατευθύνεται στον mux4 για να διαβαστει. Αντιθετα στις R-format εντολες ο mux4 βρισκει και διαβαζει τα δεδομενα από το ReadData2 με τον ALUSrc αυτή τη φορα να είναι 0

(5)

Εστω λοιπον ότι η beq είναι true, τοτε ο PC θα παρει την τιμη της εντολης label. Αν είναι false όμως ο PC θα παρει την τιμη της εντολης που ακολουθει την beq. Εστω π.χ. ότι εχουμε beq \$t0, \$t1, label, αν ισχυει ότι t0=10 τοτε ο PC θα παει στη διευθυνση του label.

Τελος ο πολυπλεκτης που είναι υπευθυνος γι' αυτό είναι ο mux5